

به نام خدا

دانشگاه آزاد اسلامی، واحد تهران شمال

دانشکده برق و کامپیوتر

دستور کار آزمایشگاه مدار منطقی

نيمسال دوم سال تحصيلي ١٤٠٣-١٤٠٢

تهیه و تنظیم: دکتر یاور صفایی مهربانی

آدرس ایمیل: AdvancedCompArch@gmail.com

آدرس کانال تلگرام: Computer_IoT®

آزمایش ۸: آشنایی با شمارنده صعودی/نزولی

هدف: در این آزمایش با تراشه شمارنده صعودی/نزولی آشنا می شویم. در ضمن، به منظور تولید مولد پالس ساعت از یک تراشه استفاده می نماییم.

وسایل و قطعات مورد نیاز: منبع تغذیه، برد بورد، مالتی متر، تراشه شمارنده صعودی/نزولی 74193، دو عدد تراشه معکوس کننده از نوع اشمیت تریگر 7414، دو عدد دکمه فشاری، یک عدد خازن μF یک عدد خازن μF دو عدد مقاومت μF دو عدد م

الف) تراشه شمارنده 74193:

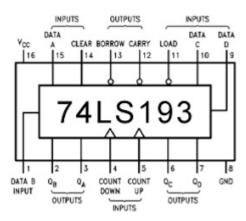
تراشه شمارنده 74193 یک شمارنده صعودی/نزولی \mathfrak{F} بیتی است. بنابراین، این تراشه می تواند به صورت صعودی از عدد ه تا ۱۵ و یا به صورت نزولی از عدد ۱۵ تا ه را بشمارد. این تراشه در شکل زیر نمایش داده شده است. این تراشه دارای پایه های مجزا به منظور شمارش صعودی (پایه \mathfrak{F})، شمارش نزولی (پایه \mathfrak{F})، ریست (پایه \mathfrak{F})، بارگذاری (Load) مقدار اولیه در شمارنده (پایه \mathfrak{F})، مقادیر ورودی به منظور بارگذاری در شمارنده (پایه های \mathfrak{F} ، \mathfrak{F} و \mathfrak{F}) می باشد.

اگر پایه ریست (پایه ۱۴) را به مقدار منطقی ۱ (یا ولتاژ تغذیه ۵ ولت) متصل کنیم هر ۴ خروجی تراشه شمارنده (پایه های ۳، ۲، ۶ و ۷) صفر می شوند.

اگر پایه بارگذاری (پایه ۱۱) را به مقدار منطقی ه (یا زمین) متصل کنیم، مستقل از اینکه مقدار فعلی خروجی چه هست، مقادیر ورودی موجود در پایه های ۱۵، ۱، ۱۵ و ۹ در خروجی تراشه بارگذاری (Load) می شوند. حال اگر ورودی پایه Load را به منطق ۱ برگردانیم شروع شمارش عددی خواهد بود که در شمارنده بارگذاری شده است.

به منظور شمارش نزولی بایستی پایه شماره ۵ را به مقدار منطقی ۱ (یا ولتاژ تغذیه ۵ ولت) متصل نماییم تا غیر فعال شود. سپس پالس های ساعت را به پایه شماره ۴ اعمال نماییم. شمارش در لبه بالا رونده پالس ساعت انجام می شود.

به منظور شمارش صعودی بایستی پایه شماره ۴ را به مقدار منطقی ۱ (یا ولتاژ تغذیه ۵ ولت) متصل نماییم تا غیر فعال شود. سپس پالس های ساعت را به پایه شماره ۵ اعمال نماییم. شمارش در لبه بالا رونده پالس ساعت انجام می شود.



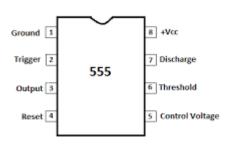
ب) راهنمای اتصال پایه های 74193



الف) تراشه 74193

ب) تراشه مولد پالس ساعت 555:

قبلا با روش طراحی مدار مولد پالس ساعت دستی و اتوماتیک آشنا شدیم. علاوه بر این مدارها، تراشه هایی نیز در بازار موجود هستند که می توانند پالس ساعت را به صورت اتوماتیک تولید نمایند. یکی از تراشه های معروف موجود در بازار تراشه 555 است. تراشه 555 در شکل زیر نمایش داده شده است.

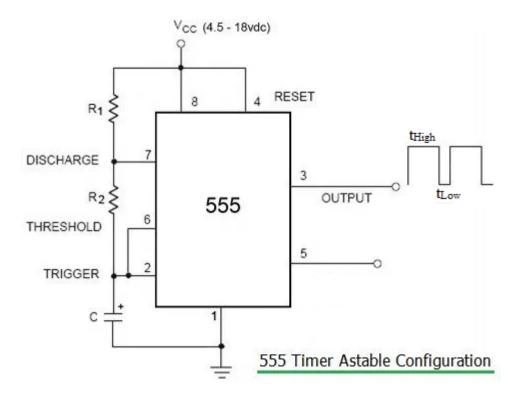


ب) راهنمای اتصال پایه های 555



الف) تراشه 555

به منظور توليد پالس ساعت كافي است تا تراشه 555 را به صورت زير متصل نماييم.



با توجه به روابط زیر می توانیم زمان هایی که پالس ساعت ۱ منطقی است $(t_{
m High})$ و همچنین زمان هایی که ه منطقی است $(t_{
m Low})$ را بدست آوریم.

$$t_{High} = 0.693 \times C \times (R_1 + R_2)$$
$$t_{Low} = 0.693 \times C \times (R_2)$$

حال دوره تناوب و فرکانس شکل موج تولید شده به صورت زیر بدست می آید.

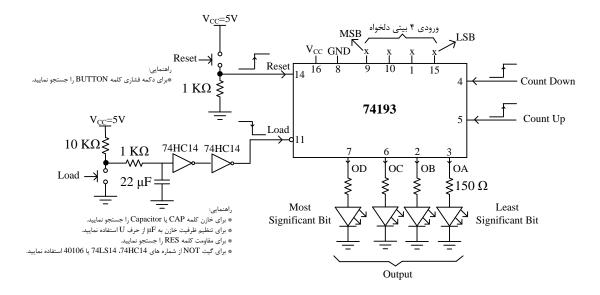
$$T = t_{High} + t_{Low}$$
$$f = \frac{1}{T}$$

 $t_{High}=$ به عنوان مثال اگر مقدار خازن $C=100~\mu F$ و مقدار هر دو مقاومت R_1 و R_2 برابر با R_2 باشند آنگاه $C=100~\mu F$ بدست می $t_{Low}=0.693~S$ و فرکانس $t_{Low}=0.693~S$ بدست می $t_{Low}=0.693~S$ و فرکانس $t_{Low}=0.693~S$ بدست می آید.

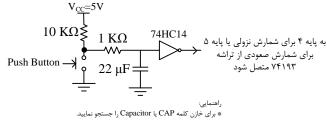
به عنوان مثالی دیگر اگر مقدار خازن μF مقدار مقاومت R_1 = 1 $K\Omega$ و R_2 = 10 $K\Omega$ باشند آنگاه C=100 μ F باشند آنگاه t_{Low} =0.693 S و t_{Low} =0.693 S خواهد بود. در این حالت دوره تناوب t_{Low} =0.693 S و t_{Low} =0.693 S بدست می آید.

فعالبت كلاسي:

مدار موجود در شکل زیر را در نظر بگیرید.



۱- به منظور تولید پالس ساعت دستی مدار زیر را در نظر بگیرید.



« برای حازن کلمه CAP یا Capacitor را جستجو نمایید. « برای تنظیم ظرفیت خازن به μF از حرف U استفاده نمایید.

برای مقاومت کلمه RES را جستجو نمایید.
 برای گیت NOT از شماره های 74LS14. 74HC14 یا 40106 استفاده نمایید.

- به منظور شمارش نزولی پایه شماره ۵ از تراشه 74193 را به ولتاژ ۵ ولت متصل نمایید تا غیر فعال شود. حال خروجی مدار مولد پالس را به پایه شماره ۴ از تراشه 74193 متصل نمایید. سپس از طریق دکمه فشاری پالس بدهید و خروجی LED را مشاهده نمایید. در این حالت شمارش به صورت نزولی خواهد بود. در اواسط شمارش از طریق پایه کنترلی Load مقدار جدیدی را در شمارنده بارگذاری نمایید و سپس مجددا عمل شمارش را ادامه دهید. پایه کنترلی ریست را نیز تست نمایید. (توجه: گاهی نیاز است تا در آغاز شبیه سازی یک مرتبه مدار را از طریق پایه ۱۴ ریست نماییم.)
- به منظور شمارش صعودی پایه شماره ۴ از تراشه 74193 را به ولتاژ ۵ ولت متصل نمایید تا غیر فعال شود. حال خروجی مدار مولد پالس را به پایه شماره ۵ از تراشه 74193 متصل نمایید. سپس از طریق دکمه فشاری پالس بدهید و خروجی LED را مشاهده نمایید. (توجه: گاهی نیاز است تا در آغاز شبیه سازی یک مرتبه مدار را از طریق پایه ۱۴ ریست نماییم.)

٢- مدار مولد پالس ساعت را از طريق تراشه 555 ايجاد نماييد. در اين حالت عناصر زير را به تراشه 555 متصل نماييد:

C=100 $\mu F,\,R_1{=}10$ KW, $R_2{=}10$ KW, $V_{CC}{=}5$ V

حال خروجی پایه شماره ۳ از تراشه 555 را به عنوان پایه کلاک در نظر گرفته و فعالیت شماره ۱ را تکرار نمایید. (توجه: از سوئیچ SW-ROT-3 استفاده نمایید و مولد کلاک دستی و اتوماتیک را به آن متصل کنید. در ابتدای شبیه سازی سوئیچ بر روی حالت دستی قرار داشته باشد و یک مرتبه مدار را ریست نمایید. سپس چند کلاک به صورت دستی به مدار بدهید تا عمل شمارش انجام گردد. در ادامه، سوئیچ را بر روی اتوماتیک قرار دهید تا عمل شمارش خودکار انجام شود.)