课前复习 第11、12周开放时间

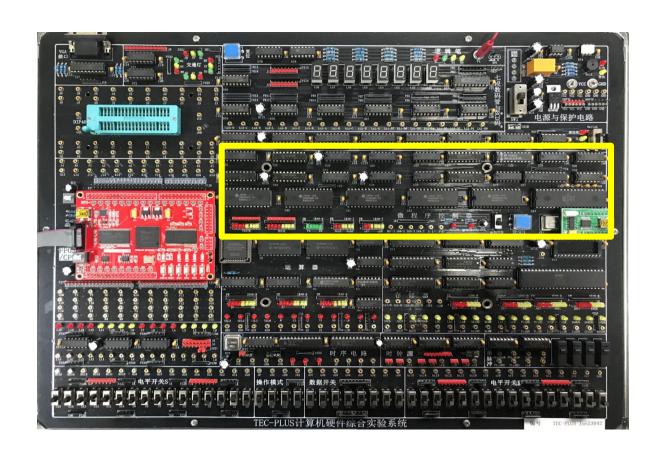
- □ 05月07日 周二晚 18:30 20:50
- □ 05月09日 周四晚 18:30 20:50
- □ 05月14日 周二晩 18:30 20:50
- □ 05月16日 周四晚 18:30 20:50

实验四

微程序控制器组成

实验四

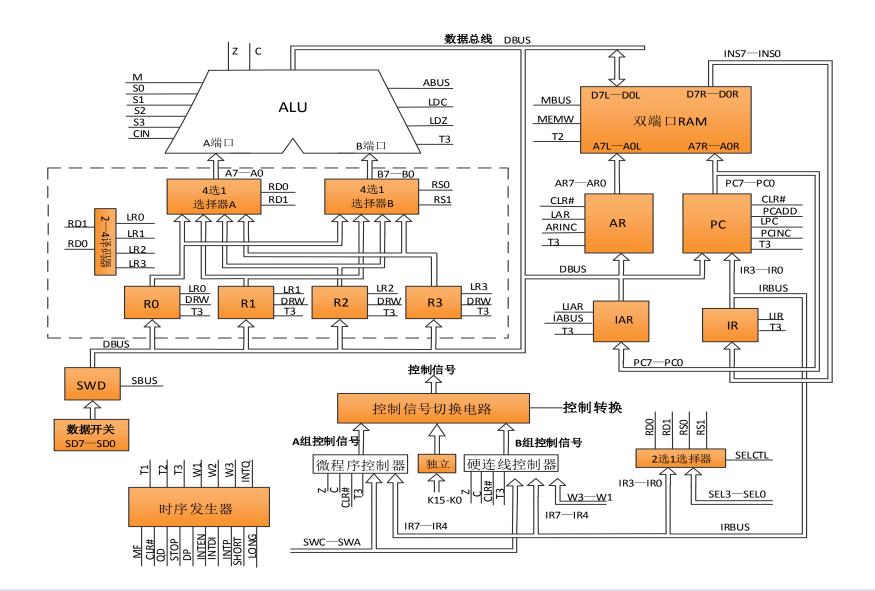
- □实验目的
- □实验电路
- □实验任务
- □实验步骤
- □实验要求



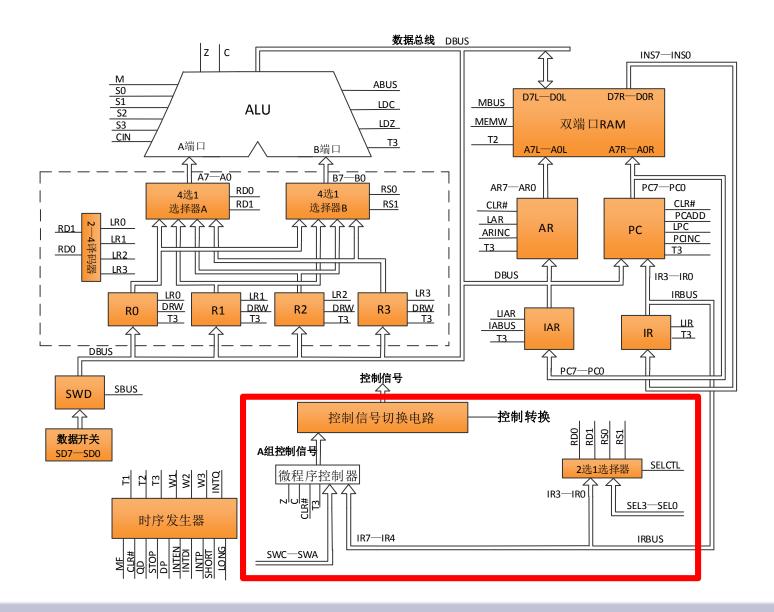
实验四实验目的

- ① 掌握微程序控制器的原理;
- ② 掌握TEC-8模型计算机中微程序控制器的实现方法, 尤其是微地址转移逻辑的实现方法;
- **③ 理解条件转移对计算机的重要性;**

实验四 实验电路>>概览

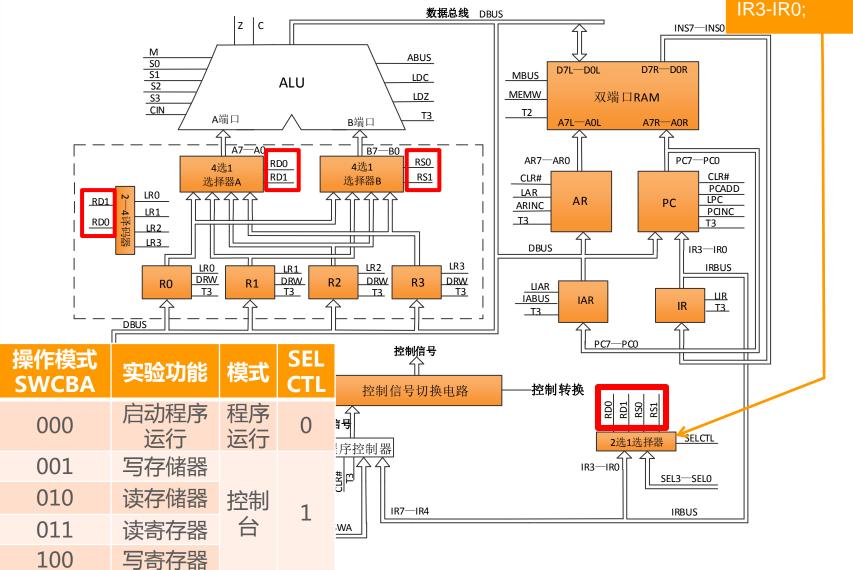


实验四 实验电路>>概览

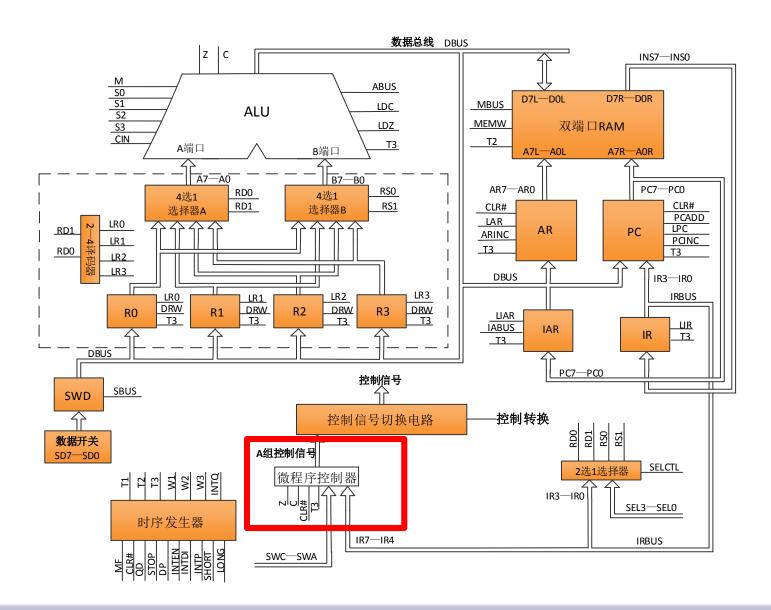


实验电路>>2选1选择器

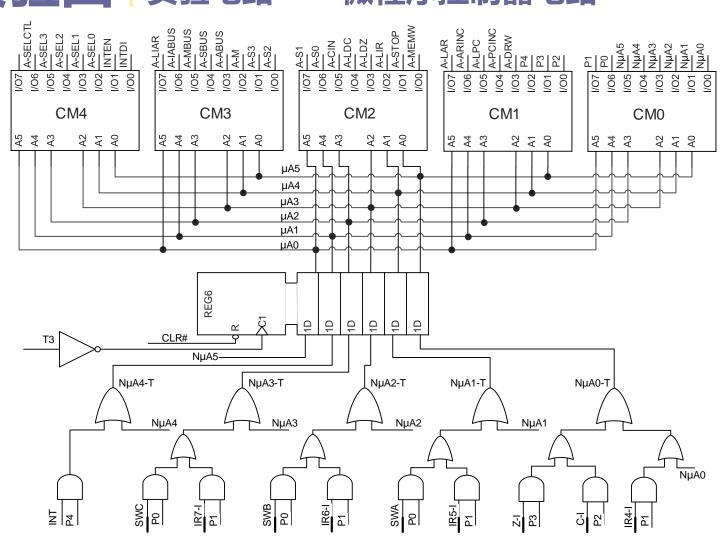
2选1选择器: 当SELCTL=1时选中 SEL3-SEL0;当 SELCTL=0时,选中



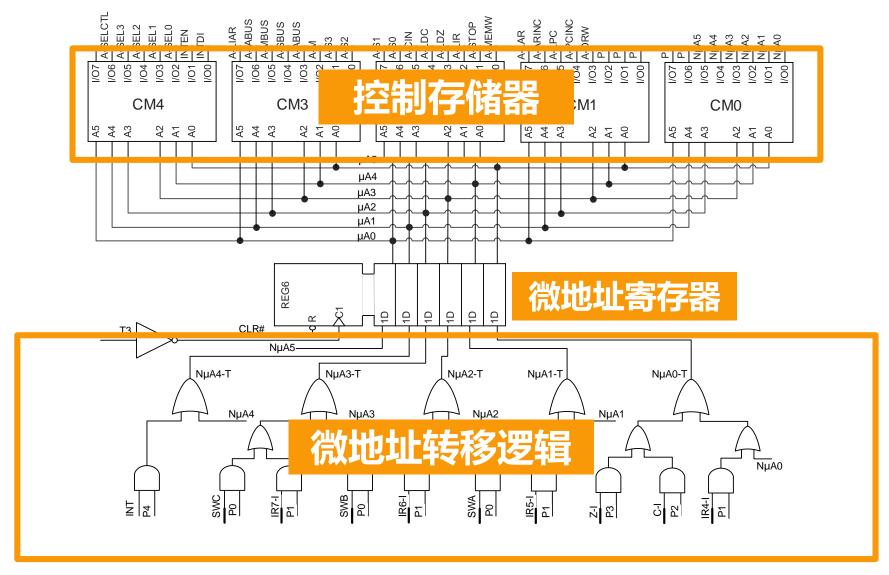
实验电路 >> 微程序控制器



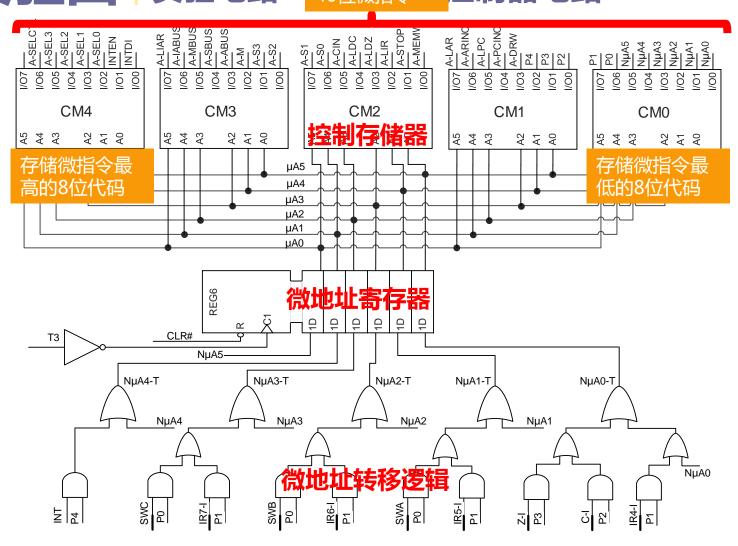
实验四 实验电路 >> 微程序控制器电路



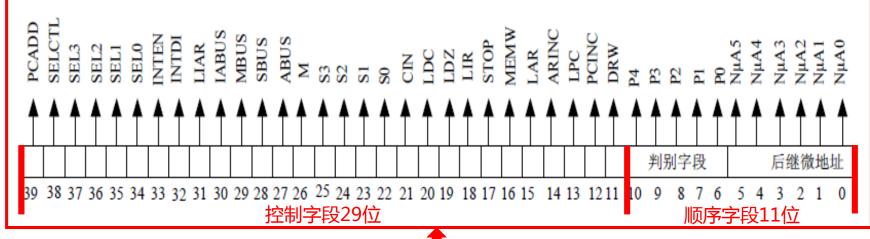
实验四 实验电路 >> 微程序控制器电路

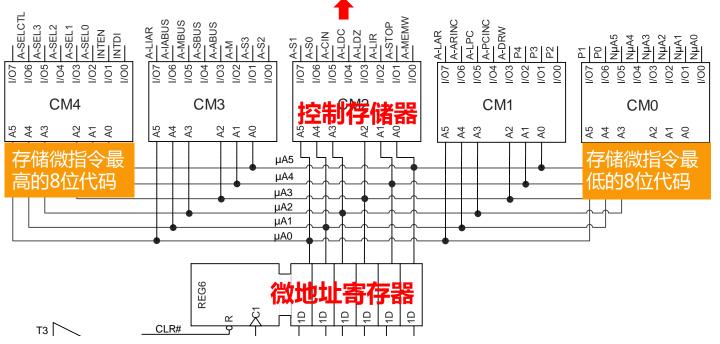


实验电路 > 40位微指令 空制器电路



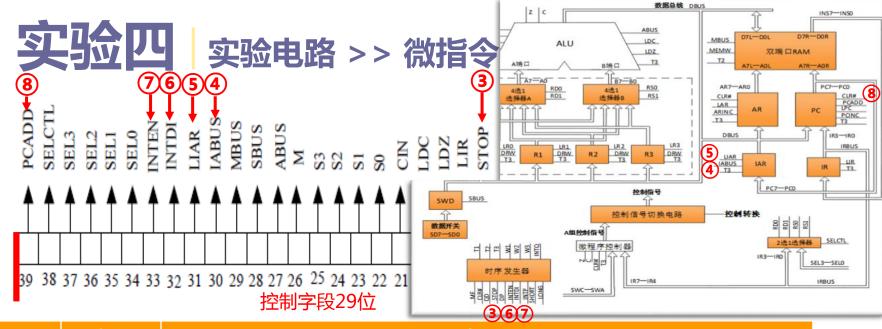
实验四 实验电路 >> 微指令格式





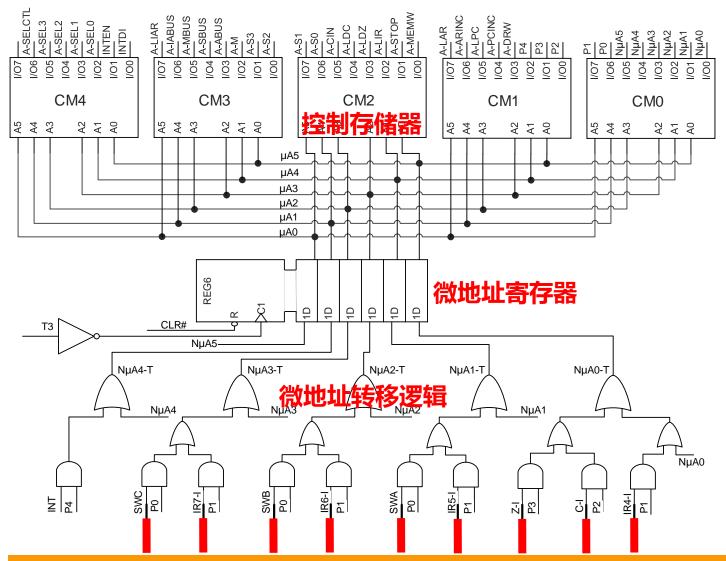
实验电路 >> 微指令格式 6 **5**4 PCADD+(00 MEMW ARINC ABUS MBUS PCINC NTEN INTDI ABUS SBUS LIAR STOP NµA5 $N\mu A3$ NµA0 SELO NµA4 NµA2 SEL3 SEL2 SEL1 DRW AR LPC LDC LDZ LIR CIN S3 S2 S1 S 判别字段 后继微地址 38 37 36 35 34 33 32 31 30 29 28 27 26 25 24 23 22 21 20 19 18 17 16 15 14 13 12 11 10 9 控制字段29位 顺序字段11位

序号	字段	解释						
1	ΝμΑ5~ΝμΑ0	下址,在微指令顺序执行的情况下,它是下一条微指令的地址						
2	PO	=1时,根据后继微地址NμA5~NμA0和模式开关SWC、SWB、SWA确定下一条 微指令的地址。						
	P1	=1时,根据后继微地址NμA5~NμA0和指令操作码IR7~IR4确定下一条微指令的地址。						
	P2	=1时,根据后继微地址NμA5~NμA0和进位C确定下一条微指令的地址。						
	Р3	=1时,根据后继微地址NμA5~NμA0和结果为0标志Z确定下一条微指令的地址。						
	P4	=1时,根据后继微地址NμA5~NμA0和中断信号INT确定下一条微指令的地址。 模型计算机中,中断信号INT由时序发生器在接到中断请求信号后产生。						



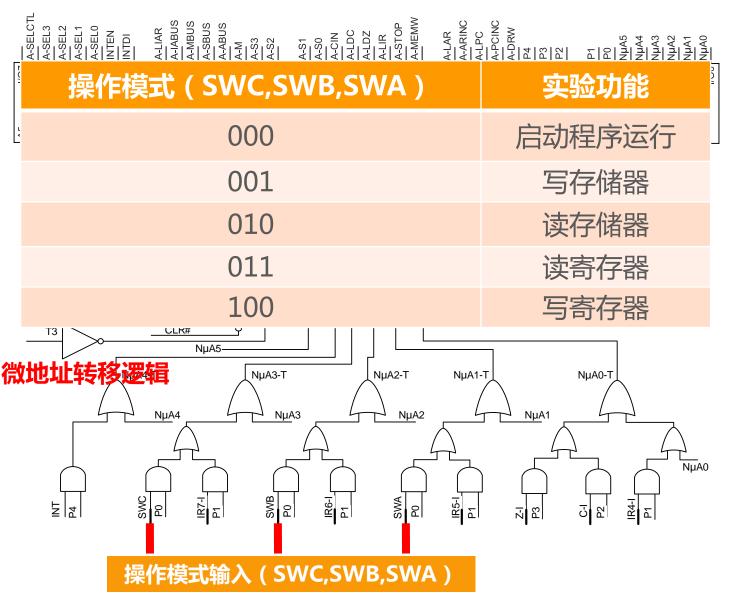
序号	字段	解释
3	STOP	=1时,在T3结束后时序发生器停止输出节拍脉冲T1、T2、T3。
4	IABUS	=1时,将中断地址寄存器中的地址送数据总线DBUS。
5	LIAR	=1时,在T3的上升沿,将PC7~PC0写入中断地址寄存器IAR。
6	INTDI	=1时,置允许中断标志(在时序发生器中)为0,禁止TEC-8模型计算机响应中断请求。
7	INTEN	=1时,置允许中断标志(在时序发生器中)为1,允许TEC-8模型计算机响应中断请求。
8	PCADD	=1时,将当前的PC值加上相对转移量,生成新的PC。

实验 四 实验电路 >> 微程序控制器电路

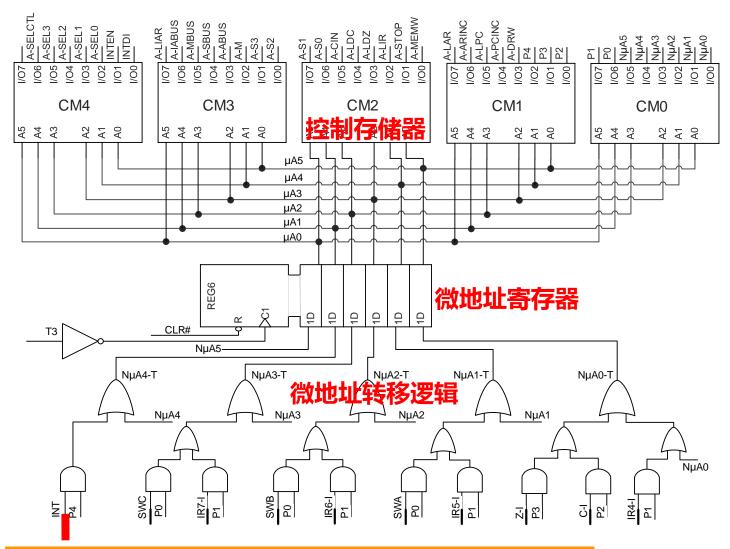


短粗线标志的信号均有接线孔或开关控制(SWC/SWB/SWA,IR7~IR4,Z,C)

实验四 实验电路 >> 微程序控制器电路

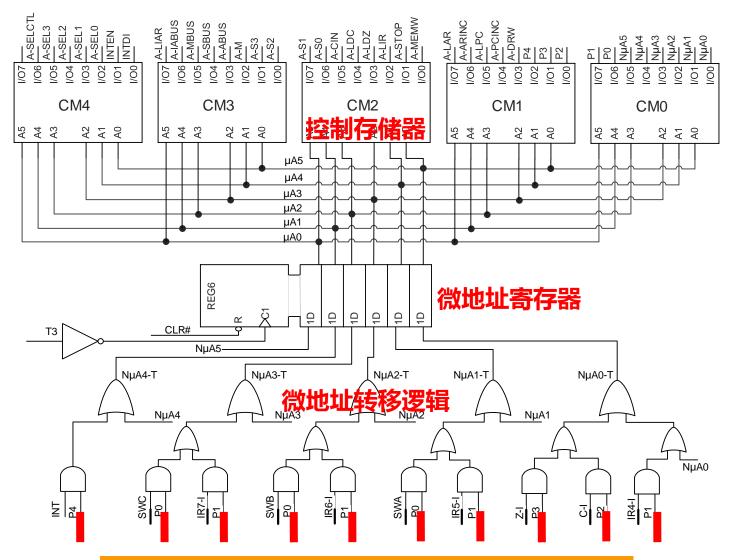


实验四 实验电路 >> 微程序控制器电路

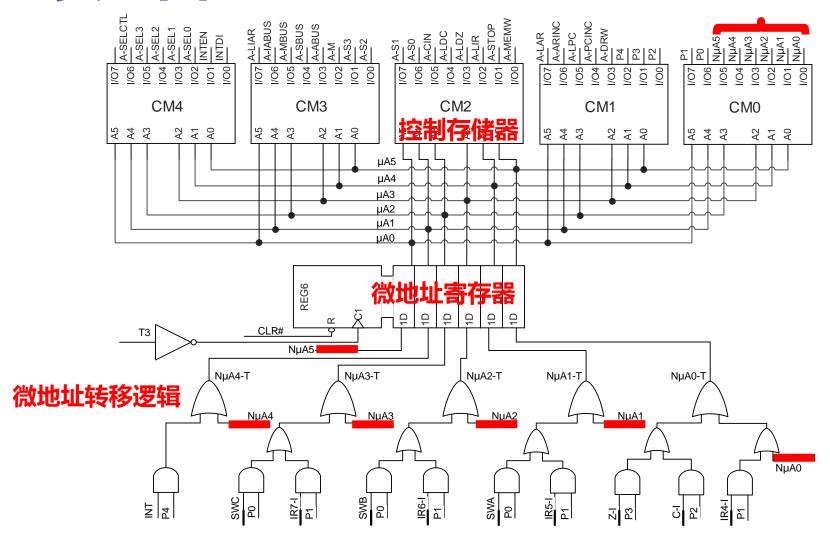


INT信号是时序发生器接收到中断请求脉冲PULSE后产生的中断信号

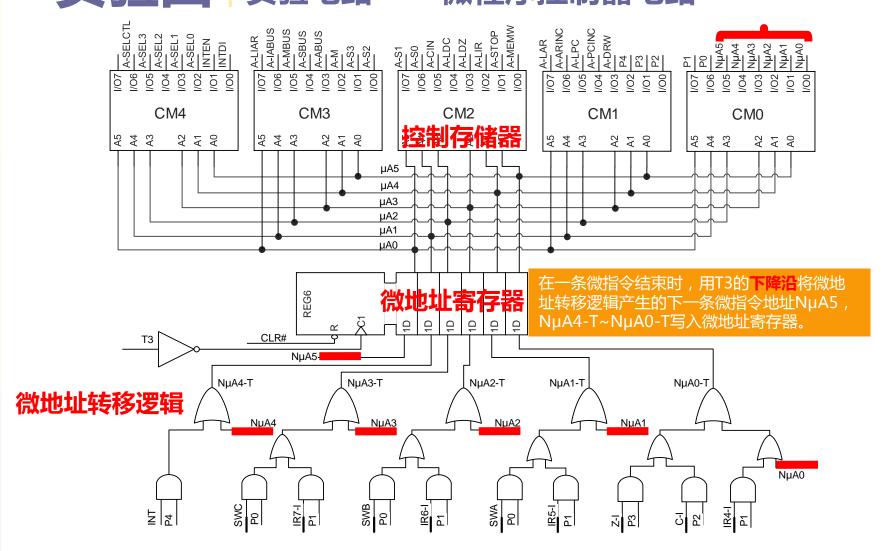
实验 四 实验电路 >> 微程序控制器电路

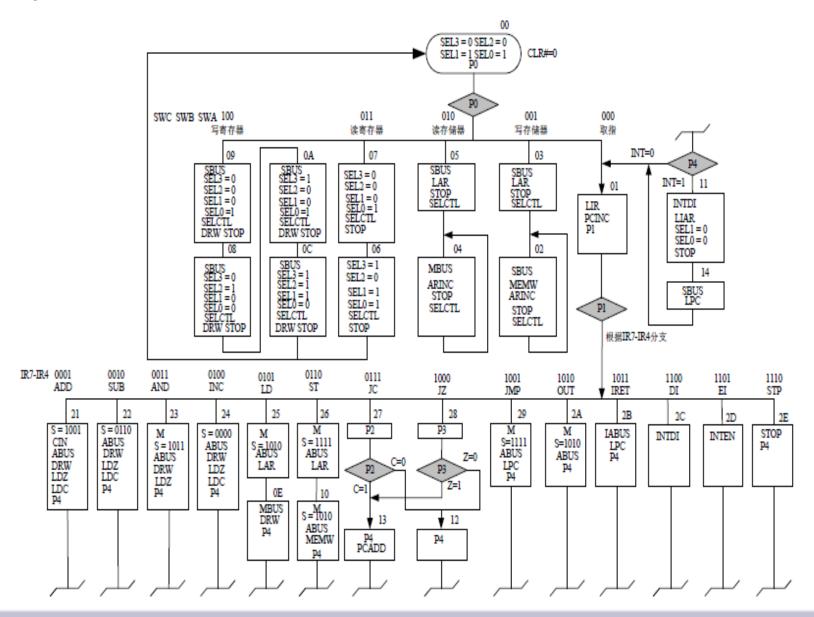


实验电路 >> 微程序控制器电路

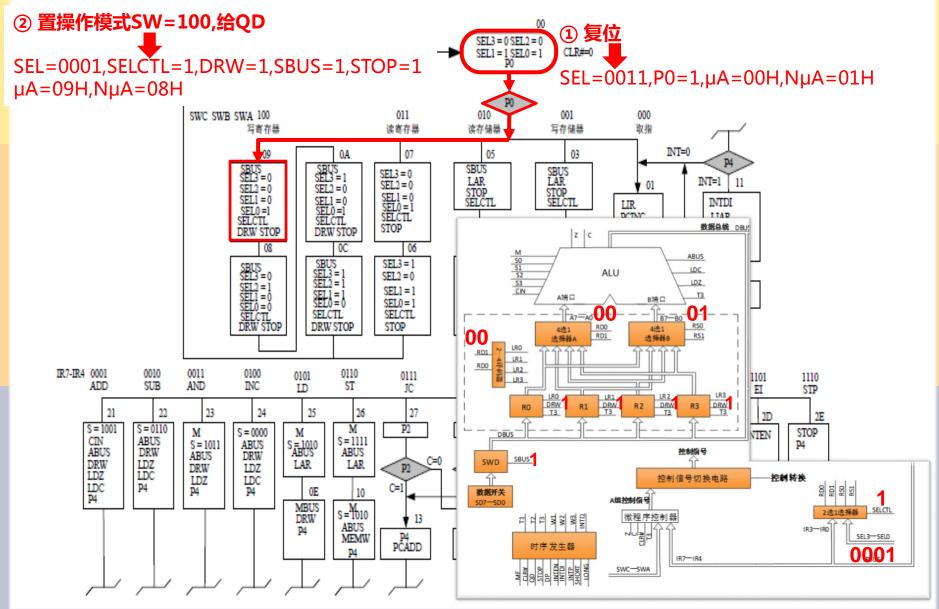


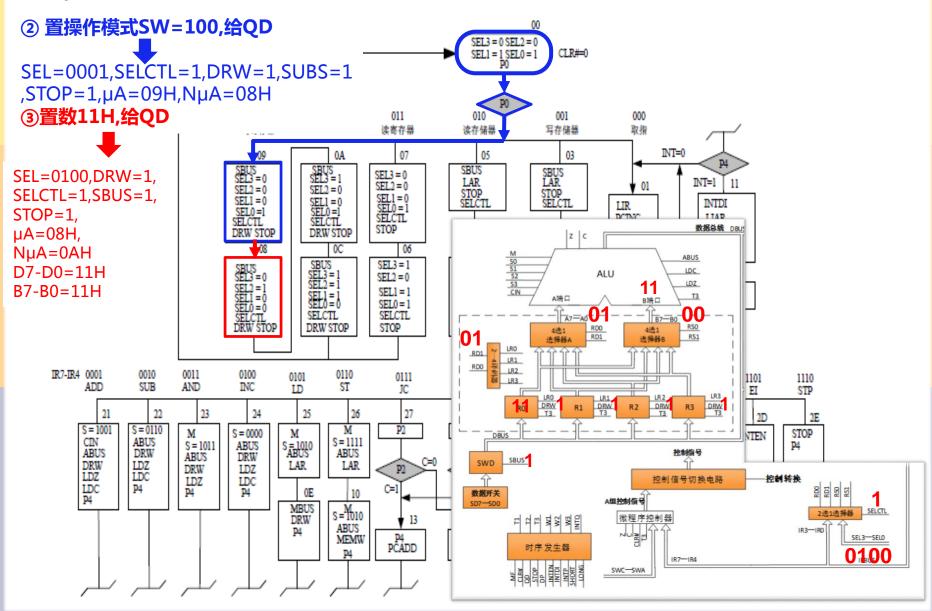
实验四 实验电路 >> 微程序控制器电路



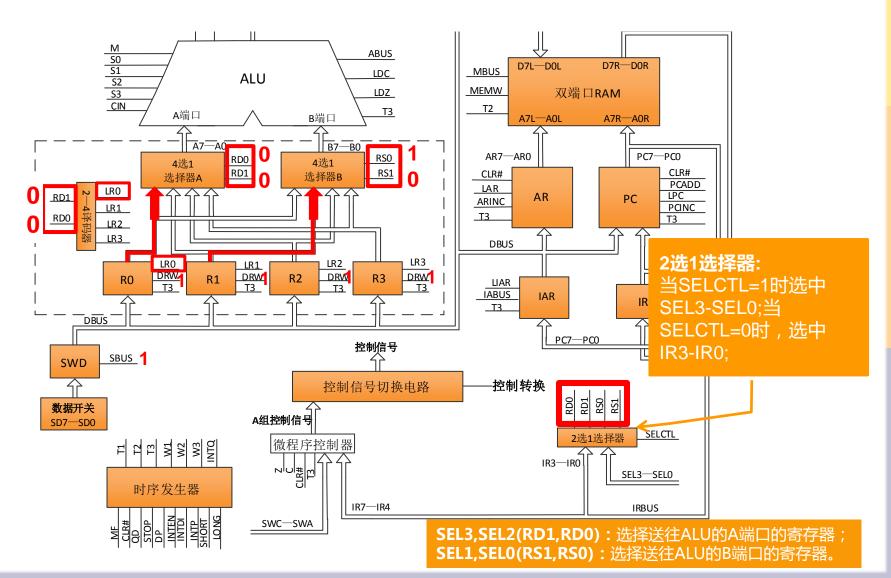


实验电路 >> 微程序写寄存器流程

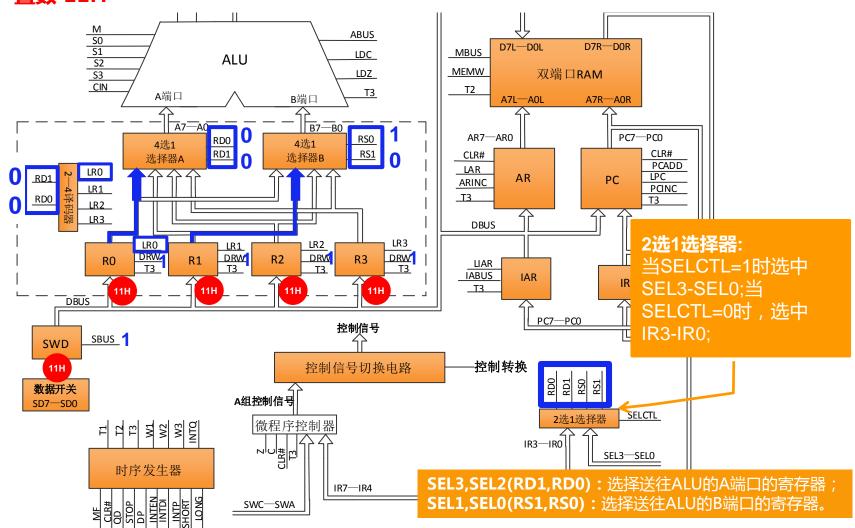




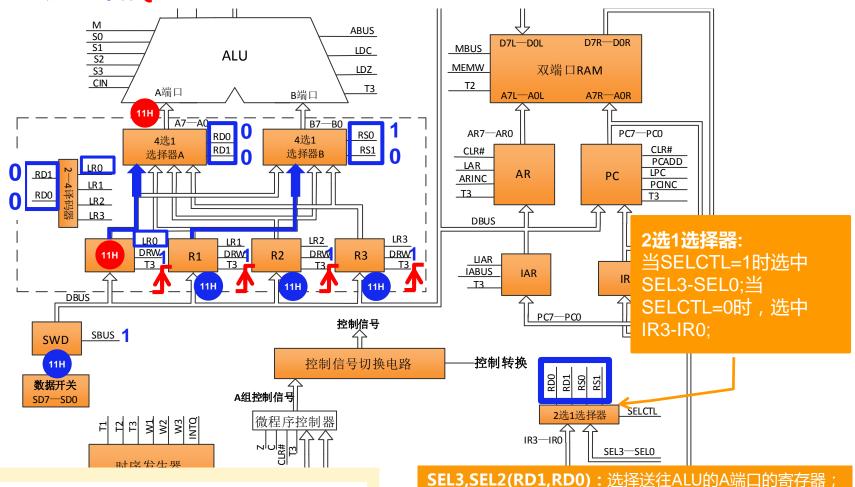
③ 条件: SEL=0001,SELCTL=1,DRW=1,SBUS=1,STOP=1,µA=09H,NµA=08H



③ 条件: SEL=0001,SELCTL=1,DRW=1,SBUS=1,STOP=1,µA=09H,NµA=08H 置数 11H

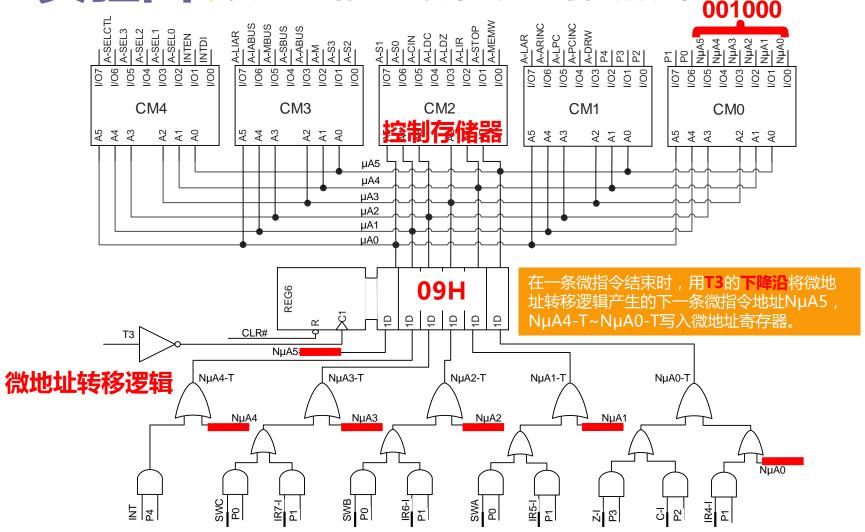


③ 条件: SEL=0001,SELCTL=1,DRW=1,SBUS=1,STOP=1,µA=09H,NµA=08H 置数 11H,给QD



?思考1:当前ALU的A/B两个端口的值对吗?

SEL3,SEL2(RD1,RD0):选择送往ALU的A端口的寄存器 SEL1,SEL0(RS1,RS0):选择送往ALU的B端口的寄存器。



③ 条件: SEL=0001,SELCTL=1,DRW=1,SBUS=1,STOP=1,µA=09H,NµA=08H 置数 11H

实验电路 >> 微程序写寄存器流程 001010(0AH) 1/07 P1 1/06 NµA5 05 NµA3 3 NµA3 N. NA2 A-MEMW A-MBUS 1/07 A-LAR 1/06 A-ARINC A-PCINC A-DRW P4 P3 P2 A-IABUS A-SBUS A-ABUS A-M A-S3 A-S2 A-STOP A-LPC A-S1 A-S0 A-CIN A-LDC A-LDZ A-LIR 90/ /02 00/ 103 /04 /02 /05 /03 /02 /04 /03 10/ 90/ /05 /02 1/01 /04 CM4 CM3 CM₂ CM₁ CM₀ 控制存储器 A5 A3 A3 A5 A4 A3 A2 A1 A0 A0 A2 A1 A0 A0 A2 A1 A5 A4 A3 A2 A3 A4 A5 μΑ5 μΑ4 μΑ3 μΑ2 μΑ1 08H REG6 5 5 5 5 T3 ΝμΑ5 ΝμΑ4-Τ ΝμΑ3-Τ 微地址转移逻辑 ΝμΑ2-Τ ΝμΑ0-Τ NµA1-T ΝμΑ4 ΝμΑ3 NµA1 ΝμΑ0

③ 条件: SEL=0001,SELCTL=1,DRW=1,SBUS=1,STOP=1,µA=09H,NµA=08H

R6-I

置数 11H,给QD

IR7-I P1 SWB P0

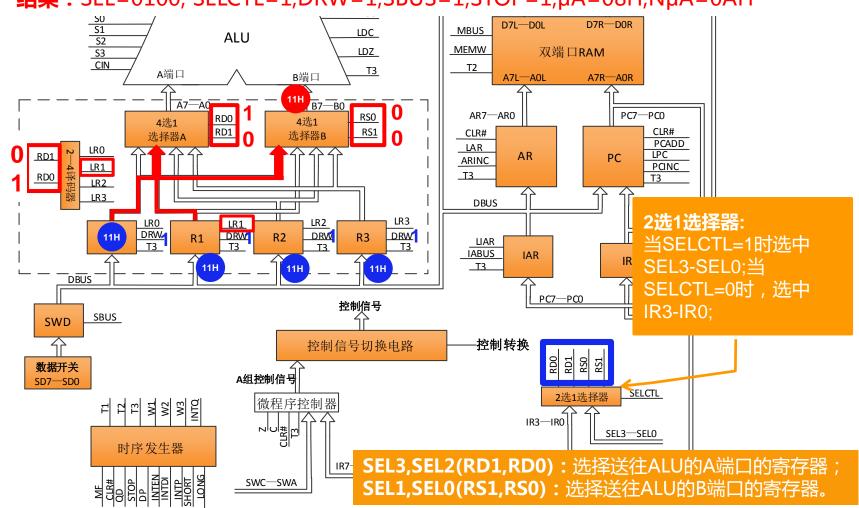
结果:SEL=0100, SELCTL=1,DRW=1,SBUS=1,STOP=1,μA=08H,NμA=0AH

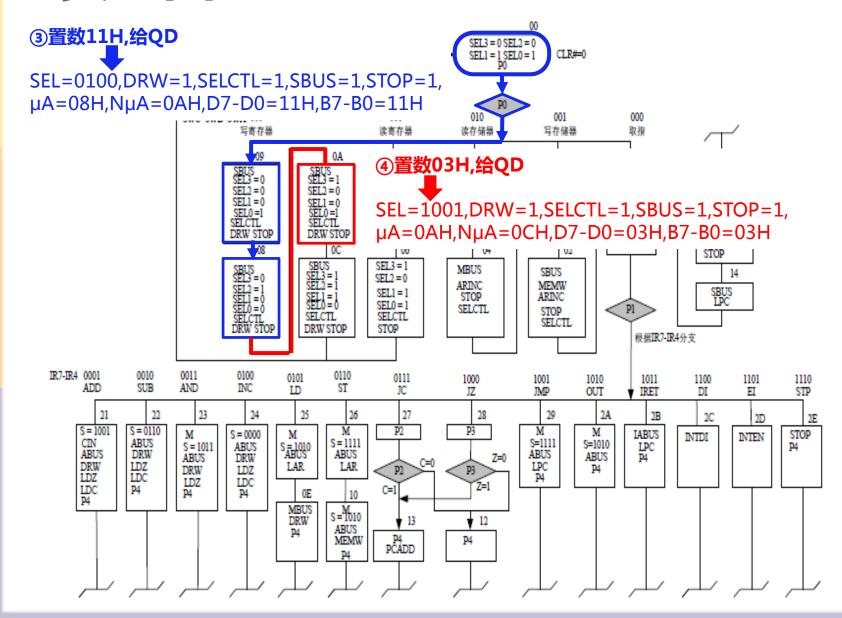
SWA

③ 条件: SEL=0001,SELCTL=1,DRW=1,SBUS=1,STOP=1,µA=09H,NµA=08H

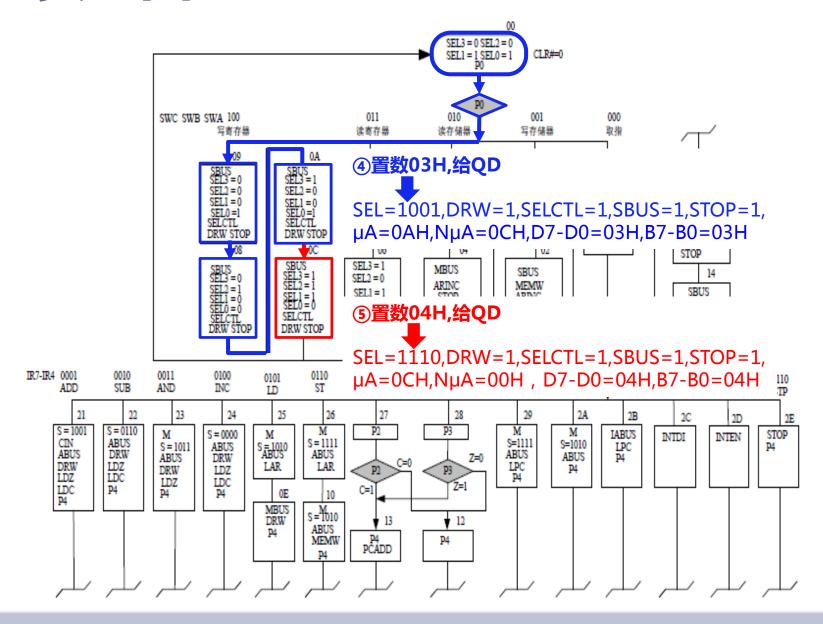
置数 11H,给QD

结果:SEL=0100, SELCTL=1,DRW=1,SBUS=1,STOP=1,μA=08H,NμA=0AH

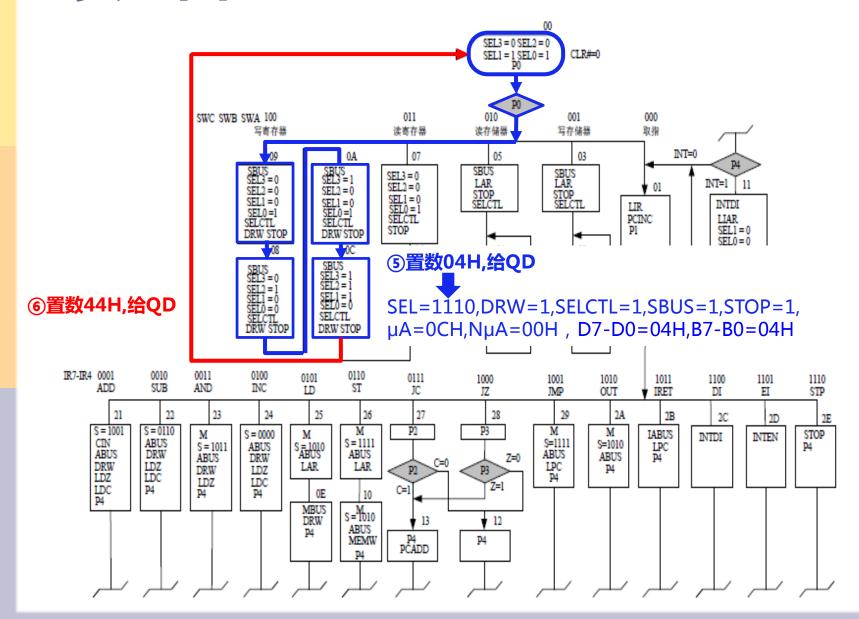




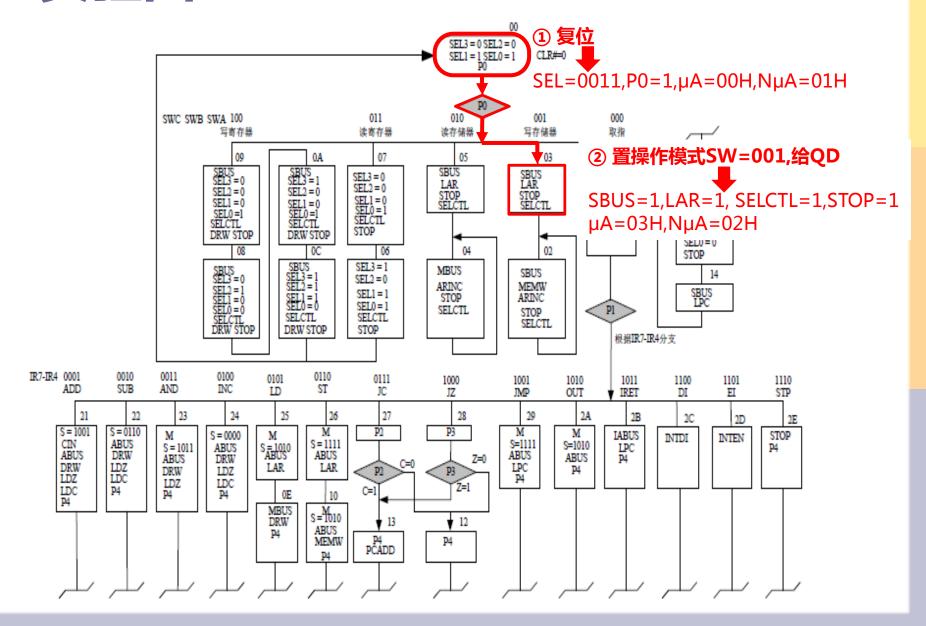
实验电路 >> 微程序写寄存器流程



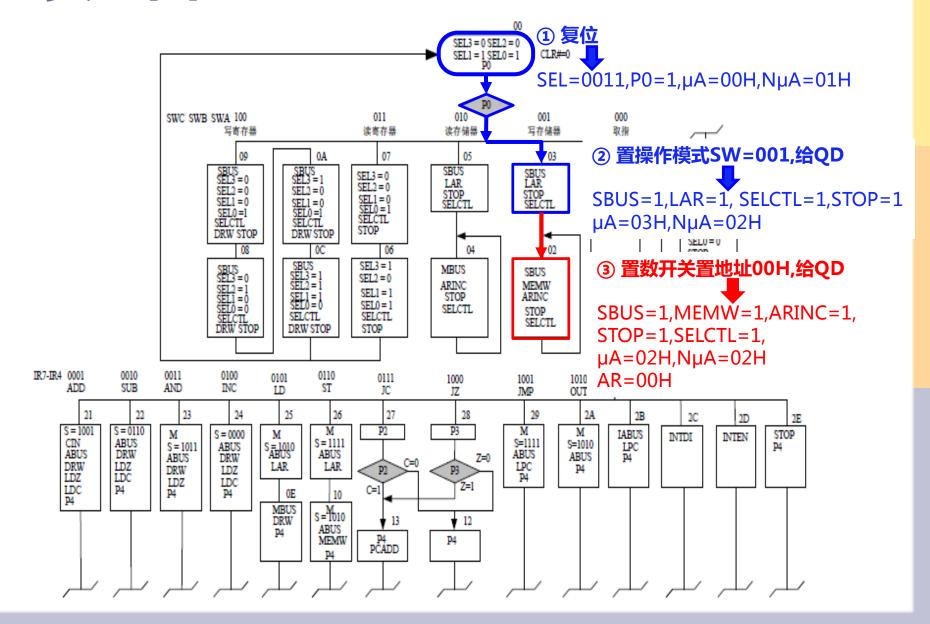
实验电路 >> 微程序写寄存器流程



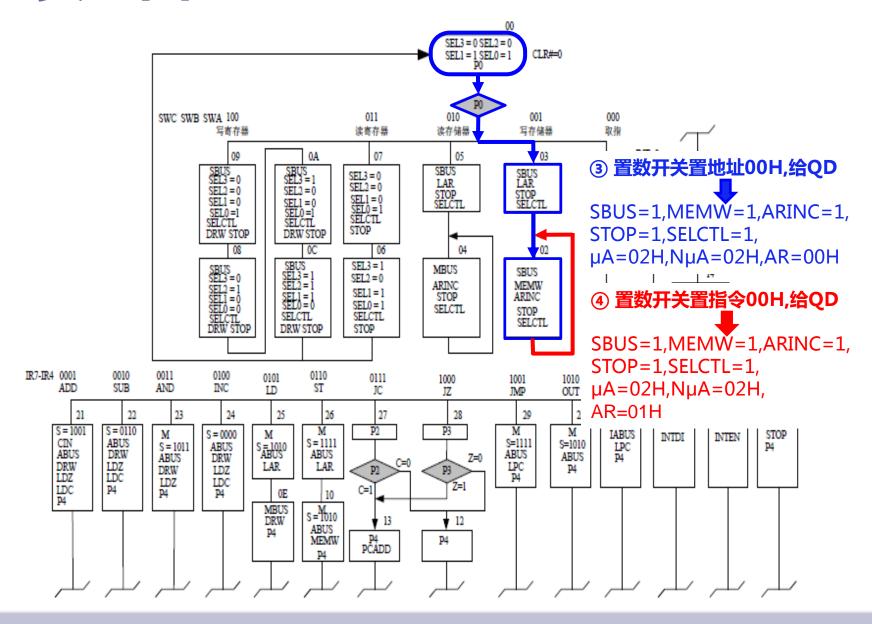
实验四 实验电路 >> 微程序写存储器流程



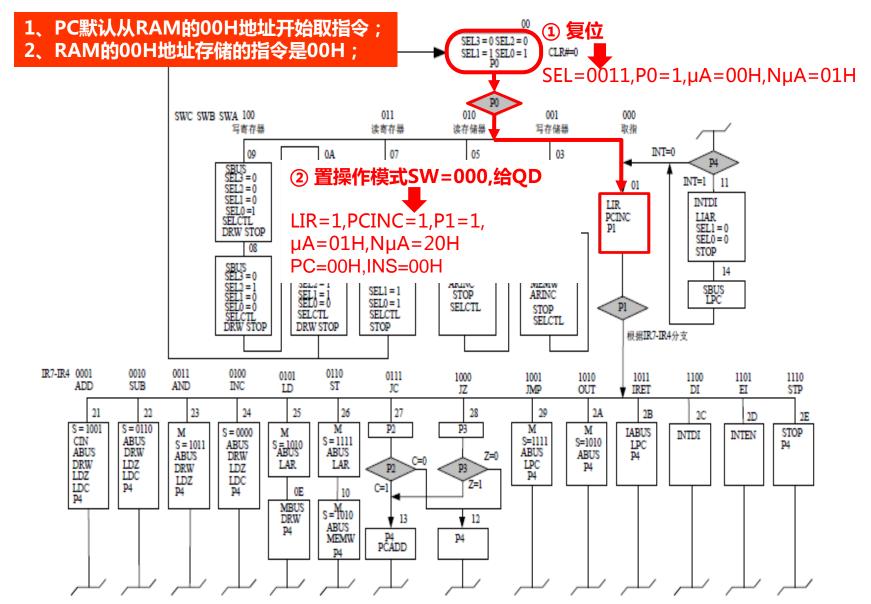
实验四 实验电路 >> 微程序写存储器流程



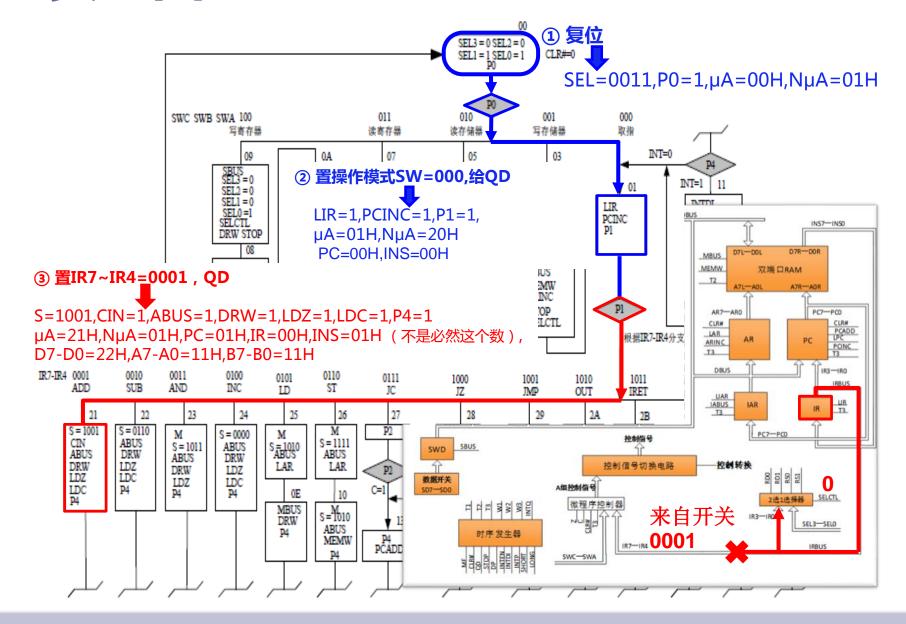
实验四 实验电路 >> 微程序写存储器流程



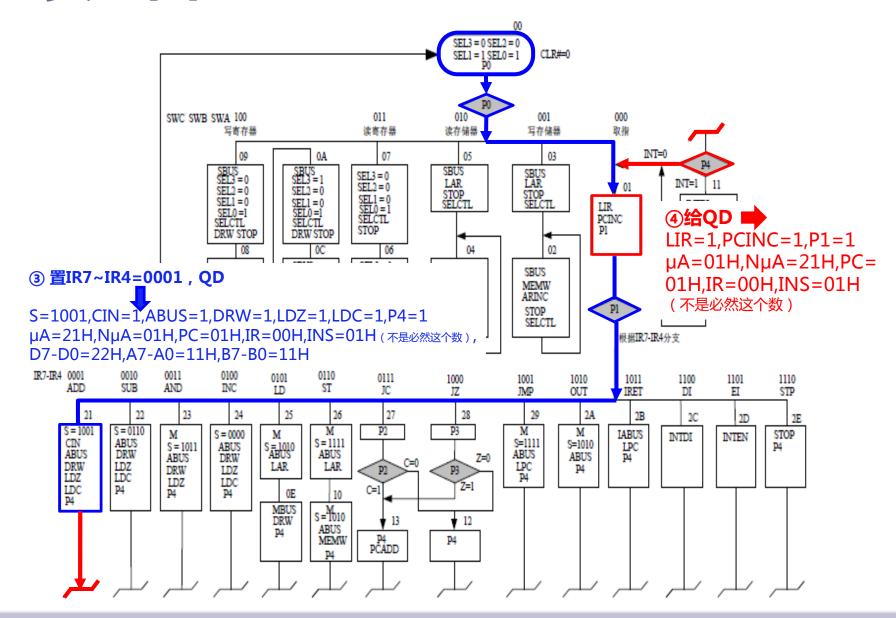
实验四 实验电路 >> 微程序取指流程



实验四 | 实验电路 >> 微程序取指流程



实验电路 >> 微程序取指流程



实验电路 >> TEC-8 模型计算机指令系统

クね	助记符	T₩ ∸ ₺	指令格式			
名称		功能	IR(7~4)	IR(3~2)	IR(1~0)	
加法	ADD Rd, Rs	Rd ← Rd + Rs	0001	Rd	Rs	
减法	SUB Rd, Rs	Rd ← Rd - Rs	0010	Rd	Rs	
逻辑与	AND Rd, Rs	Rd ← Rd and Rs	0011	Rd	Rs	
加1	INC Rd	Rd ← Rd + 1	0100	Rd	XX	
取数	LD Rd, [Rs]	$Rd \leftarrow [Rs]$	0101	Rd	Rs	
存数	ST Rs, [Rd]	$Rs \rightarrow [Rd]$	0110	Rd	Rs	
C条件转移	JC addr	C=1, 则PC←@ + offset	0111	offset		
Z条件转移	JZ addr	Z=1, 则PC←@ + offset	1000	offset		
无条件转移	JMP [Rd]	PC ← Rd	1001	Rd	XX	
输出	OUT Rs	DBUS ← Rs	1010	XX	Rs	
中断返回	IRET	返回断点	1011	XX	XX	
关中断	DI	禁止中断	1100	XX	XX	
开中断	EI	允许中断	1101	XX	XX	
停机	STP	暂停运行	1110	XX	XX	

注:

- 1. XX代表随意值, Rs代表源寄存器号, Rd代表目的寄存器号;
- 2. 在条件转移指令中,@ 代表当前PC的值(@不是 当前指令的PC值,是当前 指令的PC值+1), offset 是一个4位的有符号数, 第3位是符号位,0代表正 数,1代表负数。

实验四实验任务

① 熟悉微程序流程图和微程序指令系统

- ✓ 跟踪控制台操作写寄存器、写存储器、读存储器、读寄存器、的执行过程;
- ✓ 跟踪指令的执行过程
 - ✓ 执行ADD、LD、ST指令

□ 实验准备(不要打开电源 🚺)

- ① 控制器转换开关:微程序;
- ② 编程开关:正常;
- ③ 操作模式: DP = 1;
- ④ 参考连线:

控制器	IR4-I	IR5-I	IR6-I	IR7-I	/CS0
电平开关	K0	K1	K2	K3	GND

1. 跟踪控制台操作写寄存器的执行

- ① 打开电源→按复位按钮CLR;
- ② 拨动操作模式开关SW=100,按QD,进入目标控制台操作模式;
- ③ 向R0-R3寄存器中分别存入数据。

2. 跟踪控制台操作写存储器的执行

- ① 按复位按钮CLR;
- ② 拨动操作模式开关SW=001,按QD,进入目标控制台操作模式;
- ③ 向存储器的00H,01H,02H,03H地址中分别存入指令或数据。

注意:实验过程中根据实验过程记录表观察指示灯状态并记录。

3. 跟踪指令的执行

- ① 按复位按钮CLR;
- ② 设置SWC=0,SWB=0,SWA=0,按QD,进入启动程序运行模式;
- ③ 设置电平开关K3~K0为0001(对应IR7~IR4),按QD;
- ④ 跟踪ADD指令的执行;
- ⑤ 设置操作码,跟踪LD指令的执行;
- ⑥ 设置操作码,跟踪ST指令的执行。

注意:实验过程中根据实验过程记录表观察指示灯状态并记录。

4. 跟踪控制台操作读寄存器的执行

- ① 按复位按钮CLR;
- ② 拨动操作模式开关SW=011,按QD,进入目标控制台操作模式;
- ③ 从R0-R3寄存器中分别读出数据并跟踪流程。

5. 跟踪控制台操作读存储器的执行

- ① 按复位按钮CLR;
- ② 拨动操作模式开关SW=010,按QD,进入目标控制台操作模式;
- ③ 从存储器的00H,01H,02H,03H地址中分别读出指令或数据。

注意:实验过程中根据实验过程记录表观察指示灯状态并记录。

实验四实验要求

- □ 掌握TEC-8模型计算机微程序控制器的工作原理;
- □ 完成实验报告,内容包括:
 - 实验目的;
 - 实验过程表格
 - □ 需要记录的过程:
 - 读寄存器、写寄存器、写存储器、读存储器的执行
 - ADD、LD、ST三个指令的执行
 - 按照实验步骤依次操作