

## טופס שעות לקורס – סילבוס

שם הקורס: **מבוא למחשבים** 

מס' הקורס הקורס בתכנית הלימודים במסלול הנדסת תוכנה: 104

סעיפים בתכנית הלימודים: 8, 6-1

שם המרצה: ניצן דולינסקי

היקף הקורס (ש"ש): **הרצאות: 2 ש"ש** 

ניתן למחלקה: MeGo

## חומרי עזר וספרי לימוד:

- מצגות הקורס
- ארגון המחשב ושפת סף, ברק רונן, הוצאת מרכז לחינוך סייבר

https://data.cyber.org.il/assembly/assembly\_book.pdf

מבוא למערכות מחשב ואסמבלי – פעילויות לתלמיד, הוצאת משרד החינוך, • מט"ח –

https://meyda.education.gov.il/files/free%20books/%D7%9E%D7%91%D7%95%D7%90%20%D7%9C%D7%9E%D7%A2%D7%A8%D7%9B%D7%95%D7%AA%20%D7%9E%D7%97%D7%A9%D7%91%20%D7%95%D7%90%D7%A1%D7%9E%D7%91%D7%9C%D7%99%20.pdf

## ציון (ב%) בכפוף להחלטת המרצה יתבסס על:

פרויקט	עבודות בית
80%	20%

## דרישות:

ציון חיובי בפרויקט הינו תנאי הכרחי למעבר הקורס.



מצגות	הערות		נושאי הלימוד	בוע
,	שיטות ספירה וייצוג מידע במחשב	•		
מצגת 1	בסיסים – בינרי, אוקטלי, הקסדצימלי	•	שיטות ספירה והצגת	1
	המרת בסיסים:	•	מספרים במחשב	
	ס המרה מבסיס בינארי לבסיס 10			
	ס מבסיס 10 לבסיס בינארי ס			
	o המרה בין בסיסים 2,16			
	ס המרה מהירה בין בסיסים			
	פעולות חיבור, חיסור, כפל, חילוק בבסיסים 2,16	•		
2 מצגת	מבוא למעבד ה-8086	•	היכרות עם סביבת	2
Z 117211	היכרות עם סביבת העבודה י	•	-	_
	יחידה אריתמטית לוגית 	•	עבודה והוראות בסיסיות	
	שפת אסמבלי	•	בשפת סף	
	הרצה וניפוי תכניות	•		
	אוגרים כללים לפעולות חישוב:	•		
	AX, BX, CX, DX			
	מבנה הוראה	•		l
	הוראת MOV להעברת נתונים	•		
2 5335	פעולות אריתמטיות על אוגרים:	•	פעולות אריתמטיות על	3
2 מצגת	ADD, SUB, INC, DEC, MUL, DIV		פעולות אריונמטיוונ עי	3
	טבלת מעקב על אוגרים	•	אוגרים	
_	ו/O יחידת קלט פלט	•		
מצגת 3	ייצוג ASCII	•	רוטינות קלט ופלט ומבנה	4
	רוטינות קלט ופלט:	•	הזיכרון	
	INT 21h o		1	
	ס O1h - קלט תו ס			
	ס <b>02h - פלט תו</b>			
	ס <b>09h - פלט מחרוזת</b> o			
	4Ch - יציאה מהתכנית	•		
	הכרת מושג הסגמנט וההיסט	•		
	תגיות	•		
	Assume ההוראה	•		
	פקודות קפיצה:	•		
4 מצגת	JMP, JE, JNE, JA, JAE, JB, JBE		פקודות קפיצה	5
	מימוש ביטוי בוליאני באמצעות הפקודה CMP	•		
	מימוש if באמצעות פקודות קפיצה	•		
4 מצגת	מימוש ifelse באמצעות פקודות קפיצה	•	תנאים לוגים	6
	מבנה הזיכרון ב-8086	•		
5 מצגת	סגמנטציה באמצעות אוגרים מתווכים:	•	סגמנטציה, גישה לזכרון,	7
	BX, SI, DI	•	· ·	
	וט ,וט, אכן, הגדרת משתנים וגישה לזכרון	•	הגדרת משתנים, מערכים	
	הגדרת משתנים הגישה לזכרון גישה ועדכון משתנים באמצעות אוגרים מתווכים	•		
	גישה ועו כון משונוים באמצעוונ אוגרים מונווכים הגדרת מערך בסגמנט נתונים	-		
	•	•		l
	פעולות על מערך בסגמנט נתונים: 	•		l
	o הד <mark>פסת מערך</mark> ס חיפוש איבר במערך o			l
	○ וויפוש איבו במעון מימוש לולאה באמצעות פקודות:	•		
מצגת 6	מימוש לולאה באמצעות פקודות. JPM, LOOP	•	לולאות	8
	סרווו, בסטר, בסגמנט נתונים באמצעות לולאה פעולות על מערך בסגמנט נתונים באמצעות לולאה	•		
	פעולוונ על נוערן בסגמנט נונונים באנזצעוונ זוז אוו	•		
7	סוגי ה-bus-ים	•		_
7 מצגת	8086 instruction Cycle	•	מבנה המחשב	9
	Bus Interface Unit	•		l
	Execution Unit	•	<u> </u>	
	בניית משחק Hangman בשפת אסמבלי	•	עבודה על פרויקט סוף	10
			עבוו זו עז פו ויקט טוןי	10
J				

	<u>13.8.23</u>	:תאריך	ניצן דולינסקי	חתימת האחראי על הקורס: <sub>-</sub>
:תאריך			אישור ראש המחלקה:	