

Universidade Tecnológica Federal do Paraná – Toledo
Engenharia da Computação – COENC

Lógica Reconfigurável

Trabalho 4

Tiago Piovesan Vendruscolo



Esta licença permite que outros remixem, adaptem e criem a partir do trabalho para fins não comerciais, desde que atribuam o devido crédito aos autores originais. [4.0 international](https://creativecommons.org/licenses/by-nc-nd/4.0/)

ORIENTAÇÕES GERAIS:

O trabalho pode ser feito em dupla.

O código (.vhd) deve conter o seguinte cabeçalho:

```
-- Nome Projeto: Project_Name  
-- Data: DD/MM/AA  
-- Nome: Nome_Aluno_1/RA  
        Nome_Aluno_2/RA
```

Além disso, faça comentários explicando as partes principais do código.

Trabalho 4

- Faça o projeto de um conversor que resolva a tabela abaixo:

			SEL = '0'				SEL = '1'			
EN	a1	a0	Y3	Y2	Y1	Y0	X3	X2	X1	X0
1	0	0	0	0	0	1	1	0	0	0
1	0	1	0	0	1	0	0	1	0	0
1	1	1	0	1	0	0	0	0	1	0
1	1	0	1	0	0	0	0	0	0	1
0	X	X	Z	Z	Z	Z	Z	Z	Z	Z

- Para a resolução, utilize as estruturas FUNCTION e PROCEDURE em uma biblioteca (PACKAGE), de forma que no código principal tenha apenas a chamada das estruturas.
- Entradas: EN, (a1 e a0) e SEL. Saída: Y[3-0] ou X[3-0] dependendo do SEL.
 - $EN - SW[3]$
 - $SEL - SW[2]$
 - $ax - SW[1-0]$
 - $Saída - LEDR[3-0]$