

Lógica Reconfigurável

Trabalho 2

Tiago Piovesan Vendruscolo

ORIENTAÇÕES GERAIS:

O código (.vhd) deve conter o seguinte cabeçalho:

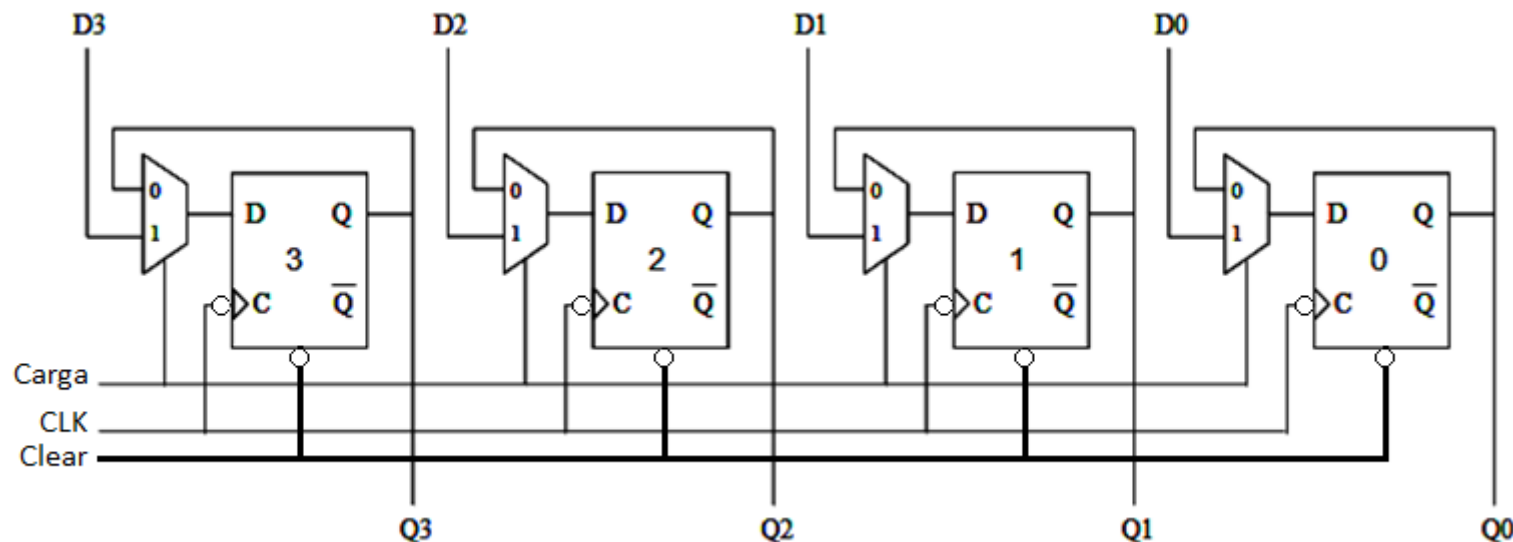
```
-- Nome Projeto: Trabalho 2  
-- Data: DD/MM/AA  
-- Nome: Nome_Aluno1/RA  
        Nome_Aluno2/RA
```

Além disso, faça comentários explicando as partes principais do código.

Envie o arquivo .vhd no MOODLE.

Trabalho 2

1) Faça um registrador (memória) parametrizada (de 1 até 8 bits), com sinal de carga (síncrono) e clear (assíncrono), de acordo com a imagem abaixo:



- Utilize AMBOS comandos GENERATE e IF-THEN-ELSE.
- Faça o projeto utilizando o arquivo pin_assignments.qsf

Trabalho 2

