RV1126 FLASH\_D0/EMMC\_D0/GPI00\_C4\_u W2
FLASH\_D1/EMMC\_D1/GPI00\_C5\_u W1
FLASH\_D2/EMMC\_D2/GPI00\_C5\_u W4
FLASH\_D3/EMMC\_D3/GPI00\_C7\_u W3
FLASH\_D3/EMMC\_D3/GPI00\_C7\_u W2
FLASH\_D5/EMMC\_D5/FSPI\_CS1n/GPI00\_D0\_u W2
FLASH\_D5/EMMC\_D6/GPI00\_D1\_u W4
FLASH\_D6/EMMC\_D6/GPI00\_D3\_u W3
FLASH\_D7/EMMC\_D7/GPI00\_D3\_u W3
FLASH\_D7/EMMC\_D7/GPI00\_D3\_u W3
FLASH\_W7/EMMC\_CMD/GPI00\_D6\_u W3
FLASH\_W7/EMMC\_CMD/GPI00\_D6\_u W3
FSPI\_D2/I2S1\_SD0\_M0/GPI00\_D6\_d W3
FSPI\_D2/I2S1\_SD0\_M0/GPI00\_D6\_d W3
FLASH\_CLE/EMMC\_CLKO/GPI00\_D7\_d W3
FLASH\_ALE/FSPI\_D0/12S1\_LRCK\_M0/GPI01\_A0\_d W3
FLASH\_ALE/FSPI\_D0/12S1\_LRCK\_M0/GPI01\_A0\_D1
FLASH\_ALE/FSPI\_D0/12S1\_RCK\_M0/GPI01\_A0\_D1
FLASH\_ALE/FSPI\_D0/12S1\_RCK\_M0/GPI01\_A0\_D1
FLASH\_ALE/FSPI\_D0/12S1\_RCK\_M0/GPI01\_A0\_D1
FLASH\_ALE/FSPI\_D0/12S1\_RCK\_M0/GPI01\_A0\_D1
FLASH\_ALE/FSPI\_D0/12S1\_ARCK\_M0/GPI01\_A0\_D1
FLASH\_ALE/FSPI\_D0/12S1\_ARCK\_M0/GPI01\_A0\_D1
FLASH\_ALE/FSPI\_D0/12S1\_ARCK\_M0/GPI01\_A0\_D1
FLASH EMMC/FLASH FLASH\_ALE/FSPI\_DO/I2S1\_LRCK\_MO/GPI00\_D7\_d R2
FLASH\_ALE/FSPI\_DO/I2S1\_LRCK\_MO/GPI01\_A0\_d R2
FLASH\_RDYn/FSPI\_D1/I2S1\_SCIK\_M0/GPI01\_A1\_u R4
FLASH\_RDn/FSPI\_D3/I2S1\_SDI\_M0/GPI01\_A2\_u R4
FLASH\_WPn/EMMC\_RSTn/FSPI\_CLK/GPI01\_A3\_d R3 SDMMC0\_D0/TEST\_CLK1\_OUT/UART2\_RX\_M0/GPI01\_A4\_u 144
SDMMC0\_D1/TEST\_CLK0\_OUT/UART2\_TX\_M0/RISC\_V\_JTAG\_TRSTn/GPI01\_A5\_u 143
SDMMC0\_D2/UART3\_RX\_M1/A7\_JTAG\_TCK\_M0/RISC\_V\_JTAG\_TCK/GPI01\_A6\_u 143
SDMMC0\_D3/UART3\_TX\_M1/A7\_JTAG\_TMS\_M0/RISC\_V\_JTAG\_TMS/GPI01\_A7\_u 143
SDMMC0\_D3/UART3\_TX\_M1/A7\_JTAG\_TMS\_M0/RISC\_V\_JTAG\_TMS/GPI01\_A7\_u 143 SDMMCO\_CLK/UART3\_RTSN\_M1/RISC\_V\_JTAG\_TDD/GPI01\_B0\_4A13 SDMMCO\_CMD/UART3\_CTSN\_M1/RISC\_V\_JTAG\_TDI/GPI01\_B1\_u 113 SDIO\_CLK/GPI01\_B2\_d 116
SDIO\_D0/SPI01\_B3\_u 146
SDIO\_D0/SPI01\_B3\_u 146
SDIO\_D0/SPI01\_B3\_u 146
SDIO\_D1/GPI01\_B3\_u 146
SDIO\_D1/GPI01\_B4\_u 146
SDIO\_D1/GPI01\_B4\_u 146
SDIO\_D1/GPI01\_B6\_u 147
SDIO\_D3/GPI01\_B7\_u 145
SDIO\_D3/GPI01\_B7\_u 145
UARTO\_RTSn/GPI01\_C0\_u 145
UARTO\_RTSn/GPI01\_C0\_u 147
UARTO\_RTSn/GPI01\_C1\_u 147
UARTO\_TSn/GPI01\_C2\_u 147
UARTO\_TSn/GPI01\_C2\_u 147
UARTO\_TSN/GPI01\_C3\_u 147
UARTO\_TSN\_M1/GPI01\_C3\_u 147
USS2\_SCLK\_M0/SPI1\_MISO\_M1/FLASH\_TRIG\_N0FI01\_C3\_u 147
USS2\_LRCK\_M0/SPI1\_CS1\_M1/UART1\_RTSN\_M1/GPI01\_C3\_u 147
SDIO\_PWR/I2C5\_SCL\_M2/UART1\_TX\_M1/GPI01\_D1\_u 147
SDIO\_PWR/I2C5\_SDA\_M2/UART1\_RX\_M1/GPI01\_D1\_u 147
VCCI03\_VDD 147 SD1/UART/I2S2 VCCIO3\_VDD

U?B NCEPNA6M4-0808 NCEPNA6M4-0808 F3 VDD1 F4 VDD1 F9 VDD1 G5 VDD1 AA3 VDD1 AA5 VDD1 AB3 VDD1 AB4 VDD1 AB9 VDD1 VDDQ G9 VDDQ H8 VDDQ 112 ## VSS P4 VSS P4 VSS P1 VSS P1 VSS R3 VSS R4 VSS 14 VSS 19 VSS U1 VSS U1 VSS W8 VSS W9 VSS W8 VSS W1 VS VDDQ 111
VDDQ 120
VDDQ 120
VDDQ 111
VDDQ 111
VDDQ 112
VDQQ 112
VQQ 112
VQQ P5 VDD2
P8 VDD2
P8 VDD2
P1 VDD2
P5 VDD2
U5 VDD2
U5 VDD2
V5 VDD2
AB5 VDD2
AB5 VDD2
F6 VDD2
F6 VDD2
F6 VDD2
F6 VDD2
F6 VDD2
F6 VDD2
F7 VDD2 VDD2 VDD2 K5 VDD2 L2 VDD2 L5 VDD2 M5 VDD2

U?E

RV1126

DDR

DDR AD CS

DDR\_A1 B7 DDR\_A2 B11

DDR\_A3 B6

DDR\_A4 A9

DDR\_A5 A7

DDR\_A6 C8 DDR\_A7 B8

DDR\_A7 DDR\_A8 DDR\_A9 DDR\_A10 DDR\_A11 DDR\_A12 DDR\_A13 DDR\_A14 DDR\_A14 DDR\_A14 DDR\_A14 DDR\_A14

DDR\_A15 B5 DDR\_A16 B10

DDR\_CSON B4 DDR\_CS1N D8

DDR\_BA0 E7 DDR\_BA1 A6 DDR\_BG0 D6 DDR\_BG1 D11

DDR\_ODTO A5 DDR\_ODT1 D10

DDR CIKP DDR\_CLKN D5

DDR\_RESETN C4
DDR\_RZQ E5

DDR\_AVSS F6
DDR\_VREF M6

DDR\_VDD G7
DDR\_VDD G8
DDR\_VDD G9
DDR\_VDD H8

DDR\_VDD | J7 DDR\_VDD | K7 DDR\_VDD | L7

DDR\_CKE C6

ODT

CLKP

CKE

70

M DOR DOO

J4 DDR\_DQ1 P4 DDR\_DQ2

N4 DDR\_DQ2 N4 DDR\_DQ3 J3 DDR\_DQ4 K3 DDR\_DQ5 M4 DDR\_DQ6 P3 DDR\_DQ7

N3 DDR\_DMO

L4 DDR\_DQSOP L3 DDR\_DQSON

D2 DDR DQ8

D1 DDR\_DQ9
H2 DDR\_DQ10
H1 DDR\_DQ11
G1 DDR\_DQ11
G1 DDR\_DQ13
C1 DDR\_DQ13
C1 DDR\_DQ14
C2 DDR\_DQ15

E2 DDR\_DM1

F2 DDR\_DQS1P DDR\_DQS1N

K1 DDR DQ16

K2 DDR\_DQ17 DDR\_DQ18

M2 DDR\_DM2

N2 DDR\_DQS2P DDR\_DQS2N

A2 DDR\_DQ24

DDR\_DQ24
A3 DDR\_DQ25
G4 DDR\_DQ26
F4 DDR\_DQ27
H3 DDR\_DQ28

G3 DDR\_DQ29
B1 DDR\_DQ30
B2 DDR\_DQ31

B3 DDR\_DM3

D3 DDR\_DQS3P DDR\_DQS3N

DQ2

DQ3

DQ6 DQ7

DM0

DQS0P\_

DOSON

DOS

DQ10

DQ11

DQ12

DQ13

DQ15

DM1

DQS1P\_

DQS1N

DQ16

DQ17

DQ18

DQ19

DQ20

DQ21

DQ23

DM2

DQS2P

DQS2N

DQ24

DQ25

DQ26 DQ27

DQ28

DQ29

DQ31

DM3

DQS3P

DQS3N

U?C NCEPNA6M4-0808

V11 DQ1 V13 DQ2 U11 DQ3 U13 DQ4 T11 DQ5 T13 DQ6

R12 DQ6 R12 DQ7 N12 DQ8 M13 DQ9 M11 DQ10

L13 DQ11 L11 DQ12 K11 DQ13

K13 DQ13 K13 DQ14 J12 DQ15 AB1 DQ16 AB1 DQ17 AB1 DQ18 AA13 DQ19 AA12 DQ20 AA1 DQ21 Y13 DQ22

Y11 DQ23 H11 DQ24 H13 DQ25 G10 DQ26

G12DQ27 G13DQ28 F10DQ29 F11DQ30

F12 DQ31

CLK\_c

P3 CLK\_t

CKE0

U3 CSO\_n

R2 CKE1

P10DT

CS1\_n

DQ3 DQ4 DQ5 DQ6

DQ7 DQ8

DQ9

DQ10

DQ11

DQ13

DQ15

DQ17

DQ18

DQ19

DQ20

DQ22

DQ23

DQ24

DQ25

DQ26 DQ27

DQ28

DQ29

CLKP

CS0

CS1

ODT

CA0 Y2 CA1 Y3 CA2 W2

CA4 V3

CA5 K3

CA8 12

CA9 H2

DM3

DQSO\_t T9

DQS1\_c N9

DQS2 c WS

DQS3\_c

NCEPNA6M4-0808

DQS2\_t

DQS3\_t H9

VREFDQ 13 VREFCA M2

VDDCA N2 VDDCA U2

VDDCA K2 VDDCA V2

\_A3 \_A4

DM1

DM2

DOSOP

DQSON

DQS1P

DQS1N

DQS2P

DQS2N

DQS3P

DQS3N

BerryFlight (Daniel Heymann)

NCEPNA6M4-0808

A9 DATO

C6 DAT2
B5 DAT3
C9 DAT4
A10 DAT5

A5 DAT6 DAT7

B8 CLKm

A11<sub>VDDI</sub>

A7 DS

VCC B3 VCC B12 VCC B13 VCC C4 VCC D8

VCCQ A4 VCCQ B6 VCCQ B9 VCCQ C7 VCCQ C11

VSSm A3 VSSm B1 VSSm B7 VSSm B7 VSSm B1 VSSm C3 VSSm C5 VSSm C10 VSSm C10 VSSm C10 VSSm C10

VSSm D7

Sheet: /Storage and RAM/ File: memory.kicad\_sch Title: BerryCore

Size: A3 Date: 2021-04-12 KiCad E.D.A. kicad (5.99.0-10149-gb2f788adc1)