```
%0:
                                  %1 = alloca i32, align 4
                                  %2 = alloca i32, align 4
                                  %3 = alloca i32, align 4
                                  %4 = alloca [10 \times i32], align 16
                                  store i32 0, ptr %1, align 4
                                  call void @llvm.memcpy.p0.p0.i64(ptr align 16 %4, ptr align 16
                                  ... @ const.main.A, i64 40, i1 false)
                                  store i32 7, ptr %3, align 4
                                  %5 = load i32, ptr %3, align 4
                                  \%6 = icmp sgt i32 \%5, 6
                                  br i1 %6, label %7, label %10, !prof!36
                                                                                   F
                                                 Τ
                                                                     %10:
                                                                     10:
%7:
                                                                     %11 = load i32, ptr %3, align 4
7:
                                                                     %12 = add \text{ nsw i} 32 \%11, 1
%8 = call i32 (ptr, ...) @printf(ptr noundef @.str)
                                                                     store i32 %12, ptr %3, align 4
\%9 = getelementptr inbounds [10 x i32], ptr \%4, i64 0, i64 0
                                                                     %13 = call i32 (ptr, ...) @printf(ptr noundef @.str.1)
store i32 9, ptr %9, align 16
                                                                     %14 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 0
br label %15
                                                                      store i32 8, ptr %14, align 16
                                                                      br label %30
                               %15:
                                                                             %30:
                               15:
                                                                             30:
                               %16 = load i32, ptr %3, align 4
                                                                             %31 = load i32, ptr %3, align 4
                                                                             %32 = add \text{ nsw } i32 \%31, 1
                               %17 = add nsw i32 %16, 1
                                                                             store i32 %32, ptr %3, align 4
                               store i32 %17, ptr %3, align 4
                               store i32 0, ptr %2, align 4
                                                                             store i32 0, ptr %2, align 4
                               br label %18
                                                                             br label %18
                                                %18:
                                                 %19 = load i32, ptr %2, align 4
                                                 %20 = icmp slt i32 %19, 10
                                                 br i1 %20, label %21, label %29, !prof!37
 %21:
 %22 = getelementptr inbounds [10 x i32], ptr %4, i64 0, i64 0
 store i32 10, ptr %22, align 16
                                                                             %29:
 %23 = load i32, ptr %3, align 4
                                                                             29:
 %24 = add nsw i32 %23, 1
                                                                              ret i32 0
 store i32 %24, ptr %3, align 4
 %25 = \text{call i} 32 \text{ (ptr, ...) @printf(ptr noundef @.str.2)}
 br label %26
                                    %26:
                                    26:
                                    %27 = load i32, ptr %2, align 4
                                    %28 = add \text{ nsw } i32 \%27, 1
                                    store i32 %28, ptr %2, align 4
                                    br label %18, !llvm.loop !38
```

CFG for 'main' function