

```
%0:  
%1 = alloca i32, align 4  
%2 = alloca [10 x i32], align 16  
%3 = alloca [10 x i32], align 16  
%4 = alloca i32, align 4  
%5 = alloca i32, align 4  
store i32 0, ptr %1, align 4  
call void @llvm.memcpy.p0.p0.i64(ptr align 16 %2, ptr align 16  
... @_const.main.A, i64 40, i1 false)  
call void @llvm.memset.p0.i64(ptr align 16 %3, i8 0, i64 40, i1 false)  
store i32 0, ptr %5, align 4  
store i32 0, ptr %4, align 4  
br label %6
```

```
%6:  
6:  
%7 = load i32, ptr %4, align 4  
%8 = icmp slt i32 %7, 10  
br i1 %8, label %9, label %35, !prof !36
```

T	F
---	---

90.91%

9.09%

```
%9:  
9:  
%10 = load i32, ptr %5, align 4  
%11 = sext i32 %10 to i64  
%12 = getelementptr inbounds [10 x i32], ptr %2, i64 0, i64 %11  
%13 = load i32, ptr %12, align 4  
%14 = mul nsw i32 %13, 13  
%15 = add nsw i32 %14, 4  
%16 = load i32, ptr %4, align 4  
%17 = add nsw i32 %15, %16  
%18 = load i32, ptr %4, align 4  
%19 = sext i32 %18 to i64  
%20 = getelementptr inbounds [10 x i32], ptr %3, i64 0, i64 %19  
store i32 %17, ptr %20, align 4  
%21 = load i32, ptr %4, align 4  
%22 = srem i32 %21, 8  
%23 = icmp eq i32 %22, 0  
br i1 %23, label %24, label %26, !prof !37
```

T	F
---	---

20.00%

80.00%

```
%24:  
24:  
%25 = load i32, ptr %4, align 4  
store i32 %25, ptr %5, align 4  
br label %26
```

```
%26:  
26:  
%27 = load i32, ptr %4, align 4  
%28 = sext i32 %27 to i64  
%29 = getelementptr inbounds [10 x i32], ptr %3, i64 0, i64 %28  
%30 = load i32, ptr %29, align 4  
%31 = call i32 (ptr, ...) @printf(ptr noundef @.str, i32 noundef %30)  
br label %32
```

```
%32:  
32:  
%33 = load i32, ptr %4, align 4  
%34 = add nsw i32 %33, 1  
store i32 %34, ptr %4, align 4  
br label %6, !llvm.loop !38
```

```
%35:  
35:  
ret i32 0
```

CFG for 'main' function