```
%0:
                                                                                              %1 = alloca i32, align 4
                                                                                              %2 = alloca [10 \times i32], align 16
                                                                                              %3 = alloca [10 \times i32], align 16
                                                                                              %4 = alloca i32, align 4
                                                                                              %5 = alloca i32, align 4
                                                                                              store i32 0, ptr %1, align 4
                                                                                              call void @llvm.memcpy.p0.p0.i64(ptr align 16 %2, ptr align 16
                                                                                              ... @ const.main.A, i64 40, i1 false)
                                                                                              call void @llvm.memset.p0.i64(ptr align 16 %3, i8 0, i64 40, i1 false)
                                                                                              store i32 0, ptr %5, align 4
                                                                                              store i32 0, ptr %4, align 4
                                                                                              br label %6
                                                                                                             %6:
                                                                                                             %7 = load i32, ptr %4, align 4
                                                                                                             %8 = icmp slt i32 \%7, 10
                                                                                                             br i1 %8, label %9, label %37, !prof!36
                                                                                                                                            F
                                                             %9:
                                                              %10 = load i32, ptr %5, align 4
                                                              %11 = \text{sext i} 32 \% 10 \text{ to i} 64
                                                              %12 = getelementptr inbounds [10 x i32], ptr %2, i64 0, i64 %11
                                                              %13 = load i32, ptr %12, align 4
                                                              %14 = \text{mul nsw i} 32 \% 13.23
                                                              %15 = load i32, ptr %4, align 4
                                                                                                                                                               %37:
                                                              %16 = add nsw i32 %14, %15
                                                                                                                                                               37:
                                                              %17 = load i32, ptr %4, align 4
                                                                                                                                                                ret i32 0
                                                              %18 = \text{sext i} 32 \% 17 \text{ to i} 64
                                                              %19 = getelementptr inbounds [10 x i32], ptr %3, i64 0, i64 %18
                                                              store i32 %16, ptr %19, align 4
                                                              %20 = load i32, ptr %4, align 4
                                                              %21 = \text{srem i} 32 \% 20, 8
                                                              %22 = icmp eq i32 %21, 0
                                                              br i1 %22, label %23, label %25, !prof!37
                                                                             Τ
                                                                                                                F
                                                                                                %25:
                                       %23:
                                                                                                25:
                                                                                                 %26 = load i32, ptr %4, align 4
                                       %24 = load i32, ptr %4, align 4
                                                                                                 %27 = add nsw i32 %26, 1
                                       store i32 %24, ptr %5, align 4
                                                                                                 store i32 %27, ptr %5, align 4
                                        br label %38
                                                                                                 br label %28
                                                                             %28:
 %38:
 38:
                                                                              28:
 %39 = load i32, ptr %4, align 4
                                                                              %29 = load i32, ptr %4, align 4
  %40 = \text{sext i} 32 \% 39 \text{ to i} 64
                                                                              %30 = \text{sext i} 32 \% 29 \text{ to i} 64
  %41 = getelementptr inbounds [10 x i32], ptr %3, i64 0, i64 %40
                                                                              %31 = getelementptr inbounds [10 x i32], ptr %3, i64 0, i64 %30
 %42 = load i32, ptr %41, align 4
                                                                              %32 = load i32, ptr %31, align 4
 %43 = call i32 (ptr, ...) @printf(ptr noundef @.str, i32 noundef %42)
                                                                              %33 = call i32 (ptr, ...) @printf(ptr noundef @.str, i32 noundef %32)
                                                                              br label %34
  br label %44
                                                                                                                     %34:
%44:
44:
                                                                                                                     34:
                                                                                                                     %35 = load i32, ptr %4, align 4
%45 = load i32, ptr %4, align 4
%46 = add nsw i32 %45, 1
                                                                                                                     %36 = add nsw i32 %35, 1
store i32 %46, ptr %4, align 4
                                                                                                                     store i32 %36, ptr %4, align 4
br label %6, !llvm.loop !38
                                                                                                                     br label %6, !llvm.loop !38
```