```
%0:
%1 = alloca i32, align 4
%2 = alloca [10 \times i32], align 16
%3 = alloca [10 \times i32], align 16
%4 = alloca i32, align 4
%5 = alloca i32, align 4
store i32 0, ptr %1, align 4
call void @llvm.memcpy.p0.p0.i64(ptr align 16 %2, ptr align 16
... @ const.main.A, i64 40, i1 false)
call void @llvm.memset.p0.i64(ptr align 16 %3, i8 0, i64 40, i1 false)
store i32 0, ptr %5, align 4
store i32 0, ptr %4, align 4
br label %6
               %6:
               6:
               \%7 = \text{load i}32, ptr \%4, align 4
               %8 = icmp slt i32 \%7, 10
               br i1 %8, label %9, label %33, !prof !36
                                              F
                                                                                                          9.09%
                         90.91%
                                        %9:
                                        9:
                                        %10 = load i32, ptr %5, align 4
                                        %11 = \text{sext i} 32 \% 10 \text{ to i} 64
                                         %12 = getelementptr inbounds [10 x i32], ptr %2, i64 0, i64 %11
                                         %13 = load i32, ptr %12, align 4
                                        %14 = mul nsw i32 %13, 11
                                        %15 = load i32, ptr %4, align 4
                                                                                                                  %33:
                                        %16 = add nsw i32 %14, %15
                                                                                                                  33:
                                        %17 = load i32, ptr %4, align 4
                                                                                                                  ret i32 0
                                        %18 = \text{sext i} 32 \% 17 \text{ to i} 64
                                        %19 = getelementptr inbounds [10 x i32], ptr %3, i64 0, i64 %18
                                        store i32 %16, ptr %19, align 4
                                        %20 = load i32, ptr %4, align 4
                                         %21 = icmp slt i32 %20, 8
                                        br i1 %21, label %22, label %24, !prof!37
                                                        Τ
                                                                                           F
                                                          80.00%
                                              %22:
                                                                                           20.00%
                                              %23 = load i32, ptr %4, align 4
                                              store i32 %23, ptr %5, align 4
                                              br label %24
                                        %24:
                                        24:
                                        %25 = load i32, ptr %4, align 4
                                         %26 = \text{sext i} 32 \% 25 \text{ to i} 64
                                         %27 = getelementptr inbounds [10 x i32], ptr %3, i64 0, i64 %26
                                         %28 = load i32, ptr %27, align 4
                                         %29 = call i32 (ptr, ...) @printf(ptr noundef @.str, i32 noundef %28)
                                        br label %30
                    %30:
                    30:
                    %31 = load i32, ptr %4, align 4
                    %32 = add nsw i32 %31, 1
                    store i32 %32, ptr %4, align 4
                    br label %6, !llvm.loop !38
```