

%0:
%1 = alloca i32, align 4
%2 = alloca [10 x i32], align 16
%3 = alloca [10 x i32], align 16
%4 = alloca i32, align 4
%5 = alloca i32, align 4
store i32 0, ptr %1, align 4
call void @llvm.memcpy.p0.p0.i64(ptr align 16 %2, ptr align 16
... @_const.main.A, i64 40, i1 false)
call void @llvm.memset.p0.i64(ptr align 16 %3, i8 0, i64 40, i1 false)
store i32 0, ptr %5, align 4
store i32 0, ptr %4, align 4
br label %6

%6:
6:
%7 = load i32, ptr %4, align 4
%8 = icmp slt i32 %7, 10
br i1 %8, label %9, label %43, !prof !36

T	F
---	---

%9:
9:
%10 = load i32, ptr %5, align 4
%11 = sext i32 %10 to i64
%12 = getelementptr inbounds [10 x i32], ptr %2, i64 0, i64 %11
%13 = load i32, ptr %12, align 4
%14 = mul nsw i32 %13, 3
%15 = mul nsw i32 %14, 5
%16 = load i32, ptr %4, align 4
%17 = add nsw i32 %15, %16
%18 = load i32, ptr %4, align 4
%19 = sext i32 %18 to i64
%20 = getelementptr inbounds [10 x i32], ptr %3, i64 0, i64 %19
store i32 %17, ptr %20, align 4
%21 = load i32, ptr %4, align 4
%22 = srem i32 %21, 7
%23 = icmp eq i32 %22, 0
br i1 %23, label %24, label %34, !prof !37

T	F
---	---

%43:
43:
ret i32 0

%24:
24:
%25 = load i32, ptr %4, align 4
%26 = srem i32 %25, 2
%27 = icmp eq i32 %26, 0
br i1 %27, label %28, label %30, !prof !38

T	F
---	---

%28:
28:
%29 = load i32, ptr %4, align 4
store i32 %29, ptr %5, align 4
br label %33

%30:
30:
%31 = load i32, ptr %4, align 4
%32 = add nsw i32 %31, 1
store i32 %32, ptr %5, align 4
br label %33

%33:
33:
br label %34

%34:
34:
%35 = load i32, ptr %4, align 4
%36 = sext i32 %35 to i64
%37 = getelementptr inbounds [10 x i32], ptr %3, i64 0, i64 %36
%38 = load i32, ptr %37, align 4
%39 = call i32 (ptr, ...) @printf(ptr noundef @.str, i32 noundef %38)
br label %40

%40:
40:
%41 = load i32, ptr %4, align 4
%42 = add nsw i32 %41, 1
store i32 %42, ptr %4, align 4
br label %6, !llvm.loop !39

CFG for 'main' function