```
%0:
                                                                                           %1 = alloca i32, align 4
                                                                                          %2 = alloca [10 \times i32], align 16
                                                                                           %3 = alloca [10 \times i32], align 16
                                                                                           %4 = alloca i32, align 4
                                                                                           %5 = alloca i32, align 4
                                                                                          store i32 0, ptr %1, align 4
                                                                                           call void @llvm.memcpy.p0.p0.i64(ptr align 16 %2, ptr align 16
                                                                                          ... @ const.main.A, i64 40, i1 false)
                                                                                          call void @llvm.memset.p0.i64(ptr align 16 %3, i8 0, i64 40, i1 false)
                                                                                          store i32 0, ptr %5, align 4
                                                                                           store i32 0, ptr %4, align 4
                                                                                           br label %6
                                                                                                          %6:
                                                                                                          \%7 = \text{load i} 32, ptr \%4, align 4
                                                                                                          %8 = icmp slt i32 \%7, 10
                                                                                                          br i1 %8, label %9, label %35, !prof!36
                             %9:
                             %10 = load i32, ptr %5, align 4
                              %11 = \text{sext i} 32 \% 10 \text{ to i} 64
                              %12 = getelementptr inbounds [10 x i32], ptr %2, i64 0, i64 %11
                              %13 = load i32, ptr %12, align 4
                              %14 = mul nsw i32 %13, 13
                              %15 = add nsw i32 %14, 4
                              %16 = load i32, ptr %4, align 4
                                                                                                                                        %35:
                              %17 = add nsw i32 %15, %16
                                                                                                                                        35:
                              %18 = load i32, ptr %4, align 4
                                                                                                                                        ret i32 0
                              %19 = \text{sext i} 32 \% 18 \text{ to i} 64
                              %20 = getelementptr inbounds [10 x i32], ptr %3, i64 0, i64 %19
                              store i32 %17, ptr %20, align 4
                              %21 = load i32, ptr %4, align 4
                              %22 = srem i32 %21, 8
                              %23 = icmp eq i32 %22, 0
                              br i1 %23, label %24, label %26, !prof!37
                                                                                  F
                                              %26:
                                              26:
      %24:
                                              %27 = load i32, ptr %4, align 4
                                              %28 = \text{sext i} 32 \%27 \text{ to i} 64
       %25 = load i32, ptr %4, align 4
                                              \%29 = \text{getelementptr inbounds} [10 \times i32], \text{ ptr } \%3, i64 0, i64 \%28
       store i32 %25, ptr %5, align 4
                                               %30 = load i32, ptr %29, align 4
       br label %36
                                              %31 = call i32 (ptr, ...) @printf(ptr noundef @.str, i32 noundef %30)
                                               br label %32
                                                                              %32:
%37 = load i32, ptr %4, align 4
                                                                              32:
                                                                              %33 = load i32, ptr %4, align 4
%38 = \text{sext i} 32 \% 37 \text{ to i} 64
                                                                               %34 = add nsw i32 %33, 1
\%39 = \text{getelementptr inbounds} [10 \times i32], \text{ ptr } \%3, i64 0, i64 \%38
%40 = load i32, ptr %39, align 4
                                                                               store i32 %34, ptr %4, align 4
                                                                               br label %6, !llvm.loop !38
%41 = call i32 (ptr, ...) @printf(ptr noundef @.str, i32 noundef %40)
br label %42
                                                                        %42:
                                                                        42:
                                                                         %43 = load i32, ptr %4, align 4
                                                                         %44 = add \text{ nsw i} 32 \% 43, 1
                                                                         store i32 %44, ptr %4, align 4
                                                                         br label %6, !llvm.loop !38
```

CFG for 'main' function

%36: 36: