|  |  |
| --- | --- |
| tallinna tehnikaülikool | |
| Infotehnoloogia teaduskond | |
| [Instituudi nimetus] | |
|  | |
| [Ees- ja perenimi Üliõpilaskood] | |
| [LõpuTöö pealkiri] | |
| [Lõputöö liik: bakalaureusetöö või magistritöö] | |
| Juhendaja: | [Juhendaja nimi] |
|  | [Teaduskraad] |
|  |  |
|  |  |
|  |  |
|  |  |
|  |  |
|  |  |
|  |  |
|  |  |

Autorideklaratsioon

Kinnitan, et olen koostanud antud lõputöö iseseisvalt ning seda ei ole kellegi teise poolt varem kaitsmisele esitatud. Kõik töö koostamisel kasutatud teiste autorite tööd, olulised seisukohad, kirjandusallikatest ja mujalt pärinevad andmed on töös viidatud.

Autor: [Ees- ja perenimi]

[pp.kk.aaaa]

Annotatsioon

[Annotatsiooni tekst]

Lõputöö on kirjutatud [mis keeles] keeles ning sisaldab teksti [lehekülgede arv töö põhiosas] leheküljel, [peatükkide arv] peatükki, [jooniste arv] joonist, [tabelite arv] tabelit.

Sisukord

[1 Sissejuhatus 5](#__RefHeading___Toc1484_1793302676)

[2 Lähteülesanne 6](#__RefHeading___Toc1486_1793302676)

[3 Põhjendatud väljundfunktsioonid 7](#__RefHeading___Toc2313_1793302676)

[4 Põhjendatud väljundfunktsioonid 8](#__RefHeading___Toc2315_1793302676)

[5 VHDL programmi olulised lõigud 9](#__RefHeading___Toc2317_1793302676)

[6 Töös esinenud rasked kohad ja probleemid 10](#__RefHeading___Toc4093_1793302676)

[7. Kokkuvõte 11](#__RefHeading___Toc1488_1793302676)

[8. Kasutatud kirjandus 12](#__RefHeading___Toc4095_1793302676)

# 1 Sissejuhatus

[Sissejuhatuse tekst]

# 2 Lähteülesanne

# 3 Põhjendatud väljundfunktsioonid

# 4 Põhjendatud väljundfunktsioonid

# 5 VHDL programmi olulised lõigud

# 6 Töös esinenud rasked kohad ja probleemid

# 7. Kokkuvõte

[Kokkuvõtte tekst]

# 8. Kasutatud kirjandus

# 9. Lisa – VHDL kood