

Corrigé du partiel de compilation 2015

Exercice 1 Question 1

Il fallait ajouter l'instruction *switch* dans les instructions et les 2 non terminaux *cases* et *cas* :

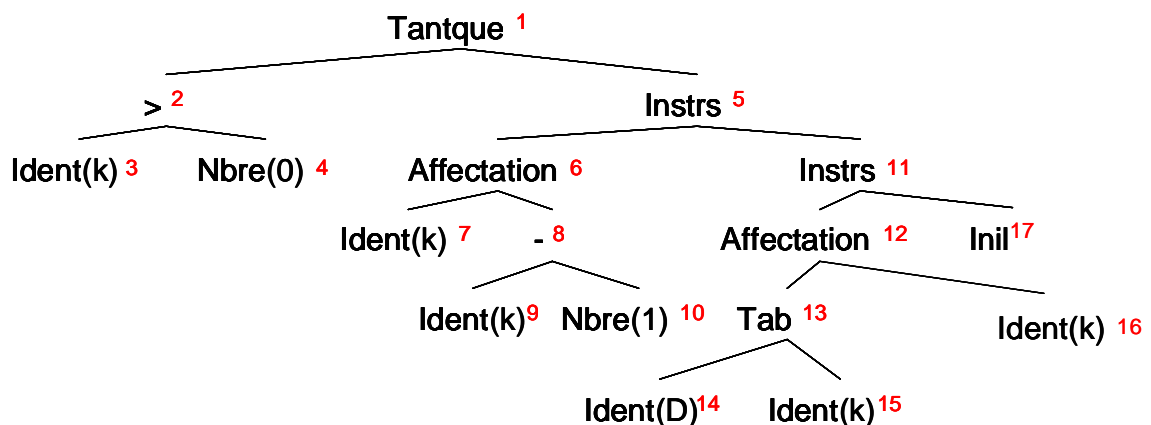
$\text{instr} \rightarrow \text{switch } "(" \text{ exp } ")" \text{ "{" cases "}"}$	$\text{switch } (\$3, \$6)$
$\text{cases} \rightarrow \text{case cases} \mid \text{vide}$	$\text{cases}(\$1, \$2) \mid \text{cnil}$
$\text{case} \rightarrow \text{case fact ":" instrs}$	$\text{case}(\$2, \$4)$

La syntaxe abstraite engendrée est un arbre *switch* ayant 2 fils, un arbre *cases* ayant 2 fils et un arbre *case* ayant 2 fils.

Question 2 L'arbre *switch* est une instruction. On introduit des arbres de type CASES pour représenter une liste de cas et CAS pour représenter un cas.

$\text{switch} : \text{EXP} \times \text{CASES}$	$\rightarrow \text{INSTR}$
$\text{cases} : \text{CAS} \times \text{CASES}$	$\rightarrow \text{CASES}$
$\text{cnil} :$	$\rightarrow \text{CASES}$
$\text{case} : \text{EXP} \times \text{INSTRS}$	$\rightarrow \text{CAS}$

Question 3



Question 4 : Règles de traduction

switch (e) {

case $v_1 : is_1$; *case* $v_2 : is_2$; ... *case* $v_{n-1} : is_{n-1}$; *case* $v_n : is_n$; }

est traduite par l'imbrication de conditionnelles suivante :

if $e == v_1$ { is_1 ; }

else if $e == v_2$ { is_2 ; }

else ...

if $e == v_{n-1}$ { is_{n-1} ; }

else if $e == v_n$ { is_n ; }

ou par la séquence de conditionnelles suivante (ce qui est une moins bonne solution) :

```

if e==v1 { is1 ; } ;
if e==v2 { is2 ; } ;
...
if e==vn-1 { isn-1 ; } ;
if e==vn { isn ; } ;

```

Solution par règle de réécriture :

Cette traduction peut-être définie par des règles de transformation des arbres de syntaxe abstraite *switch*, *case*, *cases* et *cnil* en arbres déjà défini dans la SA du langage Mini-Jaja décrit en cours. Les règles de transformation sont décrites par les fonctions appelée T et T', T' ayant deux arguments, l'expression du *switch* et l'arbre de SA à transformer. *e*, *e_i* dénotent des expressions, *cs* une liste de cas et *is* une liste d'instructions.

```

T(switch(e, cs)) = T'(e, cs)
T'(e, cases(case(ei, is), cs) = si(=(e, ei), is, T'(e, cs))
T'(e, cnil) = inil

```

Solution avec des règles d'interprétation des nœuds :

```

[switch] 
$$\frac{m|-eval-e \Rightarrow v, \langle nv, v, var, entier \rangle.m \mid-- cs \rightarrow m_1}{m \mid-- switch(e, cs) \rightarrow m_1}$$

          où nv est un nouveau nom de variable qui n'est pas dans m

[cases] 
$$\frac{m \mid-- c \rightarrow m_1, m_1 \mid-- cs \rightarrow m_2}{m \mid-- cases(c, cs) \rightarrow m_2}$$


[casevrai] 
$$\frac{\langle nv, v, var, entier \rangle.m \mid-- eval-=(nv, v) \Rightarrow true, \langle nv, v, var, entier \rangle.m \mid-- is \rightarrow m_1}{\langle nv, v, var, entier \rangle.m \mid-- case(v, is) \rightarrow m_1}$$


[casefaux] 
$$\frac{\langle nv, v, var, entier \rangle.m \mid-- eval-=(e, v) \Rightarrow false}{\langle nv, v, var, entier \rangle.m \mid-- case(e, is) \rightarrow m}$$


[cnil] 
$$m \mid-- cnil \rightarrow m$$


```

Question 5

L'état mémoire *m₀* est défini ainsi :

```

m0 = <k, 2, var, entier >. m où
m = <j, 1, var, entier >.
    <D, @tasD, tab, entier >.
    <N, 7, cst, entier >.
    <P_2015, ω, var, * >. []

```

La valeur du tas à l'adresse @tas_D est [ω, ω, 2, 3, 4, 5, 6].

Question 6

Voir ci-dessous l'interprétation du while après 6 boucles complètes où k=1 :

L'état mémoire *m_r* est défini ainsi :

```

mr = <k, 0, var, entier >. m

```

La valeur du tas à l'adresse @tas_D est [0, 1, 2, 3, 4, 5, 6].

Seule la valeur de k est modifiée ainsi que les deux valeurs $D[0]$ et $D[1]$ dans le tas.

Soit $m_1 = \langle k, 1, \text{var}, \text{entier} \rangle. m$

l'état mémoire obtenu par exécution du while après 6 boucles complètes

où la valeur du tas à l'adresse $@tas_D$ est $[\omega, 1, 2, 3, 4, 5, 6]$.

Le résultat de l'interprétation développée ci-dessous est bien l'état mémoire m_r défini ci-dessus

Question 7

L'état mémoire m_r obtenu après exécution du *switch* est défini ainsi :

$m_r = \langle k, 0, \text{var}, \text{entier} \rangle. m$

La valeur du tas à l'adresse $@tas_D$ est $[0, 3, 2, 3, 4, 5, 6]$.

Seule la valeur $D[1]$ est modifiée dans le tas, elle prend la valeur de $D[3]$.

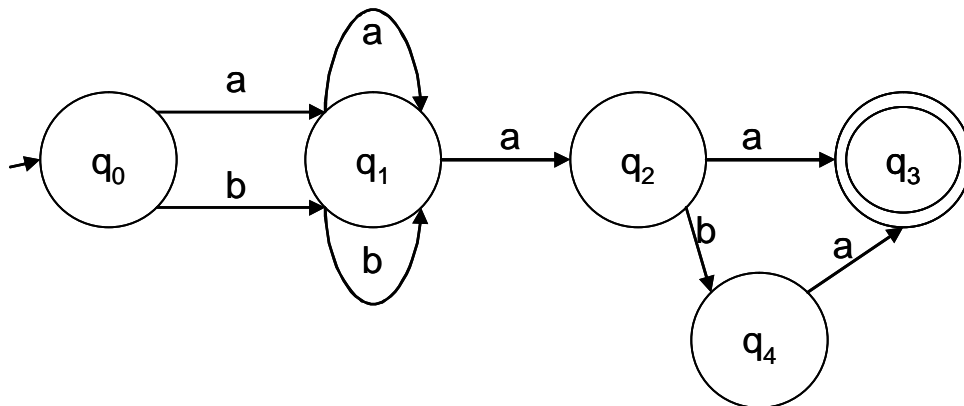
Question 6 interprétation

```

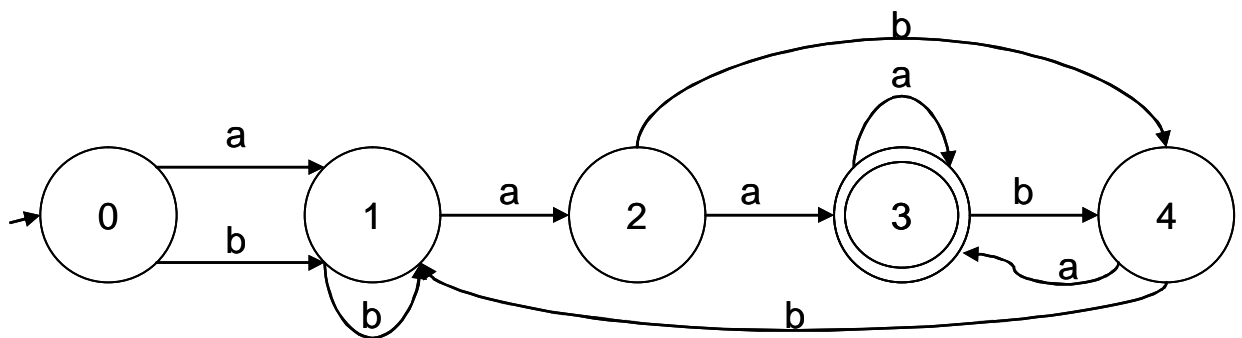
[tantquevrai]1      m1 |-- tantque(2, 5) → mr
  [op2]2      m1 |-eval- >(3, 4) ⇒ v1 = v2 > v3 = 1 > 0 = true
    [ident]3      m1 |-eval- ident(k) ⇒ v2 = 1
    [nbre]4      m1 |- eval - nbre(0) ⇒ v3 = 0
  [instrs]5      m1 |-- instrs(6, 11) → m2
    [affectation]6 m1 |-- affectation(ident(k), 8) → m3
      AffecterVal(k, v4, m1)
    donc m3 = AffecterVal(k, 0, m1), donc
      m3 = <k, 0, var, entier>. m
    [op2]8      m1 |-eval- -(ident(k), Nbre(1)) ⇒ v4 = v5 - v6 = 1 - 1 = 0
      [ident]9      m1 |-eval- ident(k) ⇒ v5 = 1
      [nbre]10     m1 |- eval - nbre(1) ⇒ v6 = 1
    [instrs]11     m3 |-- instrs(12, 14) → m2
      [affectationT]12 m3-- affectation(tab(ident(D), 15), 16) → m4 = m3
        AffecterValT(D, v8, v7, m3)
      donc m4 = AffecterValT(D, 0, 0, m3),
      m4 = m3 où @tasD est [0, 1, 2, 3, 4, 5, 6]
        [ident]16     m3 |-eval- ident(k) ⇒ v7 = 0
        [ident]15     m3 |-eval- ident(k) ⇒ v8 = 0
      [inil]14 m4-- inil → m2 = m4
  [tantquefaux]1 m2 |-- tantque(2, 5) → mr = m2
    [op2]2      m2 |- eval - >(3, 4) ⇒ v9 = v10 > v11 = 0 > 0 = false
      [ident]3      m2 |-eval- ident(k) ⇒ v10 = 0
      [nbre]4      m2 |-eval- nbre(0) ⇒ v11 = 0
  
```

Exercice 2

Le langage régulier $(a|b)^+ a (a|(a b))^*$ est reconnu par l'automate non déterministe suivant :



L'automate déterministe est le suivant :



Sa table de transition déterministe est la suivante :

	q_0 (0)	q_1 (1)	q_1, q_2 (2)	q_1, q_2, q_3 (3)	q_1, q_4 (4)
a	q_1 (1)	q_1, q_2 (2)	q_1, q_2, q_3 (3)	q_1, q_2, q_3 (3)	q_1, q_2, q_3 (3)
b	q_1 (1)	q_1 (1)	q_1, q_4 (4)	q_1, q_4 (4)	q_1 (1)

Il est minimal.

Exercice 3

Le Jaja Code traduisant l'itération donnée :

`while (k > 0) {k = k-1 ; x = k - (x + 2) ; } ;`

est par exemple le suivant :

1 load(k) 2 push(0) 3 sup 4 not 5 if(17) 6 load(k) 7 push(1) 8 sub 9 store(k) 10 load(k)
11 load(x) 12 push(2) 13 add 14 sub 15 store(x) 16 goto(1)

Exercice 4 (non donné)

La grammaire transformée est la suivante :

$P \rightarrow \text{variables DS debut IS fin}$

$DS \rightarrow D DS'$

$DS' \rightarrow ';' D DS' \mid \text{vide}$

$IS \rightarrow I IS'$

$IS' \rightarrow ';' I IS' \mid \text{vide}$