**关键词**

HDL,HardwareSimulation,Assembly Language,Assembler(汇编编译器),CPUEmulator

**逻辑模型**

* 背景：
  + 1.组员们已经完成了Nand2Tetris第一周的所有chips，对逻辑门有一定的了解。
  + 2.经过第一周的课下学习，熟悉了HDL语法和HardwareSimulator的用法。
  + 3.学会撰写每周学习报告。
* 目标：
  + 田卓钰学习并完成第二章内容，孔德嘉学习完成第三章内容，南佳凡学习完成第四章内容
  + 学习第二三章，对HDL和逻辑门有更深入的理解，接触应用层面。
  + 学习第四章，了解Assembly Language，能够编写简单的汇编语言程序。
* 输入：
  + 课程内容
  + Nand2X资源库
  + coursera课程
  + 其他课程的同学在维基的内容
* 输出：
  + 第2，3，4章的各第一题
* 过程：
  + 利用以完成的逻辑门组件，编写新的逻辑门
  + 利用LOOP循环完成乘法运算和屏幕充满操作
  + 参照相应文档完成程序编写
  + 测试程序
* 效果：
  + 完成相应程序的编写
* 外部因素：
  + 组员们之间的交流沟通

**团队学习任务**

* 学习交流git，Wiki的用法
* 共同完成课堂展示的PPT

**参考链接**

1. [2017年秋-计算思维和系统设计基础课程第四组组员个人学习报告](http://toyhouse.cc/wiki/index.php/2017%E5%B9%B4%E7%A7%8B-%E8%AE%A1%E7%AE%97%E6%80%9D%E7%BB%B4%E5%92%8C%E7%B3%BB%E7%BB%9F%E8%AE%BE%E8%AE%A1%E5%9F%BA%E7%A1%80%E8%AF%BE%E7%A8%8B%E7%AC%AC%E5%9B%9B%E7%BB%84%E7%BB%84%E5%91%98%E4%B8%AA%E4%BA%BA%E5%AD%A6%E4%B9%A0%E6%8A%A5%E5%91%8A)