Technische Fachgruppe

Termin 3

SS2017

Arithmetische und logische Operationen



# h\_da

HOCHSCHULE DARMSTADT UNIVERSITY OF APPLIED SCIENCES

**fbi**FACHBEREICH INFORMATIK

# RECHNERARCHITEKTUR SS2017

# Termin 3

Arithmetische und logische Operationen

Name, Vorname	Matrikelnummer	Anmerkungen
Datum	Raster (z.B. Mi3x)	Testat/Datum

Legende: V:Vorbereitung, D: Durchführung, P: Protokoll/Dokumentation, T: Testat

h-da / fbi / I-PST Termin3SS2017.odt 19.12.2016 gedruckt: 09.02.10 1 / 9

Fb Informatik Technische Fachgruppe

#### Termin 3 Arithmetische und logische Operationen

### Ziele:

Verständnis für arithmetische und logische Operationen. Ziel ist die Implementierung mit möglichst geringer Codegröße sowie das Erlernen und Festigen des Umgangs mit einer Entwicklungsumgebung.

**Vorbereitung**Arbeiten Sie sich in die datenverarbeitenden Befehle des ARM-Prozessors ein:

Instruktion	Bedeutung
AND	Rd = Op1 AND Op2
EOR	Rd = Op1 EOR Op2
SUB	Rd = 0p1 - 0p2
RSB	Rd = 0p2 - 0p1
ADD	Rd = Op1 + Op2
ADC	Rd = Op1 + Op2 + Carry
SBC	Rd = 0p1 – 0p2 - Carry
RSC	Rd = 0p2 - 0p1 - Carry
TST	setzt Condition Codes bzgl. Op1 And Op2
TEQ	setzt Condition Codes bzgl. Op1 EOR Op2
СМР	setzt Condition Codes bzgl. 0p1 - 0p2
CMN	setzt Condition Codes bzgl. 0p1 + 0p2
ORR	Rd = Op1 ORR Op2
MOV	Rd = 0p2
BIC	Rd = Op1 AND NOT Op2
MVN	Rd = NOT Op2 (Einerkomplement)

Aufgabe 1: Was leisten die folgender	n beiden Befehle?
MOV Ro, R1, LSR #3	
ADD Ro, R1, R1, LSL #4	
A. 6 . 1	

Aufgabe 2: Überlegen Sie sich, mit welchen Befehlen Sie die einzelnen Flags (NZCV) gesetzt bekommen. Im Register R0 steht 0x1 und im Register R1 steht 0x80000000. Zum Beispiel:


h-da / fbi / I-PST Termin3SS2017.odt 19.12.2016 gedruckt: 09.02.10 2/9

### Aufgabe 3:

Füllen Sie die unten stehende Tabelle aus.

Die Register haben folgende Werte:

R0 = 0xAABBCCDD

R1 = 0xFFBBFFBB

R2 = 0xFFFFFFE

R3 = zum Beispiel Ihre Matrikelnummer (rechtsbündig, Hexadezimalzahl)

R4 = 0x3

R5 = 0x2

R6 = 0x7fffffff

R7 = 0x80000000

Instruktion	R9 (hexadez.)	Zusatzfrage	Antwort
ANDS R9, R0, R3		Wie werden die Flags N, Z, C, V gesetzt?	_' _' _' _
EOR R9, R3, R3		Gilt das Ergebnis für jeden Wert in R3?	Ja/Nein
SUBS R9, R7, #3		Wie werden die Flags N, Z, C, V gesetzt?	_, _, _, _
RSBS R9, R5, #3		Wie werden die Flags N, Z, C, V gesetzt?	_' _' _' _
ADDS R9, R4, #12		Wie werden die Flags N, Z, C, V gesetzt?	_, _, _, _
ADDS R9, R6, R4		Wie werden die Flags N, Z, C, V gesetzt?	_, _, _, _
TST R4, #1	-	Wie werden die Flags N, Z, C, V gesetzt?	_, _, _, _
TEQ R4, R4	-	Wie werden die Flags N, Z, C, V gesetzt?	_, _, _, _
CMP R5, R4	-	Wie werden die Flags N, Z, C, V gesetzt?	_, _, _, _
CMN R2, R5	-	Wie werden die Flags N, Z, C, V gesetzt?	_, _, _, _
ORR R9, R0, R3			
MOV R9, #126			
BIC R9, R0, R1			
BIC R9, R2, #15			
MVN R9, R1			

#### Arbeitsverzeichnis:

Melden Sie sich mit Ihre Fachbereichszugangsdaten (istxxxxxx/Passwort) an. Kopieren Sie sich vom zur Verfügung stehende Netzwerklaufwerk (/mnt/Originale/ra) das Verzeichnis raSS2017 in Ihr Arbeitsverzeichnis. Wechseln Sie in das Verzeichnis ~/raSS2017/Termin3/. Starten Sie den snavigator und legen ein neues Projekt an.

#### Aufgabe 4:

Überprüfen Sie mit dem gegebenen Programmen "aufgabe1..3.S") Ihre Lösungen der Aufgaben 1 bis 3

#### Aufgabe 5:

Es sind in den Registern R0 bis R3 Werte gegeben die Sie auf verschiedene Arten jeweils mit -1 multiplizieren (Vorzeichen umkehren, 2K-Wandlung) sollen. Überlegen Sie sich mindestens vier universell einsetzbare Verfahren, Testen und dokumentieren Sie Ihr Verfahren.

### Aufgabe 6:

Schreiben Sie ein ARM-Assembler-Programm, welches die Byte1 und Byte2, sowie Byte3 und Byte4 in einem Register vertauscht. Beispiel: 0x1234ABCD -> 0x3412CDAB.

Rahmenbedingung: Es dürfen nur ausschließlich boolsche Operationen (in Kombination mit Schiebeund Rotieroperationen) benutzt werden!

Versuchen Sie so wenige Codezeilen wie möglich zu erreichen.

h-da / fbi / I-PST Termin3SS2017.odt 19.12.2016 gedruckt: 09.02.10 3 / 9

Fb Informatik Technische Fachgruppe

#### Termin 3 Arithmetische und logische Operationen

#### SS2017

Zusatzaufgabe 1: Schreiben Sie ein ARM-Assembler-Programm, welches den Inhalt von zwei beliebigen Registern tauscht, ohne zusätzliche Register (neben den zwei zu tauschenden) zu verwenden. Rahmenbedingung: Es dürfen nur ausschließlich boolsche Operationen (in Kombination mit Schiebeund Rotieroperationen) benutzt werden! Versuchen Sie so wenige Codezeilen wie möglich zu erreichen.

Der erforderliche Praktikumsbericht dient zu Ihrer Nachbereitung des Praktikums. Er beinhaltet die Formulierung der Lösungsidee, die Angabe der Größe der Programme in Bytes sowie den zeilenweisen kommentierten Quelltext. Haben Sie die Praktikumsberichte, für eine evtl. Kontrolle durch die Betreuer, dabei. Die Erstellung eines Berichts für jede Gruppe ist erlaubt.

h-da / fbi / I-PST Termin3SS2017.odt gedruckt: 09.02.10 19.12.2016 4/9 Fb Informatik Technische Fachgruppe

# **Termin 3**Arithmetische und logische Operationen

SS2017

# Zu Aufgabe 1:

// Name: Matrikelnummer: // Name: Matrikelnummer: // Datum:

.file "aufgabe1.S"

.align 2 @ sorgt dafuer, dass nachfolgende Anweisungen auf einer durch 4 teilbaren

Adresse liegen

@ unteren 2 Bit sind 0

.global main @ nimmt das Symbol main in die globale Sysmboltabelle auf

.type main,function

main:

bx lr @ Ruecksprung zum aufrufenden Programm

.Lfe1:

.size main,.Lfe1-main@ Programmgroesse berechnen

// End of File

 $h-da \ / \ fbi \ / \ I-PST \qquad Termin 3SS 2017.odt \qquad 19.12.2016 \qquad \qquad gedruckt: \quad 09.02.10 \qquad \quad 5 \ / \ 9$ 

# Zu Aufgabe 2:

// Name: // Name: Matrikelnummer: Matrikelnummer:

// Datum:

"aufgabe2.S" .file

.text

 

 © legt eine Textsection fuer PrgrammCode + Konstanten an

 © sorgt dafuer, dass nachfolgende Anweisungen auf einer durch 4 teilbaren

 .align

Adresse liegen

@ unteren 2 Bit sind 0

@ nimmt das Symbol main in die globale Sysmboltabelle auf .global main

.type main,function

main:

MOV r0, #0

ADDS r0, r0, r0 **@** ...

bx lr

.Lfe1:

.size main,.Lfe1-main

// End of File

h-da / fbi / I-PST Termin3SS2017.odt 19.12.2016 gedruckt: 09.02.10 6/9

## Zu Aufgabe 4:

```
// Name:
                          Matrikelnummer:
// Name:
                          Matrikelnummer:
// Datum:
             .file
                          "aufgabe3.S"
                                       @ legt eine Textsection fuer PrgrammCode + Konstanten an
             .text
                                       @ sorgt dafuer, dass nachfolgende Anweisungen auf einer durch 4 teilbaren
             .align
                          @ Adresse liegen
                                       @ unteren 2 Bit sind 0
             .global
                          main
                                       @ nimmt das Symbol main in die globale Sysmboltabelle auf
                          main,function
             .type
main:
             push
                          {r4, r5, r6, r7, r9, lr}
             ldr
                          R0, = 0xaabbccdd
                          R1, = 0xffbbffbb
             ldr
             ldr
                          R2, = 0xfffffffe
             ldr
                          r3, = 0x123456
                                                    @ z.B. Matrikelnummer
                          r_{4} = 0x_{3}
             ldr
                          r5, = 0x2
             ldr
                          r6, = 0x7fffffff
             ldr
             ldr
                          r7, = 0x80000000
                                                    @ R9 (hexadez.) -
                                                                                                                                                N, Z, C, V
             ANDS
                                                                               - Wie werden die Flags N, Z, C, V gesetzt?
                          R9, R0, R3
                                                    Q

Wie werden die Flags N, Z, C, V gesetzt?
Gilt das Ergebnis für jeden Wert in R3?
Wie werden die Flags N, Z, C, V gesetzt?
Wie werden die Flags N, Z, C, V gesetzt?
Wie werden die Flags N, Z, C, V gesetzt?
Wie werden die Flags N, Z, C, V gesetzt?
Wie werden die Flags N, Z, C, V gesetzt?
Wie werden die Flags N, Z, C, V gesetzt?
Wie werden die Flags N, Z, C, V gesetzt?
Wie werden die Flags N, Z, C, V gesetzt?
Wie werden die Flags N, Z, C, V gesetzt?

                          R9, R3, R3
R9, R7, #3
                                                    (a
(a
(a
                                                                                                                                               ia / nein
             EOR
             SUBS
             RSBS
                          R9, R5, #3
                                                    g
             ADDS
                          R9, R4, #12
                                                    g
                          R9, R6, R4
             ADDS
                                                    g
                                                    о
О
                          R4, #1
             TST
                          R4, R4
             TEQ
                                                                                                                                                ________
             CMP
                          R5, R4
                                                    Q
                                                                                                                                                _' _' _' _
             CMN
                          R2, R5
                                                    Q
                          R9, R0, R3
             ORR
                                                    g
                          R9, #126 @
             MOV
             BIC
                                                    Q
                          R9, R0, R1
             BIC
                          R9, R2, #15
             MVN
                          R9, R1
                          {r4, r5, r6, r7, r9, pc}
             pop
.Lfe1:
             .size
                          main,.Lfe1-main
// End of File
```

h-da / fbi / I-PST Termin3SS2017.odt 19.12.2016 gedruckt: 09.02.10 7/9

# zu Aufgabe 5:

```
// Name:
// Name:
// Datum:
                     Matrikelnummer:
                     Matrikelnummer:
                     "aufgabe4.S"
@ legt eine Textsection fuer PrgrammCode + Konstanten an
           .file
          .text
          .align
                               d sorgt dafuer, dass nachfolgende Anweisungen auf einer durch 4 teilbaren Adresse liegen
                               @ unteren 2 Bit sind 0
          .global
.type
                               @ nimmt das Symbol main in die globale Symboltabelle auf
                     main,function
main:
                    {r4, r5, lr}
r0, #1
r1, #-1
r2, #15
r3, #0x80000000
          push
          mov
          mov
          mov
          mov
//..
                     {r4, r5, pc}
          pop
.Lfe1:
          .size
                     main,.Lfe1-main
// End of File
```

# zu Zusatzaufgabe:

.size

```
//Name:
//Datum:
                 "aufgabe 6.S"
         .file
         .text
         .align
                 2
         .global main
         .type
                 main,function
main:
// Der Inhalt der beiden Register R0 und R1 soll getauscht werden.
         bx
                 lr
.Lfe1:
                 main,.Lfe1-main
```

h-da / fbi / I-PST Termin3SS2017.odt gedruckt: 09.02.10 19.12.2016 8/9

```
# makefile für Rechnerarchitekturpraktikum Termin 3 SS2017
# von: Manfred Pester
# vom: 12.02.2013
# Variable fuer den zu nutzenden Compiler
GCC = arm-elf-eb63-gcc
all: aufgabe1 aufgabe2 aufgabe3 aufgabe4 multi zusatzaufgabe
aufgabe1: aufgabe1.S
$(GCC) -g aufgabe1.S -o aufgabe1.elf
aufgabe2: aufgabe2.S -o aufgabe2.elf
aufgabe3: aufgabe3.S
$(GCC) -g aufgabe3.S -o aufgabe3.elf
aufgabe4: aufgabe4.S
$(GCC) -g aufgabe4.S -o aufgabe4.elf
multi: multi.S
$(GCC) -g -c multi.S
zusatzaufgabe: zusatzaufgabe.c multi.S
$(GCC) -S zusatzaufgabe.c
$(GCC) -g zusatzaufgabe.c multi.S -o zusatzaufgabe.elf
clean:
         rm *.o
rm *.elf
```

h-da / fbi / I-PST Termin3SS2017.odt 19.12.2016 gedruckt: 09.02.10 9/9