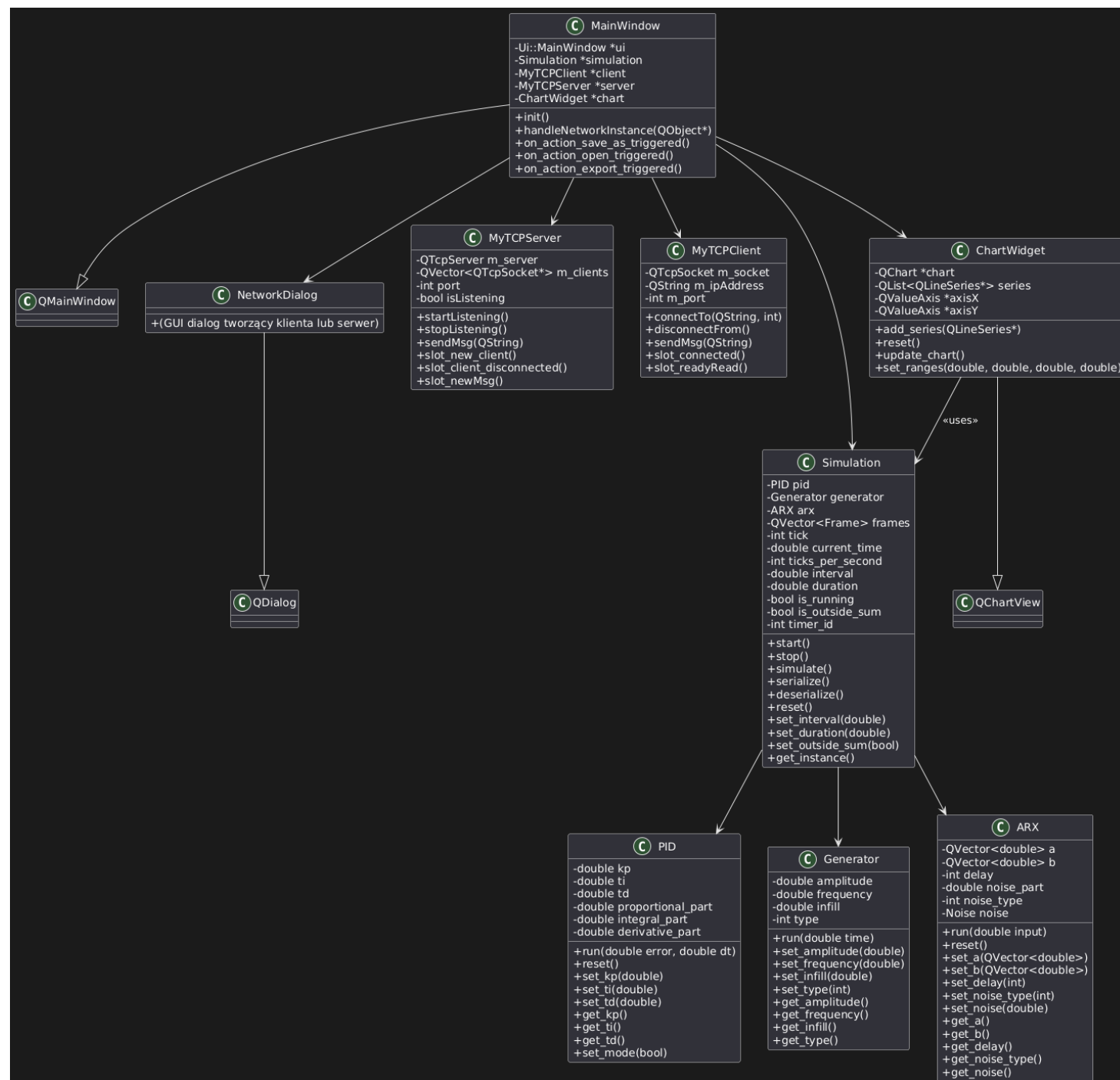


Projekt Sieci: Układ automatycznej regulacji. Spotkanie 2

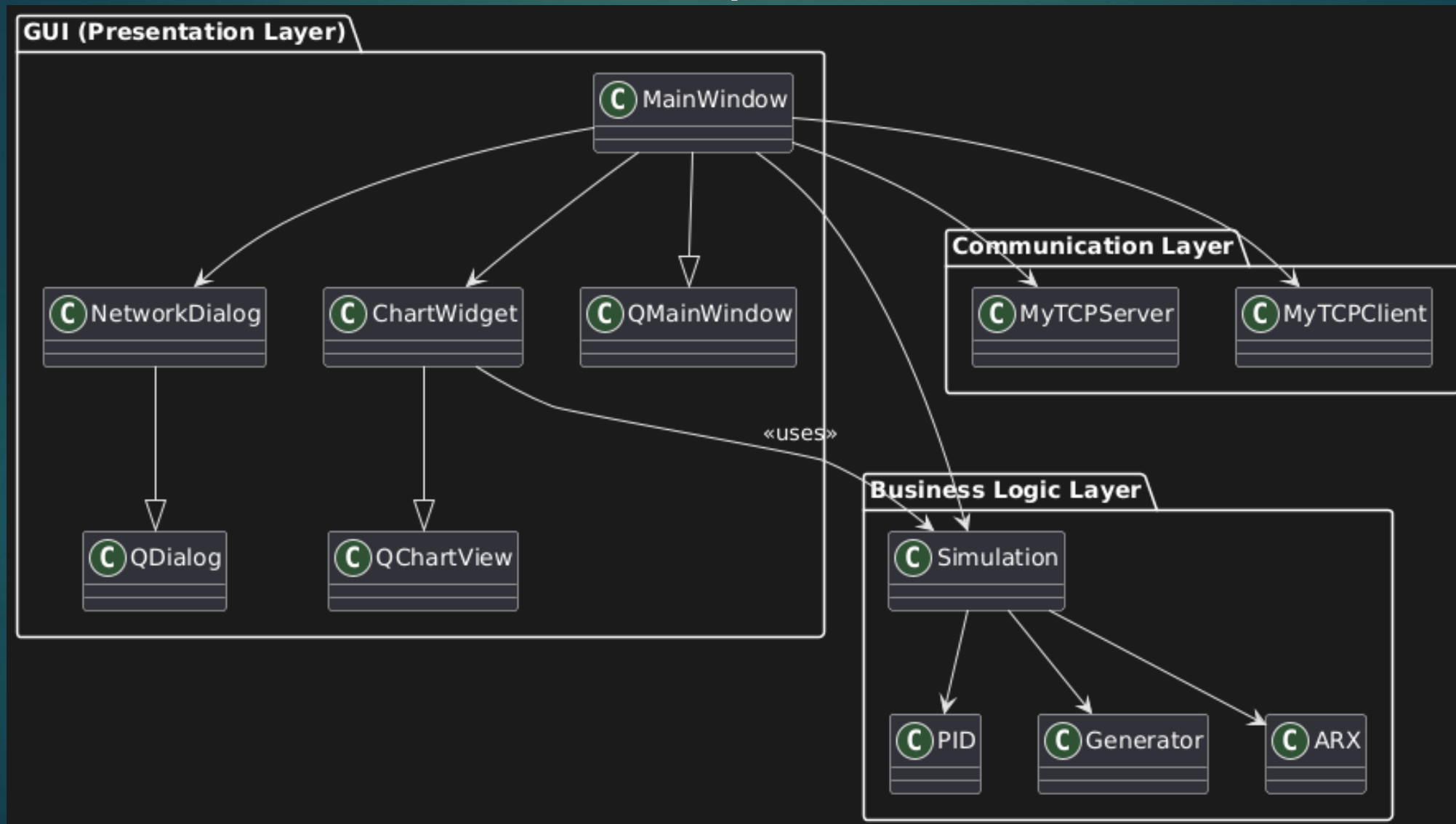
KONRAD SZKÓŁKA

MICHAŁ WITCZAK



Schemat
UML
otrzymanego
projektu

Podział na warstwy



Simulation

 Duration ^ vInterval ^ vServer is running! All Right

ARX

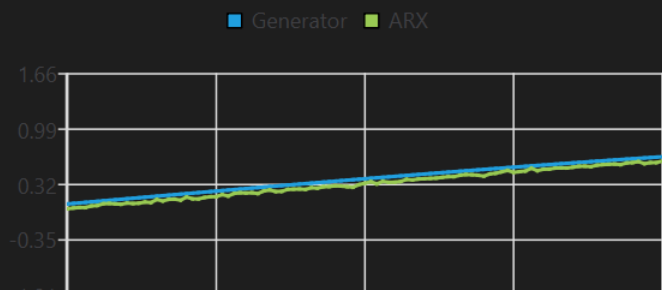
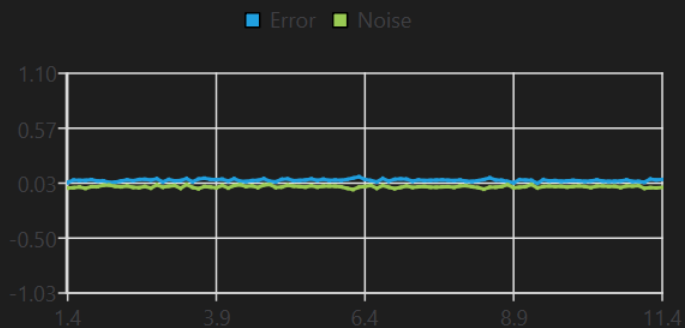
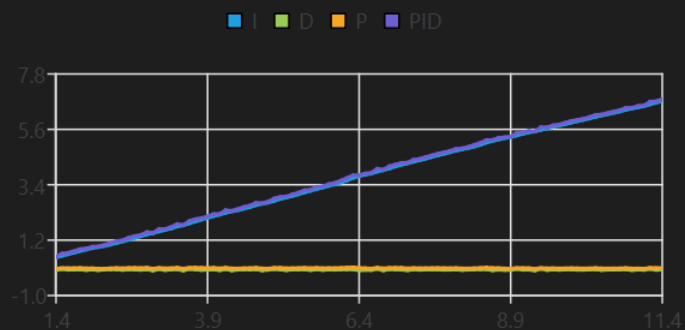
A B Delay ^ vNoise type vNoise ^ v

PID

☒ $\frac{1}{T_i} \sum_{j=0}^i e_j$ ☐ $\sum_{j=0}^i e_j T_{ij}$

Ti ^ vTd ^ vKp ^ v

Generator

Amplitude ^ vPeriod ^ vInfill ^ v

Simulation

 Duration ^ vInterval ^ vClient is connected! All Right

ARX

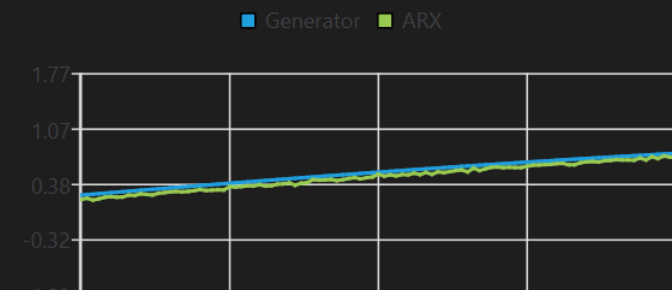
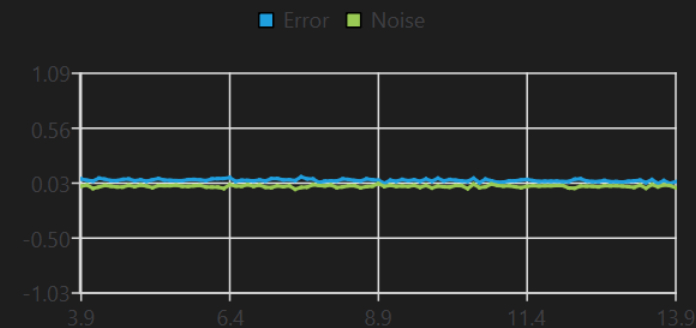
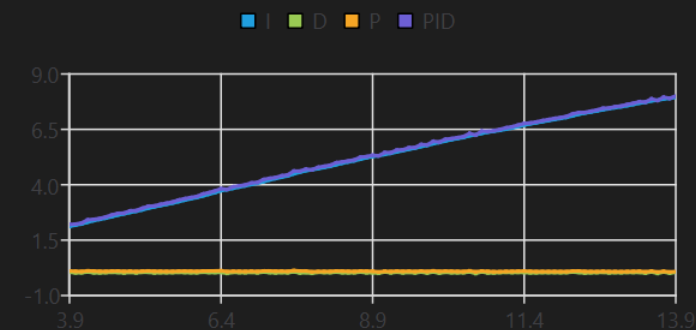
A B Delay ^ vNoise type vNoise ^ v

PID

☒ $\frac{1}{T_i} \sum_{j=0}^i e_j$ ☐ $\sum_{j=0}^i e_j T_{ij}$

Ti ^ vTd ^ vKp ^ v

Generator

Amplitude ^ vPeriod ^ vInfill ^ v

Wdrożenie w projekt

- ▶ Zostaliśmy bardzo dobrze wdrożeni w projekt a koledzy z ekipy która napisała kod okazali się bardzo pomocni w niezrozumiałych kwestiach, największym wyzwaniem tej materii było tak naprawdę zrozumienie kodu oraz co z czym „gada”.