

LC3模拟器/汇编器展示

展示说明

模拟器

展示指令执行过程中寄存器/内存的变化。

汇编器

输入文件可以使用之前实验写过的汇编码，也可以使用自己写的代码（比如各种排序），只需要展示一份代码的汇编即可，使用你的汇编器生成二进制文件。如果你写了模拟器再放入模拟器中运行。

展示重点在于如何实现模拟器/汇编器，在实现过程中有何难点，以及自己实现方式的亮点。

展示名单

请大家控制时间，严格按照预计时长展示！！！！

姓名	内容	预计时间
吴颖馨	assembler under python	5
王牧群	模拟器	15
王章瀚	汇编器	5
夏寒	使用FPGA实现的LC-3和汇编器	10
李佳桐	模拟器	10
吴钰同	LC3模拟器	10
朱恩佐	FPGA平台上LC3	15
丁恒天	c-like assemble language	10
黄昱	汇编器	5
邱子悦	汇编器、模拟器	10
范文	nexy4板实现的lc3	10
王瑞程	模拟器	5
李睿劼	汇编器	5
代宇涵	模拟器	5
王禹	模拟器、汇编器	10
陈泽远	模拟器、汇编器	10
陈金宝	汇编器	10
李平赫	模拟器	10
李钰铭	汇编器	5
郑龙韬	模拟器汇编器	5
许翰墨	汇编器	10
龚睿杰	模拟器	5
郭炜栋	汇编器	5
何灏迪	模拟器	5
施楚峰	汇编器	5
王原龙	汇编器	5
刘威	汇编器	5
闫超美	汇编器	10

姓名	内容	预计时间
徐龙欢	汇编器	5
雷雨轩	模拟器汇编器	10
裴启智	模拟器汇编器	5
罗丽薇	模拟器汇编器	15
王志强	汇编器	5
李佳奇	模拟器	5

本词实验安排两次课程进行展示，如果下周一（12.23）还未完成展示，请和助教约时间，前往西区科技实验楼西楼1411进行检查。

期末复习时间紧张，请大家合理安排实验时间和复习时间，争取做到掌握知识的同时获得高的GPA，祝大家期末顺利！