一、假定处理器运行频率为 700MHZ,最大向量长度为 64,载入/存储单元的启动开销为 15 个时钟周期,乘法单元为 8 个时钟周期,加法/减法单元为 5 个时钟周期。在该处理器上进行如下运算,将两个包含单精度复数值的向量相乘:

- (1) 这个内核的运算密度为多少(注:运算密度指运行程序时执行的**浮点运算数**除以主存储器中**访问的字节数**)?
- (2) 将此循环转换为使用条带挖掘(Strip Mining)的 VMIPS 汇编代码。
- (3)假定采用链接和单一存储器流水线,需要多少次钟鸣?每个复数结果值需要多少个时钟周期(包括启动开销在内)?
- (4)现在假定处理器有三条存储器流水线和链接。如果该循环的访问过程中没有组冲突,每个结果需要多少个时钟周期?
- (1) 每6个浮气运车(4次年+1次加+1次减,对在一个(信部), 高滨亚4个平特旅湾总数, 最后含写回两个平特旅湾站数, 且每个平特旅游, 数占4时的

(2) is MVL = 64

adduv.s \$V5,\$V5,\$V6

SV \$V5, C-TM + \$r1 #FFFF C-TM

bne \$r1,0,else

addi \$r1,\$r1

j loop

else: addi \$r1,\$r1

Skip: blt \$11, 1200, Loop

(3) mulvus #it# a-re > b-re load a-im lv Lv # load b_im, 计等 a_im * b_im mulvus # a-re *b-re - a-im * b-im. なは c-ve SV Subvu.s mulw.s Lν 中 11人下美似 mulus lv add vv.s SV 古器6次斜鸣 6 (chines) x 64 + 15 (load/store) x 6 p 8 (multiply) x4+5 (add/substracy x2 新数结合 2X64

= 4.031岁 个时钟周期

64 (4)

- 二、假定一个虚设 GPU 具有以下特性: ● 时钟频率为 1.5GHz
 - 包含 16 个 SIMD 处理器,每个处理器包含 16 个单精度浮点单元
- 片外存储器带宽为 100GB/s (1) 不考虑存储器带宽, 假定所有存储器延迟可以隐藏, 则这一 GPU 的峰值单精度浮点吞
- 吐量为多少 GFLOP/s? (2) 在给定存储器带宽限制下,这一吞吐量是否可持续?
 - 1.5 GHz x 16 x 16 = 384 GF-LOP/s 一)印色的完成这络次运车 操作 (1)
 - (2) 不好统、强由加;

每个车辆店运车需 读2个格作数,写四1个数, 新车辆店污收数 为4 Bytes, 〈艾採作12 Bytes 、 5维持(1)中考吐量け高有帯電12 Bytes × 384 GFLOP/s=4608 GBL

>100 68/5

4 75