SERIE 2

QUESTION

Combien de valeurs peut-on coder sur 5 bits, 7 bits, 10 bits?

Combien de bits faut-il utiliser pour coder : 17, 65, 120

EXERCICE 01: Donner les représentations binaires sur 8 bits en utilisant les trois représentations (Signe & valeur absolue, complément à 1, complément à 2) des nombres suivants:

EXERCICE 02: Trouver les nombres relatifs correspondants à ces représentations en cà2:

1/100101 2/001010 3/100001 4/010101 5/111111

EXERCICE 03 : Effectuer les opérations suivantes en complément à deux sur 6 bits et préciser les cas de débordement

$$1/\frac{+10}{+09}$$
 $2/\frac{-11}{+07}$
 $3/\frac{-12}{-12}$
 $4/\frac{-21}{-17}$

$$5/\frac{+13}{+23}$$
 -19 $+15$ -26 $5/\frac{+23}{+18}$ $6/\frac{-24}{-24}$ $7/\frac{+18}{-19}$ $8/\frac{+15}{-19}$

EXERCICE 04 : Effectuer les opérations suivantes en complément à deux sur 5 bits et préciser les cas de débordement puis convertir l'opération en décimal

$$\frac{11\ 001}{1/\frac{10101}{}} \quad \frac{10\ 001}{2/\frac{01101}{}} \quad \frac{11\ 101}{3/\frac{10001}{}} \quad \frac{11\ 101}{4/\frac{01001}{}} \quad \frac{01\ 101}{5/\frac{00101}{}} \quad \frac{11\ 101}{6/\frac{11001}{}}$$

EXERCICE 05

- ➤ Trouver la représentation IEEE 754 simple précision des nombres : (-13.25)₁₀ (+37.125)₁₀
- > Trouver la représentation simple précision sur 32 bits de (10.75)₁₀ (-19.25)₁₀ sachant que l'exposant est représenté sur 7 bits au lieu de 8 bits.

EXERCICE 06: Trouver le nombre flottant ayant la représentation IEEE754 suivante :

- ➤ (41DC0000)_H
- ➤ (BEE00000)11