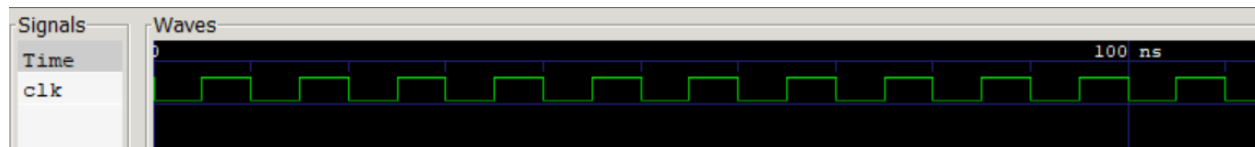


Hello world:

```
C:\Users\Miguel González\Documents\ISDR\IVS\Laboratorio de sistemas digitales\Hello world>ghdl -a hello.vhdl
C:\Users\Miguel González\Documents\ISDR\IVS\Laboratorio de sistemas digitales\Hello world>ghdl -e hello_world
C:\Users\Miguel González\Documents\ISDR\IVS\Laboratorio de sistemas digitales\Hello world>ghdl -r hello_world
Hello world!
C:\Users\Miguel González\Documents\ISDR\IVS\Laboratorio de sistemas digitales\Hello world>
```

Heartbeat:

```
C:\Users\Miguel González\Documents\ISDR\IVS\Laboratorio de sistemas digitales>cd Heartbeat
C:\Users\Miguel González\Documents\ISDR\IVS\Laboratorio de sistemas digitales\Heartbeat>ghdl -a heartbeat.vhdl
C:\Users\Miguel González\Documents\ISDR\IVS\Laboratorio de sistemas digitales\Heartbeat>ghdl -e heartbeat
C:\Users\Miguel González\Documents\ISDR\IVS\Laboratorio de sistemas digitales\Heartbeat>ghdl -r heartbeat
```



Full adder:

```
C:\Users\Miguel González\Documents\ISDR\IVS\Laboratorio de sistemas digitales\Full adder>ghdl -a adder.vhdl
C:\Users\Miguel González\Documents\ISDR\IVS\Laboratorio de sistemas digitales\Full adder>ghdl -a adder_tb.vhdl
C:\Users\Miguel González\Documents\ISDR\IVS\Laboratorio de sistemas digitales\Full adder>ghdl -e adder_tb
C:\Users\Miguel González\Documents\ISDR\IVS\Laboratorio de sistemas digitales\Full adder>ghdl -r adder_tb
adder_tb.vhdl:52:5:@8ns:(assertion note): end of test
```

