FUNDAMENTOS DE CRIPTOGRAFÍA Y SEGURIDAD INFORMÁTICA

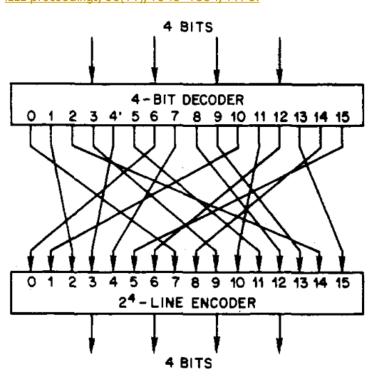
4-Criptografía Simétrica

- A) Confusión y Difusión: Introducidos por Claude Shannon como dos bloques básicos de construcción para cualquier sistema criptográfico, cuyos objetivos principales son:
 - > Frustrar el criptoanálisis basado en análisis estadístico.
- De nuevo todas las ideas están reflejadas en <u>C. E. Shannon</u>, "Communication theory of secrecy systems," in The Bell System Technical Journal, vol. 28, no. 4, pp. 656-715, Oct. 1949, doi: 10.1002/j.1538-7305.1949.tb00928.x.
- Confusión: consiste en establecer una dependencia funcional lo más compleja posible entre la clave y el texto cifrado. Para ello se utiliza la técnica de sustitución en el texto claro. Así si el criptoanalista obtuviera alguna estadística del texto cifrado, la forma en que se mezcló la clave en el texto cifrado es tan compleja que no se puede obtener de él.

- Difusión: la estructura estadística del texto plano se disipa a lo largo de las rondas, es decir cada bit del texto plano afecta al máximo número de bits del texto cifrado, i.e. si se cambia un bit en el texto sin cifrar, deberían cambiarse la mayor cantidad posible de bits en el texto cifrado para que hubiese una buena difusión del criptograma (se obtiene a través Permutaciones).
- Así el objetivo de la difusión es dispersar a lo largo del criptograma las propiedades estadísticas del mensaje claro, separando al máximo los caracteres que aparecen juntos en el mensaje.
- De esta forma se dispersa la información relacionada con la aparición de digramas, trigramas, etc. contenida en el texto claro y cualquier otra información relacionada con la frecuencia de aparición de ciertas combinaciones de testo claro.
- Como hemos comentado ya, la técnica usada para hacer esto son las permutaciones de los caracteres en el criptograma.
- > Así un bit a la salida del bloque en el algoritmo depende de manera compleja de todos los bits de entrada en el texto original:
 - $y_i = f_i(x_1, x_2, ..., x_n)$, donde $\bar{x} = (x_1, x_2, ..., x_n)$ es el texto plano, e $\bar{y} = (y_1, y_2, ..., y_n)$ es el texto cifrado, bloque por bloque.

- **B) Producto de Criptosistemas:** se utiliza el producto de dos criptosistemas: transposición y substitución.
- > Transposición o permutación: supongamos n y que $P = C = (Z_m)^n$ y que el conjunto K se compone de todas las permutaciones posibles de n elementos: |K| = n!.
 - Ej. Supongamos una permutación para n=4, por ejemplo k=(2,4,1,3): entonces $(x_1,x_2,x_3,x_4) \rightarrow (x_2,x_4,x_1,x_3)$.
- Substitución: supongamos n y que $P = C = (Z_m)^n$ y que el conjunto K se compone de todas las substituciones no singulares posibles de n elementos: $|K| = m^n!$.
 - \triangleright Ej. Así supongamos m=2 (binario) y n=3, una posible substitución no singular es:

Imágenes extraídas de <u>Horst Feistel, H, W. Notz, J. Lynn Smith. "Some cryptographic techniques for machine-to-machine data communications."</u> IEEE proceedings, 63(11), 1545–1554, 1975.



000	\rightarrow	111
001	\rightarrow	001

$$010 \rightarrow 010$$

$$011 \rightarrow 011$$

$$100 \rightarrow 100$$

$$101 \rightarrow 101$$

$$110 \rightarrow 110$$

$$111 \rightarrow 000$$

Reversible Mapping

cleartext	ciphertext
00	11
01	10
10	00
11	01

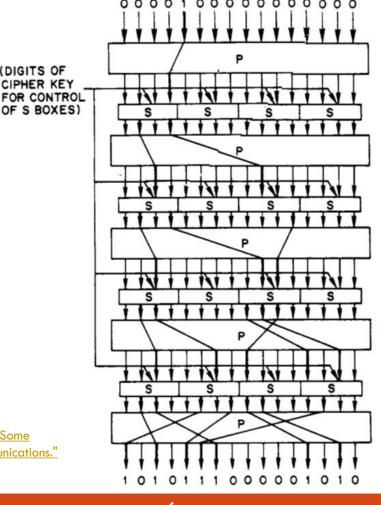
Irreversible Mapping

cleartext	ciphertext
00	11
01	10
10	$\begin{pmatrix} 01\\01 \end{pmatrix}$ singular block.
11	01 singular block.

- Si n es pequeño es fácil de romper por la fuerza bruta, pero si es grande es más complicado.
- > Pero si es muy grande desde el punto de vista computacional es complicada su implementación.
- Feistel y colegas resuelven este problema en el cifrado de FEISTEL:
 - Horst Feistel, H, W. Notz, J. Lynn Smith. "Some cryptographic techniques for machine-to-machine data communications." IEEE proceedings, 63(11), 1545–1554, 1975.
- \triangleright En este artículo proponen un enfoque que se aproxima cuando n es grande.

C) Cifrado FEISTEL (es la base del DES, FEAL y otros muchos):
Este enfoque está compuesto de componentes fácilmente realizable que implemente el producto de criptosistemas (Substitución y Permutación):

Imagen extraída de <u>Horst Feistel, H, W. Notz, J. Lynn Smith. "Some cryptographic techniques for machine-to-machine data communications."</u>
IEEE proceedings, 63(11), 1545–1554, 1975.



- Ya se puede observar por primera vez el fenómeno avalancha de bits.
- Las cajas P son pequeñas permutaciones y las cajas S son pequeñas substituciones.
- > Estas substituciones se seleccionan con la clave.
- La unión de estas pequeñas operaciones en cadena genera una confusión y difusión complejas del texto a cifrar.
- Cada repetición en este esquema se suele denominar ronda de cifrado.
- La sucesión de rondas produce la complejidad deseada en el cifrado.

- Normalmente la forma genérica del cifrado Feistel se suele dar como en función de sus rondas.
- > Así el bloque a cifrar (típicamente 64 o 128 bits) se divide en dos mitades: L y R.
- > Se define una función F y sub claves K_i.
- > Se hacen operaciones repetitivas (rondas) con estos elementos: L, R, F y K_i.
- \triangleright Así una ronda i de manera genérica se puede definir como:

$$\begin{cases}
L_i = R_{i-1} \\
R_i = L_{i-1} \oplus F(R_{i-1}, K_i).
\end{cases}$$

- La particularidad del cifrado Feistel es que tiene una función inversa aunque la función F no sea reversible (realmente se utiliza la propiedad de la función XOR: $A \oplus A = 0$, lo veremos con detalle en el DES).
- Por tanto F puede ser tan compleja como uno quiera, permitiendo una gran confusión.
- El descifrado con Feistel se hace invirtiendo el orden las sub claves utilizadas, ya que la propia estructura Feistel es reversible, lo veremos con detalle en el DES.

- Las características y dependencias del de diseño FEISTEL pueden ser las siguientes:
 - > Tamaño de Bloque: cuando más grande es el tamaño de bloque más complicado es el análisis estadístico. Pero no hay que pasarse porque se reduce la velocidad de cifrado.
 - > Tamaño de la clave: cuando mayor es el tamaño de la clave más resistente al ataque de fuerza bruta, aunque también decrece la velocidad del algoritmo.
 - Número de rondas: Lo esencial de este enfoque es que una única ronda no ofrece seguridad, pero la combinación de varias rondas es la que genera el proceso de confusión y difusión. De nuevo muchas rondas puede ralentizar el algoritmo.
 - Algoritmo de generación de sub claves: tiene una gran complejidad para aumentar la fortaleza al criptoanálisis.
 - La función F de mezcla de la clave en cada ronda: tiene que ser robusta al criptoanálisis, por eso hay que evitar que sea una función afín: $F(x \oplus y) \neq F(x) \oplus F(y)$.

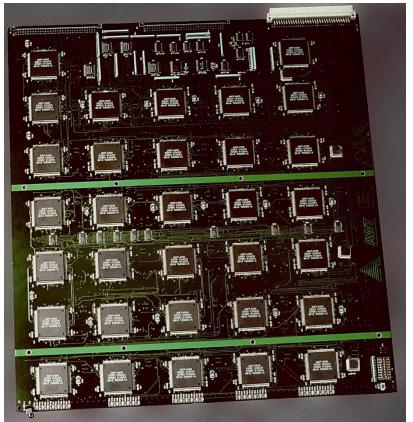
- En 1973 la "National Bureau of Standards", NBS, anunció un concurso para la transmisión y almacenamiento de información de manera segura, con una serie de especificaciones:
 - Nivel de seguridad alto.
 - Algoritmo fácil de entender especificando todos sus detalles.
 - Su seguridad no se debería ver decrementada por su publicación.
 - Debería ser disponible para cualquier usuario.
 - Debería ser utilizado en varias aplicaciones.
 - Permitir la implementación en "hardware" de bajo coste.
 - Etc.
- > El resultado del concurso fue: sin ninguna respuesta!!!!

- En agosto de 1974 tuvo lugar el segundo concurso, cuyo resultado es que IBM propuso la modificación de un algoritmo que ya existía para la comunicación segura entre bancos en UK, denominado <u>LUCIFER</u> (diseñado al amparo de IBM por <u>Horst Feistel</u> y <u>Don Coppersmith</u> a principios de la década del 1970).
 - LUCIFER tenía Tamaños de clave 48, 64 o 128 bits, y tamaños de bloque 48, 32 o 128 bits.
- En marzo de 1975 este algoritmos fue modificado por la NSA (National Security Agency), y se propuso a la opinión general del público. Se impuso una limitación en la clave y tamaño de bloque: Tamaño de clave 64 bits (56 bits efectivos), y tamaño de bloque 64 bits.

- Finalmente en 1977 el originario algoritmos de IBM se constituyó en el legendario Data Encryption Standard (DES), en EEUU.
- > Ha sido el cifrado más criptoanalizado hasta la fecha por los criptoanalistas modernos.
- Nunca se ha podido romper por técnicas estadísticas de manera práctica, y el único enfoque práctico es fuerza bruta (por supuesto que para ataque tipo A solo hay fuerza bruta):
 - Son posibles varios tres tipos de ataques teóricos:
 - Criptoanálisis diferencial: Biham, E. & Shamir, A (1993). Differential cryptanalysis of the data encryption standard. Shamir, Adi. New York: Springer-Verlag. pp. 487–496. doi:10.1007/978-1-4613-9314-6. ISBN 978-0387979304. OCLC 27173465. S2CID 6361693. (requiere 2⁴⁷ textos planos elegidos).
 - Criptoanálisis lineal: Matsui, Mitsuru (1993-05-23). "Linear Cryptanalysis Method for DES Cipher". Advances in Cryptology EUROCRYPT '93. Lecture Notes in Computer Science. Springer, Berlin, Heidelberg. 765: 386-397. doi:10.1007/3-540-48285-7 33. ISBN 978-3540482857. (requiere 2⁴³ textos planos elegidos).
 - \rightarrow Ataque de Davies: (el mejorado por Biham requiere 2^{50} textos planos elegidos y con una tasa de éxito del 51%).
 - > <u>Davies, D. W. (1987). "Investigation of a potential weakness in the DES algorithm, Private communications". Private Communications.</u>
 - Biham, E., Biryukov, A. An improvement of Davies' attack on DES. J. Cryptology 10, 195–205 (1997). https://doi.org/10.1007/s001459900027
 - > Podéis ver un TFG interesante sobre esta temática:
 - > Sergio Galán. Estudio y análisis del criptoanálisis lineal y diferencial: técnicas y herramientas (2021).
 - \triangleright Estos criptoanálisis requieren una complejidad teórica un poco menor que un ataque por fuerza bruta (2^{56}).
 - Pero debido a que requieren una cantidad tan grande e irreal de textos planos conocidos o escogidos para poder realizar el criptoanálisis, estos ataques NO se tienen en cuenta en criptoanálisis práctico del DES. (Oct 2000 el AES).

- El ataque por fuerza bruta al DES se realizó de manera efectiva en el proyecto de <u>DES challenge</u>, propuesto por <u>RSA Security</u> en 1997 (fundada por Ron Rivest, Adi Shamir and Leonard Adleman en 1982, que fue la filial de seguridad de <u>EMC corporation</u>, adquirida a su vez en 2016 por Dell Technologies).
- DES challenge I: Rocke Verser (Loveland, Colorado) ideo un ataque de fuerza de bruta mediante el cálculo con varios usuarios en internet. El proyecto DESDHALL empezó el 13 de marzo de 1997 y terminó el 17 de junio de 1997 (un poco más de 3 meses).
- > <u>DES challenge II</u>: Tuvo dos competiciones en enero de 1998 y otra en julio de 1998:
 - > <u>DES challenge II-1</u>.
 - > <u>DES challenge II-2</u>.

- DES challenge II-1: Este fue encabezado por "distributed.net", mediante un esfuerzo coordinado de recursos computacionales distribuidos. Necesitaron 39 días.
- ▶ <u>DES challenge II-2</u>: Este fue ejecutado por <u>Electronic Frontier Foundation (EFF</u>, fundadores <u>Kapor</u>, <u>Gilmore</u> and <u>Barlow</u>) que diseño un ordenador especialmente orientado a probar claves del DES. Este computador (<u>DEEP CRACK</u>) tuvo un coste aproximado de unos 250.000\$. En este caso fueron casi 3 días.



El Data Encryption Standard (DES): Historia y características

- DES challenge III: Aquí en 1999 ya se supera la barrera de las 24 horas mediante una combinación de "distributed.net" y el DEEP CRACK de EFF.
 - David C. McNett (19 January 1999). "US Government's Encryption Standard Broken in Less Than a Day". distributed.net. Retrieved 27 February 2014.
- Ante la rotura de la barrera del día para el DES se tomaron varias acciones que veremos más adelante.
- Algunas características de DES son:
 - > Tamaño de bloque: 64 bits. Tamaño de clave: 8 bytes (con paridad, 56 efectivos).
 - Normas ANSI: X3.92 (descripción del algoritmo) y X3.108 (descripción de los modos de operación).
 - Fácilmente implementable en circuitos integrados.
 - Es un cifrador de tipo FEISTEL, con 16 Rondas, y una permutación inicial y otra final.
 - Para poder utilizar las sumas (xor) se utilizan permutaciones con expansiones y compresiones para igualar el número de bits.
 - La permutación inicial y final no tiene interés criptográfico.
 - Cada ronda es un cifrado FEISTEL:

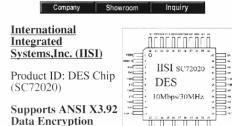
$$\begin{cases} L_i = R_{i-1} \\ R_i = L_{i-1} \oplus F(R_{i-1}K_i). \end{cases}$$

Supports ANSI X3.92 Data Encryption Algorithm - DES(DES Chi...

http://www.allproducts.com.tw/manufacture11/iisi/sc72020.1

alloroducts.com

Home | Trade Leads | Adv. Sourcing Service | Feed Back Product Search | Supplier Search

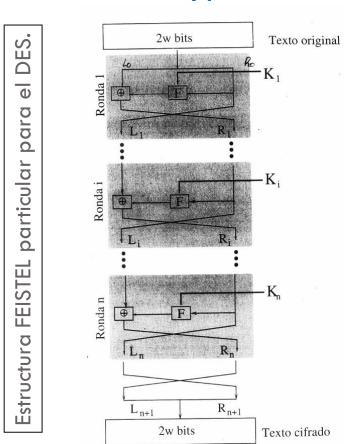


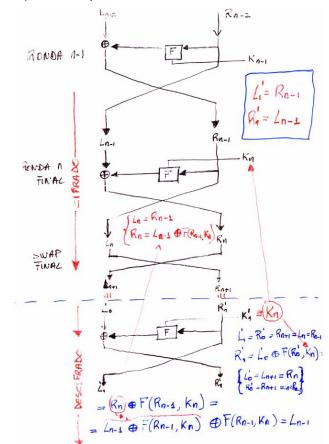
Specifications:

Algorithm - DES

- Size: 18 mm x 18 mm x 3 mm
- Materials: 44-pin plastic QFP
- Transfer Rate: 10 Mbps with 30Mz clock, 667n sec for DES kernel
- 56-bit key: Encrypt/Decrypt 64-bit data words using 56-bit key word
- Byte/Word: Supports BYTE(8-bit)/WORD(16-bit) microprocessor interface
- Clock rate: Up to 30MHz
- Type I/Type İİ: Type I format(Mortorola chip) and Type II format(Intel Chip)
- Package: Plastic QFP6-44pin

El Data Encryption Standard (DES): Características





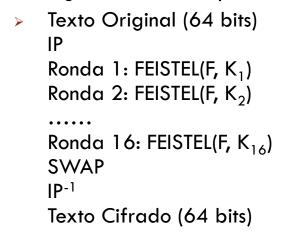
misma únicamente final cifrado orden de las invirtiendo

El Data Encryption Standard (DES): Características

> El DES tiene dos críticas:

Ronda i: $FEISTEL(F, Ki) = \begin{cases} L_i = R_{i-1} \\ R_i = L_{i-1} \oplus F(L_i, K_i). \end{cases}$

- Se disminuyó la seguridad del algoritmo originario LUCIFER.
- El diseño de las cajas S en principio fue secreto (¿¿¿¿puerta trasera????).
- > En 1989 se implanta el triple DES o EDE (<u>FIPS PUB 46-3</u>) debido a la rotura por fuerza bruta del <u>DES challenge III</u>.
- El algoritmo DES lo podemos poner esquemáticamente como (FIPS PUB 46):





Texto Cifrado (64 bits)
IP
Ronda 1: FEISTEL(F, K₁₆)
Ronda 2: FEISTEL(F, K₁₅)
.....
Ronda 16: FEISTEL(F, K₁)
SWAP
IP-1
Texto Original (64 bits)

escifrado

El Data Encryption Standard (DES): Permutación inicial

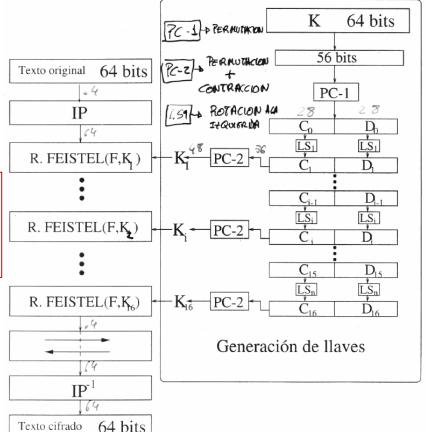
Las IP y IP-1 son las siguientes:

```
/* permutación IP */
static const unsigned short IP[BITS IN IP] = {
    58, 50, 42, 34, 26, 18, 10, 2,
                                                            En la posición 64 vuelve el bit
    60, 52, 44, 36, 28, 20, 12, 4,
                                                            que estaba en la posición 25
    62, 54, 46, 38, 30, 22, 14, 6,
    64), 56, 48, 40, 32, 24, 16, 8,
    57, 49, 41, 33, 25, 17, 9, 1,
    59, 51, 43, 35, 27, 19, 11, 3,
                                      /* inversa de IP */
    61, 53, 45, 37, 29, 21, 13, 5,
                                      static const unsigned short IP INV[BITS IN IP] = {
    63, 55, 47, 39, 31, 23, 15, 7
                                           40, 8, 48, 16, 56, 24, 64, 32,
                                           39, 7, 47, 15, 55, 23, 63, 31,
                                           38, 6, 46, 14, 54, 22, 62, 30,
                                           37, 5, 45, 13, 53, 21, 61, 29,
                                           36, 4, 44, 12, 52, 20, 60, 28,
                                           35, 3, 43, 11, 51, 19, 59, 27,
    En la posición 25 viene el bit
                                           34, 2, 42, 10, 50, 18, 58, 26,
                                           33, 1, 41, 9, 49, 17, 57, 25
    que estaba en la posición 64
                                       };
```

El Data Encryption Standard (DES): El algoritmo de subclaves

- Esquema FEISTEL más la generación de las claves de cada ronda:
 - Existe un esquema para generar la clave que le entra cada ronda, mediante la clave inicial del cifrado.
 - Utiliza la idea que ya habíamos visto: una semilla genera una secuencia cifrante.

```
PC1: Solo una permutación.
                                                     PC2: Una permutación+contracción
/* "permutación" PC1 */
                                                     Pasamos de 56 bits a 48 bits:
static const unsigned short PC1[BITS IN PC1] = {
                                                     PC-2 ignora los bits 9, 18, 22, 25,
    57, 49, 41, 33, 25, 17, 9,
    1, 58, 50, 42, 34, 26, 18,
                                                     35, 38, 43, 54.
    10, 2, 59, 51, 43, 35, 27,
                                  /* "permutación" PC2 */
   19, 11, 3, 60, 52, 44, 36,
                                  static const unsigned short PC2[BITS_IN_PC2] = {
    63, 55, 47, 39, 31, 23, 15,
                                      14, 17, 11, 24, 1, 5,
   7, 62, 54, 46, 38, 30, 22,
                                      3, 28, 15, 6, 21, 10,
   14, 6, 61, 53, 45, 37, 29,
                                      23, 19, 12, 4, 26, 8,
    21, 13, 5, 28, 20, 12, 4
                                      16, 7, 27, 20, 13, 2,
                                      41, 52, 31, 37, 47, 55,
                                      30, 40, 51, 45, 33, 48,
                                      44, 49, 39, 56, 34, 53,
                                      46, 42, 50, 36, 29, 32
                                  };
```



El Data Encryption Standard (DES): El algoritmo de subclaves

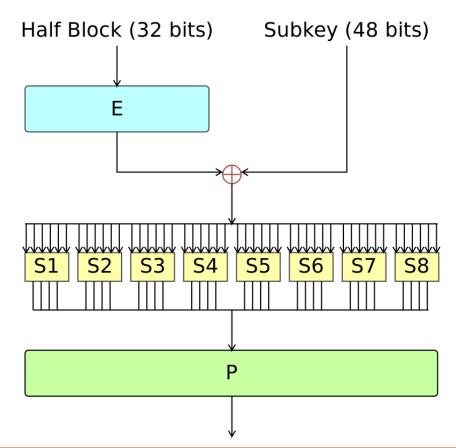
- Inicialmente, se seleccionan 56 bits (los ocho restantes, 8, 16, 24, 32, 40, 48, 56, 64, se especificaron para su uso como bits de paridad) de la clave de los 64 iniciales mediante PC-1:
 - > Los ocho bits restantes se descartan o se usan como bits de verificación de paridad.
- Luego, los 56 bits se dividen en dos mitades de 28 bits:
 - > Cada mitad se trata posteriormente por separado, mediante rotaciones.
 - Así, ambas mitades se rotan a la izquierda uno o dos bits (especificados para cada ronda):

```
/* número de bits que hay que rotar cada semiclave según el número de ronda */
static const unsigned short ROUND_SHIFTS[ROUNDS] = {
    1, 1, 2, 2, 2, 2, 2, 1, 2, 2, 2, 2, 2, 1
};
```

Luego PC-2 permuta y contrae los 56 bits de la subclave rotados a 48 bits: 24 bits de la mitad izquierda y 24 de la derecha.

El Data Encryption Standard (DES): La función F

- La función F de cada ronda tiene las siguientes fases:
 - Expansión: el medio bloque de 32 bits se expande a 48 bits mediante la permutación de expansión.
 - Mezcla de claves: el resultado se combina con una subclave mediante una operación XOR.
 - Sustitución: después de mezclar la subclave, el bloque se divide en ocho piezas de 6 bits antes de ser procesado por las cajas S o cajas de sustitución.
 - Permutación: las 32 salidas de las 8 cajas S se reorganizan según una permutación fija, la caja P.



El Data Encryption Standard (DES): La función F

La expansión y permutación de la función F son las siguientes:

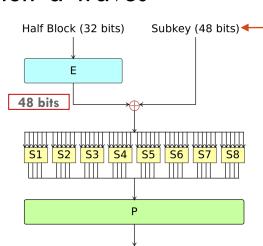
```
/* expansión E */
static const unsigned short E[BITS IN E] = {
   32, 1, 2, 3, 4, 5,
    4, 5, 6, 7, 8, 9,
    8, 9, 10, 11, 12, 13, /* permutación P */
   12, 13, 14, 15, 16, 17, static const unsigned short P[BITS IN P] = {
   16, 17, 18, 19, 20, 21, 16, 7, 20, 21,
                           29, 12, 28, 17,
   20, 21, 22, 23, 24, 25,
                             1, 15, 23, 26,
   24, 25, 26, 27, 28, 29,
                              5, 18, 31, 10,
   28, 29, 30, 31, 32, 1
                                2, 8, 24, 14,
};
                                32, 27, 3, 9,
                                19, 13, 30, 6,
                                22, 11, 4, 25
                            };
```

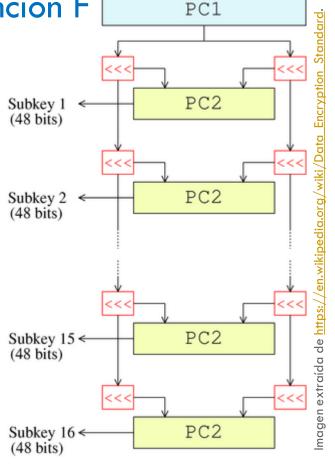
El Data Encryption Standard (DES): La función F

 Recordar que cada subclave tiene 48 bits y entra en cada ronda a la función F.

Por eso se puede sumar con la salida de la expansión a través de la función XOR.
Half Block (32 bits)

> Función de F de la ronda 2





Key (64 bits)

El Data Encryption Standard (DES): Las cajas S

El corazón de F: las cajas S

- Cada una de las cajas S_i es una substitución no afín.
- La entrada son 6 bits.
- La salida son 4 bits.
- Organización de los bits de entrada: $(a_1, a_2, a_3, a_4, a_5, a_6)$.

 número de fila = (a_1, a_6)
 - número de columna = (a_2, a_3, a_4, a_5) .
- Ejemplo. La caja S_4 .

Bit |Bits 20, 21, 22, y 23 forman: 19 24 | 0 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15

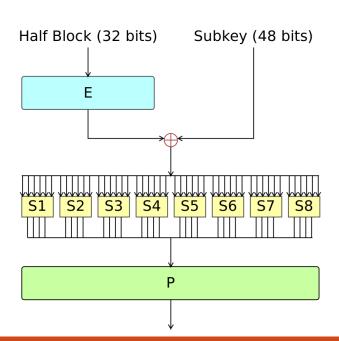
- 0 0 | 7 | 13 | 14 | 3 | 0 | 6 | 0 | 10 | 1 | 2 | 9 | 5 | 11 | 12 | 4 | 1
- 1 0 | 10 6 9 0 12 11 7 13 15 1 3 14 5 2 8
- 1 1 | 3 15 0 6 10 1 13 8 9 4 5 11 12 7 2 1

La entrada a la caja es (011001)fila = (01)y = (011001)columna = (1100) = (12)(decimal). $S_4(011001) = 1$

- No hay repeticiones en la filas.
- No hay repeticiones en la columnas
- Luego es no singular o invertible.

El Data Encryption Standard (DES): Las cajas S

La 8 cajas de sustitución dentro de la función F funcionan de manera análoga:

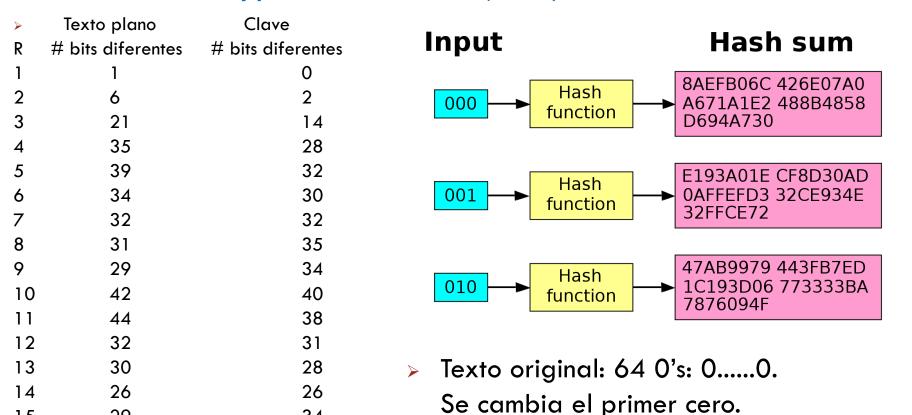


```
|static const unsigned short S BOXES[NUM S BOXES][ROWS PER SBOX][COLUMNS PER SBOX] = {
        \{14, 4, 13, 1, 2, 15, 11, 8, 3, 10, 6, 12, 5, 9, 0, 7\},\
        { 0, 15, 7, 4, 14, 2, 13, 1, 10, 6, 12, 11, 9, 5, 3, 8 },
        { 4, 1, 14, 8, 13, 6, 2, 11, 15, 12, 9, 7, 3, 10, 5, 0 },
        { 15, 12, 8, 2, 4, 9, 1, 7, 5, 11, 3, 14, 10, 0, 6, 13 }
        { 15, 1, 8, 14, 6, 11, 3, 4, 9, 7, 2, 13, 12, 0, 5, 10 },
        { 3, 13, 4, 7, 15, 2, 8, 14, 12, 0, 1, 10, 6, 9, 11, 5 },
             14, 7, 11, 10, 4, 13, 1, 5, 8, 12, 6, 9, 3, 2, 15 },
        { 13, 8, 10, 1, 3, 15, 4, 2, 11, 6, 7, 12, 0, 5, 14, 9 }
        { 10, 0, 9, 14, 6, 3, 15, 5, 1, 13, 12, 7, 11, 4, 2, 8 },
             7, 0, 9, 3, 4, 6, 10, 2, 8, 5, 14, 12, 11, 15, 1 },
        { 13, 6, 4, 9, 8, 15, 3, 0, 11, 1, 2, 12, 5, 10, 14, 7 },
             10, 13, 0, 6, 9, 8, 7, 4, 15, 14, 3, 11, 5, 2, 12 }
        { 7, 13, 14, 3, 0, 6, 9, 10, 1, 2, 8, 5, 11, 12, 4, 15 },
        { 13, 8, 11, 5, 6, 15, 0, 3, 4, 7, 2, 12, 1, 10, 14, 9 },
        { 10, 6, 9, 0, 12, 11, 7, 13, 15, 1, 3, 14, 5, 2, 8, 4 },
        { 3, 15, 0, 6, 10, 1, 13, 8, 9, 4, 5, 11, 12, 7, 2, 14 }
        { 2, 12, 4, 1, 7, 10, 11, 6, 8, 5, 3, 15, 13, 0, 14, 9 },
        { 14, 11, 2, 12, 4, 7, 13, 1, 5, 0, 15, 10, 3, 9, 8, 6 },
        { 4, 2, 1, 11, 10, 13, 7, 8, 15, 9, 12, 5, 6, 3, 0, 14 },
        { 11, 8, 12, 7, 1, 14, 2, 13, 6, 15, 0, 9, 10, 4, 5, 3 }
        { 12, 1, 10, 15, 9, 2, 6, 8, 0, 13, 3, 4, 14, 7, 5, 11 },
        { 10, 15, 4, 2, 7, 12, 9, 5, 6, 1, 13, 14, 0, 11, 3, 8 },
        { 9, 14, 15, 5, 2, 8, 12, 3, 7, 0, 4, 10, 1, 13, 11, 6 },
        { 4, 3, 2, 12, 9, 5, 15, 10, 11, 14, 1, 7, 6, 0, 8, 13 }
        { 4, 11, 2, 14, 15, 0, 8, 13, 3, 12, 9, 7, 5, 10, 6, 1 },
        { 13, 0, 11, 7, 4, 9, 1, 10, 14, 3, 5, 12, 2, 15, 8, 6 },
        { 1, 4, 11, 13, 12, 3, 7, 14, 10, 15, 6, 8, 0, 5, 9, 2 },
        { 6, 11, 13, 8, 1, 4, 10, 7, 9, 5, 0, 15, 14, 2, 3, 12 }
        { 13, 2, 8, 4, 6, 15, 11, 1, 10, 9, 3, 14, 5, 0, 12, 7 },
        { 1, 15, 13, 8, 10, 3, 7, 4, 12, 5, 6, 11, 0, 14, 9, 2 },
        {7, 11, 4, 1, 9, 12, 14, 2, 0, 6, 10, 13, 15, 3, 5, 8},
        { 2, 1, 14, 7, 4, 10, 8, 13, 15, 12, 9, 0, 3, 5, 6, 11 }
};
```

El Data Encryption Standard (DES): El efecto avalancha

- > Toda esta estructura para el DES, genera lo que se conoce el efecto avalancha de este algoritmo.
- > Es decir un pequeño cambio de en cualquiera de los bits del texto original, produce un cambio muy grande en el texto de cifrado.
- Este efecto avalancha también se produce en la generación de las 16 subclaves del algoritmo DES.
- Es tal este efecto con solo la modificación de un único bit en el texto original, se generan muchos cambios a la salida en el texto cifrado.
- Este algoritmo muestra un gran efecto avalancha, al igual que lo hace el AES cuando lo veamos más adelante.
- > En criptografía el <u>efecto avalancha</u> es un efecto muy deseable y lo cumplen muchos algoritmos criptográficos.
- Este efecto está directamente relacionado con los fundamentos de confusión y difusión propuestos por Shannon (que ya comentamos anteriormente).

El Data Encryption Standard (DES): El efecto avalancha



El Data Encryption Standard (DES): Principios de diseño

- En el libro D. Stinson, pag 79 de la primera edición vienen muchas propiedades de principio de diseño, aquí resaltamos las más importantes.
- A) La ronda tiene que ser no lineal: en el caso del DES es la ronda es no lineal ya que las cajas S son no lineales: así las rondas del DES cumplen que $f(A \oplus B) \neq f(A) \oplus f(B)$.
- **B)** SAC (Strict Avalanche Criterion): Cualquier bit a la salida , i, de las cajas S debe cambiar con probabilidad $\frac{1}{2}$, cuando cualquier bit de la entrada, j, es complementado para todo i y j:
 - $b_1 b_2 b_3 b_4 b_5 b_6 \rightarrow S \rightarrow c_1 c_2 c_3 c_4$ Vi, j, se cumple que $P(c_i=1 | \overline{b_i})=P(c_i=0 | \overline{b_i})=1/2$.
- > El SAC se aplica a todas las rondas.

El Data Encryption Standard (DES): Principios de diseño

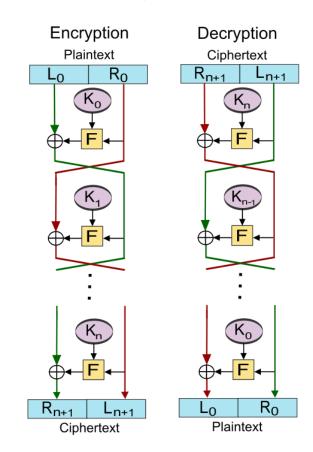
- C) BIC (Bit Independence Criterion): Cualquier par de bits, j, k, de la salida de las cajas S debe cambiar independiente cuando cualquier bit de la entrada, i, es complementado para todo i, j y k:
 - $b_1 b_2 b_3 b_4 b_5 b_6 \rightarrow S \rightarrow c_1 c_2 c_3 c_4$ $\forall i, j, y k, se cumple que <math>P(c_i, c_k | \overline{b_i}) = P(c_i | \overline{b_i}) P(c_k | \overline{b_i})$.
- > El BIC se aplica a todas las rondas.
- El número de rondas del DES, incrementa la resistencia al ataque del criptoanálisis diferencial.
- > Existen varios métodos para la construcción de cajas S:
 - Aleatoria.
 - Aleatoria con comprobación.
 - Manual (así se diseñaron las cajas del DES).

El Data Encryption Standard (DES): Propiedades

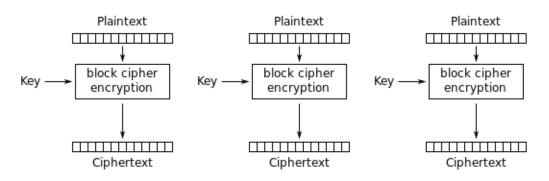
- A) Complementaria: sea \bar{x} el complementario de x, entonces si $y=E_k(x)$, entonces $\bar{y}=E_{\bar{k}}(\bar{x})$.
- **B)** Llaves débiles: $E_k(E_k(x)) = x$, existen 4 claves débiles.
- > C) Llaves semidébiles: $E_{k_1}(E_{k_2}(x)) = x$, existen 6 pares claves semidébiles.
- **D)** El DES no forma un grupo, es decir no existe una clave k_3 que para cualquier par de claves k_1 y k_2 se puede tener que $E_{k_3} = E_{k_1}(E_{k_2}(x))$. Esto no permite componer el DES con el mismo aumentando la fortaleza del número de claves.

El Data Encryption Standard (DES): Modos de Operación

- Ahora tenemos ya la estructura básica de funcionamiento de un cifrado de bloque de 64 bit, y la pregunta es cómo se utiliza esta estructura base para cifrar.
- Esto es lo que se conoce como los modos de operación del DES (<u>recomendación de modos</u> <u>de operación para</u> <u>cifrados por bloques</u>).



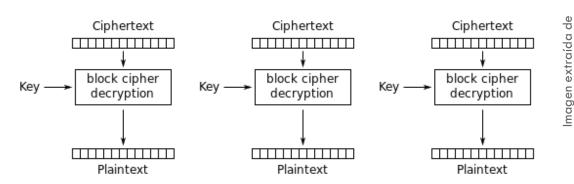
El Data Encryption Standard (DES): Modos de Operación



FIPS 81 - Des Modes of Operation (HTML)

Electronic Codebook (ECB) mode encryption

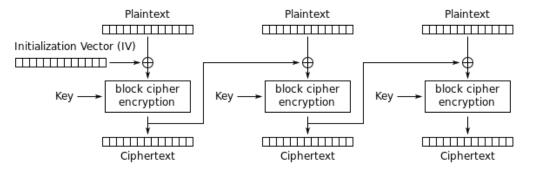
Mirar el detalle de este modo en <u>recomendación de modos</u> de operación para cifrados <u>por bloques</u> y en el libro.



Electronic Codebook (ECB) mode decryption

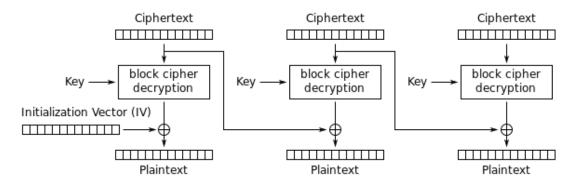
extraída

El Data Encryption Standard (DES): Modos de Operación



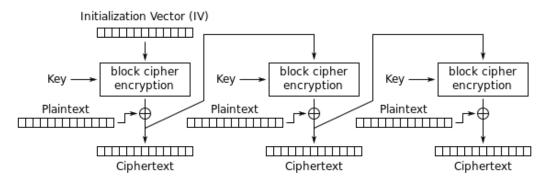
Mirar el detalle de este modo en recomendación de modos de operación para cifrados por bloques y en el libro.

Cipher Block Chaining (CBC) mode encryption



Cipher Block Chaining (CBC) mode decryption

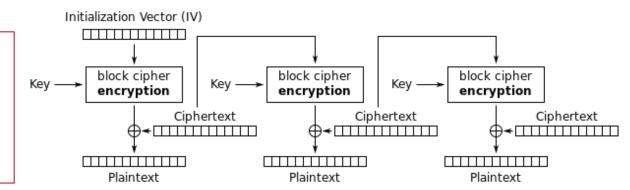
El Data Encryption Standard (DES): Modos de Operación



Mirar el detalle de este modo en recomendación de modos de operación para cifrados por bloques y en el libro.

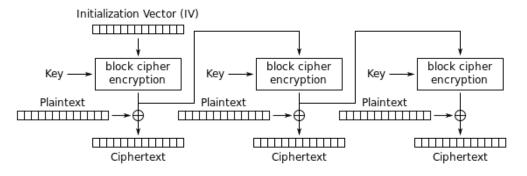
Cipher Feedback (CFB) mode encryption

Mirar el detalle de cómo se pueden cifrar bloques de s bits menor de 64 bits en recomendación de modos de operación para cifrados por bloques (fig3).



Cipher Feedback (CFB) mode decryption

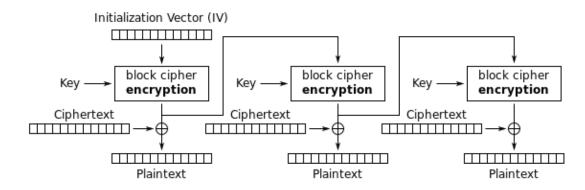
El Data Encryption Standard (DES): Modos de Operación



Mirar el detalle de cómo se pueden cifrar bloques de s bits menor de 64 bits en recomendación de modos de operación para cifrados por bloques (fig3).

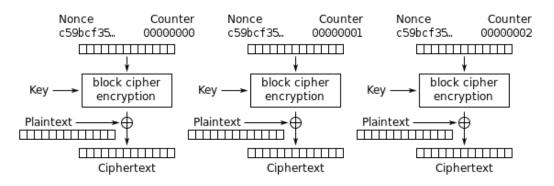
Output Feedback (OFB) mode encryption

Mirar el detalle de este modo en recomendación de modos de operación para cifrados por bloques y en el libro.



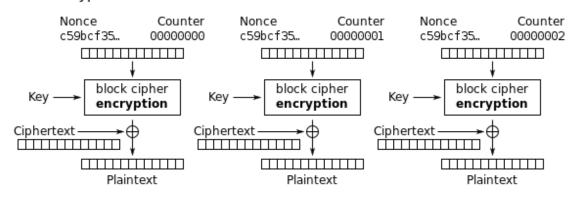
Output Feedback (OFB) mode decryption

El Data Encryption Standard (DES): Modos de Operación



Mirar el detalle de este modo en <u>recomendación de modos</u> de operación para cifrados por bloques y en el libro.

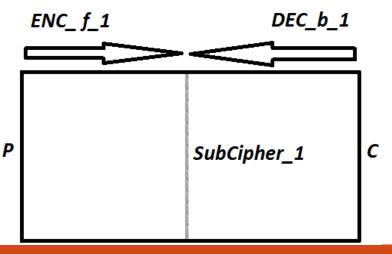
Counter (CTR) mode encryption



Counter (CTR) mode decryption

El Data Encryption Standard (DES): Versiones Mejoradas

- El DES doble:
 - C = EK2(EK1(P))
 - P= DK1(DK2(C))
- Se ataca en el medio:
 - $ightharpoonup E_{K1}(P) = D_{K2}(C) (2 \text{ tablas}):$
 - Comparaciones: 2⁵⁶x2⁵⁶ (despreciable vs ejecuciones).
 - \triangleright Ejecuciones: $2^{56}x2$.



- EI TDES o 3DES:
 - C = EK3(DK2(EK1(P)))
 - P DK1(EK2(DK3(C)))
- Opciones de claves:
 - Las tres claves independientes (3 \times 56 = 168 bits).
 - K3 = K1 ($2 \times 56 = 112$ bits).
 - \blacksquare K1 = K2 = K3 (56 bits, por compatibilidad con el antiguo DES).
- Información adicional:
 - Triple DES, conocido por TDES o TDEA (Triple Data Encryption Algorithm).
 - NIST Special Publication 800-20: Modes of Operation Validation System for the Triple Data Encryption Algorithm (TMOVS): Requirements and Procedures.
- Su uso:
 - TDES en la actualidad: TDES se utiliza actualmente en estándar de interoperabilidad (EMV) de tarjetas y terminales de punto de venta, del tipo Master y Visa. Aparte de este algoritmo se utilizan RSA y SHA.
 - (SP 800-67 Rev. 2) Recommendation for the Triple Data Encryption Algorithm (TDEA) Block Cipher.
 - Aunque recientemente el NIST (27/11/2017) publicó un boletín que Triple-DES quedará en desuso en el futuro y se rechazará en protocolos como TLS e IPsec.
 - (800-131A Rev. 2) Transitions: Recommendation for Transitioning the Use of Cryptographic Algorithms and Key Lengths.

- Debido que el DES empezaba a flaquear, sacaron el 3DES o TDES: aunque es lento cuando se ejecuta en software:
 - > Recordar que el DES fue implementado a mediados de los 70 y fue diseñado para poder meterse en hardware (funciones XOR, por ejemplo).
 - > El TDES tiene tres veces más ejecuciones, siendo menos óptimo en software.
 - > Si solo se tuviese en cuenta la seguridad TDES es suficientemente seguro.
 - Aunque el tamaño de bloque del TDES sigue siendo 64 bits: esto merma un poco su seguridad, aunque sigue siendo robusto (recordar el modo de operación ECB con las repeticiones, con tamaños de bloque más grande es mejor).
 - Por todas esta razones el NIST en 1997 hizo una llamada par nuevas propuestas de encriptación para ser utilizado por el gobierno y por el sector privado.

- La condiciones generales de la propuesta para este nuevo algoritmo eran:
 - Cifrado por bloques.
 - Algoritmo público.
 - Tamaño mínimo de bloque 128 bits.
 - Tamaño de la clave 128, 192 y 256 bits.
- El concurso fue abierto en septiembre de 1997 por NIST buscando algo tan fuerte como el TDES, pero mucho más eficiente.
- > Se aceptaron en una primera fase 15 algoritmos de encriptación en agosto de 1998.
- De estos 15 algoritmos solo 5 algoritmos pasaron la criba (remarcados).

Esta información está extraída del libro Joan Daemen, Vicent Rijmen, "The design of Rijndael AES-The Advanced Encryption Standard":

CAST-256	Entrust (CA)	Company
Crypton	Future Systems (KR)	Company
DEAL	Outerbridge, Knudsen (USA-DK)	Researchers
DFC	ENS-CNRS (FR)	Researchers
E2	NTT (JP)	Company
Frog	TecApro (CR)	Company
HPC	Schroeppel (USA)	Researcher
LOKI97	Brown et al. (AU)	Researchers
Magenta	Deutsche Telekom (DE)	Company
Mars	IBM (USA)	Company
RC6	RSA (USA)	Company
Rijndael	Daemen and Rijmen (BE)	Researchers
SAFER+	Cylink (USA)	Company
Serpent	Anderson, Biham, Knudsen (UK-IL-DK)	Researchers
Twofish	Counterpane (USA)	Company

- Los criterios de selección fueron:
 - Seguridad (fue el criterio más importante):
 - Que fuese resistente al criptoanálisis diferencial y lineal.
 - > Que tuviese una fuerte base matemática.
 - Aleatoriedad a la salida del algoritmo.
 - > Seguridad relativa respecto a los otros candidatos.

Costes:

- Licencias y aspectos legales del algoritmo.
- Eficacia computacional en varias plataformas.
- Recursos necesarios de memoria.
- Algoritmo e implementaciones:
 - Que fuese flexible para diferentes tamaños de clave.
 - Que fuese flexible para diferentes plataformas.
 - Que tuviese capacidad de desarrollar a partir de este cifrados de flujo y algoritmos de hash.

Mars:

- Innovador en su estructura.
- Muy eficiente en P. Pro/II/III por las rotaciones dependientes de los datos y multiplicaciones de 32 bits.
- No es un buen candidato para Smart Cards, ya que utiliza muchos recursos de memoria.

RC6:

- El más rápido en PII y PIII, pero no en procesadores de 64 bits.
- No es un buen candidato para Smart Cards, ya que utiliza muchos recursos de memoria.
- Cuasi-estructura Feistel con dos claves (es como un doble Feistel).
- La función F utiliza dos subclaves.
- Tiene operaciones muy sencillas.

SERPENT:

- Ultraconservador en seguridad:
 - > Utiliza el doble de rondas que el mínimo necesario para los ataque conocidos.
- El más lento de todos.

Twofish:

- Muy eficiente.
- Fácil de implementar en hardware.
- Estructura Feistel.
- Las cajas S son dinámicas (no estáticas como el DES).
- Por el contrario las generación de las subclaves es lenta.

Rijndael:

- Parece ser eficiente en muchas plataformas y apto para Smart Cards.
- Funciona bien en CPUs de 32 y 64 bits.
- > Es eficiente en hardware, y rápido en la construcción de secuencia de calves.
- > Es paralelizable y funciona como función Hash.

AES: Rijndael, conceptos previos

- ightharpoonup Rijndael ightarrow se dice Reindal.
- Se basa en campos de Galois.
- Los campos de Galois son capos limitados finitos, GF(pⁿ), donde p es primo
- Así los campos de Galois cumplen:
 - Campo finito:
 - Por ejemplo:

```
(Z_m, +) \rightarrow Grupo conmutativo abeliano 

<math>(Z_m, +, *) \rightarrow Anillo 

Si m = p primo <math>\rightarrow Z_p^* \cup O = Z_p 

(Z_p, +, *) \rightarrow Campo finito
```

- \rightarrow $|GF(p^n)|=p^n$.
- En esencia un campo de Galois es un anillo conmutativo, en el cual todos los elementos distintos de 0 tienen inverso multiplicativo:
 - > Anillo con las operaciones (+, *), y además inverso en la operación *.
- Las operaciones se implementan en polinomios. Para un descripción más profunda de las operaciones podéis mirar los libros de la asignatura. Aquí vamos a hacer una breve descripción de estas operaciones.

AES: Rijndael, Definiciones sobre polinomios

- **Definición 1:** Definimos el espacio $Z_p[x]$ con $f(x) \in Z_p[x]$ el polinomio $f(x) = a_n x^n + \dots + a_1 x^1 + a_0$, con $a_i \in Z_p$, con $i=1,\dots$ n.
- Figure Ejemplo: $f(x) = x^3 + x + 1$, y $g(x) = x^2 + x$, son polinomios $\in Z_2[x]$.
 - $f(x) + g(x) = x^3 + x^2 + 1.$
 - $f(x) * g(x) = x^5 + x^4 + x^3 + x.$
 - \succ La aritmética modular entre los coeficientes de los polinomios se realiza en Z_2 .
- **Definición 2**: Se define como el grado del polinomio, como dado $f(x) \in Z_p[x]$, el grado $(f(x)) \equiv$ exponente máximo cuyo coeficiente $a_i \neq 0$.
- **Definición 3:** Dados $f(x), g(x) \in Z_p[x]$, decimos que $f(x) \mid g(x)$, si podemos encontrar un g(x), tal que verifica que g(x) = g(x) * f(x).

AES: Rijndael, Definiciones sobre polinomios

- **Definición 4:** Es la equivalente a aritmética modular en enteros. Dados $f(x), g(x), h(x) \in Z_p[x]$, decimos que $f(x) \equiv g(x) \mod h(x)$, si se cumple que $h(x) \mid (f(x) g(x)) \rightarrow f(x) = g(x) + k(x) * h(x)$.
- **Hecho 1:** Dados $f(x), g(x) \in Z_p[x]$, podemos encontrar un f(x) = q(x) * g(x) + r(x), tal que $q(x), r(x) \in Z_p[x]$ sean únicos. El polinomio q(x) es un cociente, el polinomio r(x) es un resto.
- Figure 1: $f(x) \mod g(x) = r(x)$.
- Figure 2: $f(x) = x^6 + x^5 + x^3 + x^2 + x + 1$, y $g(x) = x^4 + x^3 + 1$, son polinomios $\in Z_2[x] \to f(x) = x^2 * g(x) + (x^3 + x^1 + 1)$.
- **Definición 5:** Definimos un nuevo conjunto $Z_p[x]/m(x)$, donde $m(x) \in Z_p[x]$ siendo este lo que se denomina un polinomio irreducible.

AES: Rijndael, Definiciones sobre polinomios

- ▶ **Definición 6**: El polinomio $m(x) \in Z_p[x]$, es al menos de grado 1 y es irreducible si no se puede expresar como producto de dos polinomios de grado positivo. Es equivalente a un número primo en el espacio de polinomios $Z_p[x]$. Recordemos que un número primo es aquel que solo es divisible por 1 y por el mismo. Es decir que m(x) y es irreducible si no existe un $f(x) \in Z_p[x]$ tal que $f(x) \mid m(x)$.
- > Vamos ahora precisar más la definición del nuevo conjunto $Z_p[x]/m(x)$:
 - Este conjunto son todos los polinomios $\in Z_p[x]$ de grado menor que $n=\gcdo(m(x))$.
 - Las operaciones + y *, se realizan en $\operatorname{mod} m(x)$.
 - Este nuevo conjunto, $Z_p[x]/m(x)$, se puede demostrar que es un anillo conmutativo.
 - > Así se puede demostrar que esto es lo que se denomina campo de Galois.

AES: Rijndael, Definición de campo de Galois

- Por tanto tenemos que $Z_p[x]/m(x) \equiv GF(p^n)$:
 - > P es primo.
 - > n es el grado de polinomio irreducible m(x).
 - \rightarrow p^n es la cardinalidad del campo.
 - Hay dos tipos de operaciones:
 - \triangleright Operaciones entre polinomios mod m(x).
 - > Operaciones entre los coeficientes de los polinomios se hacen en Z_p .
 - Así los elementos del campo son del siguiente tipo (siempre con grado n-1 o menor):
 - $a(x) = a_{n-1}x^{n-1} + \dots + a_1x^1 + a_0$, con $a_i \in Z_p$, con i=1,...,n-1.
 - polinomios grado positivos menor que n.

AES: Rijndael, Definición de campo de Galois

- **Ejemplo,** p=2: $GF(p^3) = \{0, 1, x, x + 1, x^2, x^2 + 1, x^2 + x, x^2 + x + 1\}$, hay al menos dos polinomios irreducibles:
 - $m_1(x) = x^3 + x + 1.$
 - $m_2(x) = x^3 + x^2 + x + 1.$
- > Vamos a ver por ejemplo que se cumple la propiedad de cierre:
 - $p_1(x) = x^2 + 1.$
 - $p_2(x) = x^2 + x$.
 - $p_1(x) * p_2(x) \mod (x^3 + x + 1) = (x^4 + x^3 + x^2 + x) = \mod (x^3 + x + 1) = (x + 1)$ Por lo tanto el resultado $\in GF(p^3)$.
 - 11110 1011 1011 11 01000 1011

- Vamos a extender el algoritmo de Euclides y Euclides Extendido a campos de Galois.
- Recordar que el algoritmo de Euclides se basa en la propiedad de que d(x) = mcd(a(x), b(x)) = mcd(b(x), a(x) mod b(x))

```
d(x) = mcd (a(x), b(x))
r_0(x) = a(x), r_1(x) = b(x)
r_0(x) = q_1(x) r_1(x) + r_2(x)
r_1(x) = q_2(x) r_2(x) + r_3(x)
r_2(x) = q_2(x) r_2(x) + r_4(x)
r_{n-2}(x) = q_{n-1}(x) r_{n-1}(x) + r_n(x)
r_{n,1}(x) = q_n(x) r_n(x) + 0
                                                        d(x) = r_n(x)
d(x) = mcd(a(x), b(x)) = mcd(r_0(x), r_1(x)) = mcd(r_1(x), r_2(x)) = ... =
= mcd (r_{n-2}(x), r_{n-1}(x)) = mcd (r_{n-1}(x), r_{n}(x)) = mcd (r_{n}(x), 0) = r_{n}(x)
```

- > El algoritmo extendido de Euclides calcula el inverso multiplicativo de un polinomio en este caso en aritmética modular m(x).
- > Supongamos que mcd (m(x), a(x)) = 1.
- En el algoritmo de Euclides anterior podemos poner todos los restos $r_i(x)$ en función solo de $r_0(x)$ y $r_1(x)$ (siendo $r_0(x)=m(x)$, $r_1(x)=a(x)$), de manera recursiva obteniendo así la expresión del tipo para el último resto $r_n(x)$, que es mcd (m(x), a(x))=1:
 - > 1 = $r_n(x) = m(x) u_n(x) + a(x) v_n(x)$
- Por tanto con esta expresión ya tenemos el inverso multiplicativo de a en aritmética modular m(x), por la propia definición de congruencia:
 - > $m(x) \cup_{n} (x) + a(x) \vee_{n} (x) = 1 \rightarrow a(x) \vee_{n} (x) \equiv 1 \mod m(x) \rightarrow \vee_{n} (x) = a(x)^{-1} \mod m$

Ejemplo: $GF(2^3) = \{0, 1, x, x+1, x^2, x^2+1, x^2+x, x^2+x+1\}$, calcular $[x^2]^{-1}$ con el siguiente polinomio irreducible:

$$m(x) = x^{3} + x + 1.$$

$$mcd(m(x), x^{2})$$

$$x^{3} + x + 1 = x * x^{2} + (x + 1)$$

$$x^{2} = (x + 1) * (x + 1) + 1$$

$$x + 1 = (x + 1) * 1 + 0$$

$$mcd(m(x), x^{2}) = 1$$

$$100 \quad 10$$

$$110 \quad 11$$

$$1100 \quad 10$$

$$111 \quad 11$$

$$010 \quad 11$$

$$111 \quad 11$$

$$011 \quad 11$$

- Ejemplo: $GF(2^3) = \{0, 1, x, x+1, x^2, x^2+1, x^2+x, x^2+x+1\}$, calcular $[x^2]^{-1}$ con el siguiente polinomio irreducible:
 - $m(x) = x^3 + x + 1.$
- $mcd(m(x), x^{2})$ $x^{3} + x + 1 = x * x^{2} + (x + 1) \quad (**) \to x + 1 = (x^{3} + x + 1) + x * x^{2}$ $x^{2} = (x + 1) * (x + 1) + 1 \quad (*) \to 1 = x^{2} (x + 1) * (x + 1)$

$$x + 1 = (x + 1) * 1 + 0$$

Despejamos de (*)
$$1 = x^2 - (x+1) * (x+1) = x^2 + (x+1) * (x+1) =$$

Despejamos (x + 1) de (**) y sustituimos =

$$x^{2} + (x + 1) * (x^{3} + x + 1 + x * x^{2}) =$$

$$x^{2} + (x + 1) * (x^{3} + x + 1) + x * (x + 1) * x^{2} =$$

$$(x^3 + x + 1) * (x + 1) + x^2(x^2 + x + 1) = 1 \rightarrow [x^2]^{-1} = (x^2 + x + 1)$$

- Comprobar que es correcto $[x^2]^{-1} = (x^2 + x + 1)$.
- > Más ejemplos de división de polinomios en aritmética modular 2:

```
 \begin{array}{c} 1x^{13} + 1x^{12} + 0x^{11} + 1x^{10} + 0x^{9} + 1x^{8} + 1x^{7} + 0x^{6} + 1x^{5} + 1x^{4} + 0x^{3} + 0x^{2} + 0x^{1} + 0 \\ 1x^{13} + 0x^{12} + 0x^{11} + 1x^{10} + 1x^{9} \\ 0x^{13} + 1x^{12} + 0x^{11} + 0x^{10} + 1x^{9} + 1x^{8} \\ 1x^{12} + 0x^{11} + 0x^{10} + 1x^{9} + 1x^{8} \\ 0x^{12} + 0x^{11} + 0x^{10} + 0x^{9} + 0x^{8} + 1x^{7} + 0x^{6} + 1x^{5} + 1x^{4} + 0x^{3} \\ 1x^{7} + 0x^{6} + 0x^{5} + 1x^{4} + 1x^{3} \\ 0x^{7} + 0x^{6} + 1x^{5} + 0x^{4} + 1x^{3} + 0x^{2} + 0x^{1} \\ 1x^{5} + 0x^{4} + 0x^{3} + 1x^{2} + 1x^{1} \\ 0x^{5} + 0x^{4} + 1x^{3} + 1x^{2} + 1x^{1} + 0 \end{array}
```

Mismo ejemplo de división de polinomios en aritmética modular 2:

```
110101110110000 | 10011
10011
                  1100001010
010011
 10011
 0000010110
       10011
       0010100
          10011
          001110
```

Base matemática del AES

- La base matemática del AES son los campos de Galois de orden 2^8 , con el polinomio irreducible: $m(x) = x^8 + x^4 + x^3 + x + 1$.
- Es decir es el conjunto que viene dado por $GF(2^8) \equiv Z_2[x]/m(x) \equiv Z_2[x]/x^8 + x^4 + x^3 + x + 1$
- > La representación que utilizamos es la binaria:
 - $p(x) = x^6 + x^4 + x^2 + x + 1 \equiv 010101111_2 \equiv '57'_{16}.$
- > Se suele denotar la función binaria y hexadecimal como:
 - $b(p(x)) = 01010111_2, H(p(x)) = '57'_{16}.$
- Supongamos que tenemos 2 polinomios:
 - $p_a(x) = a_7 x^7 + \dots + a_1 x^1 + a_0 \rightarrow b(p_a(x)) = (a_7 \dots a_1, a_0).$
 - $p_b(x) = b_7 x^7 + \dots + b_1 x^1 + b_0 \rightarrow b(p_b(x)) = (b_7 \dots b_1, b_0).$
 - $H(p_a(x)) = ([a_7 ... a_4][a_3 ... a_0])$

Base matemática del AES: Operaciones básicas

- Ahora vamos a ver como son detalladamente las operaciones del AES.
- Suma:

$$p_{a}(x) + p_{b}(x) = \sum_{i=0}^{7} ((a_{i} + b_{i}) \bmod 2)x^{i}$$
$$b(p_{a}(x) + p_{b}(x)) = b(p_{a}(x)) \oplus b(p_{a}(x))$$

- **Producto:** El producto se realiza a través del producto de polinomios con coeficientes en módulo 2. El resultado de la operación se reduce mediante el polinomio irreducible $m(x) = x^8 + x^4 + x^3 + x + 1$ = $100011011_2 \equiv '1118'_{16}$.
- Ejemplo: '57'.'88' = 'C1' $(x^6 + x^4 + x^2 + x + 1).(x^7 + x + 1) = (x^7 + x^6 + 1) \text{ (ejercicio para casa)}.$

Base matemática del AES: Optimización del producto

- Se realiza la optimización del producto en el AES para implementar esta operación a nivel de Byte.
- La idea es poner la multiplicaciones en función de x. a(x).
- > Supongamos $a(x) = a_7 x^7 + \dots + a_1 x^1 + a_0$.
- Así se define la función $xtime(a(x)) = x \cdot a(x)$.
- > Si multiplicamos x. $a(x) = a_7x^8 + \cdots + a_1x^2 + a_0x \mod m(x)$.
- Podemos distinguir dos casos:
- Caso 1: $a_7=0 \rightarrow x$. $a(x)=a_6x^7+\cdots+a_1x^2+a_0x=L\left(b\big(a(x)\big)\right)$. Es decir es un desplazamiento de los bits del polinomio hacia la izquierda.
- **Caso 2:** $a_7 = 1 \rightarrow x$. $a(x) = a_7 x^8 + \dots + a_1 x^2 + a_0 x \mod m(x)$.

Base matemática del AES: Optimización del producto

- > En este caso 2, se puede hacer la siguiente observación:
 - $x^8 \mod m(x) = m(x) x^8 = x^4 + x^3 + x + 1.$
- Así x, $a(x) = x^8 + \dots + a_1 x^2 + a_0 x \mod m(x) =$ $[x^8 \mod m(x)] + [a_6 x^7 + \dots + a_1 x^2 + a_0 x \mod m(x)] =$ $[x^4 + x^3 + x + 1] + [a_6 x^7 + \dots + a_1 x^2 + a_0 x] =$ $L(b(a(x))) \oplus '1B'.$
- Así podemos poner:

xtime(a(x)) = x. a(x) =
$$\begin{cases} Si \ a_7 = 0 \rightarrow L(b(a(x))) \\ Si \ a_7 = 1 \rightarrow L(b(a(x))) \oplus' 1B'. \end{cases}$$

Base matemática del AES: Optimización del producto

- > ¿Y para qué sirve todo esto? Vamos a ver un ejemplo para su aplicación.
- Ejemplo: '57'.'13', tenemos que darnos cuenta que '13' = $1 + x + x^4$ '57'.'13' = '57'.('01' \oplus '02' \oplus '10') = '57'.'01' \oplus '57'.'02' \oplus '57'.'10'=
- > Ahora podemos calcular todos los xtime de manera recursiva:

```
'57'.'02' = xtime('57') = 'AE'
'57'.'04' = xtime('AE') = '47'
'57'.'08' = xtime('47') = '8E'
'57'.'10' = xtime('8E') = '07'
```

- Así tenemos '57'. '01' \oplus '57'. '02' \oplus '57'. '10' = '57' \oplus 'AE' \oplus '07' = 'FE' = '57' \oplus xtime('57') \oplus xtime(xtime(xtime(xtime('57')))).
- > Esta implementación recursiva es muy eficiente.

Operaciones AES: Polinomios con coeficientes en $GF(2^8)$

- Vamos a una vuelta de tuerca más, va a suponer los siguientes polinomios cuyos coeficientes son polinomios en $GF(2^8)$ (son palabras de bytes):
- $A(x) = a_3x^3 + a_2x^2 + a_1x^1 + a_0$, con $a_i \in GF(2^8)$.
- $B(x) = b_3 x^3 + b_2 x^2 + b_1 x^1 + b_0$, con $b_i \in GF(2^8)$.
- > El producto de ambos polinomios es:
- $\begin{array}{l} \mathsf{C}(x) = \mathsf{A}(x) * \mathsf{B}(x) = a_3b_3x^6 + a_2b_3x^5 + a_1b_3x^4 + a_0b_3x^3 + a_3b_2x^5 + \\ a_2b_2x^4 + a_1b_2x^3 + a_0b_2x^2 + a_3b_1x^4 + a_2b_1x^3 + a_1b_1x^2 + a_0b_1x^1 + a_3b_0x^3 + \\ a_2b_0x^2 + a_1b_0x^1 + a_0b_0 = c_6x^6 + c_5x^5 + c_4x^4 + c_3x^3 + c_2x^2 + c_1x^1 + c_0. \end{array}$
- \triangleright Siendo los coeficientes C_i :
- $c_0 = a_0 b_0$

$$c_1 = a_1b_0 \oplus a_0b_1$$

$$c_2 = a_2b_0 \oplus a_1b_1 \oplus a_0b_2$$

$$c_3 = a_3b_0 \oplus a_2b_1 \oplus a_1b_2 \oplus a_0b_3$$

$$c_4 = a_3 b_1 \oplus a_2 b_2 \oplus a_1 b_3$$

$$c_5 = a_3 b_2 \oplus a_2 b_3$$

$$c_6 = a_3 b_3$$

Operaciones AES: Polinomios con coeficientes en $GF(2^8)$

- Por favor notar que
 - \rightarrow \bigoplus \rightarrow xor.
 - \rightarrow $a_i b_i \rightarrow xtime.$
- Lo que interesa es que al multiplicar estos coeficientes, el resultado no sobrepase el vector formado por cuatro bytes.
- Por tanto en este caso se reduce por un polinomio de orden 4 (en este caso no es irreducible): $M(x) = x^4 + 1$.
- Para llevar a cabo esta reducción se utiliza la propiedad que este caso dividir x^i por $M(x) = x^4 + 1$, equivale a:
 - $x^i \mod x^4 + 1 = x^{i \mod 4}$
- Así el producto modular $D(x) = A(x) * B(x) \mod M(x) = d_3 x^3 + d_2 x^2 + d_1 x^1 + d_0$, con $d_i \in GF(2^8)$.

Operaciones AES: Polinomios con coeficientes en $GF(2^8)$

\triangleright Los coeficientes d_i :

- $d_0 = a_0 b_0 \oplus a_3 b_1 \oplus a_2 b_2 \oplus a_1 b_3$
- $b d_1 = a_1b_0 \oplus a_0b_1 \oplus a_3b_2 \oplus a_2b_3$
- $d_2 = a_2 b_0 \oplus a_1 b_1 \oplus a_0 b_2 \oplus a_3 b_3$
- $d_3 = a_3 b_0 \oplus a_2 b_1 \oplus a_1 b_2 \oplus a_0 b_3$

Es decir:

- $\rightarrow d_0 \rightarrow (c_0 \oplus c_4) x^0$
- $\rightarrow d_1 \rightarrow (c_1 \oplus c_5) x^1$
- $d_2 \rightarrow (c_2 \oplus c_6)x^2$
- $\rightarrow d_3 \rightarrow c_3 x^3$

En notación matricial tenemos:

$$\begin{pmatrix} d_0 \\ d_1 \\ d_2 \\ d_3 \end{pmatrix} = \begin{pmatrix} a_0 & a_3 & a_2 & a_1 \\ a_1 & a_0 & a_3 & a_2 \\ a_2 & a_1 & a_0 & a_3 \\ a_3 & a_2 & a_1 & a_0 \end{pmatrix} \begin{pmatrix} b_0 \\ b_1 \\ b_2 \\ b_3 \end{pmatrix}$$

 El producto se realiza mediante la función xtime.

Operaciones AES: XTIME con polinomios con coeficientes en $GF(2^8)$

- La función XTIME multiplica un polinomio B(x) con coeficientes en $GF(2^8)$ por el polinomio x:
 - > XTIME(B(x)) = $xB(x) = C(x) = b_3x^4 + x^3 + b_1x^2 + b_0x \mod M(x)$, con $b_i \in GF(2^8)$.
- > En notación matricial:

- > XTIME(B(x)) = XTIME(b_3, b_2, b_1, b_0) = (b_2, b_1, b_0, b_3) = (c_3, c_2, c_1, c_0)
- HASTA AQUÍ PRUEBA INTERMEDIA

AES: Rijndael: objetivos del diseño

- Todas las operaciones que hemos visto anteriormente conforman la base matemática del AES.
- El Rijndael puede tener una tamaño de bloque de 128, 192 y 256 bits, pero en el AES se limita solo a 128 bits.
- > Los principales objetivos de diseño del AES son:
 - Resistente a criptoanálisis diferencial y lineal.
 - Eficacia en diferentes plataformas:
 - Sí que lo es, ya que hemos visto que las principales operaciones que se realizan son desplazamientos y rotaciones de bytes.
 - La idea es una fácil y óptima implementación en "Smart Cards".
 - Código compacto y sencillo.
 - > Fuerte base matemática.

AES, Rijndael: fundamentos del diseño

- Este algoritmo es el nuevo estándar de cifrado simétrico desde 2001.
- No es está basado en el cifrado Feistel, sino en redes de sustitución y permutación (la función directa e inversa son diferentes).

Tamaño de clave (W/B/b)	4/16/128	6/24/192	8/32/256
Tamaño de bloque (W/B/b)	4/16/128	4/16/128	4/16/128
Numero de Rondas	10	12	14
Clave expandida (W/B)	44/176	52/208	60/240

- > El bloque sufre cuatro transformaciones en cada ronda:
 - SubBytes
 - ShiftRows
 - MixColumns
 - AddRoundKey

AES, Rijndael: STATE

- Las diferentes transformaciones del algoritmo operan en un estadio intermedio denominado STATE.
- Supongamos que la cadena de bytes a cifrar viene determinado por la secuencia:
 - $x_0, x_1, \dots, x_n, \text{ con } x_i \in GF(2^8).$
- Supongamos un tamaño de bloque a cifrar de 192 bits (24 bytes), notar por favor que esto es solo posible en el Rijndael (en el AES el tamaño de bloque es siempre 128 bits).
- > Así el STATE para un bloque de 192 bits tendrá el siguiente aspecto (observar el orden de los bytes en el STATE):
 - $N_B = 6$, de manera similar existe un N_K para la clave. x_{12} x_{16} χ_{20} χ_8 a_{00} a_{01} $a_{02} \quad a_{03}$ $a_{04} \quad a_{05}$ χ_5 x_{13} x_{17} a_{10} a_{11} $a_{12} \quad a_{13}$ a_{14} χ_9 χ_{21} a_{15} a_{22} χ_{14} χ_{18} χ_{22} a_{20} a_{21} a_{23} a_{24} χ_2 x_6 x_{10} a_{25} a_{32} a_{31} a_{33} χ_3 χ_7 x_{11} χ_{15} χ_{19} χ_{23} a_{30} a_{34} a_{35}

AES, Rijndael: N_B y N_k

- > Se define el parámetro N_B , para el tamaño del bloque en Rijndael:
 - $> N_B = \frac{longitud\ de\ bloque}{32}$.
- > $N_B = 4 \rightarrow$ tamaño de bloque 128 bits.
- > $N_R = 6 \rightarrow \text{tamaño de bloque 192 bits.}$
- > $N_B = 8 \rightarrow \text{tamaño de bloque 256 bits.}$
- ightharpoonup Se define el parámetro N_k , para el tamaño de clave en AES:
 - $N_k = \frac{longitud\ de\ clave}{32}$.
- > $N_k = 4 \rightarrow$ tamaño de clave 128 bits.
- > $N_k = 6 \rightarrow \text{tamaño de clave 192 bits.}$
- > $N_k = 8 \rightarrow$ tamaño de clave 256 bits.

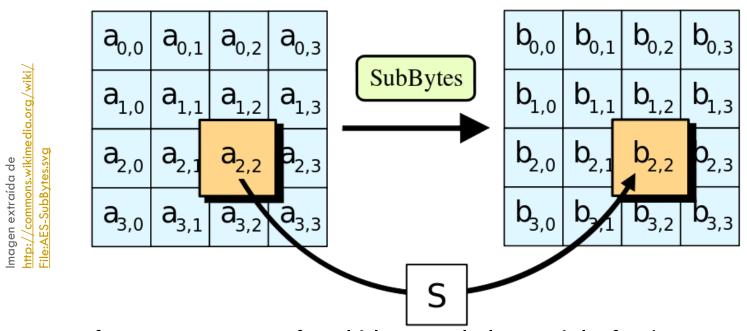
AES, Rijndael: Número de Rondas $N_{ m R}$

> El número de rondas $N_{\rm R}$ para el Rijndael varía en función de $N_{\rm B}$ y $N_{\rm K}$, como se muestra en la siguiente tabla:

$N_{ m R}$	$N_{ m B}=4$	$N_{\rm B}=6$	$N_{\rm B}=8$
$N_{\mathbf{k}} = 4$	10	12	14
$N_{k}=6$	12	12	14
$N_k = 8$	14	14	14

- $ightarrow \,$ Recordar que el AES es solo $N_{
 m B}=4.$
- > Como hemos comentado antes en cada ronda se ejecutan:
 - SubBytes
 - ShiftRows
 - MixColumns (la roda final no ejecuta esta función)
 - AddRoundKey

AES, Rijndael: SubBytes



- > State: transformaciones que sufre el bloque a lo largo del cifrado.
- Caja de sustitución por bytes del bloque.
- Operaciones matemáticas basadas en campos finitos (polinomios de Galois)

AES, Rijndael: SubBytes

- Los pasos para calcular la función "SubBytes" son:
 - 1. Se calcula el multiplicativo inverso para cada $a_{ij} \rightarrow a'_{ij}$ en el STATE en $GF(2^8)$ con $m(x) = x^8 + x^4 + x^3 + x + 1$, el caso especial del byte 00 se trasforma en byte 00.
 - 2. Se aplica la siguiente transformación afín al resultado al byte resultante a_{ij}' :

$$\begin{pmatrix} b_7 \\ b_6 \\ b_5 \\ b_4 \\ b_3 \\ b_2 \\ b_1 \\ b_0 \end{pmatrix} = \begin{pmatrix} 1 & 0 & 0 & 0 & 1 & 1 & 1 & 1 \\ 1 & 1 & 0 & 0 & 0 & 1 & 1 & 1 \\ 1 & 1 & 1 & 0 & 0 & 0 & 1 & 1 \\ 1 & 1 & 1 & 1 & 0 & 0 & 0 & 1 \\ 1 & 1 & 1 & 1 & 1 & 0 & 0 & 0 \\ 0 & 1 & 1 & 1 & 1 & 1 & 0 & 0 \\ 0 & 0 & 1 & 1 & 1 & 1 & 1 & 0 \\ 0 & 0 & 0 & 1 & 1 & 1 & 1 & 1 \end{pmatrix} \begin{pmatrix} a_7' \\ a_6' \\ a_5' \\ a_4' \\ a_3' \\ a_2' \\ a_1' \\ a_0' \end{pmatrix} \oplus \begin{pmatrix} 1 \\ 1 \\ 0 \\ 0 \\ 0 \\ 1 \\ 1 \\ 0 \end{pmatrix}$$

AES, Rijndael: SubBytes

- Realmente esto es como una caja de sustitución para cada byte, ya que cada byte del STATE se trasforma en otro byte.
- De esta forma se obtiene la caja de sustitución S para el AES:
 - $\rightarrow b_{ij} = S box[a_{ij}].$
- > Ejemplo:
 - \rightarrow 9A \rightarrow B8
- Calcular para casa SubBytes (x^7+1) utilizando: Euclides, Euclides extendido y la transformación afín anterior.

	Α	ES	S-	b	o	X	
--	---	----	----	---	---	---	--

	71200 207															
	00	01	02	03	04	05	06	07	08	09	0a	0b	0с	0d	0e	0f
00	63	7c	77	7b	f2	6b	6f	c5	30	01	67	2b	fe	d7	ab	76
10	ca	82	с9	7d	fa	59	47	f0	ad	d4	a2	af	9с	a4	72	с0
20	b7	fd	93	26	36	3f	f7	СС	34	а5	e5	f1	71	d8	31	15
30	04	c7	23	сЗ	18	96	05	9a	07	12	80	e2	eb	27	b2	75
40	09	83	2c	1a	1b	6e	5a	a0	52	3b	d6	b3	29	e3	2f	84
50	53	d1	00	ed	20	fc	b1	5b	6a	cb	be	39	4a	4c	58	cf
60	d0	ef	aa	fb	43	4d	33	85	45	f9	02	7f	50	3c	9f	а8
70	51	аЗ	40	8f	92	9d	38	f5	bc	b6	da	21	10	ff	f3	d2
80	cd	0c	13	ес	5f	97	44	17	c4	a7	7e	3d	64	5d	19	73
90	60	81	4f	dc	22	2a	90	88	46	ее	b8	14	de	5e	0b	db
a0	e0	32	За	0a	49	06	24	5c	c2	d3	ac	62	91	95	e4	79
b0	e7	c8	37	6d	8d	d5	4e	а9	6c	56	f4	ea	65	7a	ae	08
c0	ba	78	25	2e	1c	a6	b4	c6	e8	dd	74	1f	4b	bd	8b	8a
d0	70	Зе	b5	66	48	03	f6	0e	61	35	57	b9	86	c1	1d	9e
e0	e1	f8	98	11	69	d9	8e	94	9b	1e	87	e9	се	55	28	df
f0	8c	a1	89	0d	bf	e6	42	68	41	99	2d	Of	b0	54	bb	16

The column is determined by the least significant nibble, and the row by the most significant nibble. For example, the value $9a_{16}$ is converted into $b8_{16}$.

AES, Rijndael: InvSubBytes

- Los pasos para calcular la función "InvSubBytes" son:
 - 1. Se aplica la siguiente transformación afín inversa a la anterior:

$$\begin{pmatrix} a_7' \\ a_6' \\ a_5' \\ a_4' \\ a_3' \\ a_2' \\ a_1' \\ a_0' \end{pmatrix} = \begin{pmatrix} 0 & 0 & 1 & 0 & 0 & 1 & 0 & 1 \\ 1 & 0 & 1 & 0 & 0 & 1 & 0 & 0 \\ 0 & 1 & 0 & 0 & 1 & 0 & 0 & 1 \\ 1 & 0 & 1 & 0 & 0 & 1 & 0 & 0 \\ 0 & 1 & 0 & 1 & 0 & 0 & 1 & 0 \\ 0 & 0 & 1 & 0 & 1 & 0 & 0 & 1 \\ 1 & 0 & 0 & 1 & 0 & 1 & 0 & 0 \\ 0 & 1 & 0 & 0 & 1 & 0 & 1 & 0 \end{pmatrix} \begin{pmatrix} b_7 \\ b_6 \\ b_5 \\ b_4 \\ b_3 \\ b_2 \\ b_1 \\ b_0 \end{pmatrix} \oplus \begin{pmatrix} 1 \\ 0 \\ 1 \\ 0 \\ 0 \\ 0 \\ 0 \\ 0 \end{pmatrix}$$

2. Se calcula el multiplicativo inverso para cada $a'_{ij} \rightarrow a_{ij}$ en el STATE en $GF(2^8)$ con $m(x) = x^8 + x^4 + x^3 + x + 1$, el caso especial del byte 00 se trasforma en byte 00.

AES, Rijndael: InvSubBytes

- Realmente esto es como una caja de sustitución para cada byte inversa.
- De esta forma se obtiene la caja de sustitución IS para el **AES:**
 - $b_{ij} = IS box[a'_{ij}].$
- > Ejemplo:
 - \rightarrow B8 \rightarrow 9A

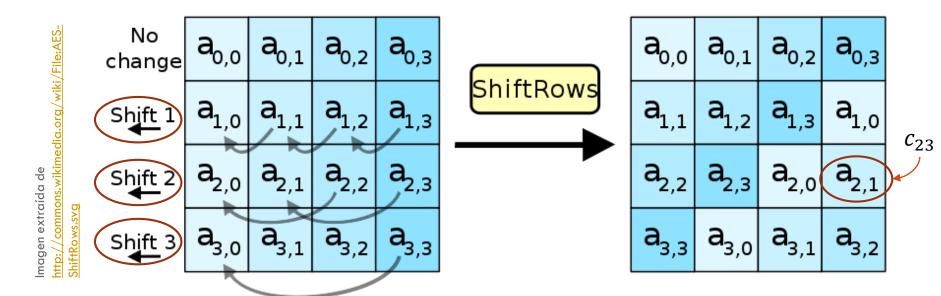
	00	01	02	03	04	05	06	07(08	09	0a	0b	0с	0d	0e	0f
00	52	09	6a	d5	30	36	а5	38	bf	40	а3	9e	81	f3	d7	fb
10	7c	e3	39	82	9b	2f	ff	87	34	8e	43	44	c4	de	e9	cb
20	54	7b	94	32	a6	c2	23	3d	ee	4c	95	0b	42	fa	сЗ	4e
30	08	2e	a1	66	28	d9	24	b2	76	5b	a2	49	6d	8b	d1	25
40	72	f8	f6	64	86	68	98	16	d4	a4	5c	СС	5d	65	b6	92
50	6c	70	48	50	fd	ed	b9	da	5e	15	46	57	а7	8d	9d	84
60	90	d8	ab	00	8c	bc	d3	0a	f7	e4	58	05	b8	b3	45	06
70	d0	2c	1e	8f	ca	3f	Of	02	c1	af	bd	03	01	13	8a	6b
80	За	91	11	41	4f	67	dc	ea	97	f2	cf	се	f0	b4	e6	73
90	96	ac	74	22	e7	ad	35	85	e2	f9	37	e8	1c	75	df	6e
a0	47	f1	1a	71	1d	29	с5	89	6f	b7	62	0e	aa	18	be	1b
b0	fc	56	3e	4b	с6	d2	79	20	9a	db	с0	fe	78	cd	5a	f4
c0	1f	dd	a8	33	88	07	с7	31	b1	12	10	59	27	80	ес	5f
d0	60	51	7f	а9	19	b5	4a	0d	2d	e5	7a	9f	93	с9	9с	ef
e0	a0	e0	3b	4d	ae	2a	f5	b0	c8	eb	bb	3с	83	53	99	61
f0	17	2b	04	7e	ba	77	d6	26	e1	69	14	63	55	21	0с	7d

Inverse S-box

AES, Rijndael: Base del diseño de SubBytes

- Las cajas S del AES están diseñadas para ser resistentes ante los criptoanálisis conocidos.
- El AES fue diseñado para para obtener una baja correlación entre la entrada y la salida cifrada.
- Es decir no hay una función matemática que describa fácilmente la salida en función de la entrada.
- El vector que se suma en las trasformaciones afines es para evitar los puntos fijos de las cajas AES, S-Box(a)=a, ni puntos fijos opuestos, S-Box(a)= \bar{a} .
- \triangleright S-box es invertible: IS-Box[S-Box(a)]=a.
- > Pero no es auto-invertible: S-Box(a) \neq IS-Box(a).

AES, Rijndael: ShiftRows

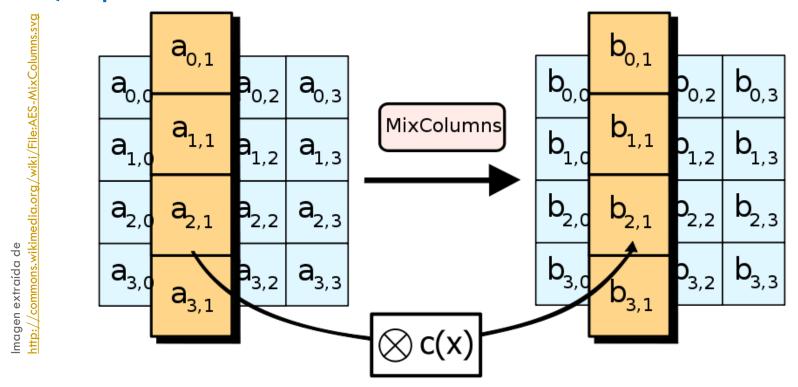


- Los bytes del STATE son rotados por filas, es decir se descolocan los bytes en el state, pero no se cambia su valor.
- Se utiliza la función XTIME que multiplica un polinomio B(x) con coeficientes en $GF(2^8)$ (una fila del STATE) por el polinomio x que vimos anteriormente.

AES, Rijndael: InvShiftRows y Base del diseño de ShiftRows

- El resultado de esta transformación ShiftRows da una matriz resultado C, cuyos elementos $c_{ij}=b_{i(j-c_i)\,mod\,4}$, con $c_0=0$, $c_1=1$, $c_2=2$, $c_3=3$.
- El elemento c_{ij} representa la trasformación de byte c_{ij} , es decir a que posición movemos el b_{ij} :
 - Así el byte b_{23} se trasforma en $c_{23} = b_{2(3-c_2) \mod 4} = b_{2(3+(4-c_2)) \mod 4} = b_{2(3+(4-2)) \mod 4} = b_{2(5) \mod 4} = b_{21}$.
 - \triangleright Es decir en la posición c_{23} está el b_{21} después de aplicar la función "ShiftRows".
- La "InvShiftRows" ejecuta el desplazamiento circular en dirección contraria: $b_{ij}=c_{i(j+c_i)\ mod\ 4}$, con $c_0=0$, $c_1=1$, $c_2=2$, $c_3=3$.
- Esta función hace un buen mezclado de columnas: hay que darse cuenta que en las columnas del STATE es donde se coloca la secuencia de bytes a cifrar.
- > Así esta función mezcla bytes de diferentes columnas.
- Es decir los bytes de una columna se esparcen en el resto de las columnas.

AES, Rijndael: MixColumns



 Cada columna se multiplica por valor fijo o polinomio constante (polinomio de Galois), mezclándose así todos los bytes por columnas.

AES, Rijndael: MixColumns

- Las columnas del STATE son consideradas como polinomios de grado menor o igual que 3 con coeficientes en en $GF(2^8)$, siendo reducido el resultado de las operaciones por el polinomio: $M(x) = x^4 + 1$.
- > Las operaciones esta función se hacen únicamente entre columnas:
 - > Cada columna se multiplica por el polinomio:
 - $C(x) = '03'x^3 + '01'x^2 + '01'x^1 + '02'.$
 - Este polinomio es coprimo con $M(x) = x^4 + 1$, por lo que se puede realizar la transformación inversa.
- Así cada columna se trasforma como:

$$\begin{pmatrix} d_0 \\ d_1 \\ d_2 \\ d_3 \end{pmatrix} = \begin{pmatrix} 02 & 03 & 01 & 01 \\ 01 & 02 & 03 & 01 \\ 01 & 01 & 02 & 03 \\ 03 & 01 & 01 & 02 \end{pmatrix} \begin{pmatrix} c_0 \\ c_1 \\ c_2 \\ c_3 \end{pmatrix}$$
 Se denomina matriz M .

AES, Rijndael: InvMixColumns

- > Para la operación inversa tenemos que buscar $C(x)C(x)^{-1} = '01'$.
- Existe ya C(x) que es coprimo con $M(x) = x^4 + 1$.
- $C(x)^{-1} = '0B'x^3 + '0D'x^2 + '09'x^1 + '0E'$
- Así cada columna se trasforma de manera inversa como:

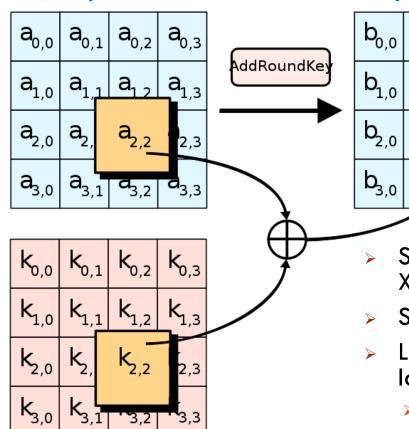
$$\begin{pmatrix} c_0 \\ c_1 \\ c_2 \\ c_3 \end{pmatrix} = \begin{pmatrix} 0E & 0B & 0D & 09 \\ 09 & 0E & 0B & 0D \\ 0D & 09 & 0E & 0B \\ 0B & 0B & 09 & 0E \end{pmatrix} \begin{pmatrix} d_0 \\ d_1 \\ d_2 \\ d_3 \end{pmatrix} \text{ Se denomina } M^{-1}.$$

> Se puede probar que:

AES, Rijndael: Base del diseño de MixColumns

- La elección de los coeficientes '01', '02' y '03' asegura un buen mezclado entre los bytes de cada columna.
- Esta trasformación junto con "ShiftRows", asegura que después de pocas rondas todos los bits de salida dependan de todos los bits de entrada.
- La elección de '01', '02' y '03' se debe también a que hay una gran optimización en la operaciones, ya que son polinomios muy pequeños (1, x y x + 1):
 - > es decir multiplicar por la unidad, o un solo xtime.
- Por otro lado la transformación inversa, "InvMixColumns", es mucho más costosa ya que los polinomios involucran más funciones xtime: '0E', '0B', '0D', y '09'.
- Esto quiere decir que el cifrado es más rápido que el descifrado, pero no hay problema porque para esto existen los modos de operación:
 - CFB, OFB y CTR, en done el algoritmo AES solo se utiliza en su modo de cifrado y nunca se descifra (no se utiliza la función, "InvMixColumns").
 - Otra opción si se quiere utilizar el AES en modo descifrado y que sea rápido, es tener 4 tablas de las 256 posibilidades de la multiplicación de los cuatro polinomios: '0E', '0B', '0D', y '09'.

AES, Rijndael: AddRoundKey



- Se suma la subclave mediante la función XOR.
- Son operaciones a nivel de byte.
- La "InvAddRoundKey" es idéntica ya que la función xor es la propia inversa:
 - $A \oplus A = 0$.

 $b_{0,1}$

 $b_{0,0}$

 $b_{2,0}$

 $b_{3,0}$

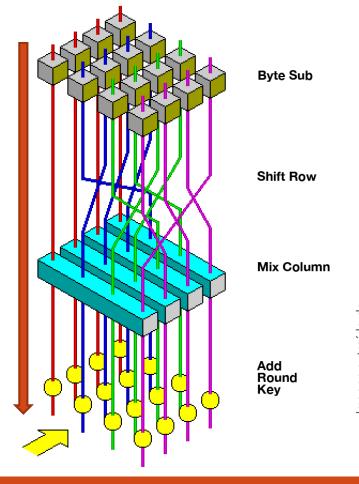
> SubBytes: $b_{ij} = S - box[a_{ij}]$.

> ShiftRows: $c_{ij} = b_{i(j-c_i) \mod 4}$.

 \rightarrow MixColumns: $d = M\bar{c}$.

AddRoundKey: $e_{ij} = d_{ij} \oplus k_{ij}$.

- Para cada función del AES existe su inversa bien definida:
 - InvSubBytes
 - InvShiftRows
 - InvMixColumns
 - AddRoundKey
- Por lo tanto en el descifrado se realiza el proceso inverso con las funciones inversas, que ya hemos visto.



AES, Rijndael: Resumen

- AES-CIFRA (State, K)
 - 1. Expansión de la clave inicial
 - 2. AddRoundKey
 - 3. for i=1 to Rondas-1
 - 1. RondaAES
 - 4. RondaFinalAES
- RondaAES (State, K)
 - 1. SubBytes
 - 2. ShiftRows
 - 3. MixColumns
 - 4. AddRoundKey

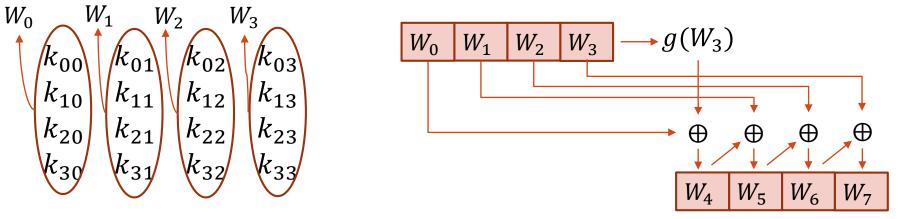
RondaFinalAES (State, K)

- 1. SubBytes
- 2. ShiftRows
- 3. AddRoundKey

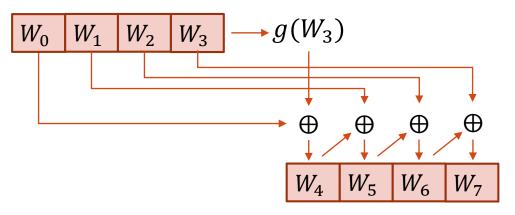
Referencias interesantes:

- FIPS 197
 http://csrc.nist.gov/publications/
 fips/fips197/fips-197.pdf
- Gráfico animado AES http://www.formaestudio.com/rij ndaelinspector/
- Códigos de diferentes cifrados:
 http://embeddedsw.net/Cipher-Reference Home.html

- > En general el número de bits de la clave expandida tiene:
 - \triangleright Número de bits del bloque x (N_R+1).
- Vamos a ver el algoritmo para 128 bits de llave que se utilizan 10 rondas, como se vio en la transparencias del número rondas.
- > Para otros tamaños de clave la expansión es diferente.
- Supongamos que tenemos la clave de 128 bits (se separa en palabras):



Así la subclave para el primer "AddRoundKey" viene determinada por la clave $[W_0, W_1, W_2, W_3]$, y partir de esta se genera la siguiente subclave mediante es te procedimiento.



- Observar que:
 - $ightharpoonup W_4$ depende de la función $g(W_3)$ y la palabra W_0 .
 - $\triangleright W_5$ depende de las palabras W_1 y W_4 .
 - > W_6 depende de las palabras W_2 y W_5 .
 - > W_7 depende de las palabras W_3 y W_6 .

- Así se genera la siguiente subclave para el segundo "AddRoundKey":
 - $\triangleright [W_4, W_5, W_6, W_7].$
- Este proceso se repite para obtener el número necesario de subclaves para todas la funciones "AddRoundKey" del algoritmo.
- > La **función g** consiste en varios pasos:
 - RotWord.
 - SubWord.
 - $3. \quad \bigoplus Rcon$ (suma de una constante al resultado).
- > Supongamos una palabra cualquiera que está compuesta por 4 bytes:
 - $W_i = [b_0, b_1, b_2, b_3].$

> Así $g(W_i)$ se calcula de la siguiente forma:

- 1. RotWord $(W_i) = [b_1, b_2, b_3, b_0]$.
- 2. SubWord[b_1, b_2, b_3, b_0] = $[S-box[b_1], S-box[b_2], S-box[b_3],$

Values of rc_i in hexadecimal

i	1	2	3	4	5	6	7	8	9	10
rc_i	01	02	04	08	10	20	40	80	1B	36

POSIBLE Tarea de Evaluación Continúa: Implementación del

AES en micros de 32 y 8 bits

("smart cards").

AES, Rijndael: Modos de operación

- > Se utilizan los mismo modos de operación ya estudiados en el DES.
- Además de esos modos se utiliza un modo de operación que está basado en Campos de Galois y el modo contador:
 - Galois/Counter Mode (GCM):
 - ➤ NIST Special Publication SP800-38D defining GCM and GMAC.
- Este modo de operación es utilizado mucho hoy en día en los navegadores, ya con este modo el AES se convierte en un cifrador de flujo:
 - Por ejemplo veréis en la seguridad de conexión en el navegador: AES-256-GCM.

POSIBLE Tarea de Evaluación Continúa: Estudio del modo de operación "Galois/Counter Mode (GCM)".