

Proceso para hacer multiplicador de 4 bits

Esta práctica fue bastante laboriosa. Primero tuvimos que hacer los muxes con compuertas lógicas, lo cual fue algo sencillo, ya que lo hemos hecho varias veces, sin embargo, luego empezó lo complicado.

Realizamos un Full y Half Adder, usando muxes, esto tampoco fue tan complicado, pero si fue algo más tedioso, ya que teníamos que comprobar que funcionara de manera correcta.

Al finalizar tuvimos que hacer el multiplicador de 4 bits, con los Half Adders y Full Adders que habíamos realizado nosotros con los muxes. Esto se empezó a volver bastante complicado. Nos guíamos con el link que venía en la práctica, sin embargo, era muy tedioso, por el hecho de que había muchos Full Adders y Half Adders conectados entre si. Cualquier pequeño error hacía que no funcionara correctamente.

Aunque fue tedioso, al final se veía el esfuerzo que le puse a la práctica, además de verse bastante bonito todas las conexiones.