

**TEMPORIZACIÓN DE SEMINARIOS/PRÁCTICAS
TECNOLOGÍA Y ORGANIZACIÓN DE COMPUTADORES.**

SESIÓN	SEMINARIO /PRÁCTICA	DESCRIPCIÓN
1	SEMINARIO 1 (2 HORAS)	Sistemas de numeración usuales en Informática
2	SEMINARIO 2 (2 HORAS)	Representación de información multimedia
3	SEMINARIO 3 (2 HORAS)	Álgebra de conmutación. Funciones de conmutación
4	SEMINARIO 4 (2 HORAS)	Minimización de funciones de conmutación
5	SEMINARIO 5 (2 HORAS)	Introducción al manejo de un simulador y de un entrenador lógico
6	REC. SEM.	RECUPERACIÓN SEMINARIOS
7	PRÁCTICA 1 (2 HORAS)	Análisis y diseño de circuitos combinacionales con puertas lógicas
8	PRÁCTICA 2 (2 HORAS)	Diseño de circuitos aritméticos. Sumadores/Restadores
9	PRÁCTICA 3 (2 HORAS)	Diseño de una unidad aritmético-lógica sencilla
10	PRÁCTICA 4 (2 HORAS)	Funcionamiento de codificadores/decodificadores y multiplexores/demultiplexores
11	PRÁCTICA 5 (2 HORAS)	Comprobación experimental del funcionamiento de los biestables básicos. Implementación y funcionamiento de registros
12	PRÁCTICA 6 (2 HORAS)	Implementación y funcionamiento de contadores y generadores de secuencias
13	REC. PRAC.	RECUPERACIÓN PRÁCTICAS
14	PRÁCTICA 7 (2 HORAS)	Descripción a nivel RT de un computador sencillo