

**МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ
РОССИЙСКОЙ ФЕДЕРАЦИИ**
**ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ**
**НОВОСИБИРСКИЙ НАЦИОНАЛЬНЫЙ ИССЛЕДОВАТЕЛЬСКИЙ
ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ**
Факультет информационных технологий
Кафедра параллельных вычислений

ОТЧЕТ
О ВЫПОЛНЕНИИ ЛАБОРАТОРНОЙ РАБОТЫ

«ВВЕДЕНИЕ В АРХИТЕКТУРУ x86/x86-64»

студента 2 курса, 23202 группы

Пятанова Михаила Юрьевича

Направление 09.03.01 – «Информатика и вычислительная техника»

Преподаватель:
Кандидат технических наук
Владислав Александрович
Перепёлкин

Новосибирск 2024

СОДЕРЖАНИЕ

ЦЕЛЬ.....	3
ОПИСАНИЕ РАБОТЫ	4
ЗАКЛЮЧЕНИЕ.....	5
Приложения 1, 2, 3.	6

ЦЕЛЬ

1. Знакомство с программной архитектурой x86/x86-64.
2. Анализ ассемблерного листинга программы для архитектуры x86/x86-64.

ОПИСАНИЕ РАБОТЫ

Полный компилируемый листинг реализованной программы и команда для её компиляции представлены в приложении 1.

Листинги на ассемблере с описаниями назначения команд с точки зрения реализации алгоритма выбранного варианта представлены в приложении 2 (уровень оптимизации O0) и 3 (уровень оптимизации O3).

Была определена разница в ассемблерных листингах двух уровней оптимизации. См. приложение 3.

ЗАКЛЮЧЕНИЕ

Было проведено знакомство с программной архитектурой x86/x86-64. Проанализирован ассемблерный листинг программы для архитектуры x86/x86-64.

Найдены отличия в ассемблерных листингах оптимизации уровней О0 и О3. Так в О3 отсутствуют вызовы функций (кроме ввода, вывода) – все функции были встроены (инлайнинг) в код; программа работает преимущественно с регистрами, а не со стеком, ведь они быстрее. Далее программа в целом делает меньше обращений в память и меньше сравнений. Стоит отметить, что код был сильно разделен разными лейблами.

С субъективной точки зрения ассемблер после оптимизации стал читаться в разы хуже, однако его понимание оказалось крайне полезным: получилось явно увидеть оптимизационные преобразования программы компилятором.

Приложение 1.

Команды для компиляции:

```
gcc -S main.c -o list_O0.s -O0
```

```
gcc -S main.c -o list_O2.s -O3
```

```
#include <iostream>

long double GetSign(unsigned long long n) {
    return n % 2 == 0 ? 1.0 : -1.0;
}

long double GetPiNumberWithNAccuracy(unsigned long long N) {
    long double res = 0;
    for (unsigned long long i = 0; i <= N; i++) {
        res += (GetSign(i) / (2*i + 1));
    }
    return 4 * res;
}

int main() {
    unsigned long long n;
    std::cin >> n;
    std::cout << GetPiNumberWithNAccuracy(n) << "\n";
    return 0;
}
```

Приложение 2.

Ассемблерный листинг для архитектуры x86-64 с оптимизацией O0

<pre>.file "lab2.cpp" .text #APP .globl _ZSt21ios_base_library_initv #NO_APP .globl _Z7GetSigny .type _Z7GetSigny, @function _Z7GetSigny: .LFB1988: .cfi_startproc endbr64 pushq %rbp .cfi_def_cfa_offset 16 .cfi_offset 6, -16 movq %rsp, %rbp .cfi_def_cfa_register 6 movq %rdi, -8(%rbp) movq -8(%rbp), %rax andl \$1, %eax testq %rax, %rax jne .L2 fldl jmp .L4 .L2: fldl fchs .L4: popq %rbp .cfi_def_cfa 7, 8 ret .cfi_endproc .LFE1988: .size _Z7GetSigny, -._Z7GetSigny .globl _Z24GetPiNumberWithNAccuracyy .type _Z24GetPiNumberWithNAccuracyy, @function _Z24GetPiNumberWithNAccuracyy: .LFB1989: .cfi_startproc endbr64 pushq %rbp .cfi_def_cfa_offset 16 .cfi_offset 6, -16 movq %rsp, %rbp .cfi_def_cfa_register 6 subq \$48, %rsp movq %rdi, -40(%rbp) fldz fstpt -16(%rbp) movq \$0, -24(%rbp) jmp .L6 .L8: movq -24(%rbp), %rax movq %rax, %rdi call _Z7GetSigny movq -24(%rbp), %rax addq %rax, %rax addq \$1, %rax movq %rax, -48(%rbp) fildq -48(%rbp) testq %rax, %rax jns .L7 fldt .LC4(%rip) faddp %st, %st(1) .L7: fdivrp %st, %st(1) fldt -16(%rbp) faddp %st, %st(1) fstpt -16(%rbp) addq \$1, -24(%rbp) .L6: movq -24(%rbp), %rax cmpq %rax, -40(%rbp) jnb .L8</pre>	<pre>// название файла // .globl делает iostream глобально видимой, т.е. все файлы имеют доступ // Аналогично // GetSign() определяется как функция // определяем функцию GetSign() // лейбл LFB показывает, что началось тело функции (local function begin) // Call Frame Information. Директива используется для отладки и обработки искл. // %rbp — это указатель базы, который указывает на базу текущего стекового фрейма. // CFA используется для освобождения стека во время обработки исключений или отладки. // %rsp — указатель стека, который указывает на вершину текущего стекового фрейма. Копируем указатель фрейма, записываем в регистр rbp значение регистра rsp - это будет начало фрейма для локальных переменных. // копируем входное значение (занимающее 8 байт) функции с регистра %rdi (на нем в первую очередь передается) в стек // копируем 8-байтное значение в %rax регистр арифметических операций // побитовый оператор «и» между 1 и регистра %eax (32 битная часть %rax) по сути изолирует младший бит // логическое сравнение %rax и %rax, а далее ветвление: если 1, то L2, иначе (1) помещаем одну из семи часто используемых констант (в формате с плавающей запятой двойной расширенной точности) в стек регистров FPU и запускаем L4 // L2 добавляем 1 в стек и меняем его знак. (т.е., по сути, -1.0 в стеке) // L4 удаляем значение со стека, копируя его в rbp // ret return возвращает значение со стека Таким хитрым образом, побитовой конъюнкцией, была реализована проверка на четность числа // Аналогично инициализируем функцию GetPiNumberWithNAccuracy() // %rsp — указатель стека, который указывает на вершину текущего стекового фрейма. Копируем указатель фрейма, записываем в регистр rbp значение регистра rsp - это будет начало фрейма для локальных переменных. // резервируем 48 байт на стеке вычитанием Копируем в место на стеке (на -40 месте) значение из %rdi (аргумент функции) Загружаем на стек +0.0 Команда fstpt копирует значение из регистра ST(0) в ячейку памяти (long double res = 0) Копируем в место на стеке (на -24 месте) 0 (i = 0) Переходим в L6 Копируем на регистр %rax со стека (i) Передаем значение с %rax в %rdi и вызываем функцию (как раз благодаря %rdi мы передаем в неё значение) GetSign(i) Вновь копируем на регистр %rax со стека (i) Прибавляем тоже самое значение (по сути умножение на 2) Прибавляем 1 (2*i + 1) Результат записываем на стек в -48 Преобразует исходный операнд из целого числа со знаком в формат с плавающей запятой двойной расширенной точности и помещает значение в стек регистров FPU в st(0), а res сдвигается в st(1) По сути преобр. (2*i + 1) в double Сравнивает значения в %rax jns: выполняет переход к метке, если флаг знака не установлен (т.е. число неотрицательное) Это условие всегда выполняется в силу условий задачи кладет в стек FPU значение с .LC4 (очень маленькое число?) Складывает st(0) с st(1) и записывает в st(1) делает ror Делит st(1) на st(0) и записывает в st(1) и делает ror Добавляет на стек FPU значение на -16 месте со стека Складывает st(0) с st(1) и записывает в st(1) делает ror Команда fstpt копирует значение из регистра ST(0) в ячейку памяти (res += ... Прибавляем 1 к стеку (i++) Копируем со стека в арифметический регистр %rax И сравниваем с другой переменной, хранящийся на -40 позиции Если меньше или равно прыгаем в L8 (i <= N)</pre>
--	--

<pre> fldt -16(%rbp) fldt .LC5(%rip) fmulp %st, %st(1) leave .cfi_def_cfa 7, 8 ret .cfi_endproc .LFE1989: .size _Z24GetPiNumberWithNAccuracyy, - _Z24GetPiNumberWithNAccuracyy .section .rodata .LC6: .string "\n" .text .globl main .type main, @function main: .LFB1990: .cfi_startproc endbr64 pushq %rbp .cfi_def_cfa_offset 16 .cfi_offset 6, -16 movq %rsp, %rbp .cfi_def_cfa_register 6 subq \$16, %rsp movq %fs:40, %rax movq %rax, -8(%rbp) xorl %eax, %eax leaq -16(%rbp), %rax movq %rax, %rsi leaq _ZSt3cin(%rip), %rax movq %rax, %rdi call _ZNSirsERy@PLT movq -16(%rbp), %rax movq %rax, %rdi call _Z24GetPiNumberWithNAccuracyy leaq -16(%rsp), %rsp fstpt (%rsp) leaq _ZSt4cout(%rip), %rax movq %rax, %rdi call _ZNSolsEe@PLT addq \$16, %rsp movq %rax, %rdx leaq .LC6(%rip), %rax movq %rax, %rsi movq %rdx, %rdi call _ZStsSt11char_traitsIcEERSt13basic_ostreamIcT_ES5_PKc@PLT movl \$0, %eax movq -8(%rbp), %rdx subq %fs:40, %rdx je .L12 call __stack_chk_fail@PLT .L12: leave .cfi_def_cfa 7, 8 ret .cfi_endproc .LFE1990: .size main, -main .section .rodata .type _ZNSt8__detail30__integer_to_chars_is_unsignedIjEE, @object .size _ZNSt8__detail30__integer_to_chars_is_unsignedIjEE, 1 _ZNSt8__detail30__integer_to_chars_is_unsignedIjEE: .byte 1 .type _ZNSt8__detail30__integer_to_chars_is_unsignedImEE, @object .size _ZNSt8__detail30__integer_to_chars_is_unsignedImEE, 1 _ZNSt8__detail30__integer_to_chars_is_unsignedImEE: .byte 1 .type _ZNSt8__detail30__integer_to_chars_is_unsignedIyEE, @object .size _ZNSt8__detail30__integer_to_chars_is_unsignedIyEE, 1 _ZNSt8__detail30__integer_to_chars_is_unsignedIyEE: .byte 1 .align 16 .LC4: </pre>	<p>Пушим на FPU стек res со стека Пушим на FPU стек .LC5(4) Умножаем ST(0) * ST(1) = 4 * res и pop Освобождаем стек. Так мы восстанавливаем состояние стека и кадра, которые были до вызова Покидаем функцию</p> <p>Определяем функцию main</p> <p>%rsp — указатель стека, который указывает на вершину текущего стекового фрейма. Копируем указатель фрейма, записываем в регистр rbp значение регистра rsp — это будет начало фрейма для локальных переменных</p> <p>Резервируем 16 байт на стеке Защита стека Записываем значение с %rax на стек Обнуляем %eax Записываем эффективный адрес из стека в %rax Записываем %rax в %rdi Записываем значение с std::cin в %rax %rax записываем в %rdi</p> <p>Вызывается функция std::istream::operator>> для считывания входных данных в локальную переменную. (std::cin >> n;)</p> <p>Передаем %rax в %rdi и вызываем функцию GetPiNumberWithNAccuracy()</p> <p>Кладем в %rsp со стека Копируем со стека сопроцессора в %rsp Записываем эффективный адрес std::cout в %rax Передаем %rax в %rdi Вызываем std::ostream::operator<< чтобы вывести double Возвращаем указатель на верхушку стека в начальную позицию Записываем %rax в %rdx Записываем эффективный адрес строки в %rax ('n') Записываем %rax в %rsi (второй аргумент функции) Записываем %rdx в %rdi (первый аргумент функции) Вызов std::ostream::operator<< чтобы вывести строку</p> <p>Устанавливаем возвращаемое значение 0 Записываем в значение со стека в %rdx Защита стека Защита стека Если со стеком всё хорошо то L12</p> <p>Освобождаем стек. Так мы восстанавливаем состояние стека и кадра, которые были до вызова Выход из функции</p> <p>В этой части определяются некоторые доступные только для чтения объекты данных, связанные с преобразованием целых чисел в символьные, что указывает на то, что некоторые целочисленные типы являются беззнаковыми</p>
---	---

<pre>.long 0 .long -2147483648 .long 16447 .long 0 .align 16 .LC5: .long 0 .long -2147483648 .long 16385 .long 0 .ident "GCC: (Ubuntu 13.2.0-23ubuntu4) 13.2.0" .section .note.GNU-stack,"",@progbits .section .note.gnu.property,"a" .align 8 .long 1f - 0f .long 4f - 1f .long 5 0: .string "GNU" 1: .align 8 .long 0xc0000002 .long 3f - 2f 2: .long 0x3 3: .align 8 4:</pre>	
--	--

Приложение 3.

Ассемблерный листинг для архитектуры x86-64 с оптимизацией ОЗ

<pre> .file "lab2.cpp" .text #APP .globl _ZSt21ios_base_library_initv #NO_APP .p2align 4 .globl _Z7GetSigny .type _Z7GetSigny, @function _Z7GetSigny: .LFB2057: .cfi_startproc endbr64 andl \$1, %edi fldl jne .L3 ret .p2align 4,,10 .p2align 3 .L3: fchs ret .cfi_endproc .LFE2057: .size _Z7GetSigny, -._Z7GetSigny .p2align 4 .globl _Z24GetPiNumberWithNAccuracyy .type _Z24GetPiNumberWithNAccuracyy, @function _Z24GetPiNumberWithNAccuracyy: .LFB2058: .cfi_startproc endbr64 fldz movl \$1, %edx xorl %eax, %eax fldl fldl fchs .p2align 4,,10 .p2align 3 .L11: movq %rdx, -16(%rsp) fildq -16(%rsp) testb \$1, %al je .L6 testq %rdx, %rdx js .L13 .L7: fdivr %st(1), %st .L12: addq \$1, %rax faddp %st, %st(3) addq \$2, %rdx cmpq %rax, %rdi jnb .L11 fstp %st(0) fstp %st(0) fmuls .LC5(%rip) ret .p2align 4,,10 .p2align 3 .L13: fadds .LC4(%rip) jmp .L7 .p2align 4,,10 .p2align 3 .L6: testq %rdx, %rdx js .L14 fdivr %st(2), %st jmp .L12 .p2align 4,,10 .p2align 3 </pre>	<p>GetSign() определяется как функция</p> <p>Побитовое и с аргументом функции (n), по сути, изолируем младший бит (который отвечает за четность числа) Загружаем в стек сопроцессора 1 L3 если ZF(zero flag) = не установлен, т.е. если последняя логическая или арифметическая операция не дала 0. Выходим из функции</p> <p>Меняем знак числа (на стеке) на противоположный Выходим. Оптимизация состоит в меньшем количестве обращений в память и сравнений</p> <p>GetPiNumberWithNAccuracy() определяется как функция</p> <p>Загружаем +0 на стек сопроцессора (res = 0 далее результат будет лежать в sp(3)) Передаем 1 в регистр %edx Делаем ксор (искл. или) регистров %eax и записываем в %eax. По сути, обнуляем %eax (eax = i = 0) (оптимизация – вместо стека стараемся использовать более быстрые регистры) Загружаем +1 на стек сопроцессора (оптимизация - появляются две вспомогательные переменные – значения GetSign()) Загружаем +1 на стек сопроцессора Меняем знак числа (st(0)) на противоположный</p> <p>Записываем %rdx в стек на -16 позицию Пушим на стек сопроцессора конвертированное -16(%rsp) в вещ. число Сравниваем младшие 8бит %rax с 1 (ZF = 1 если результат 0) оптимизация: Если младший бит равен 0, то L6 ZF = 1 (по сути проверяем четность - была выполнена подстановка функции GetSign(), чтобы её не вызывать) Сравниваем %rdx, смотрим на знак Если отрицательное, то L13</p> <p>Обратное деление(r): st(1) / st(0) и записываем в st(0) (-1 / (2*i + 1))</p> <p>Складываем 1 с %rax (i++) Складываем st(0) с st(3) (и оставляем там и делаем pop) (res += ...) Складываем 2 с %rdx (оптимизация как бы появился второй счетчик, бегущий по нечетным начиная с 1 (2i + 1)) Сравниваем %rax с %rdi (i <= N) опять же экономим память на стеке Если %rdi больше или равно %rax, то прыгаем в L11 Записываем значение st(0) в st(0) и pop Записываем значение st(0) в st(0) и pop - > эффективно избавляемся от двух верхних значений стека сопроцессора Умножаем st(0) на 4 return 4 * res Выходим из функции</p> <p>Складываем s(0) с .LC4 Прыгаем в L7</p> <p>Сравниваем %rdx с %rdx Если число отрицательное, то L14 Обратное деление(r): st(2) / st(0) и записываем в st(0) (1 / (2*i + 1)) Прыгаем в L12</p>
---	--

<pre> .L14: fadds .LC4(%rip) fdivr %st(2), %st jmp .L12 .cfi_endproc .LFE2058: .size _Z24GetPiNumberWithNAccuracy,.- _Z24GetPiNumberWithNAccuracy .section .rodata.str1.1,"aMS",@progbits,1 .LC7: .string "\n" .section .text.startup,"ax",@progbits .p2align 4 .globl main .type main,@function main: .LFB2059: .cfi_startproc endbr64 subq \$40, %rsp .cfi_def_cfa_offset 48 leaq _ZSt3cin(%rip), %rdi movq %fs:40, %rax movq %rax, 24(%rsp) xorl %eax, %eax leaq 16(%rsp), %rsi call _ZNSi10_M_extractIyEERSiRT_@PLT movq 16(%rsp), %rcx movl \$1, %edx xorl %eax, %eax fldz fldl fldl fchs .p2align 4,,10 .p2align 3 .L21: movq %rdx, 8(%rsp) fildq 8(%rsp) testb \$1, %al je .L16 testq %rdx, %rdx js .L25 .L17: fdivr %st(1), %st .L24: addq \$1, %rax faddp %st, %st(3) addq \$2, %rdx cmpq %rax, %rcx jnb .L21 fstp %st(0) fstp %st(0) fmuls .LC5(%rip) subq \$16, %rsp .cfi_def_cfa_offset 64 leaq _ZSt4cout(%rip), %rdi fstpt (%rsp) call _ZNSo9_M_insertIeEERSoT_@PLT leaq .LC7(%rip), %rsi movq %rax, %rdi popq %rax .cfi_def_cfa_offset 56 popq %rdx .cfi_def_cfa_offset 48 movl \$1, %edx call _ZSt16__ostream_insertIcSt11char_traitsIcEERSt13basic_ostreamI T_T0_ES6_PKS3_1@PLT movq 24(%rsp), %rax subq %fs:40, %rax jne .L26 xorl %eax, %eax addq \$40, %rsp .cfi_remember_state .cfi_def_cfa_offset 8 ret .p2align 4,,10 .p2align 3 </pre>	<p>Складывает s(0) .LC4 Обратное деление(r): st(2) / st(0) и записываем в st(0) (GetSign(i) / (2*i + 1)) Прыгаем в L12</p> <p>main() определяется как функция</p> <p>Резервируем 40 байт на стеке</p> <p>Записываем значение с std::cin в %rdi (сразу в rdi минуя rax)</p> <p>Защита стека Записываем в стек на 24 месте (работаем без rbp) Обнуляем %rax Записываем эффективный адрес из стека в %rsi Вызывается класс из c++ std::string, записываем ввод в N Записываем со стека в %rcx (N)</p> <p>Записываем 1 в %edx Обнуляем %eax Оптимизация: была выполнена подстановка функции GetPiNumberWithNAccuracy (), чтобы её не вызывать Код совпадает с описанным выше</p> <p>Умножаем на st(0)(res)*4 Резервируем 16 байт</p> <p>Записываем эффективный адрес std::cout в %rdi Сохранить вещественное значение st0(res) с извлечением из стека сопроцессора в %rsp (вывод res) Вызываем класс std::ostream Записываем эффективный адрес .LC7 в %rsi Записываем %rax в %rdi(регистр для передачи в функцию) Записывает в %rax значение со стека</p> <p>Записывает в %rdx значение со стека</p> <p>Записывает в 1 %edx</p> <p>Вызывает поток вывода</p> <p>Записывает в %rax значение со стека с позиции 24 Вчитает 64-разрядное значение по адресу памяти %fs:40 из значения в %rax. Прыгаем на L26, если значение в %rax != 0 Обнуляем %eax чтобы return 0 Восстанавливаем начальный указатель на стек</p> <p>Выходим из функции</p>
---	--

<pre> .L25: .cfi_restore_state fadds .LC4(%rip) jmp .L17 .p2align 4,,10 .p2align 3 .L16: testq %rdx, %rdx js .L27 fdivr %st(2), %st jmp .L24 .p2align 4,,10 .p2align 3 .L27: fadds .LC4(%rip) fdivr %st(2), %st jmp .L24 .L26: call __stack_chk_fail@PLT .cfi_endproc .LFE2059: .size main,.-main .section .rodata.cst4,"aM",@progbits,4 .align 4 .LC4: .long 1602224128 .align 4 .LC5: .long 1082130432 .ident "GCC: (Ubuntu 13.2.0-23ubuntu4) 13.2.0" .section .note.GNU-stack,"",@progbits .section .note.gnu.property,"a" .align 8 .long 1f - 0f .long 4f - 1f .long 5 0: .string "GNU" 1: .align 8 .long 0xc0000002 .long 3f - 2f 2: .long 0x3 3: .align 8 4: </pre>	<p>Ошибка на стеке, спасаем программу</p>
---	---