КР1818**ВГ**93

Микросхема представляет собой программируемый 8-разрядный контроллер управления гибкими магнитными дисками. Содержит 5600 интегральных элементов. Корпус типа 2123.40-2, масса не более 6 г.

| 2 3 CS 4 R 5 A0 A1 | FDS | D80 - D81 - D82 - D83 - D84 - D85 - D86 - D87 - | 7 8 9 10 |
|---|-----|---|----------------------------|
| 19 CLR 22 TEST HRDY 24 CLC 26 S 27 RAWR 32 CPRDY 34 TROO 35 IP 36 WPRT DDEN | | | 12 13 14 |
| | | STEP DIRC SL SR | 15 16 17 18 |
| | | RSTB HLD TRY3 WSTB WD | 25 28 29 30 31 |
| 20 ×0V 21 ×5V | | → Z WF/DE | 33 |
| 40 ×12V | | DRQ INTRQ | 38 39 |
| | | BS | 1_ |

Условное графическое обозначение КР1818ВГ93

Назначение выводов: 1 - вход контроля смещения BS; 2 - вход записи \overline{W} ; 3 - вход выбора микросхемы CS; 4 - вход чтения \overline{R} ; 5, 6 - входы адресные шины A0, A1; 7...14 - входы/выходы канала данных DB0...DB7; 15 - выход сигнала шага STEP; 16 - выход сигнала «направление шага» DIRC; 17 - выход сигнала «сдвиг влево» SL; 18 - выход сигнала «сдвиг вправо» SR; 19 - вход установки CLR; 20 - общий; 21 - напряжение питания U_{n1} ; 22 - вход проверки \overline{TEST} ; 23 - вход «готовность магнитной головки» HRDY; 24 - вход тактового импульса CLC; 25 - выход строба чтения RSTB; 26 - вход синхронизации S; 27 - вход считывания входных данных с HГМД \overline{RAWR} ; 28 - вход загрузки магнитной головки HLD; 29 - выход нахождения МГ в дорожке ЧЗ TRY3; 30 - выход строба записи WSTB; 31 - выход записи данных WD; 32 - вход «готовность вычислительного устройства» CRRDY; 33 - вход/выход ошибка записи/разрешения данных $\overline{WF}/\overline{DE}$; 34 - вход установки магнитной головки в «0» \overline{TROO} ; 35 - вход индексного импульса IP;

36 - вход сигнала приема команды записи WPRT; 37 - вход плотности выполняемой операции \overline{DDEN} ; 38 - выход запрос данных DRQ; 39 - выход запрос прерывания INTRQ; 40 - напряжение питания (U_{n2}).

Электрические параметры

| Напряжение питания: | | | | |
|---|--------------|--|--|--|
| - U _{n1} | 4,755,25B | | | |
| - U _{n2} | 11,412,6 В | | | |
| Выходное напряжение высокого уровня, при I ¹ _{вых} = -0,1 мА≥ 2,8 В | | | | |
| Выходное напряжение низкого уровня, при I ⁰ _{вых} = 1,6 мА≤ 0,45 В | | | | |
| Входное напряжение высокого уровня | ≥ 2,6 B | | | |
| Входное напряжение низкого уровня | 0,5+0,8 B | | | |
| Ток потребления: | | | | |
| - от источника U _{п1} | ≤ 65 mA | | | |
| - от источника U _{п2} | ≤ 20 mA | | | |
| Ток утечки: | | | | |
| - по выводам 26, 19, 24, 26, 27, 32, 34, 35 | ≤ ±10 мкА | | | |
| - по выводам 22, 23, 36, 37 | ≤ ±150 мкА | | | |
| Выходной ток в состоянии «выключено» | ≤ ±10 мкА | | | |
| Входная емкость | ≤ 15 пФ | | | |
| Емкость входа/выхода | | | | |
| Емкость нагрузки | | | | |
| Длительность сигнала «запись» | ≥ 350 нс | | | |
| _ | | | | |
| Предельно допустимые режимы эксплуатации | | | | |
| Напряжение питания: | | | | |
| - U _{n1} | 4,755,25 B | | | |
| - U _{n2} | | | | |
| Входное напряжение низкого уровня | 0,5+0,8 B | | | |
| Входное напряжение высокого уровня | | | | |
| Выходной ток низкого уровня | ≤ 1,9 mA | | | |