1. 4-bitowy system pozwala ustawić dowolną liczbę, między 0 a 15 na wejściu.
2. Przycisk reset, przenosi liczbę z wejścia, do układu TIMER
   1. Przycisk ten nadpisuję dowolną liczbę, która aktualnie znajduje się na Timerze
   2. Podukłady (które aktualnie są pod nazwą „test”) zapamiętują, każdy 1, zapisany w nich bit
3. Te podukłady są podpięte to funkcji, która przekształca liczbę, na liczbę o 1 mniejszą, w interwałach zdefiniowanych przez „clock”.
4. Gdy timer dojdzie do 0, rozpoczyna się sygnał dźwiękowy sygnalizujący, że odliczanie czasu się zakończyło.

Obraz zawierający tekst, numer, zrzut ekranu

Opis wygenerowany automatycznie

Obraz zawierający tekst, diagram, zrzut ekranu, numer

Opis wygenerowany automatycznieObraz zawierający tekst, diagram, linia, zrzut ekranu

Opis wygenerowany automatycznief1

f0

Obraz zawierający tekst, diagram, zrzut ekranu, linia

Opis wygenerowany automatycznie

Obraz zawierający tekst, diagram, zrzut ekranu, linia

Opis wygenerowany automatycznief2

f3

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
|  | ***BA*** | | | | |
| ***CD*** |  | **00** | **01** | **11** | **10** |
| **00** | 0 | 0 | 0 | 0 |
| **01** | 0 | 1 | 1 | 1 |
| **11** | 0 | 1 | 1 | 1 |
| **10** | 1 | 0 | 0 | 0 |