# МИНОБРНАУКИ РОССИИ САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ ЭЛЕКТРОТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ «ЛЭТИ» ИМ. В.И. УЛЬЯНОВА (ЛЕНИНА) Кафедра МОЭВМ

### ОТЧЕТ

по практической работе № 4 по дисциплине «Операционные системы»

Тема: Обработка стандартных прерываний

Студент гр. 8383	Степанов В.Д.
Преподаватель	Губкин А.Ф.

Санкт-Петербург 2020

## Цель работы.

Построить обработчик прерываний сигналов таймера на языке Ассемблера.

# Выполнение работы.

- 1. Был написан программный модуль типа .ЕХЕ, который выполняет следующий функции:
  - 1) Проверяет, установлено ли пользовательское прерывание с вектором 1Ch.
  - 2) Устанавливает резидентную функцию для обработки прерывания и настраивает вектор прерываний, если прерывание не установлено, и осуществляет выход по функции 4Ch прерывания int 21h.
  - 3) Если прерывание установлено, то выводится соответствующие сообщение и осуществляется выход по функции 4Ch прерывания int 21h.
  - 4) Выгрузка прерывания по соответствующему значению параметра командной строке /un.

Программа содержит код устанавливаемого прерывания в виде удаленной процедуры INTER. Он выполняет функции:

- 1) Сохраняет значения регистров в стек при входе и восстанавливает при выходе.
- 2) При выполнении тела процедуры накапливает общее суммарное число пребывании и выводит на экран.
- 2. С помощью лабораторной работы №3 посмотрим карту памяти до загрузки прерывания. Результат представлен на рисунке 1. Теперь загрузим пребывании и опять выведем карту памяти. Результат представлен на рисунке 2. В конце выгрузим прерывание и выведем карту памяти. Результат представлен на рисунке 3.

## Контрольные вопросы.

1) Как реализован механизм прерывания от часов?

Системный таймер вырабатывает прерывание INT 8h приблизительно 18,2

```
DOSBox 0.74-3, Cpu speed: 3000 cycles, Frameskip 0, Program: DOSBOX
::\>LAB3 1.COM
Amount of available memory: E6D0
Extended memory: 3000
  0001
area belongs to MS DOS
size of area:
  0002
ree area
size of area:
                0040
  0003
                0100
size of area:
  0004
9192
size of area:
                0090
  0005
size of area:
                E6D0
                          LAB3_1
C:\>_
```

Рисунок 1 – Вывод карты памяти до загрузки прерывания

раза в секунду. При инициализации BIOS устанавливает свой обработчик для прерывания таймера. Этот обработчик каждый раз увеличивает на 1 текущее значение четырехбайтовой переменной, располагающейся в области данных BIOS по адресу 0000:046Ch - счетчик тиков таймера. Если этот счетчик переполняется (прошло более 24 часов с момента запуска таймера), в ячейку 0000:0470h заносится 1. Следующие действие, которое выполняет обработчик прерывания таймера - вызов прерывания INT 1Ch. После инициализации системы вектор INT 1Ch указывает на команду IRET, т.е. ничего не выполняется. Программа может установить собственный обработчик этого прерывания для того чтобы выполнять какие-либо периодические действия. Необходимо отметить, что прерывание INT 1Ch вызывается обработчиком прерывания INT 8h до сброса контроллера прерывания, поэтому во время выполнения прерывания INT 1Ch все аппаратные прерывания запрещены.

```
DOSBox 0.74-3, Cpu speed: 3000 cycles, Frameskip 0, Program: DOSBOX
Amount of available memory: E340
Extended memory: 3000
area belongs to MS DOS
size of area:
   0002
'ree area
size of area:
                0040
   0003
9040
size of area:
                0100
  0004
9192
size of area:
  0005
0192
size of area:
                02E0
                          LAB4
  0006
size of area:
                                                   Interrupt number 0221
   0007
01CB
                          LAB3 1
size of area:
                                                   Interrupt number 0940
```

Рисунок 2 – Вывод карты памяти после загрузки прерывания

2) Какого типа прерывания использовались в работе? int 1Ch — пользовательское прерывание по таймеру (аппаратное) int 10h — видео сервис (программное) int 21h — сервис DOS (программное)

### Выводы.

В ходе лабораторной работы был построен обработчик прерываний сигналов таймера на языке Ассемблер

```
OSBox 0.74-3, Cpu speed: 3000 cycles, Frameskip 0, Program: DOSBOX
C:\>lab4
Interrupt does not instaled
                                                Interrupt number 0091
C:\>lab4/un
C:\>LAB3_1.COM
Amount of available memory: E6D0
Extended memory: 3000
  0001
area belongs to MS DOS
size of area: 0010
  0002
free area
size of area:
               0040
 0003
0040
size of area:
0004
               0100
0192
size of area:
               0090
 0005
0192
size of area:
               E6D0
                        LAB3_1
C:\>_
```

Рисунок 3 – Вывод карты памяти после выгрузки прерывания

# ПРИЛОЖЕНИЕ А КОД ПРОГРАММЫ

```
LAB3CODE SEGMENT
ASSUME CS: LAB3CODE, ds:DATA, es:NOTHING, SS:LAB3STACK
INTER PROC FAR
jmp START
 STR OUT db 'Interrupt number 0000$'
 INTER ID dw 0804h
 KEEP AX dw 0
 KEEP SS dw 0
 KEEP SP dw 0
 KEEP IP dw 0
 KEEP CS dw 0
 PSP SEG dw 0
 INTER STACK dw 128 dup(0)
START:
 mov KEEP SS, ss
mov KEEP SP, sp
mov KEEP AX, ax
 mov ax, seg INTER STACK
 mov ss, ax
 mov ax, offset INTER STACK
 add ax, 256
 mov sp, ax
 push bx
 push cx
 push dx
 push si
push ds
 push bp
 push es
 mov ah, 03h
 mov bh, 00h
 int 10h
 push dx
```

```
mov ah,09h
mov bh,0
mov cx, 0
 int 10h
mov ah,02h
mov bh, 0
mov dh, 17h
mov dl,30h
int 10h
mov ax, seg STR OUT
push ds
mov ds, ax
mov si, offset STR OUT
add si, 20
mov cx, 4
CYCLE:
mov ah, [si]
inc ah
mov [si], ah
cmp ah, ':'
jne END CYCLE
mov ah, '0'
mov [si], ah
dec si
 loop CYCLE
END CYCLE:
pop ds
push es
push bp
mov ax, SEG STR OUT
mov es, ax
mov bp, offset STR OUT
mov ah, 13h
mov al, 1
mov bl, 2h
mov cx, 21
mov bh, 0
 int 10h
```

```
pop bp
pop es
pop dx
mov ah, 02h
mov bh, 0
 int 10h
pop es
pop bp
pop ds
pop si
pop DX
рор сх
pop bx
mov sp, KEEP SP
mov ax, KEEP SS
mov ss, ax
mov ax, KEEP AX
mov al, 20h
OUT 20h, al
IRET
ret
INTER ENDP
INTER END:
CHECK INTER PROC NEAR
push ax
push bx
push si
MOV ah, 35H
MOV al, 1CH
 int 21h
mov si, offset INTER_ID
 sub si, offset INTER
mov ax, es:[bx + si]
 cmp ax, 0804h
 jne CHECK END
mov DOES INTER INSTAL, 1
```

```
CHECK END:
pop si
pop bx
pop ax
ret
CHECK INTER ENDP
;-----
PRINT PROC near
push ax
sub ax, ax
mov ah, 9h
int 21h
pop ax
ret
PRINT ENDP
;-----
CHECK UN PROC NEAR
push ax
push es
mov ax, PSP SEG
mov es, ax
cmp byte ptr es:[82h], '/'
jne CHECK UN END
cmp byte ptr es:[83h], 'u'
jne CHECK UN END
cmp byte ptr es:[84h], 'n'
jne CHECK UN END
mov IS UN, 1
CHECK UN END:
pop es
pop ax
ret
CHECK UN ENDP
;-----
UNSTE INTER PROC NEAR
```

```
CLI
      push ax
      push bx
      push dx
      push ds
      push es
      push si
      mov ah, 35h
      mov al, 1Ch
      int 21h
      mov si, offset KEEP IP
      sub si, offset INTER
      mov DX, es: [bx + si]
      mov ax, es: [bx + si + 2]
      push ds
      mov ds, ax
      mov ah, 25h
      mov al, 1Ch
      int 21h
      pop ds
      mov ax, es: [bx + si + 4]
      mov es, ax
      push es
      mov ax, es:[2Ch]
      mov es, ax
      mov ah, 49h
      int 21h
      pop es
      mov ah, 49h
      int 21h
      pop si
      pop es
      pop ds
      pop dx
      pop bx
      pop ax
      STI
UNSTE INTER ENDP
```

ret

```
;-----
SET INTER PROC NEAR
push ax
push bx
push cx
push dx
push ds
push es
mov ah, 35h
mov al, 1Ch
int 21H
mov KEEP IP, bx
mov KEEP CS, es
push ds
mov DX, offset INTER
mov ax, seg INTER
mov ds, ax
mov ah, 25H
mov al, 1CH
int 21H
pop ds
mov dx, offset INTER END
add dx, 10Fh
mov cl, 4h
shr dx, cl
inc dx
xor ax, ax
mov ah, 31h
 int 21h
pop es
pop ds
pop dx
рор сх
pop bx
pop ax
```

ret

```
SET INTER ENDP
;-----
MAIN PROC
push ds
 xor ax, ax
 push ax
 mov ax, DATA
 mov ds, ax
 mov PSP SEG, es
 call CHECK INTER
 call CHECK UN
 mov al, IS UN
 cmp al, 1
 je UNLOAD INTER
 mov al, DOES INTER INSTAL
 cmp al, 1
 jne CHECK NOT OK
 mov dx, offset INTER INSTAL
 call PRINT
 jmp MAIN END
CHECK NOT OK:
 mov dx, offset INTER DOES NOT INSTAl
 call PRINT
 call SET INTER
 jmp MAIN END
UNLOAD INTER:
mov al, DOES INTER INSTAL
 cmp al, 1
 jne FAIL UNLOAD
 call UNSTE INTER
 jmp MAIN END
FAIL UNLOAD:
mov dx, offset INTER DOES NOT INSTAl
 call PRINT
```

```
MAIN END:
mov ah, 4Ch
int 21h
MAIN ENDP
LAB3CODE ENds
;-----
LAB3STACK SEGMENT STACK
dw 128 dup(0)
LAB3STACK ENds
;-----
DATA SEGMENT
IS UN db 0
DOES INTER INSTAL db 0
INTER INSTAL db 'Interrupt instaled$'
 INTER_DOES_NOT_INSTAl db 'Interrupt does not instaled$'
DATA ENds
;-----
END MAIN
```