МИНОБРНАУКИ РОССИИ САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ ЭЛЕКТРОТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ «ЛЭТИ» ИМ. В.И. УЛЬЯНОВА (ЛЕНИНА) Кафедра МО ЭВМ

ОТЧЕТ

по лабораторной работе №5

по дисциплине «Операционные системы»

Тема: Сопряжение стандартного и пользовательского обработчиков прерываний

Студент гр. 8383	 Дейнега В.Е.
Преподаватель	Ефремов М.А.

Санкт-Петербург

2020

Цель работы.

Исследование возможности встраивания пользовательского обработчика прерываний в стандартный обработчик от клавиатуры.

Ход работы.

Был написан программный модуль типа .ЕХЕ, который выполняет следующие функции:

- 1) Проверяет, установлено ли пользовательское прерывание с вектором 09h.
- 2) Устанавливает резидентную функцию для обработки прерывания и настраивает вектор прерываний, если прерывание не установлено, и осуществляет выход по функции 4Ch прерывания int 21h.
- 3) Если прерывание установлено, то выводится соответствующее сообщение и осуществляется выход по функции 4Ch прерывания int 21h.
- 4) Выгрузка прерывания по соответствующему значению параметра в командной строке /un. Выгрузка прерывания состоит в восстановлении стандартного вектора прерываний и освобождении памяти, занимаемой резидентом. Затем осуществляется выход по функции 4Ch прерывания int 21h.

Обработчик прерываний обрабатывает нажатия таким образом, что заменяет написанные буквы в стиль 1337 т.е. заменяет буквы на похожие цифры. В табл. 1 приведены примеры таких замен.

Таблица 1 – Обработка нажатий

Нажатая	0	4	;	G
клавиша	a	ι	1	8
Записанный в	4	7	1	5
буфер символ	†	,	1	3

Демонстрация работы программы представлена на рис. 1.

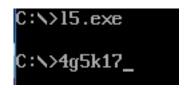


Рисунок 1 – Ввод строки "agskit"

Вывод программы 131.сом, предоставляющей информацию о МСВ блоках представлен на рис. 2.

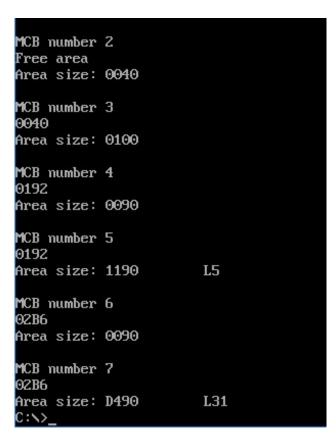


Рисунок 2 – Выполнение 131.сот после выполнения 15.ехе

Попытка еще раз запустить 15.ехе представлена на рис. 3.

```
C:\>15.exe
Interruption loaded already
C:\>_
```

Рисунок 3 – Запуск 15.ехе во второй раз

Далее программа была запущена с параметром /un, результат представлен на рис. 4.



Рисунок 4 — Запуск 15.exe с параметром /un

С помощью программы из лабораторной №3 просмотрим информацию о блоках МСВ, результат выполнения 131.com представлен на рис. 5.

```
C:\>131.com
Availible memory: 648912 B
Extended memory: 15360 KB
MCB number 1
Area belongs to MS DOS
Area size: 0010
1CB number 2
Free area
Area size: 0040
1CB number 3
9040
Area size: 0100
MCB number 4
0192
Area size: 0090
1CB number 5
0192
Area size: E6D0
                       L31
```

Рисунок 5 – Выполнение 131.сот после выгрузки резидента

На рисунке 5 действительно видно, что память резидентного обработчика была освобождена, ранее он занимал блок 5, что видно на рис. 2.

Контрольные вопросы.

1. Какого типа прерывания использовались в работе?

- 1) Программные (int 21h).
- 2) Аппаратные (16h).

2. Чем отличается скан-код от ASCII кода?

Скан-код — код, присвоенный каждой клавише, с помощью которого драйвер клавиатуры распознает, какая клавиша была нажата.

ASCII код – код символа в таблице ASCII символов, необходимый для хранения символов в памяти и печати их на экран.

Выводы.

В ходе выполнения лабораторной работы была реализована программа, загружающая и выгружающая пользовательское прерывание от нажатия клавиш на клавиатуре.

ПРИЛОЖЕНИЕ КОД ПРОГРАММЫ

```
CODE
        SEGMENT
ASSUME CS:CODE,
                    DS:DATA,
                                 SS:ASTACK
INTER
        PROC
                FAR
                INTER_START
        jmp
             SYMB
                                 DB 0
                                 DW 1234h
             SIGNATURE
             KEEP_IP
                                 DW 0
                                     0
             KEEP_CS
                                 DW
             KEEP_PSP
                                 DW 0
    INTER_START:
             push AX
             push
                     BX
             push
                     \mathsf{CX}
             push
                     DX
                     SI
             push
        push
                ES
                DS
        push
                   AX, seg SYMB
             mov
                   DS, AX
             mov
             in AL, 60h
             cmp AL, 14h
             je OUT_T
             cmp AL, 17h
             je OUT_I
      ;
             cmp AL, 18h
             je OUT_O
             cmp AL, 1eh
             je OUT_A
             cmp AL, 1fh
             je OUT_S
             pushf
             call DWORD PTR CS:KEEP_IP
                   INTER_REAL_END
             jmp
             OUT_A:
                   mov SYMB, '4'
                    jmp PROCESSING
             OUT_I:
                   mov SYMB, '1'
```

```
OUT_0:
                     mov SYMB, '0'
                     jmp PROCESSING
              OUT_S:
                     mov SYMB, '5'
                     jmp PROCESSING
              OUT_T:
                     mov SYMB, '7'
              PROCESSING:
                     in
                                 AL, 61h
                            AH, AL
                     mov
                                  AL, 80h
                     or
                     out
                            61h, AL
                            AL, AL
                     xchg
                     out
                            61h, AL
                            AL, 20h
                     mov
                            20h, AL
                     out
              WRITE_SYMB:
                     mov
                            AH, 05h
                            CL, SYMB
                     mov
                            CH, 00h
                     mov
                     int
                            16h
                     or
                                   AL, AL
                     jz
                                  INTER_REAL_END
                            AX, 0040h
                     mov
                            ES, AX
                     mov
                            AX, ES:[1Ah]
                     mov
                            ES:[1Ch], AX
                     mov
                     jmp
                            WRITE_SYMB
              INTER_REAL_END:
                              DS
                     pop
                              ES
                     pop
                                  SI
                     pop
                              DX
                     pop
                              \mathsf{CX}
                     pop
                              ВХ
                     pop
                                   \mathsf{AX}
                     pop
                            AL, 20h
                     \text{mov}
                            20h, AL
                     out
                     IRET
       ret
INTER ENDP
    INTER_END:
INTER_CHECK
                   PROC
                       \mathsf{AX}
              push
              push
                       \mathsf{BX}
              push
                       SI
```

jmp PROCESSING

```
AH, 35h
              mov
              mov
                       AL, 09h
              int
                       21h
                       SI, offset SIGNATURE
              mov
                       SI, offset INTER
              sub
                       AX, ES:[BX + SI]
              mov
                       AX, SIGNATURE
              cmp
              jne
                       INTER_CHECK_END
                       IS LOADED, 1
              mov
       INTER_CHECK_END:
              pop
                       ВХ
              pop
                       AX
              pop
       ret
                    ENDP
INTER_CHECK
INTER_LOAD
                   PROC
         push
                 AX
              push
                       BX
              push
                       \mathsf{CX}
              push
                       DX
              push
                       ES
              push
                       DS
                 AH, 35h
         mov
              mov
                       AL, 09h
              int
                       21h
                       KEEP_CS, ES
              mov
               KEEP_IP, BX
         mov
                 AX, seg INTER
         mov
              mov
                       DX, offset INTER
                       DS, AX
              mov
                       AH, 25h
              \text{mov}
                       AL, 09h
              mov
              int
                       21h
              pop
                            DS
              DX, offset INTER_END
         mov
                       CL, 4h
              mov
              shr
                       DX, CL
              add
                            DX, 10Fh
              inc
                       DX
                       AX, AX
              xor
                       AH, 31h
              mov
              int
                       21h
              ES
         pop
                       \mathsf{DX}
              pop
              pop
                       \mathsf{CX}
                       \mathsf{BX}
              pop
              pop
                       \mathsf{AX}
       ret
```

```
INTER_LOAD
                   ENDP
INTER_UNLOAD
                   PROC
        CLI
              push
                       AX
              push
                       ВХ
              push
                       \mathsf{DX}
              push
                       DS
              push
                       ES
              push
                       SI
              mov
                       AH, 35h
                       AL, 09h
              mov
                       21h
              int
              mov
                     SI, offset KEEP_IP
                     SI, offset INTER
              sub
              mov
                     DX, ES:[BX + SI]
                     AX, ES:[BX + SI + 2]
              mov
              push
                     DS
                       DS, AX
              mov
                       AH, 25h
              mov
                       AL, 09h
              mov
              int
                       21h
                     DS
              pop
              mov
                     AX, ES:[BX + SI + 4]
                     ES, AX
              mov
                     ES
              push
                     AX, ES:[2Ch]
              mov
              mov
                     ES, AX
              mov
                     AH, 49h
              int
                     21h
              pop
                     ES
                     AH, 49h
              mov
              int
                     21h
              STI
              pop
                       SI
                       ES
              pop
              pop
                       DS
                       DX
              pop
                       ВХ
              pop
                       \mathsf{AX}
              pop
       ret
INTER_UNLOAD
                    ENDP
UN_CHECK
                 PROC
        push
                 \mathsf{AX}
                       ES
```

push

```
AX, KEEP_PSP
             mov
             mov
                      ES, AX
             cmp
                      byte ptr ES:[82h], '/'
             jne
                      UN_CHECK_END
             cmp
                      byte ptr ES:[83h], 'u'
             jne
                      UN_CHECK_END
                      byte ptr ES:[84h], 'n'
             cmp
             jne
                      UN_CHECK_END
                      IS UN, 1
             mov
      UN_CHECK_END:
                      ES
             pop
             pop
                      AX
             ret
UN_CHECK
                 ENDP
WRITE_STR
              PROC
                      NEAR
        push
                 ΑX
                 AH, 09h
        mov
        int
                 21h
                 AX
        pop
    ret
WRITE_STR
            ENDP
MAIN PROC
                      DS
             push
             xor
                      AX, AX
             push
                      ΑX
             mov
                      AX, DATA
                      DS, AX
             mov
                      KEEP_PSP, ES
             mov
             call
                      INTER_CHECK
             call
                      UN_CHECK
             cmp
                      IS_UN, 1
                      UNLOAD
             jе
             mov
                      AL, IS_LOADED
                      AL, 1
             cmp
                      LOAD
             jne
                      DX, offset STR_LOADED_ALREADY
             mov
             call
                      WRITE_STR
                      MAIN_END
             jmp
       LOAD:
             call
                      INTER LOAD
             jmp
                      MAIN_END
      UNLOAD:
             cmp
                      IS_LOADED, 1
             jne
                      NOT_EXIST
             call
                      INTER_UNLOAD
                      MAIN_END
              jmp
      NOT_EXIST:
             mov
                      DX, offset STR_NOT_LOADED
                      WRITE_STR
             call
```

```
MAIN_END:
                 AL, AL
           xor
                 AH, 4Ch
           mov
                 21h
           int
     MAIN ENDP
CODE ENDS
ASTACK SEGMENT STACK
   DW 128 dup(0)
ASTACK ENDS
DATA
       SEGMENT
     STR_LOADED_ALREADY DB "Interruption loaded already ",10,13,"$"
     STR_NOT_LOADED DB "Interruption isn't loaded",10,13,"$"
   IS_LOADED DB 0
   IS_UN
                   DB 0
DATA ENDS
END
     MAIN
```