

전자회로 실험 12주차 실험공지

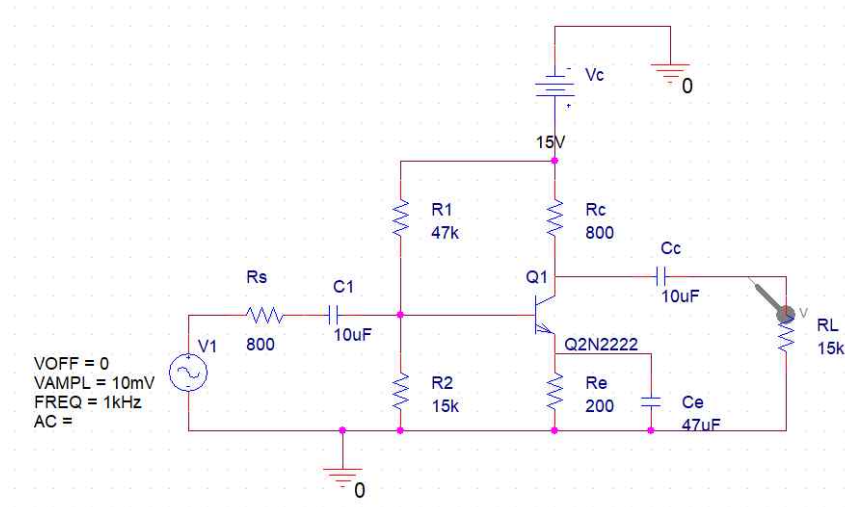
실험일 : 5월 27일~28일

담당 조교 : 강한솔

- ▶ 해당 주차 실험은 실험 교재 “에미터 공통 증폭 회로” 부분(155p~157p)에 해당하는 실험입니다.
- ▶ 반드시 아래에 주어진 전압, 저항, 커패시터를 사용합니다.
- ▶ 해당 주차 예비보고서에는 반드시 **점검문제 1**이 포함되어야 합니다.

실험 1. 에미터 공통 증폭회로

- 아래의 회로를 구성하고, V_s 와 V_{in} 파형을 동시에 출력하고, V_{out} 파형을 출력하시오. 또한 DC 분석과 전압이득을 통해 해당 표를 작성하시오. **파형 출력 시 min, max에 커서를 찍을 것.**



예비 보고서 : 파형1(V_s , V_{in}), 파형2(V_{out}). 표 작성.

	베이스전압 V_B			컬렉터 전류 I_C			컬렉터 에미터 전압 V_{CE}		
베이스 전류	계산	측정	오차	계산	측정	오차	계산	측정	오차

	계산	측정	오차
최대출력전압			
최소출력전압			
전압이득			

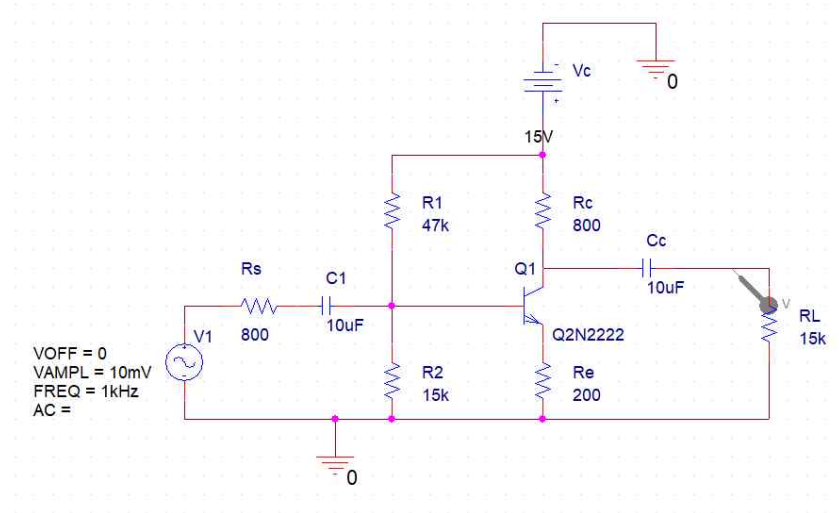
결과 보고서 : 파형1(V_s , V_{in}), 파형2(V_{out}). 표 작성.

	베이스전압 V_B			컬렉터 전류 I_C			컬렉터 에미터 전압 V_{CE}		
베이스 전류	계산	측정	오차	계산	측정	오차	계산	측정	오차

	계산	측정	오차
최대출력전압			
최소출력전압			
전압이득			

실험 2. 에미터 공통 증폭회로(바이패스가 없을 때)

- 아래의 회로를 구성하고, V_{out} 파형을 출력하시오. 또한 전압이득을 통해 해당 표를 작성하시오. **파형 출력 시 min, max에 커서를 찍을 것.**



예비 보고서 : 파형1(V_{out}). 표 작성.

	계산	측정	오차
최대출력전압			
최소출력전압			
전압이득			

결과 보고서 : 파형1(V_{out}). 표 작성.

	계산	측정	오차
최대출력전압			
최소출력전압			
전압이득			

점검 문제 1. 바이패스 커패시터의 역할은 무엇인지 분석하시오.