

实验1 多路选择器的设计及验证

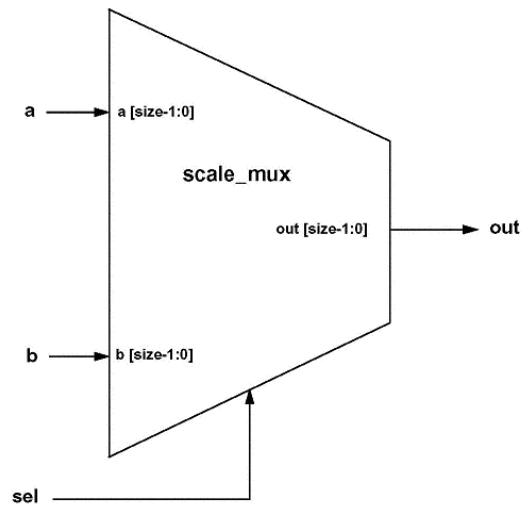


图 mux 的设计框图

实验说明：

- 1、模块名和端口见上图， $sel = 0$ ，选通 a ； $sel = 1$ ，选通 b ； sel 未知，输出不定态；
- 2、使用连续赋值和条件运算符进行设计；
- 3、要求端口使用参数定义，并在测试程序中使用参数重定义；
- 4、测试报告要求显示完整功能。