

实验2 寄存器的设计和验证

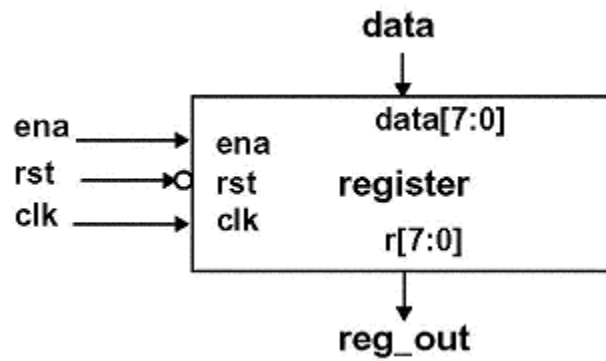


图 寄存器框图

实验说明：

- 1、寄存器可用来实例累加器（ACCUMULATOR）和指令寄存器（Instruction Register）；
- 2、rst 为低电平复位，复位时寄存器输出清零；
- 3、ena 为使能信号，ena 为1 时，在clk 上升沿data 的值将被存入，ena 为0 时，寄存器输出保持不变；
- 4、测试报告需显示完整功能，包括复位（rst）、使能（ena）及数据。