Universidad de Guadalajara Centro Universitario de los Valles



Ingeniería en Electrónica y Computación

Reporte del proyecto:

Evolución de voltaje

Presentado por:

Ignacio Andrade Salazar

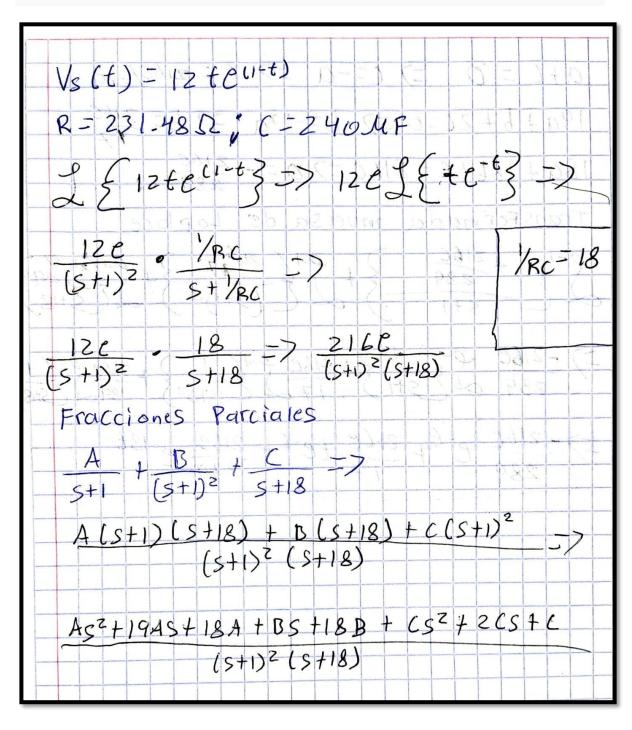
Profesor

Dr. Alan Cruz Rojas

Ameca, Jalisco, 17 de septiembre del 2023

Evolución de voltaje

Determine la evolución en el voltaje en el capacitor al estimular al circuito RC de primer orden con el siguiente voltaje en la fuente. V_s(t)=12*t*e(1-t)



 $a+c=0 \implies c=-a \implies c=\frac{216c}{289}$ $19a+b+2c=0 \implies b=-17a \implies b=\frac{216c}{17}$ $18a+18b+c=\frac{216c}{289} \implies c=\frac{216c}{289}$ Transformada inversa de Laplace $e^{-1}\left(-\frac{216c}{289}\right) + e^{-1}\left(\frac{2166}{5+1}\right)^{2} + e^{-1}\left(\frac{2166}{5+18}\right)^{2}$ $\Rightarrow -216c + e^{-1}\left(\frac{1}{5+1}\right)^{2} + e^{-1}\left(\frac{1}{5+1}\right)^{2} + e^{-1}\left(\frac{1}{5+18}\right)^{2}$ $\Rightarrow -216c + e^{-1}\left(\frac{1}{7}\right)^{2} + e^{-1}\left(\frac{1}{7}\right)^{2} + e^{-1}\left(\frac{1}{7}\right)^{2}$ $\Rightarrow -216c + e^{-1}\left(\frac{1}{7}\right)^{2} + e^{-1}\left(\frac{1}{7}\right)^{2}$

Gráfica

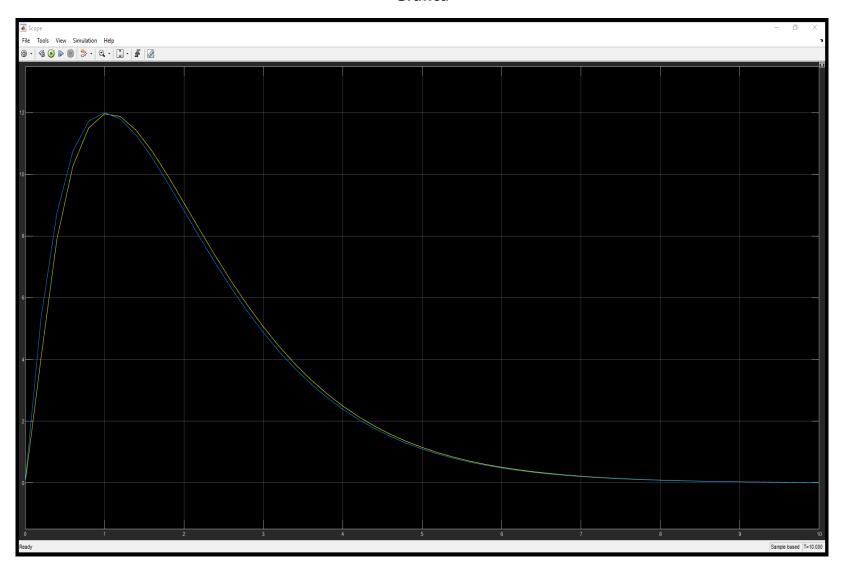


Diagrama simulink

