## 筆試測驗試題

#### 注意事項

- A. 請檢查並確認座位編號與作答卷編號是否相同。
- B. 測驗開始前不可翻閱本試題內容。
- C. 測驗開始時,請詳閱下列說明。

#### 說明:

- 1. 本測驗實施方式區分為筆試測驗與實作測驗,本試題為筆試測驗試題。
- 2. 本試題內容為 20 題單選題,以單面印製,連同本頁封面共計 5 頁。
- 3. 作答前,請檢查本試題。若有缺頁、污損、或印刷不清等影響作答之情 形,請立即向監試工作人員提出更換。
- 4. 請作答於作答卷,未將答案書寫於作答卷標示或指定位置者不予計分。
- 5. 本試題之單選題若答錯不倒扣分數。
- 6. 本試題應與答案紙一併繳交;未繳交試題者不予計分。

### 晶心開發系統中級檢定測驗 108 年度 H1 考試題

#### I. 筆試測驗試題

[單選題,答錯不倒扣分數]

- **1.** 使用 IDE tool AndeSight™, 透過下列哪一個功能可以將既有的程式進行分析與統計作為評估參考:
  - (A) Debugging
  - (B) Profiling
  - (C) Import
  - (D) Export
- 2. 下列何者不可稱為即時作業系統 (RTOS)?
  - (A) Windows XP
  - (B) uC/OS II
  - (C) Free RTOS
  - (D) Nucleus
- 3. 下列所述,哪一個不是 Wearable device 最重要的三技術之一?
  - (A) Internet (上網)
  - (B) Man-machine interface (人機介面)
  - (C) Sensors (感應器)
  - (D) OS (作業系統)
- 4. N968 的 IVIC mode 最高支持幾個 hardware interrupt source?
  - (A) 2
  - (B) 6
  - (C) 10
  - (D) 16r
- 5. 下列程式開發的四個步驟順序何者正確:
  - (A) Editor -> Compiler -> Linker -> Execute
  - (B) Compiler -> Editor -> Linker -> Execute
  - (C) Editor -> Linker -> Compiler -> Execute
  - (D) Editor -> Compiler -> Execute -> Linker
- **6.**下列何著功能不屬於 AndeSight™ STD v2.0 裡能夠操作的特性?
  - (A) Chip Profile
  - (B) In system program (ISP)
  - (C) Burning netlist
  - (D) Simulator

### 晶心開發系統中級檢定測驗 108 年度 H1 考試題

#### I. 筆試測驗試題 (續)

[單選題,答錯不倒扣分數]

- 7. 下列哪一個項目不是當前 SOC 產品發展的趨勢?
  - (A) 低耗電
  - (B) 多重應用格式
  - (C) 簡易超控介面
  - (D) 發展時程拉長
- 8. 下列何者敘述是描述 standby 指令 ?
  - (A) 命令 CPU 讀取資料
  - (B) 命令 CPU 做乘加運算
  - (C) 命令 CPU 跳躍
  - (D) 命令 CPU 進入省電模式
- 9. 下列開發板中何者是使用 N801 CPU?
  - (A) ADP-AG102-UP
  - (B) ADP-AG101
  - (C) ADP-WT95F064
  - (D) ADP-M2C8001
- 10. 下列何者 CPU 沒有支援 32GPR?
  - (A) N8
  - (B) N9
  - (C) N10
  - (D) N13
- 11. 下列使用 AndesCore 電子產品中,那一組是量產的產品?
  - (A) 行車記錄器、血糖計
  - (B) 5" touch panel control · MT7681 WiFi module
  - (C) Smart watch · Sensor Hub
  - (D) 以上皆是

### 晶心開發系統中級檢定測驗 108 年度 H1 考試題

#### I. 筆試測驗試題 (續)

[單選題,答錯不倒扣分數]

- 12. CPU 的機械週期(machine cycle)不包含哪些步驟:
  - (A) 提取(fetch)
  - (B) 寫入(write)
  - (C) 解碼(decode)
  - (D) 執行(execute)
- 13. AndesCore™ 的指令不支援下列哪些 Data Type 的運算?
  - (A) Bit (1-bit)
  - (B) Nibble (4-bit)
  - (C) Word (32-bit)
  - (D) 32-bit Single Precision Floating-point (32-bit)
- 14. 下列何者不是現有 Andes 指令版本(instruction version):
  - (A) V3
  - (B) V2m
  - (C) V3m
  - (D) V5m
- **15.** 物聯網(IoT)是未來的電子趨勢,CPU 在 IoT 扮演關鍵技術,採用 CPU 時下列何者並不最重要考慮技術核心:
  - (A) 高性能 (High performance)
  - (B) 超低功耗 (Ultra low power)
  - (C) 安全性 (Security)
  - (D) 圖形加速 (Graphical)
- 16. ADP-XC7KFF676 開發板內的 FPGA 可以燒入那些 CPU core?
  - (A) N801
  - (B) N968
  - (C) N1068
  - (D) N25
  - (E) 以上皆是

# 晶心開發系統中級檢定測驗 108 年度 H1 考試題

I.	筆試測驗試題	(續)
----	--------	-----

1.	丰試測驗試閱 (領)	[畢選題,答錯不倒扣分數]	
17.	下列何者 CPU 是 2-stage pipeline?		
	(A) N22		
	(B) N25		
	(C) NX25		
	(D) AX25		
10	下列電子產品中何者不是使用 N9 系列 C	סווס	
10.		ru ;	
	<ul><li>(A) MCU Motor control</li><li>(B) Smart watch</li></ul>		
	(C) CAR Event Recorder		
	(D) Bluetooth		
	(b) Blactooth		
19.	下列 Andes 指令版本何者是屬於 RISC-V	7 指令級架構?	
	(A) V1	44 (	
	(B) V3		
	(C) V3m		
	(D) V5		
20.下列何者不是啟動 AndeSightV2.0 所需要 License 的方式?			
	(A) Set password by yourself		
	(B) Floating		
	(C) Node-locked		
	(D) Activation code		

(筆試考題 -完-)