

Bài 6:

Số chu kỳ miss/1 IC:

$$\text{I-cache} = 0.05 * 100 = 5 \text{ cycles}$$

$$\text{D-cache} = 0.1 * 0.1 * 100 = 1 \text{ cycle}$$

=> Tổng cycles cho I và D cache trong 1 IC = 6 cycles

$$\text{CPI theo đề} : 1004/1000 = 1.004$$

$$\Rightarrow \text{CPI trung bình} = 1.004 + 6 = 7.004$$