

# THỰC HÀNH VI XỬ LÝ – VI ĐIỀU KHIỂN

GVHD: Trần Hoàng Lộc

## BÀI THỰC HÀNH 01:

### CỘNG 2 SỐ 32 BIT TRÊN VI XỬ LÝ 8086

#### I. Sinh viên chuẩn bị

- Sinh viên thực hiện việc cài đặt phần mềm emu8086 được chia sẻ ở trên course

#### II. Nội dung thực hành

##### 1. Tham khảo example:

- Sinh viên mở File >> example >> add/subtract
- Chạy thử, dựa vào instruction set mô tả hoạt động của nó
- Biết các sử dụng lại đoạn mã print ra màn hình của chúng

##### 2. Viết một chương trình cộng 2 số 32 bit.

#### III. Bài tập

Thực hiện chương trình trừ 2 số 32 bit

#### IV. Báo cáo

**Nén các file thiết kế và file báo cáo vào 1 file đặt tên như sau:**

**[<LAB...>]-[<MSSV>]-Họ và tên**

File báo cáo yêu cầu gồm những nội dung sau:

1. Mô tả cách thức hoạt động của code mẫu
2. Lưu đồ giải thuật xử lý chương trình cộng 2 số 32 bit.
3. Giải thích cách thức hoạt động của thuật toán, kèm theo 1 video (gửi link Google Drive, set quyền truy cập cho “bất kì người nào có link”) để chứng minh thuật toán hoạt động.

THỰC HÀNH VI XỬ LÝ – VI ĐIỀU KHIỂN

GVHD: Trần Hoàng Lộc

Họ và tên sinh viên thực hiện:

Mã số sinh viên:

---

BÁO CÁO THỰC HÀNH SỐ . . .

<TÊN BÀI THỰC HÀNH>

- I. Nội dung 1
- II. Nội dung 2
- III. Bài tập (nếu có)
- IV. Tài liệu tham khảo