



GRUNDSCHALTUNGEN DER LEISTUNGSELEKTRONIK

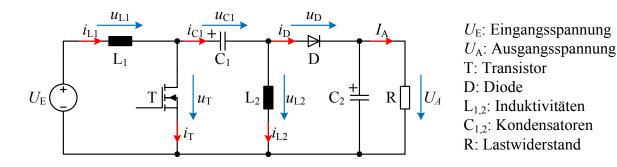
ÜBUNG

Inhalte:

- Überblick SEPIC-Wandler
- Berechnung eines SEPIC-Wandlers

1 Überblick SEPIC-Wandler

Der "Single Ended Primary Inductance Converter" ist ein Gleichstromsteller ohne galvanische Trennung, der aus einer Eingangsgleichspannung $U_{\rm E}$ eine Ausgangsgleichspannung $U_{\rm A}$ erzeugt. Diese kann je nach Tastverhältnis größer oder kleiner als die Eingangsspannung sein, ist aber wie die Eingangsspannung stets positiv. Energiefluss ist nur in einer Richtung möglich.



Die Funktion der Schaltung beruht auf dem periodischen Ein- und Ausschalten des Transistors T und ähnelt in Aufbau und Funktion dem Hochsetzsteller. Während der Einschaltzeit $T_{\rm e}$ nimmt der Strom in L_1 zu, es wird Energie in der Drossel gespeichert. Während der Ausschaltzeit $T_{\rm a}$ wird der Strom dann durch den Kondensator C_1 und die Diode D zur Last getrieben. Die Induktivität L_2 sorgt dafür, dass C_1 während der nächsten Einschaltphase wieder etwas entladen wird, um einen im Mittel konstanten Spannungswert zu halten. Der Strom $i_{\rm L2}$ ist bei der eingezeichneten Zählpfeilrichtung stets negativ.

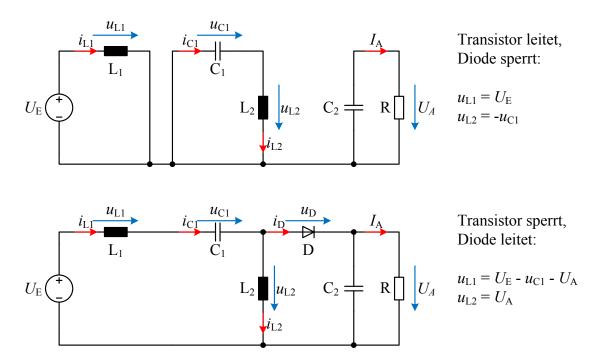
Es lässt sich zeigen, dass sich der Kondensator C₁ im Mittel auf den Wert der Eingangsspannung auflädt. Bei ausreichender Kapazität wirkt er so als in Reihe geschaltete Gleichspannungsquelle und erlaubt dadurch das Erreichen von Ausgangsspannungen, die kleiner als die Eingangsspannung sind.

Zur Herleitung der mathematischen Zusammenhänge zwischen Eingangs- und Ausgangsspannung und den Schaltzeiten $T_{\rm e}$ und $T_{\rm a}$ im eingeschwungenen Zustand werden folgende Vereinfachungen getroffen:

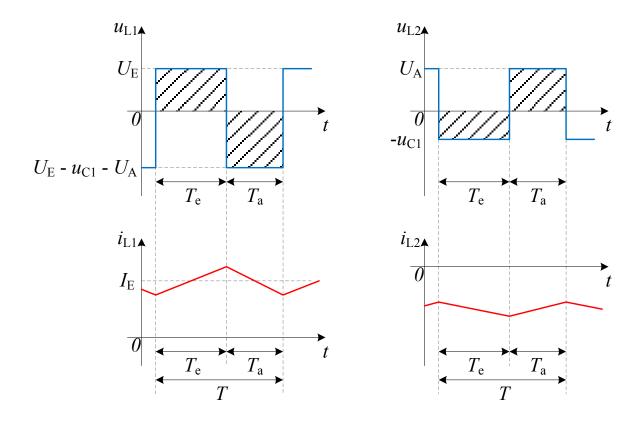
- Alle Bauteile werden als ideal, also nicht verlustbehaftet, angenommen.
- Ein- und Ausgangsspannung sowie die Last R sind konstant.
- L₂, C₁, C₂ sind sehr groß.

Aufgrund der über C_1 anliegenden Spannung kann davon ausgegangen werden, dass die Diode D stets sperrt, wenn T leitet. Solange die Schaltung nicht lückt, ist die Diode dann wiederum genau solange leitend, wie der Transistor sperrt.

Während der Ein- und Ausschaltzeiten des Transistors T gelten somit folgende Zusammenhänge:

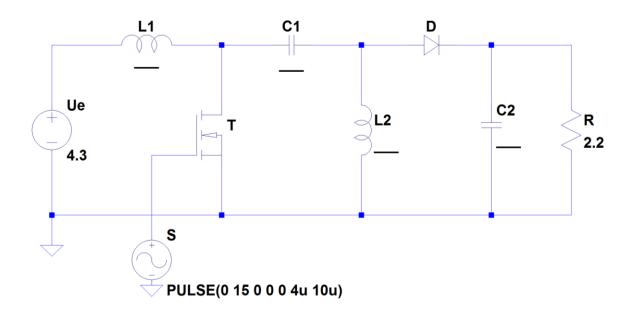


Im eingeschwungenen Zustand müssen die Spannungs-Zeit-Flächen über den Induktivitäten im zeitlichen Mittel Null betragen. Es ergeben sich zwei Gleichungen, aus denen u_{C1} eliminiert werden kann. Anschließend kann nach dem Verhältnis U_A/U_E aufgelöst werden.



2 Auslegung eines SEPIC-Wandlers

.tran 0 10m 0 10n



Der abgebildete SEPIC-Wandler soll in einem Smartphone eingesetzt werden. Die Lithium-Ionen-Zelle liefert eine Spannung von 2,5 V bis 4,3 V, für diverse Digitalelektronik werden konstante 3,3 V benötigt. Die Schaltung wird maximal mit 5 W belastet.

Zunächst gegeben:

 $U_{\rm E} = 2.5..4.3 \text{ V}$

 $U_{\rm A}$ = 3,3 V $P_{\rm A.max}$ = 5 W

 $L_1 = 100 \mu H$

 $L_2 = \infty$

 $C_1 = \infty$

 $C_2 = \infty$

 $f_s = 100 \text{ kHz}$

Alle Bauelemente sollen als ideal angenommen werden!

Gefragt:

- a) Berechnen Sie das Tastverhältnis $D = T_e/T$ für minimale und maximale Eingangsspannung!
- b) Wie groß ist der Eingangsstrom i_{L1} bei maximaler Eingangsspannung? Wie sieht sein Verlauf aus? Wie groß ist der Ripple? Welchen Vorteil hat ein kleiner Stromripple?
- c) Zeichnen Sie den Verlauf der Spannung und des Stromes ($L_1 = \infty$) der nun endlichen Kapazität C_1 . Berechnen Sie deren Wert für den Fall, dass der Ripple 1 V beträgt.
- d) Für welche Spannung muss C1 dimensioniert werden?
- e) Wie klein darf die Drossel L₁ werden, damit der Steller bei maximaler Eingangsspannung gerade nicht lückt?

a)

Während $T_{\rm e}$ gilt: $U_{\rm e}$ = $U_{\rm e}$ = $U_{\rm e}$ = $U_{\rm e}$

während T_a gilt: $U_{L_1} = U_{L_2} - U_{L_3} = U_{L_3} = U_{L_3}$

Die Spannungszeitflächen über den beiden Drosseln während Aus- und Einschalten des Transistors müssen jeweils Null ergeben. Daraus folgt für L₁ und für L₂:

Tein le = Tans Me-Man le - Tans Man le = Tans Man Tans = T-Tein le = Tous Man le = 2,5 V / 4,3 V Ma=3,3 V Un = Tein Tein = 1,32/0,777

We = Tans 1-Tein = 1,32/0,777

=> Tein = 5,68/4>34 us

Die minimale Einschaltdauer $T_{e,min}$ ergibt sich für maximale Eingangsspannung und die maximale Einschaltdauer $T_{e,max}$ für minimale Eingangsspannung:

Temax = 5,68 US

Daraus resultieren die Tastverhältnisse $D = T_e/T$:

b)Der mittlere Eingangsstrom errechnet sich aus dem Leistungserhaltungsgesetz:

$$\frac{1}{2} = \frac{P_{A} \cdot max}{Ue \cdot max} = \frac{5W}{40.3V}$$

$$\frac{1}{2} = \frac{P_{A} \cdot max}{Ue \cdot max} = \frac{5W}{40.3V}$$

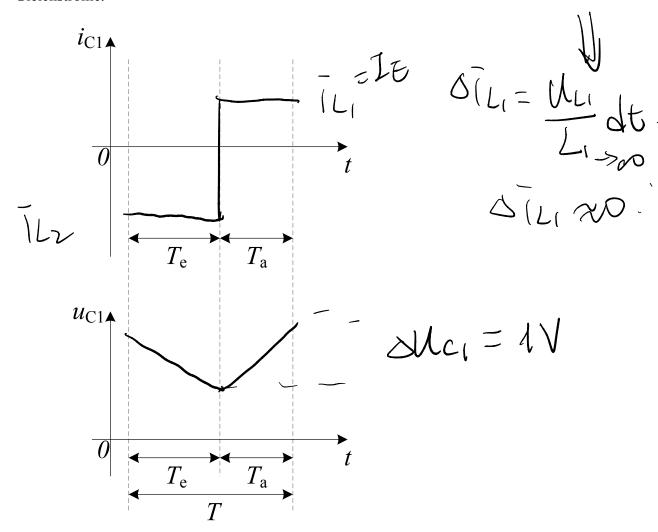
$$= 1,16A$$

$$\frac{1}{100} = \frac{1}{100} = \frac{1$$

Den Ripple berechnet man aus der Spulengleichung:

c) 假设在这种情况下,电感L1与L2一样具有无限大的值,则流入和流出电容器C1的电流不再具有纹波=>直流电。

Mit der Annahme, dass die Induktivität L_1 für diesen Fall ebenso wie L_2 einen unendlich großen Wert bekommt, haben die Ströme aus und in den Kondensator C_1 keinen Ripple mehr => Gleichströme.



Die erforderliche Kapazität ergibt sich aus der Kondensatorgleichung:

$$C = C_1 \cdot \frac{dU_{C_1}}{dt}$$

$$SU_{C_1} = \frac{1}{C_1} \cdot \frac{1}{SU_{C_1}}$$

$$C_1 = \frac{1}{SU_{C_1}} \cdot \frac{1}{SU_{C_1}} = \frac{1.16A \cdot 5.5U_{S}}{1U}$$

$$= 6.46 \text{ MJ}$$

Die Betriebsspannung des Kondensators C₁ ist gleich der Eingangsspannung:

: DL = 21z = 2x 1, 16A = 2, 82A

=> 21 = U21 Te, min

= lemax Tesmin

= 8,3V. 2,36ms = 8,3V. 2,36ms