软件工程专业2026届 1 班的58姓名村建中第 9组 同组人员到海区 课程名称 拔入大系统导伦实验名称 LED 控制实验 实验日期 2004年 10 月 15日 [实验用的] 小掌握利用SOC7中的X芯片地址总线扩展的I/O驱动LED显示 2.3触ARM芯片中利用总线扩展2/0口的使用方法 [家验设备] 1. 硬件: Embest Edukit-IV平台. ULINK 21方真高至14. Pofn J. 软件, Wision IDE for ARM集成开发环境, Windows 7. Hyper Terminal for um 7. L家验原理7 1. 片选信号的产生 Folukit·IV配备35个1705/,其中4个(SYSLFDINSYS LED4)可由用户进行编程控制,其状态通过打展接口 1/0 格口实现 片选信号 (cs. chip Select)的作用: 当多个芯片连接 朴同-总线上时,需要通过 H选信号来区分当前由明丁 芯片处理总统上的数据和地址 通过318译码器将A18-A20打展为7个外设以选信 号OSI至OST,其中OSS. CS6. CST用于控制总线打展输 出芯片74HCST3的14选信号 2. 强酒信号 OLE 和15的产生 CSS. CSG.CST3个片选信号和写使能信号(WE)通过 74HO320丁或门输出一下选通信号01E为低电平 74HC370下输出的0LE选通信号铃过74HC04分别 得到高电平的上下选通信号,后再连接到扩展输出

软件工程专业2026届 1 班次可S&名标业第 9组 同组人员训练仪 课程名称被入大年统年的实验名称 1 ED 控制实验 实验日期2024年 10 月 15日 芯片74HC5]3. 3.向上的写入数据 芯片74VHC573 D7的选通信号物理地址为0x21180000. 访问该地址即可控制其硬件资源 可以将其视为一个 简单寄存器. 寄存器地址为DXXIIBOVOV 其中低4位用 牙控制 47150灯 通过访问这个寄存器地址,并对其 低4位设置高/低电平,便可控制相应的4个L的灯 的意页状态 4.1501-4连档3代 LED 1-4这四个LED采用艾阳极接流,并与SYSLED14 引脚的高低电平来调节170的状态:当输出高电平时 LED 熄灭,当输出低电平时.LED点意 [实验的强] 人准备实验环境 2. 年の接收投置 3. 打开实验倒程 4. 观察交验结果 Expand I/O (Diode Led) Test Example please look at the LEDS [家殓以码] 编程练习:要实现不同的LED显示方式,可以通过改变 1的的竞交顺序和时间间隔,可以通过调整for循环的

教件2年3专业2006届 1 班25058姓名科维中第 9组 同组人员刘科文(文 课程名称数入大系统导抱实验名称 LFD 控制实验 实验日期 2079年 10 月达日 次极(砂延时)或更改LEDADOR寄存器的值来改变LED 的兔灰顺序 1. 强丁亮灭. 每个上扔持续更长时间 void led-alternate (void) int i; int patterns[4]={oxff, oxfc, oxf8, oxf0}; for (1=0; 1<4; i++) LEDADDR = patterns[i]: delay (500) LED ADDR = OXFF ; delay (500); 7. 会意后依次熄灭 void led-all-on-then-off (void) int is LEDADDK = OX OD; delay (1000); for Li=0xFE: i <= 0xFo ; i <= 1) LEDAODK =1; delay (300); LEDADDR = OXFF;

教件278专业2026届 1 班对可能名本的本席 9组 同组人员刘强仪 课程名称我入大系统年已实验名称 LED 控制实验 实验日期 2014年 10 月15日 3.150依次高更, 的成循环效果 wid led-chase (void) int i> unsigned char pattern = bxFE; for li =0; i<8; i++) LFDADDR = pattem; pattern = (pattern (21) | 0x01; delay (200); LEDADOR = OXFF; delay (500); 「实验小结」 在本次实验中,我们利用S3C2410X芯片的地址总线前 展工10接口成功部动了1日口显示. 酒过对地址寄存品 DX21180000 的活词、我们可以直接控制平台与47150 以[1401-4]的是及、实验采用了Embest Edukit-IV开发 平台、面过ARM芯片打展总线 1/0 口京批对LED的精准 控制 我们通过没定片选信号OSJ. CS6和OS7. 与罗伊能 信号WE弦会通过74HC573芯片的选强信号控制发光 2报管的意见状态,具体的高更成为1501依太点

亳别 Lto 4, 附后依次熄灭, 再全部总元、全部熄灭 整个世科循环进行,实验达到了张期目标 实验过程仅成进一步3种和掌握3ARM芯片通过总 线扩展1/0口来驱动外设的操作方法,并对片选信号 罗使能信号以及总线扩展电路的工作原理有3更深入的