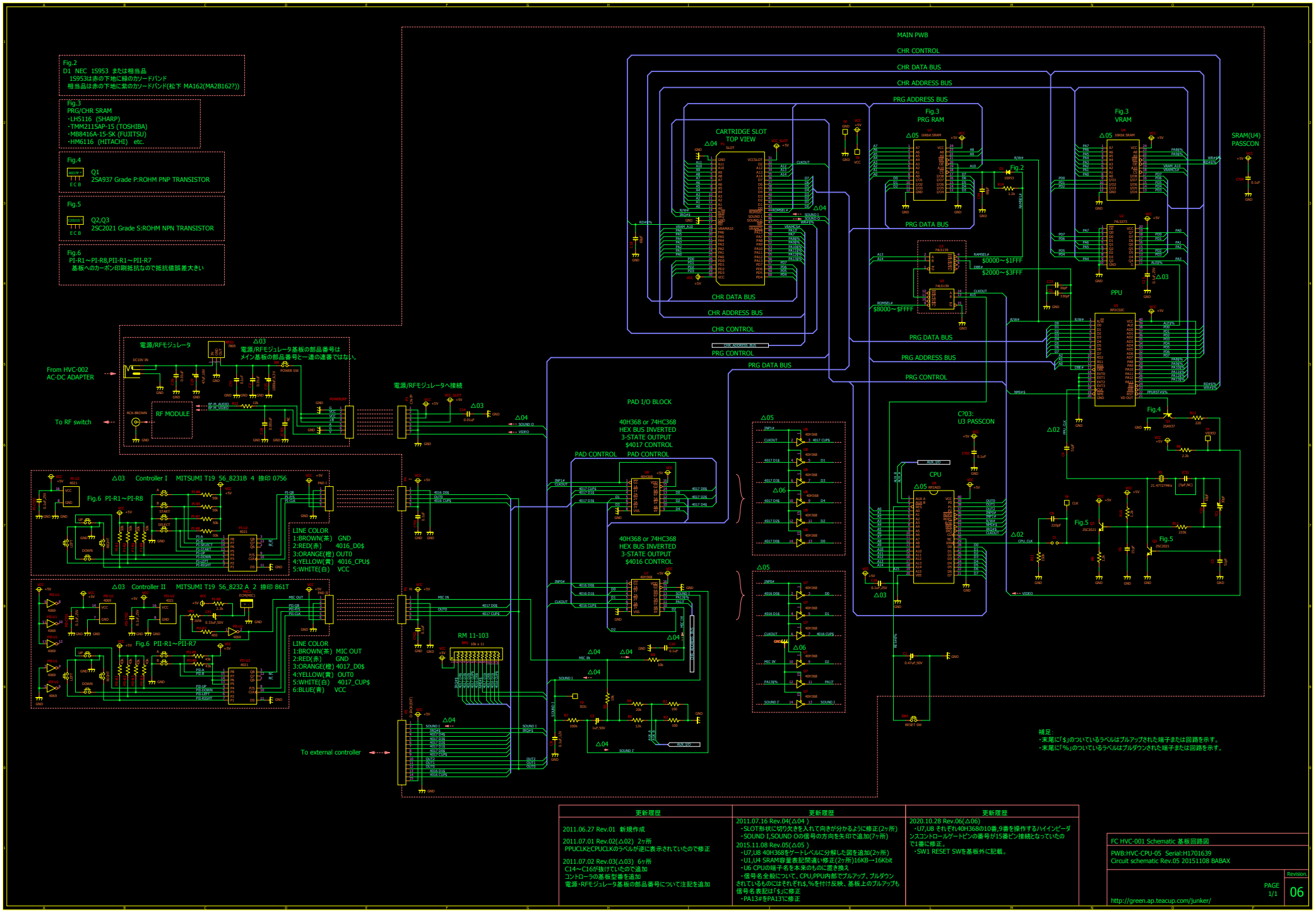

更新履歴	更新履歴	更新履歴
2011.06.27 Rev.01 新規作成 2011.07.01 Rev.02(△02) 2ヶ所 PPUCLKとCPUCLKのラベルが逆に表示されていたので修正 2011.07.02 Rev.03(△03) 6ヶ所 C14～C16が抜けていたので追加 コントローラの基板型番を追加 電源・RFモジュレータ基板の部品番号について注記を追加	2011.07.16 Rev.04(△04) ・SLOT影状に切り欠きを入れて向きが分かるように修正(2ヶ所) ・SOUND I,SOUND Oの信号の方向を矢印で追加(7ヶ所) 2015.11.08 Rev.05(△05) ・U7,U8 40H368をゲートレベルに分解した図を追加(2ヶ所) ・U1,U4 SRAM容量表記間違い修正(2ヶ所)16KB→16Kbit ・U6 CPUの端子名を本来のものに置き換え ・信号名全般について、CPU,PPU内部でプルアップ、プルダウンされているものにはそれぞれ,%を付け反映、基板上のプルアップも信号名表記は「$」に修正 ・PA13#をPA13%に修正	2020.10.28 Rev.06(△06) ・U7,U8 それぞれ40H368の10番,9番を操作するハイインピーダンスコントロールゲートピンの番号が15番ピン接続となっていたので1番に修正。 ・SW1 RESET SWを基板外に記載。

FC HVC-001 Schematic 基板回路図

PWB:HVC-CPU-05 Serial:H1701639
Circuit schematic Rev.05 20151108 BABAX

Revision.
06

PAGE
1/1

http://green.ap.teacup.com/junker/