

Homework 5

1

假定处理器运行频率为 700MHZ，最大向量长度为 64，载入/存储单元的启动开销为 15 个时钟周期，乘法单元为 8 个时钟周期，加法/减法单元为 5 个时钟周期。在该处理器上进行如下运算，将两个包含单精度复数值的向量相乘：

```
1  for (i = 0; i < 300; i++) {
2      c_re[i] = a_re[i] * b_re[i] - a_im[i] * b_im[i];
3      c_im[i] = a_re[i] * b_im[i] + a_im[i] * b_re[i];
4  }
```

问题：

1. 这个内核的运算密度为多少 (注:运算密度指运行程序时执行的浮点运算数除以主存储器中访问的字节数)?
2. 将此循环转换为使用条带挖掘(Strip Mining)的 VMIPS 汇编代码。
3. 假定采用链接和单一存储器流水线，需要多少次钟鸣?每个复数结果值需要多少个时钟周期(包括启动开销在内)?
4. 现在假定处理器有三条存储器流水线和链接。如果该循环的访问过程中没有组冲突，每个结果需要多少个时钟周期?

2

假定一个虚设 GPU 具有以下特性：

- 时钟频率为 1.5GHz
- 包含 16 个 SIMD 处理器，每个处理器包含 16 个单精度浮点单元
- 片外存储器带宽为 100GB/s

问题：

1. 不考虑存储器带宽，假定所有存储器延迟可以隐藏，则这一 GPU 的峰值单精度浮点吞吐量为多少 GFLOP/s?
2. 在给定存储器带宽限制下，这一吞吐量是否可持续?