程不在需要CPU参与,中断仅在故障及传输结束 相不在需要CPU参与,中断仅在故障及传输结束 性点 1105至和时行工作,程序和数据传输并行工作 主信既可以被CPU访问一也可能设备访问。 预处理:中山启动10设备,10设备准备好后月四月 发送 DMAita, DMA向CPU发送总线请求 传输:传输阶段完全abmA 硬件控制 1/05礼 后处设:DMA发送中断请求,CPU检查传输数据 的正确性并决定是否继续传输 是一个处理器,有记的指令系统,通道招行的程序称为通道程 序,通道台达表共用的各 字节分路匝道(修连匝道) 选择匝道(存法通道,通道选择后沿备独b通道) 数组络路通道(设备传车前对独占,沿路其任治主力时挂走D 半柱后其他设备) |使用访客格的进入操作的先管理程序, cpu ## 10排冷的

面道执行通道程序,完成20

通道程序结束后发出中断,cpu调用管理程序处理中断

小约的在之间有直接传输通道,数据传输过