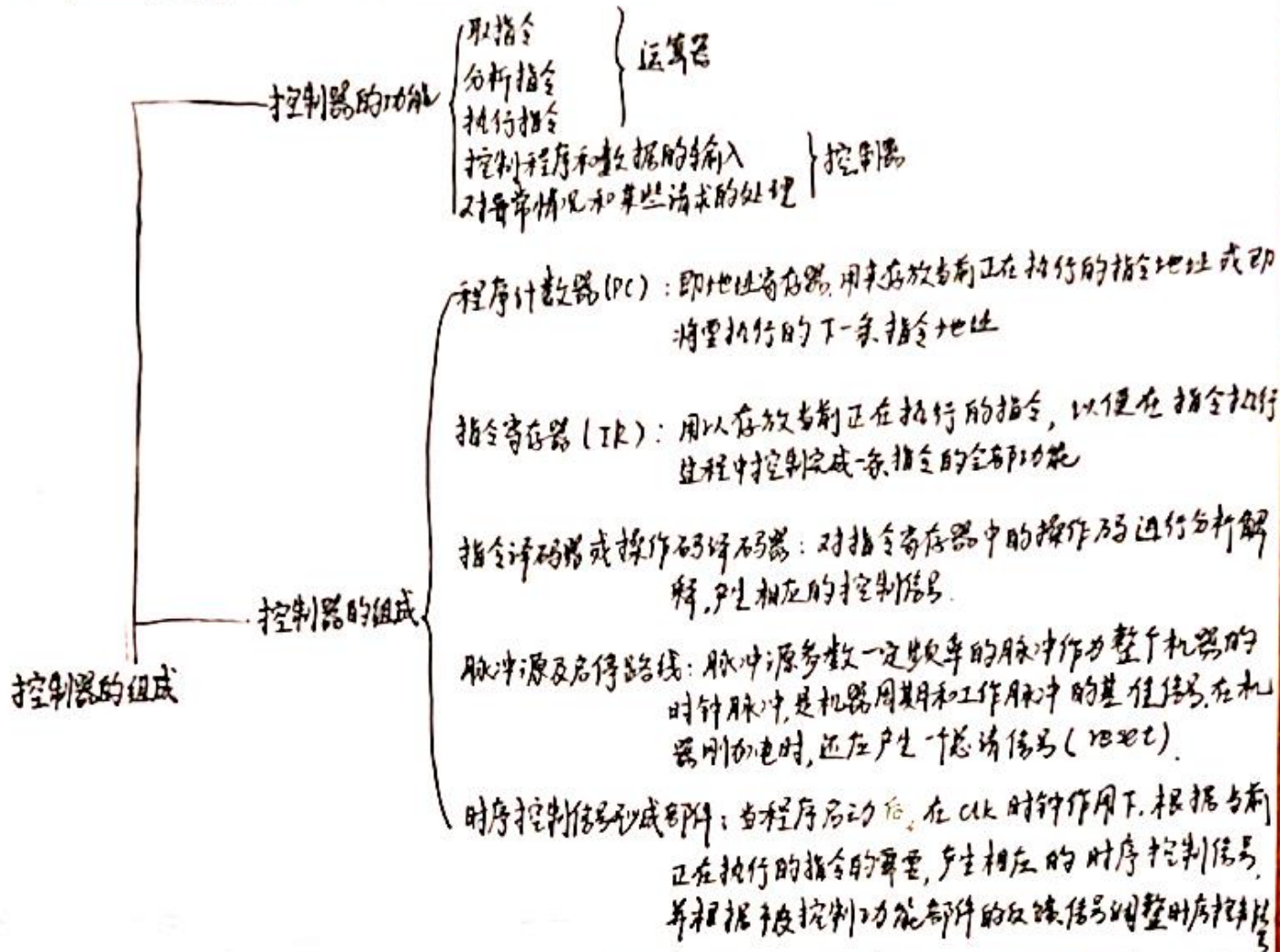


计算机工作过程：加电 → 产生 reset 信号 → 执行程序 → 停机 → 停电



中央处理器

三级结构

- 程序是存放在主存中的，当执行完一条指令后才从主存取下一条指令
- 指令的长度是固定的，并限制了寻址方式的多样化
- 在程序运行之前，程序和数据都已存在主存中。

CPU周期

- 由若干个T周期组成
- 单周期CPU
- 多周期CPU

指令周期

典型指令周期

mov指令

取指周期

- 取指令
- $PC = PC + 1$
- 指令译码

执行周期

- 传送准备
- 总线控制
- 寄存器取

lad指令 — 单元数到寄存器

add指令

- 选定源寄存器R0，目的寄存器R1
- 控制ALU执行加法
- 打开三态门，将结果放至DBUS
- 存至DR；更新PSW状态位标志
- DR写入R2