## Національний технічний університет України «Київський політехнічний інститут імені Ігоря Сікорського» Факультет інформатики та обчислювальної техніки Кафедра обчислювальної техніки

Архітектура комп'ютера - 3

Лабораторна робота №3

Виконав: студент групи IB-83 Грисюк М. О.

Перевірив: Нікольський С. С.

## Вміст файлу kernel.S

```
.syntax unified
.cpu cortex-m4
//.fpu softvfp
.thumb
.global vtable kernel
.global __kernel_reset__
.type vtable kernel, %object
.type __kernel_reset__, %function
.section .interrupt vector
vtable_kernel:
    .word \_\_stack\_start
    .word __kernel_reset__+1
    .size vtable kernel, .-vtable kernel
.section .rodata
    start: .asciz "kernel start\n"
    finish: .asciz "result: "
.section .text
#define A #5
#define B #3
#define C #0
__kernel_reset__:
   ldr r0, =start
    bl dbgput line
    // calc part
    mov r0, A
    mov r1, B
    SUB r0, r0, r1
    mov r1, #3
    MUL r0, r0, r1
    mov r1, C
    mov r2, #1
    mov r3, #2
pow:
   cmp r1, #0
    ble func
    mul r2, r2, r3
    sub r1, r1, #1
    b pow
func:
    add r3, r0, r2
    ldr r0, =finish
    bl dbgput
                // Move result to r0
    mov r0, r3
```

```
bl dbgput_num
end:
b end
```

## **B**міст файлу bootloader.**S**

```
.syntax unified
.cpu cortex-m4
//.fpu softvfp
.thumb
.global bootload
.section .rodata
    image: .incbin "kernel.bin"
end_of_image:
    str_boot_start: .asciz "bootloader start..."
    str_boot_end: .asciz "bootloader end..."
    str boot indicate: .asciz "#"
.section .text
bootload:
    ldr r0, =str boot start
    bl dbgput line
    ldr r0, =end of image
    ldr r1, =image
    ldr r2, =_ram_start
    sub r6, r0, r1
    add r4, r6, r2
loop:
    1dr r3, [r0], #-4
    str r3, [r4], #-4
    cmp r0, r1
    bhi loop // blt
    bl newline
    ldr r0, =str boot end
    bl dbgput line
    ldr lr, =bootload_end
    add lr, #1
    1dr r2, = ram start
    add r2, #4
    ldr r0, [r2]
    bx r0
bootload end:
    b bootload end
```

## Результати виконання лабораторної роботи:

```
misha_hrysiuk@not-my-computer: ~/2_semestr/3...
                                                                                                                                                            misha_hrysiuk@not-my-computer: ~/2_semestr/3...
'/machine/mcu/stm32/GPIOA', address: 0x40020000, size: 0x0400
/machine/mcu/stm32/GPIOB', address: 0x40020400, size: 0x0400
/machine/mcu/stm32/GPIOB', address: 0x40020800, size: 0x0400
/machine/mcu/stm32/GPIOD', address: 0x40020000, size: 0x0400
/machine/mcu/stm32/GPIOB', address: 0x40021000, size: 0x0400
'/machine/mcu/stm32/GPIOF', address: 0x40021400, size: 0x0400
'/machine/mcu/stm32/GPIOG', address: 0x40021800, size: 0x0400
'/machine/mcu/stm32/GPIOH', address: 0x40021000, size: 0x0400
'/machine/mcu/stm32/GPIOI', address: 0x40021000, size: 0x0400
'/machine/mcu/stm32/USART1', address: 0x40021000, size: 0x0400
'/machine/mcu/stm32/USART2', address: 0x40011000, size: 0x0400
'/machine/mcu/stm32/USART3', address: 0x4000400, size: 0x0400
'/machine/mcu/stm32/USART6', address: 0x40011400, size: 0x0400
'/machine/mcu/stm32/USART6', address: 0x40011400, size: 0x0400
'/machine/mcu/stm32/USART6', address: 0x40011400, size: 0x0400
'/peripheral/led:green' 8*10 @(258,218) active high '/machine/mcu/stm32
                                                                                                                                                                      ldr r0, =str_boot_end
                                                                                                                                               (gdb)
33
                                                                                                                                                                      bl dbgput_line
                                                                                                                                               (gdb)
                                                                                                                                               push {lr}
                                                                                                                                               (gdb)
                                                                                                                                               29
                                                                                                                                                                      mov r1, r0
                                                                                                                                               (gdb)
30
                                                                                                                                                                      mov r0, SEMIHOSTING_SYS_WRITE0
                                                                                                                                               (gdb)
                                                                                                                                                                      bkpt SEMIHOSTING
                                                                                                                                               (gdb)
                                                                                                                                                                      ldr r1,=_newline_sym
                                                                                                                                               (gdb)
 /peripheral/led:orange' 8*10 @(287,246) active high '/machine/mcu/stm3
                                                                                                                                                                      mov r0, SEMIHOSTING_SYS_WRITE0
                                                                                                                                                (gdb)
 /peripheral/led:red' 8*10 @(258,274) active high '/machine/mcu/stm32/G
                                                                                                                                                                      bkpt SEMIHOSTING
                                                                                                                                               (gdb)
 /peripheral/led:blue' 8*10 @(230,246) active high '/machine/mcu/stm32/
                                                                                                                                                                      pop {pc}
                                                                                                                                               (gdb)
  PIOD',15
                                                                                                                                              loop () at 35
 /peripheral/button:reset' 40*40 @(262,324)
  /peripheral/button:user' 40*40 @(262,164) active high '/machine/mcu/st
                                                                                                                                                                      ldr lr, =bootload_end
 n32/GPIOA',0
GDB Server listening on: 'tcp::1234'...
Cortex-M4 r0p0 core reset.
                                                                                                                                               (gdb)
                                                                                                                                                                      add lr, #1
                                                                                                                                               (gdb)
                                                                                                                                                                      ldr r2, =_ram_start
                                                                                                                                              (gdb)
39
  .. connection accepted from 127.0.0.1.
 starting
                                                                                                                                               (gdb)
                                                                                                                                               40
                                                                                                                                                                      ldr r0, [r2]
                                                                                                                                               (gdb)
                                                                                                                                                                      bx r0
                                                                                                                                               (gdb)
bootloader end...
 ernel start
 esult in reg #3: 0x00000007
```

 $(5-3) \times 3 + 2 \wedge 0 =$ 

7