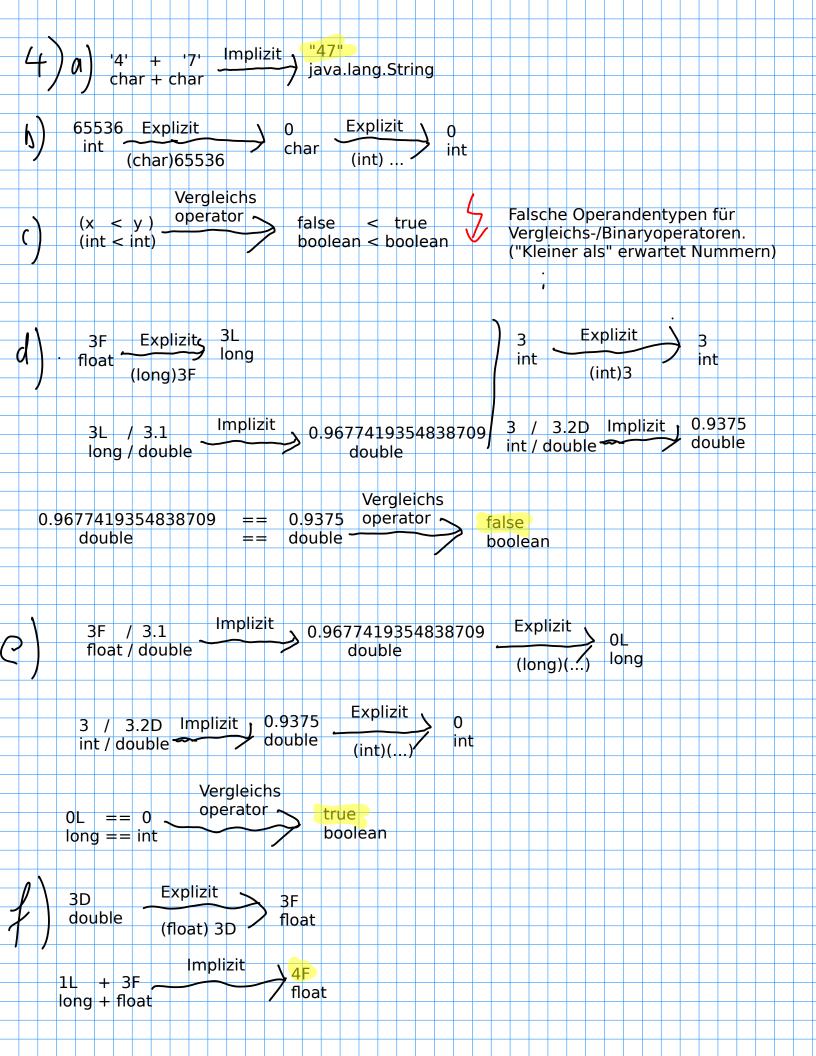


Auf der linken Seite passiert ein Überlauf, da die beiden höchstwertigen Bits beide 1 sind. Da ints auf 32bit Begrenz sind, wird das "Überlaufsbit"/33.bit abgeschnitten und ignoriert. Das Ergebnis der Operation ist 0 im base10.

Auf der rechten Seite passiert der Überlauf vom 31. ins 32./Vorzeichenbit, da der Übertrag der beiden 31. bits aufs Vorzeichenbit übertragen wird.

Das Ergebnis der Operation ist -2 im base10.

Und da 0 > -2 wahr/true ergibt, ist das Ergebis true



	_																				
\vdash																					
\vdash																					
	+																			\vdash	
																				\vdash	