```
Compiler -> Assembler -> linter -> Debugger
                                       >> ferdiges Programm (latel blex File)
 Make:
                 targed: requirements
                                                        ( gcc -c: nur compiler, bein Linber)
                 -> shift-to-execute
 Programmierparadigmen:
                                 imperativ, projectural, functional, lightonsiord,
                                  objetedoniendient
 Flood
                          8 Bid Exp. (-126 = e \ 127) 23 Bit Hand. Bias: 127
           35 B!T
Double:
                        11 Bid Exp. (-1022 & e = 1023), 52 Bid Mont. Bias: 1023
           64 B; 1
PAP:
           O Stant 1 Ende 1 Projess Dohument 17 I 10
           O Verbindungspunkt -> Flusslinie D Verzögerung V Vereinigung X Zusammenstellen A sordieren III Subroudine C Dudenspeicher
           Manueller singriff Dschleifenende Bladenbank
 Objetet on en tierung: " Wasse ist Fabrick für Objetete" is Sicktbarbeit I hapselung: private, prodected, public
blossendiagreemm:
                            Subhlasse erbd Attribute der Superblasse
  Pame
                            Class Basis f
                                                       eless Erbe public Basis, ...
                               public : int pub;
  - priv Vald : int
                                                      private using Basis publy
                                                     > Vererbung public, privade oder pro-

> Sichlborheids andercungen teched

> Oberschreiben von Einhl möglich
  @ constz: char
                              private: int prix;
   # prod Val3: double
                               protected int prot;
  + pub fun 4 (): float
                                                           Erbe (): Basis (a) } ... }
  Von-Neumann: Stenerwerh, Reckenwerh, Speicherwerh, I 10, Bus Berernny)
   5 Zyhlus: @ Fedch @ Pecade @ Execute @ Mem-Access @ Writeback
@ Fedch @ Pecade @ Fetch Operands @ Execute @ Writeback
     Befehlstypen: Transport be jehl Verarbeitungs befehl, Steverbefehl (springe)
                            Regisder, cache, Hauptspeicher, 1, Pladenspeicher Zugniddszeid + Duapazitat >
   Speicherhierachies
   Cacke: schreller Zwischenspeicher, gebrenn der Befehls-to Dadeneache,
Hits / Misses => Hit Rate = Wits / zugriffe
       brulich Bits, Pitty - Bits trackress schlassel in Lacke = blauptspeicher-zeiger
   Hid => End hald Adresse
     1) write - through Cache & Haupdspeicher abhadisionen
      Lywide - back: nur cache, spater Haup dspeicher update
   Miss => Enthalt Adresse nicht
      1) Write Around: Anderungen direkt in Hauptspeicker, hein Cacke nutzen "> write - Allozate: Daten in Cacke Rolen & dann operation bei Hid
  Ws in Cache platzieren?
 "voll - ass ozia biv: Jeder Block hann uberall ges peicherd werden direkt - abbildend: vgl. Hashing
   on-wege association in val. Hasking + verh liste (begrenze lang)
   Haupdspeicher-Achresses Poden Daten Daten Daten Tag: Teil der original =
Tag Undex Offset oo on 10 ... bisn Haupdspeicher adresse
   Tay lindex Offset
                            C7 Doden-Block
         Adresse im Cache
```

Doden typen: Array, liste. Stack, Que, Hash-Tabelle, Heap