مرکز آموزش جهاد دانشگاهی دانشگاه علم و صنعت ایران

نوان دوره: FPGA	طول زمان برگزاری دوره		
	نوع	نظری	عملی
پیشنیاز:	تعداد ساعت:		40

سرفصل و ریز محتوا	ردیف
چرا FPGA- کار با FPGA- مزایا و معایب- معرفی انواع و ساختار - تفاوت FPGA با دیگر سیستم- فروشندگان و محصولات FPGA	١
آشنایی و کار با زبان توصیف سخت افزاری VHDL	۲
آشنایی و کار با نرم افزار ISE	٣
روش های پروگرام Flash خارجی برای FPGA های خانواده XILINIX	۴
انجام پروژه های عملی با استفاده از SPARTAN 3) FPGA) از شرکتXILINX	۵

این دوره به منظور آشنایی شرکت کنندگان (مهندسین برق، دانشجویان، ...) با طراحی مدارات دیجیتال با استفاده از CPLD و FPGA به منظور انجام پروژههای صنعتی، نظامی و دانشجویی میباشد. در این دوره با قابلیت و امکانات FPGA و همچنین نحوه استفاده از آن با انجام پروژه عملی توسط خود شرکت کنندگان آموزش داده میشود.

دانشجویان با گذراندن این دوره به سرعت توانایی لازم جهت انجام پروژه با این ای سی را کسب خواهند کرد.