

Université Jussieu Pierre et Marie Curie
Laboratoire MASI - Paris 75005
DEA Microélectronique et Architecture des Systèmes Intégrés

Septembre 1995 - Septembre 1996

Création de composants VLSI, développés dans le laboratoire à l'aide de la chaîne de CAO Alliance (ensemble complet d'outils CAO pour la spécification, la conception et la validation de circuits VLSI CMOS).

Aide au développement d'un coeur de microprocesseur d'architecture RISC en VHDL.

Conception de masques de composants VLSI CMOS.



JUSSIEU UPMC



JUSSIEU UPMC