**Schema canali**

**ALTO**

**A green circuit board with wires and wires

AI-generated content may be incorrect.**

**BASSO**

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| **ALTO** | | | | | | | |
| **D** | **E** | **F** | **G** | **H** | **A** | **B** | **C** |
| **19** | **25** | **31** | **37** | **43** | **1** | **7** | **13** |
| **20** | **26** | **32** | **38** | **44** | **2** | **8** | **14** |
| **21** | **27** | **33** | **39** | **45** | **3** | **9** | **15** |
| **22** | **28** | **34** | **40** | **46** | **4** | **10** | **16** |
| **23** | **29** | **35** | **41** | **47** | **5** | **11** | **17** |
| **24** | **30** | **36** | **42** | **48** | **6** | **12** | **18** |
| **BASSO** | | | | | | | |

**Investigazione soglie DAC**

Il “token” minimo di sensibilità per impostare le soglie sia 3 mV e non 10/11 (verificato provando a impostare soglie a passi prima di 1 mV, poi 0.1 mV).

Ciascun canale (== singola scheda analogica) ha un offset specifico che si sottrae o somma al valore impostato tramite **setdac**.

L’offset (sia in numero sia in valore) sembra dipendere dal valore della soglia impostata con il comando setdac, in modo non banale.

Offset = soglia impostata – soglia letta

Tabella offset: (O(xx) = offset ottenuto impostando la soglia a xx mV)

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
| CHN | A | B | C | D | E | F | G | H |
| O (100) | 30 | 4 | 13 | 1 | 1 | 15 | 1 | 1 |
| O (200) | 30 | 4 | 13 | 1 | 1 | 16 | -2 | 1 |
| O (300) | 31 | 1 | 13 | -2 | -2 | 16 | -4 | -2 |
| O (400) | 28 | 2 | 13 | -1 | -1 | 13 | -4 | -1 |
| O (500) | 28 | 2 | 14 | -1 | -1 | 14 | -7 | -1 |

**SD EXCEED LIMIT**

Come gestirlo da remoto? C’è un modo di bypassare la creazione del file di log DDMMYY\_x.txt per la fase di debug in cui abbiamo bisogno di non preoccuparci di avviare la scheda tante volte?