

# Digitalelektronisches Praktikum

## Versuch 3

Moritz Breipohl  
*mbreipohl@techfak.uni-bielefeld.de*

Markus Rothgänger  
*mrothgaenger@techfak.uni-bielefeld.de*

Gruppe 5

Tutor: Lukas Schmidt, Robin Ewers

6. Juni 2018

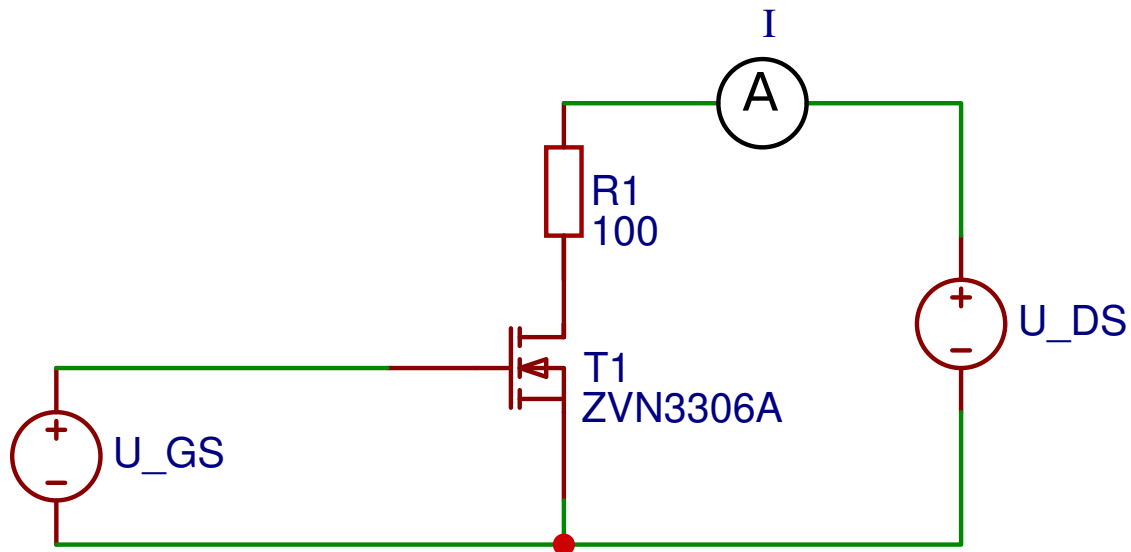


Abbildung 1: Versuchsaufbau

## Versuchsaufbau

### Aufgabe

Ziel des Versuches war es MOS-Transistoren zu untersuchen indem für einen Typ (N-MOS) dessen Eingangs- und Ausgangskennlinie erfasst wurde. Dabei war der Unterschied von N-MOS zu P-MOS Transistoren herauszustellen.

### Aufbau

Das erste Netzteil wurde am Transistor am Gate-Source-Eingang angelegt und die Spannung zur Feststellung der Eingangskennlinie schrittweise erhöht. Am Drain-Source Eingang wurde ein weiteres Netzteil angeschlossen, an welchem die Spannung zur Festlegung der Ausgangskennlinie schrittweise erhöht wurde. Am jeweils anderen Netzteil wurde die Spannung konstant gelassen und ggf. nachgeregelt. Im Drain-Source Schaltkreis wurde ein Widerstand und das Amperemeter in Reihe geschaltet. Der Aufbau ist in Abbildung 1 zu sehen.

### Verwendete Bauteile

Multimeter, N-MOS Transistor ZVN3306A, 100Ω Widerstand, zwei Netzteile mit begrenztem Strom von 0.1A.

## Durchführung

Im ersten Versuchsteil sollte die Eingangskennlinie des Transistors (hier N-MOS) bestimmt werden. Dazu wurde die Drain-Source Spannung konstant gehalten und die Gate-Source Spannung schrittweise erhöht während der Strom im Drain-Source Schaltkreis gemessen wurde. Beendet wurde die Messung, konnte keine signifikante Veränderung des Stroms festgestellt werden. Im zweiten Teil wurde die Ausgangskennlinie erfasst, indem die Gate-Source Spannung konstant

gehalten wurde, während die Drain-Source Spannung schrittweise erhöht wurde. Der Versuch wurde für zwei verschiedene Gate-Source Spannungen durchgeführt. In beiden Teilen war mit jeder Spannungsveränderung darauf zu achten, dass die konstante Spannung gegebenenfalls nachjustiert werden musste.

## Messergebnisse

Zur Bestimmung der Eingangskennlinie wurde die Drain-Source Spannung auf  $U_{DS} = 3V$  geregelt. Für niedrige Spannungen im Gate-Source Kreis war kein Stromfluss zu erkennen, daher wurden die Messergebnisse zwischen  $U_{GS} = 0.2V$  und  $U_{GS} = 1.9V$  vernachlässigt. Hier ist ein Stromfluss von  $I = 0mA$  anzunehmen. Die Vollständigen Messergebnisse der Eingangskennlinie sind in Tabelle 1 zu finden. Die Daten sind graphisch in Abbildung 2 dargestellt. Zur Bestim-

$U_{GS}[V]$	$I[mA]$
0	0
0.1	0
0.2	0
1.9	0.241
2.0	0.67
2.1	1.518
2.2	3.054
2.3	5.162
2.4	7.765
2.5	10.96
2.6	14.28
2.7	17.83
2.8	21.37
2.9	23.34
3.0	24.1
3.1	24.5
3.2	24.72

**Tabelle 1:** Messung der Eingangskennlinie

mung der Ausgangskennlinie wurde die Gate-Source Spannung auf  $U_{GS} = 3V$  im ersten, und auf  $U_{GS} = 2.5V$  im zweiten Durchgang geregelt. Die Messwerte sind in Tabelle 2 und Tabelle 3 zu finden und in Abbildung 3 grafisch aufbereitet.

## Beobachtungen

Beim Bestimmen der Eingangskennlinie auffällig war der rasche Anstieg des Stromes sobald die Gate-Source Spannung eine gewisse Schwelle erreicht hatte. Im Fall der Ausgangskennlinie ist zu bemerken, dass die Höhe auf die sich der Strom bei höherem  $U_{DS}$  einpendelt, scheinbar von der konstant gehaltenen Spannung  $U_{GS}$  abhängt.

## Auswertung

Wie sich an Abbildung 2 erkennen lässt, liegt die Schwellspannung der Diode bei 1,8V für  $U_{GS}$ . Im Bereich zwischen 1,8V und 2,2V lässt sich der Triodenbereich erkennen, in welchem

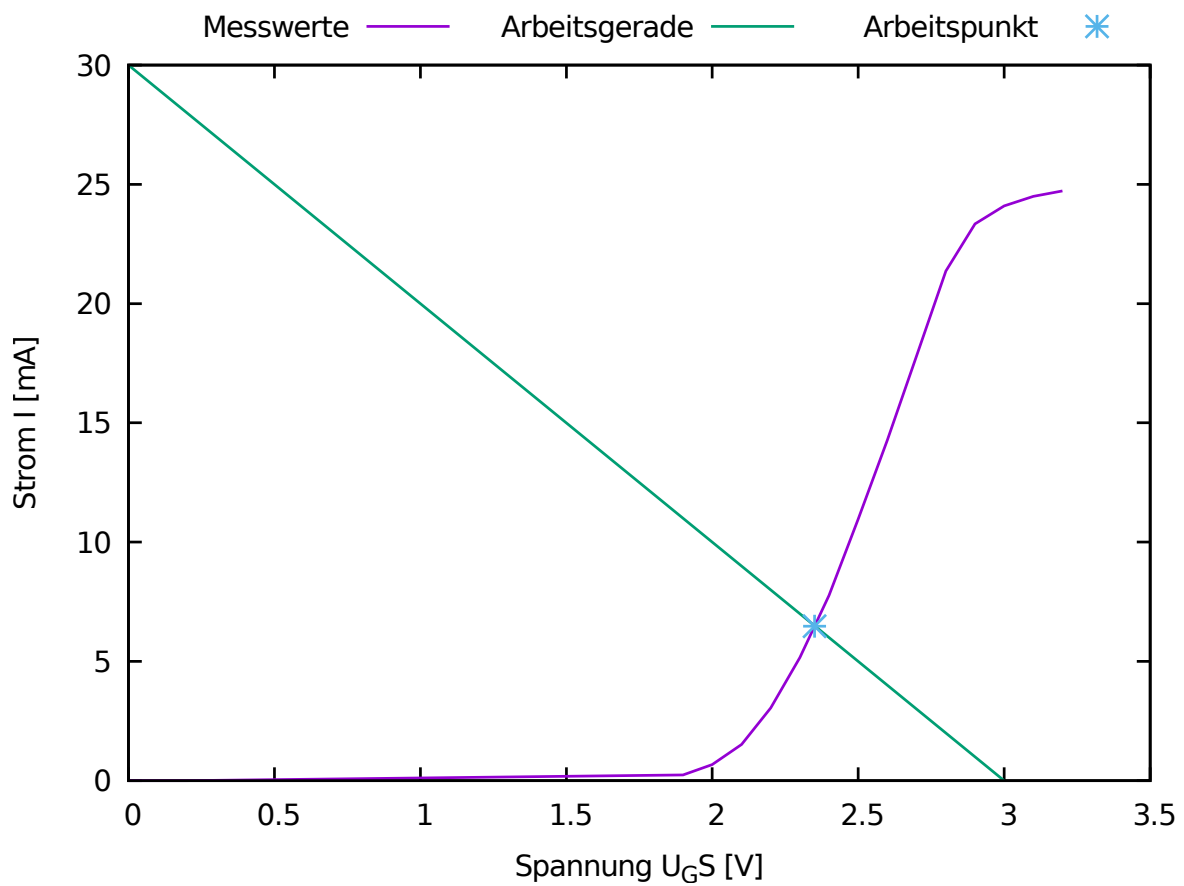


Abbildung 2: Eingangskennlinie

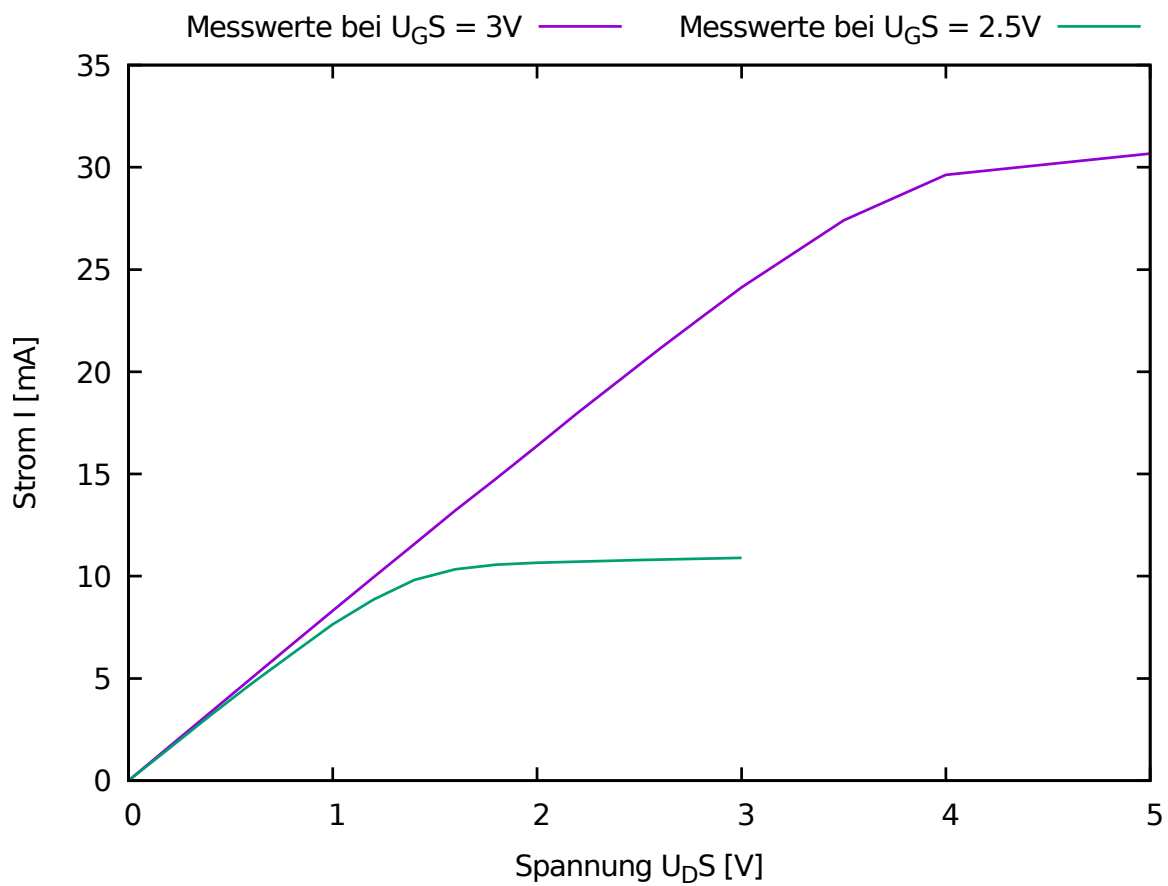


Abbildung 3: Ausgangskennlinien

$U_{DS}[V]$	$I[mA]$	$U_{DS}[V]$	$I[mA]$
0.0	0.0	0.0	0.0
0.2	1.59	0.2	1.666
0.4	3.178	0.4	3.334
0.6	4.729	0.6	5.0
0.8	6.193	0.8	6.656
1.0	7.644	1.0	8.314
1.2	8.857	1.2	9.949
1.4	9.821	1.4	11.58
1.6	10.34	1.6	13.22
1.8	10.56	1.8	14.78
2.0	10.66	2.0	16.38
2.5	10.79	2.2	18.0
3.0	10.90	2.4	19.56
		2.6	21.13
		2.8	22.64
		3.0	24.13
		3.5	27.41
		4.0	29.63
		5.0	30.67

**Tabelle 2:** Messung der Ausgangskennlinie bei  $U_{GS} = 3V$

**Tabelle 3:** Messung der Ausgangskennlinie bei  $U_{GS} = 2.5V$

wir einen exponentiellen Anstieg der Leitfähigkeit feststellen können. Ab 2,2V befindet sich die Diode dann im Sättigungsbereich. Der Arbeitspunkt liegt im Schnitt der Kennlinie unter der Arbeitsgeraden, also an der Stelle auf der Kennlinie, welche mit dem anhängenden Verbraucher übereinstimmt. Daraus lässt sich ablesen, welche Spannung nötig ist, um diesen Verbraucher zu versorgen.

In Abbildung 3 sehen wir zwei Ausgangskurven über der Drain-Source-Spannung, einmal bei festgehaltener Gate-Source-Spannung von 2,5V und einmal 3V. Bei der 2,5V Kurve [BITTE HIER WEITERMACHEN D:::]

Der ZVN3306A ist ein N-Kanal-Transistor, der ZVP3306A ein P-Kanal Transistor. Daraus ergibt sich folgender wichtiger Unterschied: der N-Kanal-Transistor schaltet bei einer positiven Gate-Source-Spannung (sofern diese die Schwellspannung überwindet), der P-Kanal-Transistor hingegen schaltet nur bei einer negativen Gate-Source-Spannung[REFERENZ SKRIPT Seite 33]. Dies ist bedingt durch den inneren Aufbau: P-Kanal MOSFETs haben als Halbleiter zwischen Drain und Source ein n-dotiertes Metall, welches im Kristall-Gitter an manchen Stellen fünf-wertige Atome an Stelle der vier-wertigen Silicium-Atome besitzt. Dadurch gibt es an diesen Stellen einen Elektronenüberschuss, wodurch dieses zusätzliche Atom frei beweglich ist. Wird jetzt am Bulk eine positive Spannung angelegt, so wird das Elektron zum Bulk hingezogen und es entsteht ein Bereich mit positivem Potenzial am fünf-wertigen Atom. Dieses zieht andere, frei bewegliche Elektronen an und ermöglicht damit eine Ladungsträgerbewegung zwischen Drain und Source durch den Halbleiter.