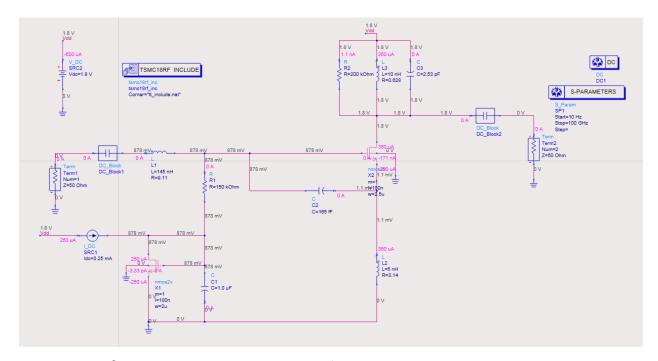
ENTE = 1. " wo (box set toldly - (Lo+Ls)(C+Cos) = 1 W Q-faction (gn-chip id-mining to Los Los Los Anti under Job Los عا بار ۱۰ ما لا ۱۰۰۰ ما الر ۱۵۰۱۰ ما الر ۱۵۰۱۰ ما الر ۱۵۰۱۰ ما الر ۱۶۰۱۰ ما الر ۱۶۵۰۱۰ ما الر ۱۴۵۰۱۰ ما الر gmL1 + Ris+ Rig= δ. Δ. -1/11- 7/18 = gmx ΔΧ[-1] - gm = 1, 170 mmho Rice Law = IFDXI-7 XYMXI. = 911 SIE)

Rise Lsw Q = DXI-1 XYMXI. = 911 SIE)

Qonchip = VIIF ماران سائم ماران سائم و مادر الماران مادر الماران من الماران الماران من الما (MIV) + WISCW, L, EN, RN C= Y, OF PF



در اینجا مقدار w/l مربوط به ترانزیستور رو تغییر دادیم تا به مطلوب برای رساندن gm مدار به حدود به دست آمده مقادیر تئوری بر سیم.

		^
MOSFET	X2.MOSFET1	
Id	227 uA	
Ig	0 A	
Is	−227 uA	
Ib	-122 nA	
Power	409 uW	
Gm	951 uS	
Gmb	264 uS	
Gds	26.1 uS	
Vth	525 mV	
Vdsat	190 mV	
Capbd	1.33 fF	
Capbs	2.04 fF	
CgdM	O F	
CgbM	O F	
CgsM	O F	
DqgDvgb	3.58 fF	
DqgDvdb	−727 aF	~
<		>

در بالا میبینیم که مقدار Gm = 951uS است اما در تئوری ما مقدار آن برابر با Gm = 1.275 ود. ما باید با تغییر مقدار ا/w آن را به مقدار مورد نظر برسانیم.(مقادیر جدید L = 180nm, w = 2.5)

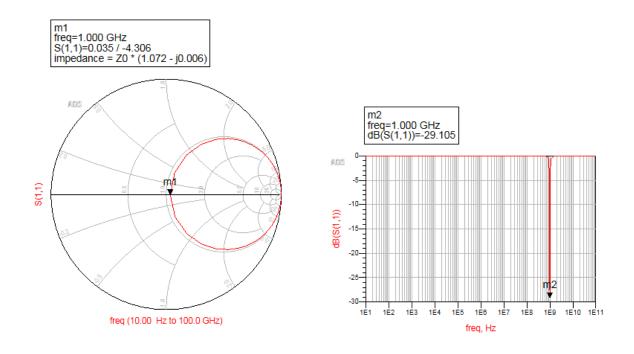
MOSFET	X2.MOSFET1	
Id	350 uA	
Ig	0 A	
Is	-350 uA	
Ib	-171 nA	
Power	630 uW	
Gm	1.22 mS	
Gmb	335 uS	
Gds	35.7 uS	
Vth	522 mV	
Vdsat	209 mV	
Capbd	1.63 fF	
Capbs	2.51 fF	
CgdM	O F	
CgbM	0 F	
CgsM	O F	
DqgDvgb	4.49 fF	
DqgDvdb	-909 aF	~

میبینیم که مقدار Gm به مقداری نزدیک مقدار تئوری ما رسید و حالا Cgsآن را مشاهده میکنیم و از مقدار خازنی که بین گیت و سورس گذاشته ایم آن را کم میکنیم تا شبیه سازی دقیق تر باشد(یعنی باید این مقدار تنظیم شود تا مچینگ صورت بگیرد و دایره ما در فرکانس مرکزی ما عبور کند)

اگر چه این مقدار قابل صرف نظر کردن است ولی خب ما باز هم کمش کردیم که خدایی نکرده به مشکل نخوریم(محاسبات تئوری 168ff است ولی ما قرار دادیم با توجه به اینکه Cgs = 3.14ff در تصویر پایین میبینید آن را 165ff میباشد)

Vth	522 mV
Vdsat	209 mV
Capbd	1.63 fF
Capbs	2.51 fF
CgdM	O F
CgbM	O F
CgsM	O F
DqgDvgb	4.49 fF
DqgDvdb	- 909 aF
DqgDvsb	-3.21 fF
DqbDvgb	- 555 aF
DqbDvdb	9.47e-19 F
DqbDvsb	- 405 aF
DqdDvgb	- 915 aF
DqdDvdb	914 aF
DqdDvsb	5e-19 F
Vgs	877 mV
Vds	1.8 V
Vbs	-1.1 mV
<	>

حال نمودار S-Param و S(1,1)-db را رسم میکنیم:

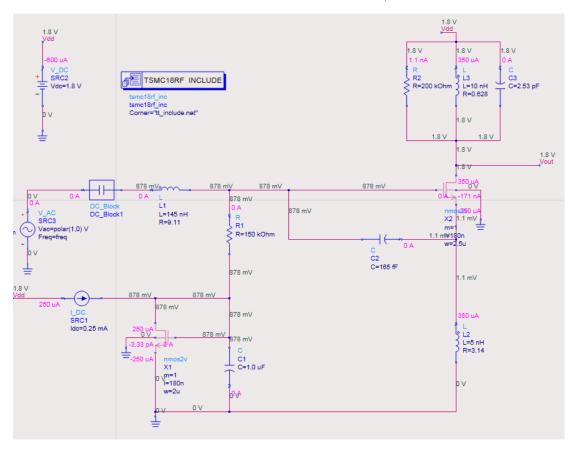


همانطور که میبینیم دایره S-Param از نزدیکی مرکز رد شده و این یعنی مچینگ به درستی صورت گرفته و همچنین در نزدیکی
1GHz ضریب انعکاس را همانطور که میبینیم از ط54b- کمتر شده است و این طبق خواسته سوال رعایت شده است.در اینجا باید
خاطر نشان کنیم که مقاومت موازی با مدارمان در ابتدا ۵۰کیلواهم بود اما مچینگ به خوبی صورت نمیگرفت اما آن را تغییر دادیم و
به ۵۰کلواهم رساندیم و همچنان مچینگ رعایت شده ضریب تطبیق نیز خوب است و حالا باید با اضافه کردن Calculate
مدار NF را ببینیم همان چیزی که سوال میخواهد هست یا نه:

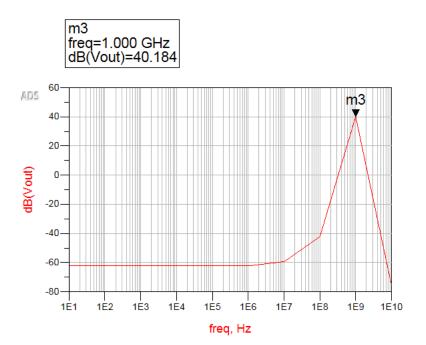
freq	nf(2)	NFmin
1.000 GHz	1.835	1.500

با انتخاب سینگل پوینت میبینیم که مقدار NF<2 میباشد.

حال با تحلیل AC مقدار نویز را مشاهده میکنیم:



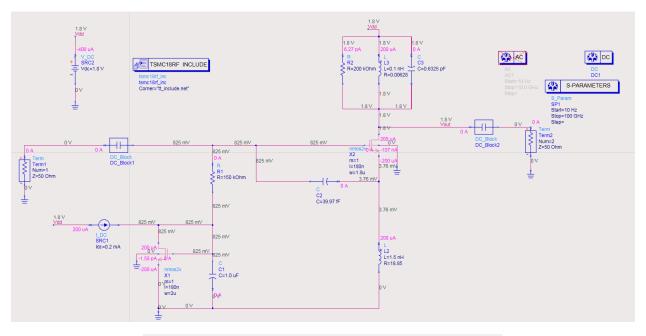
همانطور که در زیر میبینیم مقدار بهره ولتاژ مدار بیشتر از 20db میباشد:



حال برای فرکانس 20GHz داریم:

TINTE = 1. x1.9

1 (C+Cgs) = FTT x1. xf... وبد فسه ت سراس من دن داری و ی عملون ساور من فرون من این مدار سراس مر از ارتورد Cold=141/9 ff } __ Lnew = 1, An H Lold = 10. n H Cnew = 44. t m ff Q RS= LW = 1, dx1. x Tax Y Mx1. = 11,120 صامع سال المامية: gmLs + RLS = GEX (A. - 1/1/10) X Kr, rex1. = gm = 1/1/10 mm/ho TOTLE = r.x1. - LC = FAT & F. XI. IN LitoH -> C = 1 = 5/18/X [-1K Rs = Lw = xx1. x x.x + 111. = 15 84



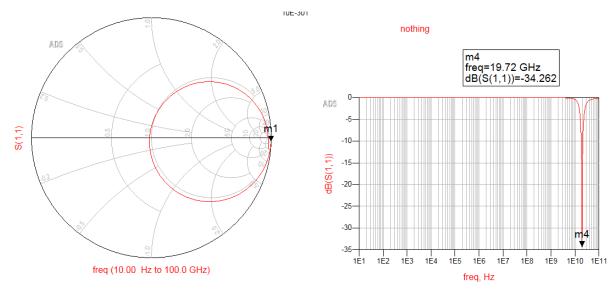
MOSFET X2.MOSFET1 Id 223 uA Ig 0 A Is -223 uA Ib -119 nA Power 400 uW Gm 948 uS Gmb 262 uS Gds 25.9 uS Vth 526 mV Vdsat 188 mV Capbd 1.33 fF Capbs 2.03 fF CgdM 0 F CgbM 0 F CgsM 0 F DqgDvgb 3.57 fF DqgDvdb -727 aF			
Id 223 uA Ig 0 A Is -223 uA Ib -119 nA Power 400 uW Gm 948 uS Gmb 262 uS Gds 25.9 uS Vth 526 mV Vdsat 188 mV Capbd 1.33 fF Capbs 2.03 fF CgdM 0 F CgbM 0 F CgsM 0 F DqgDvdb 3.57 fF			^
Ig 0 A Is -223 uA Ib -119 nA Power 400 uW Gm 948 uS Gmb 262 uS Gds 25.9 uS Vth 526 mV Vdsat 188 mV Capbd 1.33 fF Capbs 2.03 fF CgdM 0 F CgbM 0 F CgsM 0 F DqgDvdb 3.57 fF	MOSFET	X2.MOSFET1	
Ig 0 A Is -223 uA Ib -119 nA Power 400 uW Gm 948 uS Gmb 262 uS Gds 25.9 uS Vth 526 mV Vdsat 188 mV Capbd 1.33 fF Capbs 2.03 fF CgdM 0 F CgbM 0 F CgsM 0 F DqgDvdb 3.57 fF DqgDvdb -727 aF	Td	223 11A	
Is			
Ib -119 nA Power 400 uW Gm 948 uS Gmb 262 uS Gds 25.9 uS Vth 526 mV Vdsat 188 mV Capbd 1.33 fF Capbs 2.03 fF CgdM 0 F CgbM 0 F CgsM 0 F DqgDvgb 3.57 fF DqgDvdb -727 aF	_		
Power 400 uW Gm 948 uS Gmb 262 uS Gds 25.9 uS Vth 526 mV Vdsat 188 mV Capbd 1.33 fF Capbs 2.03 fF CgdM 0 F CgbM 0 F CgsM 0 F DqgDvgb 3.57 fF DqgDvdb -727 aF			
Gm 948 uS Gmb 262 uS Gds 25.9 uS Vth 526 mV Vdsat 188 mV Capbd 1.33 fF Capbs 2.03 fF CgdM 0 F CgbM 0 F CgsM 0 F DqgDvgb 3.57 fF DqgDvdb -727 aF			
Gmb 262 uS Gds 25.9 uS Vth 526 mV Vdsat 188 mV Capbd 1.33 fF Capbs 2.03 fF CgdM 0 F CgbM 0 F CgsM 0 F DqgDvgb 3.57 fF DqgDvdb -727 aF			
Gds 25.9 uS Vth 526 mV Vdsat 188 mV Capbd 1.33 fF Capbs 2.03 fF CgdM 0 F CgbM 0 F CgsM 0 F DqgDvgb 3.57 fF DqgDvdb -727 aF			
Vth 526 mV Vdsat 188 mV Capbd 1.33 fF Capbs 2.03 fF CgdM 0 F CgbM 0 F CgsM 0 F DqgDvgb 3.57 fF DqgDvdb -727 aF			
Vdsat 188 mV Capbd 1.33 fF Capbs 2.03 fF CgdM 0 F CgbM 0 F CgsM 0 F DqgDvgb 3.57 fF DqgDvdb -727 aF			
Capbd 1.33 fF Capbs 2.03 fF CgdM 0 F CgbM 0 F CgsM 0 F DqgDvgb 3.57 fF DqgDvdb -727 aF			
Capbs 2.03 fF CgdM 0 F CgbM 0 F CgsM 0 F DqgDvgb 3.57 fF DqgDvdb -727 aF			
CgdM 0 F CgbM 0 F CgsM 0 F DqgDvgb 3.57 fF DqgDvdb -727 aF	-		
CgbM 0 F CgsM 0 F DqgDvgb 3.57 fF DqgDvdb -727 aF	_		
CgsM 0 F DqgDvgb 3.57 fF DqgDvdb -727 aF	_		
DqgDvgb 3.57 fF DqgDvdb -727 aF	_		
DqgDvdb -727 aF	_		
15			V
		,2, 41	>

W= 1.8u میکنیم قبلا 2u بود و مقدار Gm ما به مقدار تئوری ای که میخواهیم بسیار نزدیک تر میشود:

MOSFET	X2.MOSFET1	
Id	200 uA	
Iq	0 A	
Is	-200 uA	
Ib	-107 nA	
Power	359 uW	
Gm	855 uS	
Gmb	238 uS	
Gds	23.3 uS	
Vth	527 mV	
Vdsat	188 mV	
Capbd	1.21 fF	
Capbs	1.85 fF	
CgdM	0 F	
CgbM	0 F	
CgsM	0 F	
DqgDvgb	3.22 fF	
DqqDvdb	-654 aF	
<	>	

مقدار Cgs به دست آمده را نیز باید کم کنیم از مقدار خازنی که داریم تا محاسبات دقیقتر باشد در زیر مقدار آن را هایلایت کرده ایم و در شبیه سازیمان آن را کم میکنیم:

و در نهایت شکل نهایی به صورت زیر خواهد بود:



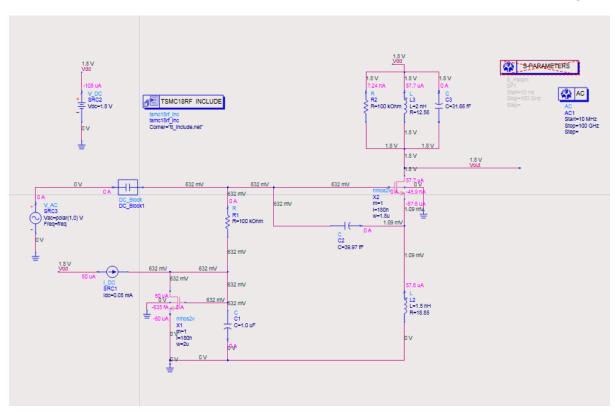
Vth	527 mV	^
Vdsat	188 mV	
Capbd	1.21 fF	
Capbs	1.85 fF	
CgdM	0 F	
CgbM	0 F	
CgsM	0 F	
DqgDvgb	3.22 fF	
DqgDvdb	-654 aF	
DqgDvsb	-2.29 fF	
DqbDvgb	-396 aF	
DqbDvdb	7.23e-19 F	
DqbDvsb	-307 aF	
DqdDvgb	- 658 aF	
DqdDvdb	658 aF	
DqdDvsb	3.59e-19 F	
Vgs	821 mV	
Vds	1.8 V	
Vbs	-3.76 mV	
<		>

نویز فیگور مدار را در زیر مشاهده میکنیم:

freq	nf(2)	NFmin
20.00 GHz	5.362	5.272

هر کار کردیم مقدار نویز فیگور از این مقدار بهتر نشد و اگر مقدار سلف و خازن ها را تغییر دهیم ، باز هم درست بشو نیست یعنی با اینکه نویز فیگور کمتر میشود اما s-param مان خراب تر میشود.

حالت AC:



در زیر میبینیم که گین مان در حدود همان 20db تنظیم شده است:

