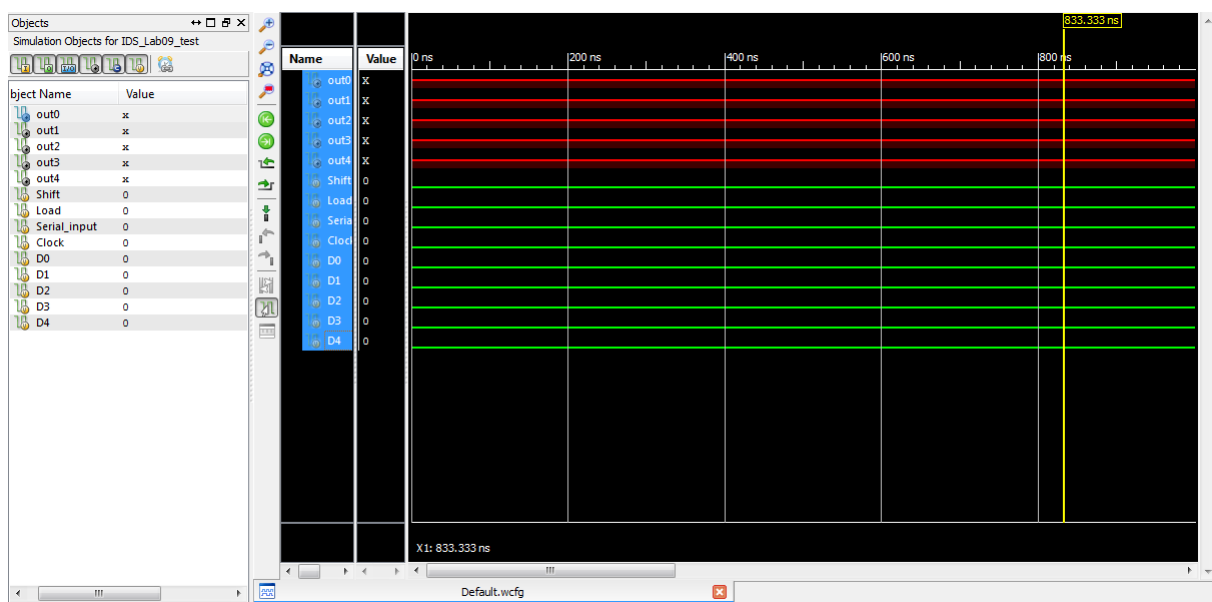
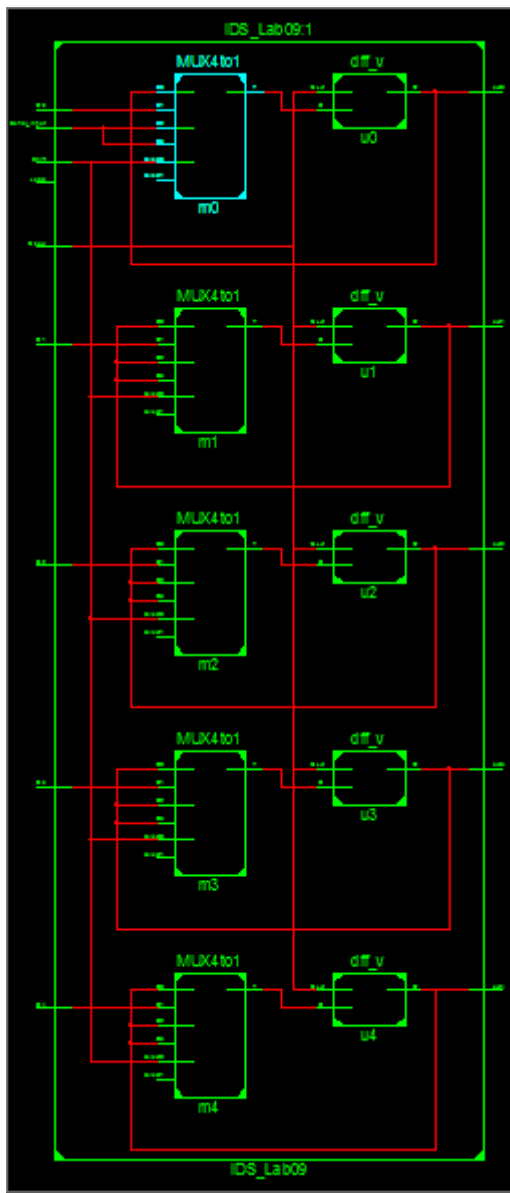


Mochamad Aulia Akbar Praditomo
1606827145
PSD-C (AMB)
Lab-09

Circuit Design and Simulation



Mochamad Aulia Akbar Praditomo
1606827145
PSD-C (AMB)
Lab-09

Explanation

Load	Shift	Action
X	1	Shift Right
1	0	Parallel Load
0	0	Hold

Dalam membuat rangkaian 5 bit register, saya menggunakan 5 4to1 Multiplexer dan 5 D FlipFlop. Input yang akan digunakan jika terjadi Parallel Load adalah dari D0-D4 dan lampu di atasnya menyala jika 1 dan mati jika 0. Jika tombol shift sama dengan 1 maka akan tergeser ke kanan dan memasukan Serial Input. Jika Shift sama dengan 0 dan Load sama dengan 1 maka Register akan melakukan Parallel Load dan akan meregister angka dari switch D0-D4. Jika Shift sama dengan 0 dan Load sama dengan 0 maka Register akan menahan yang sedang disimpannya sehingga tidak terjadi apa-apa.