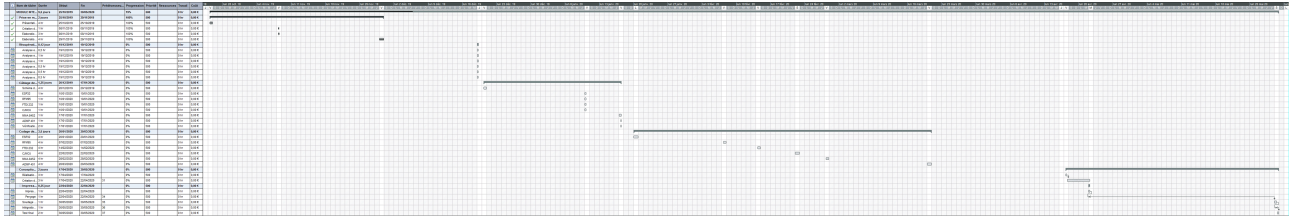


MODULE INTERNE



I. Prise en main et définition du projet	3
A. Présentation du projet global	3
B. Création d'un groupe sur Github	3
C. Elaboration du cahier des charges	3
D. Elaboration du Gantt	4
II. Récupération et analyse des différentes documentations des modules	4
A. Analyse et étude du ESP32	4
B. Analyse et étude du RFM95	4
C. Analyse et étude du FTDI 232	4
D. Analyse et étude du CJMCU 8118	5
E. Analyse et étude de l'accéléromètre MMA 8452	5
F. Analyse et étude de l'ADMP 401	5
III. Câblage des modules sur board de test	5
A. Schéma du montage	5
B. ESP32	6
C. RFM95	6
D. FTDI 232	6
E. CJMCU	6
F. MMA 8452	6
G. ADMP 401	7
H. Vérification du bon état de marche	7
IV. Codage des modules	7
A. ESP32	7
B. RFM95	8
C. FTDI 232	8
D. CJMCU	8
E. MMA 8452	8
F. ADMP 401	8

V. Conception de la carte finale	9
A. Réalisation du schéma électronique de la carte finale	9
B. Création du PCB, avec routage	9
C. Impression de la carte	9
1. Impression et vérifications des pistes	9
2. Perçage	10
D. Soudage des composants et modules	10
E. Intégration du programme aux modules	10
F. Test final	10

<i>Date de début</i>	25 oct. 2019
<i>Date de fin</i>	30 mai 2020
<i>Progression</i>	19%

I. Prise en main et définition du projet

<i>Date de début</i>	25 oct. 2019
<i>Date de fin</i>	29 nov. 2019
<i>Progression</i>	100%

A. Présentation du projet global

<i>Date de début</i>	25 oct. 2019
<i>Date de fin</i>	25 oct. 2019
<i>Progression</i>	100%

B. Création d'un groupe sur Github

<i>Date de début</i>	8 nov. 2019
<i>Date de fin</i>	8 nov. 2019
<i>Progression</i>	100%

C. Elaboration du cahier des charges

<i>Date de début</i>	8 nov. 2019
<i>Date de fin</i>	8 nov. 2019
<i>Progression</i>	100%

D. Elaboration du Gantt

<i>Date de début</i>	29 nov. 2019
<i>Date de fin</i>	29 nov. 2019
<i>Progression</i>	100%

II. Récupération et analyse des différentes documentations des modules

<i>Date de début</i>	19 déc. 2019
<i>Date de fin</i>	19 déc. 2019
<i>Progression</i>	0%

A. Analyse et étude du ESP32

<i>Date de début</i>	19 déc. 2019
<i>Date de fin</i>	19 déc. 2019
<i>Progression</i>	0%

B. Analyse et étude du RFM95

<i>Date de début</i>	19 déc. 2019
<i>Date de fin</i>	19 déc. 2019
<i>Progression</i>	0%

C. Analyse et étude du FTDI 232

<i>Date de début</i>	19 déc. 2019
<i>Date de fin</i>	19 déc. 2019

<i>Progression</i>	0%
--------------------	----

D. Analyse et étude du CJMCU 8118

<i>Date de début</i>	19 déc. 2019
<i>Date de fin</i>	19 déc. 2019
<i>Progression</i>	0%

E. Analyse et étude de l'accéléromètre MMA 8452

<i>Date de début</i>	19 déc. 2019
<i>Date de fin</i>	19 déc. 2019
<i>Progression</i>	0%

F. Analyse et étude de l'ADMP 401

<i>Date de début</i>	19 déc. 2019
<i>Date de fin</i>	19 déc. 2019
<i>Progression</i>	0%

III. Câblage des modules sur board de test

<i>Date de début</i>	20 déc. 2019
<i>Date de fin</i>	17 janv. 2020
<i>Progression</i>	0%

A. Schéma du montage

<i>Date de début</i>	20 déc. 2019
----------------------	--------------

<i>Date de fin</i>	20 déc. 2019
<i>Progression</i>	0%

B. ESP32

<i>Date de début</i>	10 janv. 2020
<i>Date de fin</i>	10 janv. 2020
<i>Progression</i>	0%

C. RFM95

<i>Date de début</i>	10 janv. 2020
<i>Date de fin</i>	10 janv. 2020
<i>Progression</i>	0%

D. FTDI 232

<i>Date de début</i>	10 janv. 2020
<i>Date de fin</i>	10 janv. 2020
<i>Progression</i>	0%

E. CJMCU

<i>Date de début</i>	10 janv. 2020
<i>Date de fin</i>	10 janv. 2020
<i>Progression</i>	0%

F. MMA 8452

<i>Date de début</i>	17 janv. 2020
<i>Date de fin</i>	17 janv. 2020
<i>Progression</i>	0%

G. ADMP 401

<i>Date de début</i>	17 janv. 2020
<i>Date de fin</i>	17 janv. 2020
<i>Progression</i>	0%

H. Vérification du bon état de marche

<i>Date de début</i>	17 janv. 2020
<i>Date de fin</i>	17 janv. 2020
<i>Progression</i>	0%

IV. Codage des modules

<i>Date de début</i>	20 janv. 2020
<i>Date de fin</i>	20 mars 2020
<i>Progression</i>	0%

A. ESP32

<i>Date de début</i>	20 janv. 2020
<i>Date de fin</i>	20 janv. 2020
<i>Progression</i>	0%

B. RFM95

<i>Date de début</i>	7 févr. 2020
<i>Date de fin</i>	7 févr. 2020
<i>Progression</i>	0%

C. FTDI 232

<i>Date de début</i>	14 févr. 2020
<i>Date de fin</i>	14 févr. 2020
<i>Progression</i>	0%

D. CJMCU

<i>Date de début</i>	22 févr. 2020
<i>Date de fin</i>	22 févr. 2020
<i>Progression</i>	0%

E. MMA 8452

<i>Date de début</i>	28 févr. 2020
<i>Date de fin</i>	28 févr. 2020
<i>Progression</i>	0%

F. ADMP 401

<i>Date de début</i>	20 mars 2020
<i>Date de fin</i>	20 mars 2020
<i>Progression</i>	0%

V. Conception de la carte finale

<i>Date de début</i>	17 avr. 2020
----------------------	--------------

<i>Date de fin</i>	30 mai 2020
--------------------	-------------

<i>Progression</i>	0%
--------------------	----

A. Réalisation du schéma électronique de la carte finale

<i>Date de début</i>	17 avr. 2020
----------------------	--------------

<i>Date de fin</i>	17 avr. 2020
--------------------	--------------

<i>Progression</i>	0%
--------------------	----

B. Création du PCB, avec routage

<i>Date de début</i>	17 avr. 2020
----------------------	--------------

<i>Date de fin</i>	22 avr. 2020
--------------------	--------------

<i>Progression</i>	0%
--------------------	----

C. Impression de la carte

<i>Date de début</i>	22 avr. 2020
----------------------	--------------

<i>Date de fin</i>	22 avr. 2020
--------------------	--------------

<i>Progression</i>	0%
--------------------	----

1. Impression et vérifications des pistes

<i>Date de début</i>	22 avr. 2020
----------------------	--------------

<i>Date de fin</i>	22 avr. 2020
--------------------	--------------

<i>Progression</i>	0%
--------------------	----

2. Perçage

<i>Date de début</i>	22 avr. 2020
<i>Date de fin</i>	22 avr. 2020
<i>Progression</i>	0%

D. Soudage des composants et modules

<i>Date de début</i>	30 mai 2020
<i>Date de fin</i>	30 mai 2020
<i>Progression</i>	0%

E. Intégration du programme aux modules

<i>Date de début</i>	30 mai 2020
<i>Date de fin</i>	30 mai 2020
<i>Progression</i>	0%

F. Test final

<i>Date de début</i>	30 mai 2020
<i>Date de fin</i>	30 mai 2020
<i>Progression</i>	0%