MODULE INTERNE

		on Priorité Sensources Total Col	The latest	but William to but William FR	W RULE	Section bearing	both and the ball of the con-	TO STATE OF THE PARTY OF THE PA	of the last triple of	Marine III Marine	A DATE OF	bot writer ps	THE R. LEWIS CO.	CAND TO BOOK TO	NA TRANSPORT	MIN MANUE	bottom botto	CO MEN	 MARKET MAY	OF THE PARTY OF	W R Marin
Printer In James 1																					
Camerate City 1																					
Straphys. S.Cyce 5																					
Awaren (in)																					
Categoria, Chipmen		\$4 Pir 64																			
000 10		84 Pr 53																			
arven in in		44 24 14																			
70.00 to 1		86 PM 536																			
ADD AT THE P																					
Cologo de Julianos II																					
renne de la																					
MALAGO CO																					
Consider, Daniel B		84 Pin 144																			
Company Addison of																					
Person in																					
Hilpoin, I'm																					
Service of the		98 200 200																			

l.	Prise en main et définition du projet	3
A.	Présentation du projet global	3
B.	Création d'un groupe sur Github	3
C.	Elaboration du cahier des charges	3
D.	Elaboration du Gantt	4
II.	Récupération et analyse des différentes documentations des modules	4
A.	Analyse et étude du ESP32	4
B.	Analyse et étude du RFM95	4
C.	Analyse et étude du FTDI 232	
D.	Analyse et étude du CJMCU 8118	5
E.	Analyse et étude de l'accéléromètre MMA 8452	5
F.	Analyse et étude de l'ADMP 401	5
III.	Câblage des modules sur board de test	5
A.	Schéma du montage	5
B.	ESP32	6
C.	RFM95	6
D.	FTDI 232	6
E.	CJMCU	6
F.	MMA 8452	6
G.	ADMP 401	
Н.	Vérification du bon état de marche	7
IV.	Codage des modules	7
A.	ESP32	7
B.	RFM95	8
C.	FTDI 232	8
D.	CJMCU	8
E.	MMA 8452	8
F.	ADMP 401	8

V.	Conception de la carte finale	9
A.	Réalisation du schéma électronique de la carte finale	9
B.	Création du PCB, avec routage	9
C.	Impression de la carte	9
1.	Impression et vérifications des pistes	9
2.	Perçage	10
D.	Soudage des composants et modules	_10
E.	Intégration du programme aux modules	10
F.	Test final	10

Date de début	25 oct. 2019
Date de fin	30 mai 2020
Progression	19%

I. Prise en main et définition du projet

Date de début	25 oct. 2019
Date de fin	29 nov. 2019
Progression	100%

A. Présentation du projet global

Date de début	25 oct. 2019
Date de fin	25 oct. 2019
Progression	100%

B. Création d'un groupe sur Github

Date de début	8 nov. 2019
Date de fin	8 nov. 2019
Progression	100%

C. Elaboration du cahier des charges

Date de début	8 nov. 2019
Date de fin	8 nov. 2019
Progression	100%

Adam | 3 | Page

D. Elaboration du Gantt

Date de début	29 nov. 2019
Date de fin	29 nov. 2019
Progression	100%

II. Récupération et analyse des différentes documentations des modules

Date de début	19 déc. 2019
Date de fin	19 déc. 2019
Progression	0%

A. Analyse et étude du ESP32

Date de début	19 déc. 2019
Date de fin	19 déc. 2019
Progression	0%

B. Analyse et étude du RFM95

Date de début	19 déc. 2019
Date de fin	19 déc. 2019
Progression	0%

C. Analyse et étude du FTDI 232

Date de début	19 déc. 2019
Date de fin	19 déc. 2019

Adam | 4 | Page

Progression

0%

D. Analyse et étude du CJMCU 8118

Date de début	19 déc. 2019
Date de fin	19 déc. 2019
Progression	0%

E. Analyse et étude de l'accéléromètre MMA 8452

Date de début	19 déc. 2019
Date de fin	19 déc. 2019
Progression	0%

F. Analyse et étude de l'ADMP 401

Date de début	19 déc. 2019
Date de fin	19 déc. 2019
Progression	0%

III. Câblage des modules sur board de test

Date de début	20 déc. 2019
Date de fin	17 janv. 2020
Progression	0%

A. Schéma du montage

D-1	00.45 - 0040
Date de début	20 dec. 2019

Adam |

Date de fin	20 déc. 2019
Progression	0%

B. ESP32

Date de début	10 janv. 2020
Date de fin	10 janv. 2020
Progression	0%

C. RFM95

Date de début	10 janv. 2020
Date de fin	10 janv. 2020
Progression	0%

D. FTDI 232

Date de début	10 janv. 2020
Date de fin	10 janv. 2020
Progression	0%

E. CJMCU

Date de début	10 janv. 2020
Date de fin	10 janv. 2020
Progression	0%

F. MMA 8452

Adam	6 Page
------	----------

Date de début	17 janv. 2020
Date de fin	17 janv. 2020
Progression	0%

G. ADMP 401

Date de début	17 janv. 2020
Date de fin	17 janv. 2020
Progression	0%

H. Vérification du bon état de marche

Date de début	17 janv. 2020
Date de fin	17 janv. 2020
Progression	0%

IV. Codage des modules

Date de début	20 janv. 2020
Date de fin	20 mars 2020
Progression	0%

A. ESP32

Date de début	20 janv. 2020
Date de fin	20 janv. 2020
Progression	0%

Adam | 7 | Page

B. RFM95

Date de début	7 févr. 2020
Date de fin	7 févr. 2020
Progression	0%

C. FTDI 232

Date de début	14 févr. 2020
Date de fin	14 févr. 2020
Progression	0%

D. CJMCU

Date de début	22 févr. 2020
Date de fin	22 févr. 2020
Progression	0%

E. MMA 8452

Date de début	28 févr. 2020
Date de fin	28 févr. 2020
Progression	0%

F. ADMP 401

Date de début	20 mars 2020
Date de fin	20 mars 2020
Progression	0%

Adam | 8 | Page

V. Conception de la carte finale

Date de début	17 avr. 2020
Date de fin	30 mai 2020
Progression	0%

A. Réalisation du schéma électronique de la carte finale

Date de début	17 avr. 2020
Date de fin	17 avr. 2020
Progression	0%

B. Création du PCB, avec routage

Date de début	17 avr. 2020
Date de fin	22 avr. 2020
Progression	0%

C. Impression de la carte

Date de début	22 avr. 2020
Date de fin	22 avr. 2020
Progression	0%

1. Impression et vérifications des pistes

Date de début	22 avr. 2020
Date de fin	22 avr. 2020
Progression	0%

Adam | 9 | Page

2. Perçage

Date de début	22 avr. 2020
Date de fin	22 avr. 2020
Progression	0%

D. Soudage des composants et modules

Date de début	30 mai 2020
Date de fin	30 mai 2020
Progression	0%

E. Intégration du programme aux modules

Date de début	30 mai 2020
Date de fin	30 mai 2020
Progression	0%

F. Test final

Date de début	30 mai 2020
Date de fin	30 mai 2020
Progression	0%

Adam | 10 | Page