به نام خدا

 خانوادگی:	و نام	نام
 انشجویے:	ا, ه د	شم

پاسخنامه آزمون میاننیمسال

درس سیستمهای عامل ۱۴۰۳۲ (۴۰۴۲۴۱) مدرس: دکتر رسول جلیلی - ۱۴۰۴/۰۲/۰۷



توجه: ترتیب سوالات گروه اول از چپ به راست '۱،۲،۳،۴،۵،۶،۷،۸' و ترتیب سوالات گروه دوم از چپ به راست '۴٬۵،۶،۷،۸،۱٬۲،۳' هستند.

۱- با داشتن یک پردازنده تک هسته و تک ریسه، و ۷۵ برنامه که اجرای آنها به صورت همروند شروع شده است، و وجود هسته سیستمعامل در حافظه، (۱.۵) چند تا ۲۲۰ داریم؟ در هر لحظه از زمان، چند تا پردازه در حال اجرا هستند؟ چند تا ۲۲۵ داریم؟ چند تا ۲۲۲ داریم (اعم از واقعی و مجازی)؟ (۱.۵) نمره)

- تعداد پردازهها: در مجموع ۷۵ پردازه. (هسته سیستمعامل پردازه ندارد.) (۰.۲۵ نمره)
- تعداد پردازههای درحال اجرا در هر لحظه: تنها ۱ پردازه به دلیل تک ریسه و تک پردازنده بودن. (۰.۲۵ نمره)
 - تعداد PCB ها: ۷۵ عدد، یکی به ازای هر برنامه (۵. نمره)
 - تعداد PCهای واقعی: ۱ عدد در پردازنده. (۲۵. نمره)
 - تعداد PCهای مجازی: ۷۵ عدد (یکی به ازای هر پردازه) (۰.۲۵ نمره)
- ۰ در صورت نوشتن پاسخ ۷۶ بهجای مواردی که در بالا ۷۵ ذکر شدهاند، بخشی از نمره اختصاص داده شده است.

¹ Process Control Block

² Program Counter

۲- کارکرد صف حالت آماده ۳ چیست؟ چند تا صف حالت آماده ممکن است یا ضرورت دارد؟ درمورد صف انتظار چی؟ کارکرد؟ تعداد؟ (۱.۵ نمره)

- کارکرد صف حالت آماده: صف آماده، پردازههایی را نگه میدارد که در حافظه بارگذاری شدهاند، آماده اجرا هستند و منتظر اختصاص زمان CPU میمانند. زمانبند پردازه بعدی را از این صف انتخاب میکند. (۵.۵ نمره)
- تعداد صفهای حالت آماده: تعداد به عوامل زیادی همچون تعداد پردازنده، هسته، و الگوریتم زمانبندی وابسته است. تعداد ضروری، به تعداد پردازندهها و یا هستههای موجود در سیستم خواهد بود (حداقل یکی.) (۲۵. نمره)
- کارکرد صف انتظار: صف انتظار، پردازههایی را نگه میدارد که در انتظار یک رویداد هستند (مثلاً تکمیل I/O، قفل منبع، یا یک سیگنال). (۵.۰ نمره)
 - تعداد صفهای انتظار: به تعداد منابع و رویدادهای موجود در سیستم. (۲۵. نمره)

_

³ Ready Queue

۳- در مدیریت حافظه صفحهبندی شده، چنانچه هزینه جستجوی تی ال بی † ، برابر با ۲۰ نانوثانیه، و هزینه دسترسی به حافظه اصلی، ۳۰۰ نانوثانیه باشد، و نرخ موفقیت دسترسی 0 به 0 برابر با ۷۵٪ باشد، زمان دسترسی موثر به حافظه را بهدست آورید. (۲ نمره)

- TLB lookup time: 20 ns
- Main memory access time: 300 ns
- TLB hit rate: 75% (0.75)
- TLB miss rate: 0.25
- EMAT (Effective Memory Access Time) = (TLB hit Rate × TLB hit time) + (TLB miss Rate × TLB miss time) = (TLB Hit Rate × (TLB Time + Memory Access Time)) + (TLB Miss Rate × (TLB Time + 2 × Memory Access Time)) (۱ نمره)
- EMAT = $(0.75 \times (20 + 300)) + (0.25 \times (20 + 2 \times 300)) = (0.75 \times 320) + (0.25 \times 620) = (0.75 \times$

 $^{^4}$ TLB

⁵ Hit Ratio

۴- سیستمهای عامل برای مدیریت منابع سیستم و محافظت از آنها، بین دو حالت هسته و کاربر V تمایز قائل می شوند.

الف) علت ضروری بودن تمایز بین حالت هسته و حالت کاربر را شرح دهید. (۱ نمره)

در حالت هسته، سیستم عامل دارای دسترسی کامل به سخت افزار سیستم است و میتواند هر دستورالعملی را اجرا کند (۰.۲۵ نمره). در مقابل، حالت کاربر دسترسی محدودی دارد و نمیتواند مستقیماً به سخت افزار دسترسی داشته باشد (۰.۲۵ نمره). این تمایز برای حفاظت از سیستم عامل در برابر نرم افزارهای مخرب یا نادرست طراحی شده کاربر ضروری است (۰.۵ نمره).

ب) در صورت عدم وجود این تمایز، چه خطراتی سیستمعامل را تهدید خواهد کرد؟ (۰.۵ نمره)

امنیت و پایداری سیستم عامل به شدت به خطر می افتد. برنامه های کاربر می توانند مستقیماً به منابع حساس سیستم مانند حافظه، پردازنده و دستگاه های سخت افزاری دسترسی پیدا کنند، که این امر منجر به خطاهایی مثل خرابی سیستم، دسترسی غیرمجاز به داده ها، یا اجرای کدهای مخرب می شود. بدون این جداسازی، هر برنامه مخرب یا ناپایدار می تواند کل سیستم را مختل کند، زیرا هیچ محدودیتی برای جلوگیری از تداخل یا سوءاستفاده وجود ندارد. (اشاره به هرکدام از این موارد ۲۵.۰ نمره)

ج) با فرض وجود محیط ماشین مجازی، تفکیک بین این دو حالت در کدام سطح انجام می شود؟ آیا همین دو حالت کفایت می کند؟ (۵. نمره) در محیط ماشین مجازی، تفکیک بین حالت کاربر و حالت کرنل همچنان در سطح سیستمعامل مهمان انجام می شود، اما یک لایه اضافی به نام هایپروایزر یا ناظر ماشین مجازی وجود دارد که مدیریت منابع سخت افزاری و جداسازی ماشینهای مجازی را بر عهده دارد (۲.۵ نمره). این دو حالت برای اجرای برنامهها و مدیریت سیستمعامل کافی هستند، اما در محیطهای مجازی سازی، لایههای اضافی مانند حالت ریشه و غیریشه و غیره نیز وجود دارند. در نتیجه وجود دو حالت مذکور به تنهایی کفایت نخواهد کرد (۲.۵).

⁶ Kernel Mode

⁷ User Mode

۵- سیستمهای عامل، رویکردهای متفاوتی در ساختار خود دارند.

الف) تفاوتهای اساسی بین دو ساختار ریز هسته ^۸ و هسته یکپارچه ٔ را بیان کنید. (۱ نمره)

- Monolithic Kernels: در این ساختار، تمام خدمات سیستم عامل در داخل هسته (kernel) قرار دارند. این باعث می شود ارتباط بین اجزا سیستم را سریع باشد، اما می تواند منجر به پیچیدگی و کاهش قابلیت اطمینان (reliability) شود، زیرا یک خطا در یک بخش می تواند کل سیستم را تحت تأثیر قرار دهد. (۵. نمره)
- Microkernels: در این ساختار، هسته تا حد امکان کوچک است و فقط ضروری ترین خدمات (مانند ارتباط بین پردازهها و زمان بندی) را شامل می شود. سایر خدمات سیستم عامل به صورت برنامههای کاربردی اجرا می شوند. این باعث افزایش قابلیت اطمینان و انعطاف پذیری می شود، اما می تواند سربار عملکردی به دلیل نیاز به ارتباط بین پردازهای (IPC) بیشتر داشته باشد. (۰.۵ نمره)
 - ب) دو مورد از مزایا و دو مورد از معایب استفاده از رویکرد مبتنی بر پودمان ۱۰ را در طراحی سیستمهای عامل بیان کنید. (۱ نمره) مزایا:
 - قابلیت توسعه: افزودن ویژگیهای جدید به سیستمعامل از طریق اضافه کردن ماژولها امکانپذیر است، بدون نیاز به تغییر در هسته اصلی.
- انعطاف پذیری: ماژولها می توانند به صورت پویا بار گذاری یا حذف شوند، که این امکان را فراهم می کند تا سیستم عامل متناسب با نیازهای خاص تنظیم شود.

معایب:

- سربار بالا: ارتباط بین ماژولها ممکن است باعث سربار عملکردی شود، بهویژه زمانی که تعاملات بین آنها زیاد باشد.
 - پیچیدگی: مدیریت ماژولها و وابستگیهای آنها میتواند فرآیندی پیچیده و دشوار باشد.

⁸ Micro-Kernel

⁹ Monolithic Kernel

¹⁰ Module

return 0;

```
#include <stdio.h>
                                           ۶- قطعه کد روبرو را در نظر بگیرید. (بارمها مطابق صورت سوالات محاسبه شده و نه تصویر پاسخ ارائه شده)
#include <unistd.h>
                                                                           الف) درخت پردازش حاصل از اجرای این کد را رسم کنید. (۱ نمره)
int main() {
  int i;
                                                                      ب) با احتساب يردازه والد، تعداد كل يردازهها چند عدد است؟ (٥.٥ نمره)
  for (i = 0; i < 4; i++)
                                      ج) تعداد چاپ 'A' و ' B' را به طور مجزا تعيين كنيد. نحوه دستيابي به اين مقادير را توجيه كنيد. (٠.۵ نمره)
     ret=fork();
                                                      د) تولید کدامیک از دنبالههای زیر توسط این قطعه کد از لحاظ منطقی ناممکن است؟ چرا؟
     if (i \% 2 == 0)
       printf("A");
                                                   (دنبالهها از چپ به راست و از ابتدای اجرای این قطعه کد در نظر گرفته شدهاند.) (۰.۵ نمره)
     else
                                                                                                              AABBAABB ...
        printf("B");
                                                                                                               ABBBABAA ...
     if (ret > 0):
                                              ه) أيا اجراي اين قطعه كد، ممكن است منجر به ايجاد پردازه يتيم و يا پردازه زامبي شود؟ (٠.٥ نمره)
        wait():
                         و) قطعه کد را به گونهای تغییر دهید که از وقوع حالت مطرح شده در مورد بالا (یتیم و زامبی شدن) جلوگیری شود. (۱ نمره)
  sleep(10);
```

(021/d) 01/2/2 (C)
(021/d) 01/2/2 (C)
(021)

B [(0, A [(0 + B E = 1 + B E

د) دومی (۲۵. نمره)، زیرا در ابتدا پردازه والد (P0) با اجرای fork به دو پردازه P0 و P1 تبدیل می شود که در هر دوی آنها i=0 است و هر دوی آنها در صورت اجرا A چاپ می شود و P3 تولید می شود و P3 تولید می شود و P3 تولید می کنند. با اجرای یکی از آنها مثلا P0 یک A چاپ می شود و P3 تولید می شود و الان در A تولید کنند. پس با اجرای این دو A تولید می شود اما هر کدام از این دو فرزندی ایجاد کند هم خودش هم فرزندش به A تا اینجا تولید شده اند در وضعیتی قرار می گیرند که باید A تولید کنند پس تولید A تولید کنند پس تولید A تولید کنند بس می شوند و باید A تولید کنند پس تولید کنند پس تولید A تولید کنند پس تولید

ه) هم منجر به ایجاد پردازه یتیم و هم منجر به ایجاد پردازه زامبی خواهد شد. البته که ایجاد پردازه یتیم به مدت محدودی خواهد بود چراکه فرایند Reparenting صورت خواهد گرفت.

و) تغییر کد به صورت مطرح شده در کد صورت سوال (۱ نمره). * به تمامی پاسخهای صحیح با راهکار متفاوت نیز نمره اختصاص داده شده است.

۷- حالتی را در نظر بگیرید که در آن، یک سرور وب برای مدیریت همزمان درخواستهای متعدد کاربران طراحی شده است.

الف) رویکرد چندریسهای^{۱۱}، چگونه می تواند عملکرد و پاسخگویی این وب سرور را در مقایسه با رویکرد تکریسهای^{۱۲} بهبود بخشد؟ (۱.۵ نمره)

در یک وب سرور تکریسمانی، سرور تنها قادر است یک درخواست کلاینت را در یک زمان پردازش کند. این بدان معناست که اگر سرور در عال پردازش درخواست یک کلاینت باشد، سایر کلاینتها باید تا زمان تکمیل آن درخواست منتظر بمانند (۵.۰ نمره) تا درخواستهایشان رسیدگی شود. این مسئله می تواند منجر به زمان انتظار طولانی برای کلاینتها شود، به ویژه اگر سرور شلوغ باشد یا برخی از درخواستها زمان زیادی برای پردازش نیاز داشته باشند. چندریسمانی به وب سرور این امکان را می دهد که برای هر درخواست کلاینت یک ریسمان جدید ایجاد کند. هر ریسمان می تواند یک درخواست جداگانه را به طور همزمان مدیریت کند. به این ترتیب، سرور می تواند به طور همزمان به چندین کلاینت رسیدگی کند (۵.۰ نمره) و پاسخگویی و عملکرد کلی را بهبود بخشد. اگر یک ریسمان مسدود شود (مثلاً در انتظار ورودی اخروجی)، ریسمانهای دیگر می توانند به اجرا ادامه دهند. (۵.۰ نمره)

ب) تفاوت بین همروندی 14 و موازی سازی 14 را در یک سیستم چندهستهای 14 شرح دهید. (۱ نمره)

همروندی به این معناست که چند وظیفه (ریسمان) میتوانند پیشرفت داشته باشند. در یک سیستم تک هستهای، این با جابجایی سریع بین اجرای ریسمانها به دست میآید و توهم اجرای همزمان ایجاد میشود. CPU به سرعت بین ریسمانها سوییچ میکند. (۰.۵ نمره) موازیسازی به این معناست که چند وظیفه (ریسه) میتوانند به طور واقعی و همزمان اجرا شوند. این نیازمند یک سیستم چند هستهای است که در آن هر هسته میتواند یک ریسمان مختلف را در یک لحظه اجرا کند. (۵.۵ نمره)

ج) یکی از چالشهای برنامهنویسی چندریسهای که ممکن است توسعهدهندگان این وب سرور با آن مواجه شوند را بیان کنید. (۵. نمره)

یک چالش رایج در برنامهنویسی چندریسمانی، مدیریت دادههای به اشتراک گذاشته شده است. ممکن است چند ریسمان به طور همزمان سعی در دسترسی و تغییر یک داده یکسان داشته باشند که این مسئله منجر به خراب شدن دادهها یا نتایج ناسازگار (race condition) می شود. (۵.۰ نمره)

¹¹ Multi-Threading

¹² Single-Threading

¹³ Concurrency

¹⁴ Parallelism

¹⁵ Multi-Core

۸- سیستمی داریم که از یک هسته پردازنده و یک الگوریتم زمانبندی مداخلهجویانه ۱۶ مبتنی بر اولویت استفاده می کند. هرچه مقدار عددی اولویت یک پردازه کمتر باشد، اولویت اجرای آن بالاتر خواهد بود. علاوه بر این، اگر دو پردازه اولویت یکسان داشته باشند، از زمانبندی Round Robin با برش زمانی دو میلی ثانیه استفاده خواهد شد. (اگر پردازه ای با اولویت یکسان با پردازه در حال پردازش وارد شود، مدت زمان سپری شده برای پردازه در حال پردازش، در کوانتوم زمانی محاسبه نخواهد شد.) همچنین، سربار زمانی تعویض بافتار ۱۲ را برابر با نیم (۰.۵) میلی ثانیه در نظر بگیرید.

الف) نمودار گانت ۱۸ مربوط به اجرای این پردازهها را رسم کنید. (۱ نمره)

ب) زمان انتظار ۱۹ هر پردازه را محاسبه کنید. (۱ نمره)

پردازه	زمان ورود (میلیثانیه)	زمان اجرای کامل (میلیثانیه)	اولويت
P1	•	1.	٢
P2	٢	۶	١
Р3	۵	٨	٣
P4	۶	۴	١

ج) زمان اتمام کار ^{۲۰} برای هر پردازه را محاسبه کنید. (۱ نمره)
د) کدام پردازهها زمان پاسخ ^{۲۱} بیشینه و کمینه را از بین این پردازهها دارند؟ (۵. ۰ نمره)
ه) درصد کارایی ^{۲۲} سیستم را محاسبه کنید. (۰.۵ نمره)

(0,11) Pr C Pr C Pt (0,11)	1 od 11. 11/4 id 11 1 it od 11/2 17/4 17/4
1. 1/2 (3.10)	r) P.: KK, d (0/10)
Pr. 002+ = +10 (01.10)	Pr: 11/2 - 1 = 4/2 (0/2)
Pr: 14-2= 11 (32.12)	Pr: 11 - d = 17 (0/2.12)
Pt; 1/2 + 1/2 = 6 (0). (a)	PE:18-7= 1 (4.12)
	(370). 1 P. (6/0) Pr (8
	<u>vn</u> ~9.7. (0;21)

¹⁶ Preemptive

¹⁷ Context Switch

¹⁸ Gantt Chart

¹⁹ Waiting Time

²⁰ Turnaround Time

²¹ Response Time

²² Performance