Signal	Values
/tbrca/CLK	
/tbrca/RESET	
/tbrca/LD	
/tbrca/EN	
/tbrca/ZERO_D	
/tbrca/DIN	0001
/tbrca/PRN	0001 · 8000 · 4000 · A000 · D000 · E800 · F400 · 7A00 · BD00
/tbrca/A	1 · 0 · 4 · 0 · 20
/tbrca/B	0 · 1 · 0 · 33 · 1 · 41 · 33 · 42 · 41
/tbrca/S1	1 · 0 · 33 · 1 · 41 · 37 · 42 · 61
/tbrca/S2	1 · 0 · 33 · 1 · 41 · 37 · 42 · 61
/tbrca/S3	1 · 0 · 33 · 1 · 41 · 37 · 42 · 61
/tbrca/Ci	
/tbrca/Co1	
/tbrca/Co2	
/tbrca/Co3	

0 ns   10 ns   20 ns   30 ns   40 ns   50 ns

Entity:tbrca Architecture:test Date: Sat Mar 15 14:49:00 CET 2025   Row: 1 Page: 1