Subject:	Date:
	00000000000000000000000000000000000000
Tiva C series TM4 C1294 connected	MC : MC
LaunchPad	3 <del>-</del> - [] - 11:
• AVo	inad e
· Logic Analizor ( Elichus)	
( له المتعرف الميووالي ر ) A OSCI ا OSCI	
	عنالهنعه على ﴿ وسَعِفَ الرَّمِ الأرل
Microprocessor	المد فل في الوقع الثان في ٢٦ العملي ومن عدُ ما
Micro Processorable Micro Controller	; FPGA
مين الريا ميلامع الم وقق عيم : Arocessor	
والمدفل قتية وتتراصلامه له وفيات فارجية	
Michania de la contra la c	
فنسياً مع عدة طرفيات رمطت	فأنح عا متكاملة لهذه العملية
المسكم الممنى هوعبارة عن	JK111
. Mother board	= 555
ولَكَ مع إلمانيات أقوى	حييمات المحكم في الزمير قلدب
	فترة تش غيلم يحاس
أنواع الدُنكمة :	
No cut Hardware gour Phi.	Advanced RISC Machines ARM
جوى أعانواة قابلة للبرمجة	م تُذِكَة تأسد عام 1900
. مذاع مدمج ذورواة قابلة للرمجة	-ARM Contex M4
_ نقسع کلة حاست	اصبارات تقسم الفنظسة المدسجة:
- ١٠ لعبة أطفال	سرعة المعالع لل فلوية معم الذماكر
•	بينة عمل لانتج معامقلا له الا الا
	· Cost + Weiting " 11 , a
	200 P

	Subject:	Date:
1	Flush Rom	
3	Flash Clock Ram	من تخت المتحكمات المهنى م M م
	L CPU L	لاً كَى 8 و دخي مدة النمن و معيزة العجم
		و سهولة التواهل مع الدَّجم مَاندُ خرد
	ADC II UVSB	م استعدد عدر المعاقة
	EEFFOR PUM 12C	• قابلة للرحة (متدالاستنامات)
-		» MC څينږ
1		8 /11 6 20 4
3		s Ram . CPU.
3	= 1 [a]	(Flash EEDROM) zistissis.
	CAU =,	Buses vela
-		vijicija Peripherals.
3	peripherals	
	Von Neumann	
1	i als ries of Busin II US.	
	Flesh Hanvard -	
	= = = =	
	J.	•
-	Perionerals	
1	هنه العَمليم عَن أم أعل عذا علم في	
4	نتس الوقت ،	
A		
4		
4		
1	0 -6 0-4	
4	Maka Maka	Common