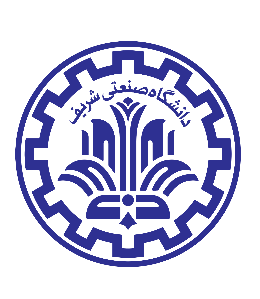
**بسمه تعالی**

**گزارش پروژه درس شبیه­سازی کامپیوتری**

استاد

**دکتر بردیا صفایی**

محمدعلی خدابنده­لو

متین داغیانی

**دانشگاه صنعتی شریف**

**تابستان 1401**

فهرست

[مقدمه و اهداف آزمایش 3](#_Toc66128949)

[تئوری آزمایش 3](#_Toc66128950)

[بخش 1 3](#_Toc66128951)

[بخش 2 3](#_Toc66128952)

[کارهای آزمایشگاهی 3](#_Toc66128953)

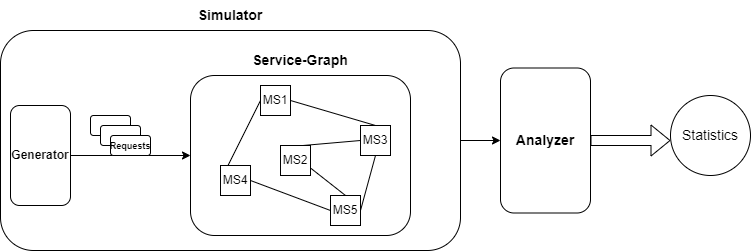
[بخش 1 3](#_Toc66128954)

[بخش 2 3](#_Toc66128955)

# ساختار کلی

به طور کلی شبیه­ساز پیاده­سازی شده از اجزای اصلی Simulator، Generator و Analyzer تشکیل شده است. زبان پیاده­سازی پایتون بوده و از کتاب­خانه به خصوص مربوط به شبیه­سازی استفاده نشده است.

در شکل زیر نمای کلی معماری شبیه­ساز به همراه اجزای آن را ملاحظه می­کنید. در ادامه اجزای مختلف به طور خلاصه شرح داده شده اند.



# قسمت­های مختلف کد

## Service

## Queue

## Request

## Micro-Service

## Service Graph

## Simulator

## Generator

## Analyzer

# نحوه اجرا

# نتایج تحلیلی

## بخش 1

## بخش 2