* Unbiasing And Biasing of Transistor -> * 1) unbiased Transistor > later alver later styl Transistor's) पार Transistor पर dic. Voltage न त्या हो अपति उसकी किंद्रां न की गई हो तो उसमें कोई धारा प्रवाहित नहीं होती। कोई होरा प्रवाहित नहीं होती।

-) भगांक दोनी उपरांक पर पोट्टीन्श्पल बेरिपर होता।

-) भगांक दोनी उपरांक पर पोट्टीन्श्पल बेरिपर होता।

हें भी पारा की प्रगाहित नहीं होने देता। * 2) Biasing of Transistor (Transistor की वापसिंग)

> Transistor की दीनी Junction की कीई भी Boung (अर्थात)

अग्र पा दिवर्स) कर स्केत हैं, किन्तु परि Transistor
की प्रवर्धक (Ampolifizer) के रूप में प्रपोग करना है तो

Emitter Junction (JE) की अग्र वापस तथा Collector Junction
की दिवर्स वापस किया जाता है।

> गिवना (व) में १-०-१ Transistor के Emitter (१-भ्रंत) की बेटरी
के द्वनातमक की जोड़कर उसे अग्र वापस किया गया है।

तथा १-७-१ Transistor के Emitter (१-भ्रंत) की बेटरी
के द्वनातमक की जोड़कर उसे अग्र वापस किया गया है।

तथा १-७-१ प्रकाश की वेटरी के निगेरिव से जोड़कर

उसे दिवर्स किया गया है।

\$ इस प्रकार हम देस्की हैं, कि ट्रॉजिस्टर में वी १-०.

उमकाद्रींका हीते हैं जिनमें से रुक्त की अग्रवापस व

दूरीर की दिवर्स वापस किया जाता है। > अग्र बापस Junction का प्रतिरोध कम होता है, जबकि रिवर्स बापस Junction का प्रक्रीध उद्भ होता है।

