

Date
23/03/2020

Branch → ELEX 3rd year, General Shift
Subject → Microprocessor & Applications

Submitted By:
Sugandha
Tejswee

Page 1

Addressing Modes in 8085:-

8085 माइक्रोप्रोसेसर में प्रत्येक Instruction के साथ कोई data or information होता है जिसे instruction के माध्यम से source से Destination को Transfer किया जाता है।

Source → एक Register, any input port या 8bit Data हो सकती है।

Destination → एक Register, कोई output port हो सकता है।

Source तथा Destination operands होते हैं।

Operands को denote करने का Various format होता है। इन सभी विभिन्न format को Addressing modes कहते हैं।

8085 के Various addressing modes हैं:-

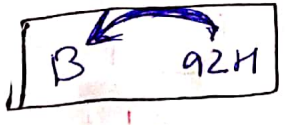
- ① Immediate Addressing
- ② Register Addressing
- ③ Direct Addressing
- ④ Indirect Addressing

① Immediate Addressing:-

यह Addressing mode जिसमें operand, Instruction में opcode के तुरंत बाद specify होता है उसे immediate Addressing mode कहते हैं।

Example:- a) MVI 92H

MVI B, 92H → 92 (Data) register B में
 opcode operand Transfer होता है।



b) ADI 59H → Add the data (59H) to the contents of Accumulator
 opcode operand

Data (59H) + Accumulator (content)

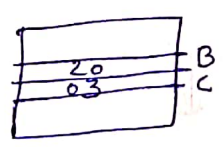
Immediate Addressing mode में operand generally data है और होता है 8bit या 16bit का Data.

② Indirect Addressing mode:-

In this mode, the address of operand is specified by a register pair. example:-

a) STAX B → Accumulator का Content register pair BC द्वारा pointed memory location पर store होता है।
 opcode operand

ex:- STAX B
 Given A = 50H



So, 50H will be stored at memory location 2003

b) LDAX B → DE register pair द्वारा pointed memory location का content, accumulator में load होता है।
 opcode operand

③ Direct Addressing mode:-

Page 3:-

इस Addressing mode में ^{operand} (operand / Data) का Address instruction में Directly दिया होता है। example:-

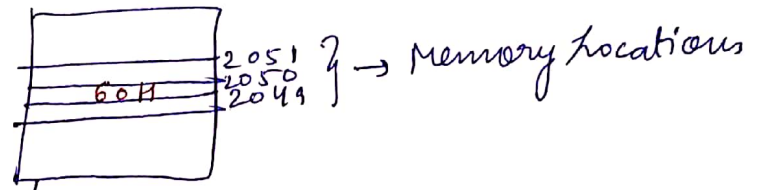
a) STA 2050H → Store the content of Accumulator into the memory location 2050H

opcode operand

ex:- STA 2050H

Given A = 60H

60H is stored in 2050H



Diff Memory Locations

④ Register Addressing mode:-

इस Mode में operand (operand or data), GPR (General purpose registers) में होता है।

example:-

a) MOV B, C → इसमें 1st operand 'B' destination का तथा 2nd operand 'C' source का Denote करते हैं।

opcode operand

तथा इस Instruction में register C का Content, register B में Transfer या Move होता है।

reg C ^{move to} → reg B
(Content) (Now reg B has data of reg C)

Signature
23/03/2020