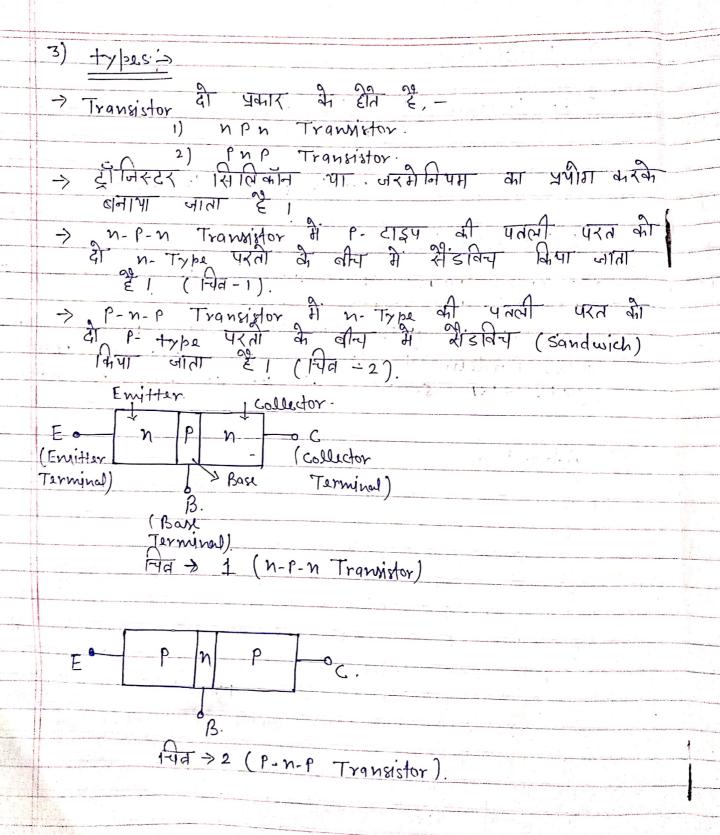
* Transistor > 1) Introduction. Topic to cover; Advantage. types. Construction of transistor. Introduction > > 47 (1904-1947) na ladia = 4 (Naccum Tube) Et 2). Advantage > > निर्वात ट्रम्ब युक्तिओं की तुलना में Transistor के (ताम हैं) 1) यह होटे व हल्कें होते हैं। 2) इनमें होटर या होटिंग तन्तुं (Heating element) की 3). होटिंग की आवश्यकता न होने के बारण यह तुरन्त वार्ष करना अरम्भ कर देने है। इनकी दक्षता (efficiency) अधिक होती है क्यों कि पह पुनित स्वर्ग कम शाक्ति रखसार्ग (absorb) करती है। यह अधिक विश्वस्कीप होते है।

इनकी शर्म अधिक हीती है।



1) construction of Transistor >
> \$41 Aux 1 1 Aux 42 . 814 &-
1) Emittar.
2) Base.
3) Collector. A A Tri SA 39
-> Bare Transistor all and and gran all could
3) Collector. -> Bare Transistor and after aft you get of a state of a silver share share of a state of a sta
3/17 a/ 1465 (Caracalor).
1) Emitter :> पह परत बेस के रूक और होती है। -> इंसकी डीपिंग सबसे उन्प होती है।
> इंस्नी डीपी सबसे उन्प होता है।
. 22134 3686491 01 17091131 9 01
THE THE STANDA SILES PROPERTY CAPTURE
का 3 त्या (emit) करती है।
या वर्ष प्रति
2) Base 2 UE UTA Transistor all Hat UTAl
परत होती ही। -) इसकी डीपिंग सबसे कम होती है।
-) यह Emitter से प्राप्त अविश वाहकी (Carriers) में से अधिकारा की कलम्टर की दे देती हैं।
JE EMILLEN JULY AND E SUL SI
N
3). Collector करता है। राग्ट (collect) करता है।
दीता है जी उन्हर से प्राप्त आवेश वाहकी का
HIJE (Collect) 4/1/8]
> इसकी डीपिंग Base से अधिक किन्त Emitter से
-) दस्तिए इसे समाहक पा collector कहा जाता है। -> दस्ति डीपिंग Base से अधिक किन्तु Emitter से
कम होती है।

> इंशां प्रकार हम देरवते हैं कि Transistor में दो P-n Junction

) एक सान्य (Junction) Emitter तथा वेस (Bax) के महप हीती है, जिले emitter Base Junction पा Emitter Junction (JE) कहा जाता है।

कहा जाता है।

-> दूसरी Junction Callector तथा Base के महम में होती है,

किसे Calledor Base Junction था Callector Junction (Jc)
गहा जाता है।

नहां जाता है।

-> अतः Transistor की construction (संख्यना) इस प्रमूद की होती हैं जैरों दो १- n डापोड की Back to Back जोड़ दिया । जाता हो। जित > 3.

E O KI DI OC.

() (4) => n-P-n Trangstor.

E 0 D D C

(4d -> 3(b) -> P-n-P Transistor.

3 317: Transistor of Junction day Ala Terminal and yelf 2: 1 still Ala Terminal E, (Engitter) Base (B), Collector (c).

AUT of Junction Emptar Junction (JE) day Collector

Junction (Jc) Eld E!