

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Moisés Almazán	1	Carlos Pichardo	30-1-2024

Title: Procesadores ARM y ESP32 (xTensa)

Keyword	Topic: Características y comandos.
versatilidad	
RISC	Un ARM se destaca por su conjunto de instrucciones reducidas, los comandos más comunes son:
OFFSET	MOV: mueve un valor de un registro a otro o lo carga a un registro.
Indexed	ADD/sub: ADD suma valores de dos registros y guarda el resultado en otro, SUB hace lo mismo, solo que en lugar de sumar los valores, los resta.
PIPELINE	CMP: Compara dos valores y actualiza los flags del estado.
Questions	BEQ: Salta a una etiqueta si los valores son iguales.
¿Puede un mismo valor estar guardado en dos registros?	BEN: Salta " " " " si no son iguales.
	BGT: Salta si el primer valor es mayor al segundo.
	BLT: " " " " es menor al segundo.
	LDR: Carga datos desde la memoria.
	STR: Almacena datos hacia la memoria.
	B: Salta una etiqueta sin considerar ninguna condición.
	AND: Operación lógica AND.
	ORR: " " " " OR.
	EOR: " " " " XOR.

Summary: Un procesador ARM está hecho de manera tal que su programación sea simple, basando sus comandos en el manejo y direccionamiento de registros de memoria.

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Miguel Almanzar	2	Carlos Pichardo	30-1-2024

Title: Procesador ARM y ESP32 (XTENSA)

Keyword	Topic: modos de direccionamiento de memoria.
desplazar	<p>Registro indirecto: se accede a la memoria utilizando contenido de un registro como dirección base.</p> <p>Offset: se accede añadiendo un desplazamiento a la dirección base almacenada en un registro.</p> <p>Indexed: se utiliza para calcular la dirección de memoria.</p>
<p>Questions</p> <p>¿Para qué aplicación o aplicaciones se le pueden dar al desplazamiento antes de acceder a la memoria?</p>	<p>Pre-indexed: se realiza una operación de desplazamiento antes de acceder a la memoria.</p> <p>Post-indexed: Accede a la memoria antes de realizar una operación de desplazamiento.</p>

Summary: Con estos métodos o modos de direccionamiento se le permite a los programadores manipular fácilmente datos almacenados en la memoria.