Tarefa: <https://pucminas.instructure.com/courses/91278/assignments/429631>

Instruções ARM:

<https://iitd-plos.github.io/col718/ref/arm-instructionset.pdf>

<https://www.dca.fee.unicamp.br/~lboccato/topico_3.1_processador_ARM.pdf>

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
|  | Aritmética | | Lógica | | Movimento |
| Manipulação | ADD | SUB | AND | EOR | MOV |
| Comparação | CMN | CMP | TST | TEQ |  |

CMP R1, R2 - Se R1 for igual a R2, uma flag é setada, a qual poderá ser testada por outras instruções;

LDR: carrega no registrador Rd o conteúdo de uma posição de memória;

STR: coloca o conteúdo do registrador Rd em uma determinada posição de memória;

\*L: Acho que deve ter mais instruções;

Linguagem: Quais opções de linguagem nós temos?;

Algoritmo de Tomasulo:

<https://pucminas.instructure.com/courses/91278/files?preview=5417269> (Página 98);

<https://www.ic.unicamp.br/~rodolfo/Cursos/mo401/2s2005/Trabalho/049239-tomasulo.pdf>

<http://www2.sbc.org.br/ceacpad/ijcae/v8_n1_dec_2019/IJCAE_v8_n1_dez_2019_paper_3_vf.pdf>

Programa: Qual o método de entrada de dados?;

Slides:

**SIMULADOR:**

**ALGORITMO DE TOMASULO**

**Cláudio; Leandro Martins Ferreira de Oliveira; Mateus; Mikael; Victor**

Estudante do Curso de Engenharia de Computação (PUC Minas);

Professor: Henrique Cota de Freitas;

**Matéria: Arquitetura de Computadores 3;**

**INTRODUÇÃO**

a

**DESENVOLVIMENTO**

a

**CONCLUSÃO**

a

**REFERÊNCIAS BIBLIOGRÁFICAS**

a