INGENIERÍA MECATRÓNICA

Sistemas Eletrónicos De Interfaz



UNIVERSIDAD POLITÉCNICA DE LA ZONA METROPOLITANA DE GUADALAJARA

INGENIERIA MECATRÓNICA

EV-2-6 CONSTRUIR UNA AMPLIFICACION CON CONEXION DARLINGTON

Alumno

Miguel Angel Xamie Diaz Fuentes

Maestro

Morán Garabito Carlos Enrique

Fecha de Entrega

06/11/2019

Grupo

4-B

Período Cuatrimestral

2019-Septiembre-Diciembre

 $^{^{\}rm 1}$ Universidad Politécnica De La Zona Metropolitana De Guadalajara

1. Desarrollo

Que es un Darlington?

El transistor Darlington es un dispositivo semiconductor que combina dos transistores bipolares en una configuración tipo Darlington en un único dispositivo (a veces llamado par Darlington). Esta conexión permite que la corriente amplificada por el primer transistor ingrese a la base del segundo transistor y sea nuevamente amplificada.

Un transistor Darlington se comporta como un transistor ordinario, es decir, posee base, colector y emisor y puede ser considerado como un único transistor con una ganancia de corriente equivalente. Generalmente suele considerarse que la ganancia de un transistor Darlington es aproximadamente el producto de las ganancias de los transistores que lo componen.

CALCULO DE LA GANANCIA DE CORRIENTE

Las corrientes del transistor Darlington pueden expresarse en función de las corrientes de los transistores que lo componen de la siguiente manera.

$$I_{BD} = I_{B1} \ I_{CD} = I_{C1} + I_{C2} \ I_{ED} = I_{E2}$$

A su vez, según las relaciones entre las corrientes de un transistor individual, es posible obtener la corriente de colector del par Darlington.

$$I_{CD} = I_{C1} + I_{C2} = I_{B1} * B_1 + I_{IB2} * B_2 = 1_{B1} * B_1 + 1_{E1} * B_2 = I_{B1} * B_1 + 1_{B1}$$

 $I_{CD} = I_{B1} * (B1 * B2 + B1 + B2)$

Es posible reexpresar esta última ecuación para obtener la ganancia BD del transistor Darlington a partir de la definición de dicho parámetro y considerando lo planteado en un principio.

$$\frac{I_{CD}}{I_{BD}} = B_D = B_1 * B_2 + B_1 + B_2$$

Si se asume que B1 y B2 son suficientemente grandes, del orden de los cientos, se puede obtener la siguiente expresión aproximada.

$$B_D \approx B_1 * B_2$$

Ventajas

Esta configuración permite obtener un dispositivo que proporciona una gran ganancia de corriente, típicamente del orden de los miles.Lo cual a su vez permite controlar corrientes de magnitud importante con corrientes de base muy pequeñas.

Es posible implementar esta configuración con transistores discretos, al igual que existen pares Darlington integrados en un solo encapsulado.

Lo anterior también permite utilizar menos espacio al incluir un solo encapsulado en vez de dos por separado.

Desventajas

A altas frecuencias se observa que un transistor Darlington presenta un desplazamiento de fase mucho mayor que el de un único transistor. Por lo cual utilizar configuraciones de este tipo en circuitos con realimentación negativa resulta en una mayor inestabilidad de los mismos.

Otro inconveniente es la mayor caída de tensión entre la base y el emisor. Debido a que existen dos junturas entre estos dos terminales. Por ello el voltaje base-emisor resultante es igual a la suma de las caídas de ambas junturas. Es decir, que para el valor típico de 0,7 V atribuido a los transistores de silicio, se produce una caída de 1,4 V en la configuración Darlington.

²Universidad Politécnica De La Zona Metropolitana De Guadalajara

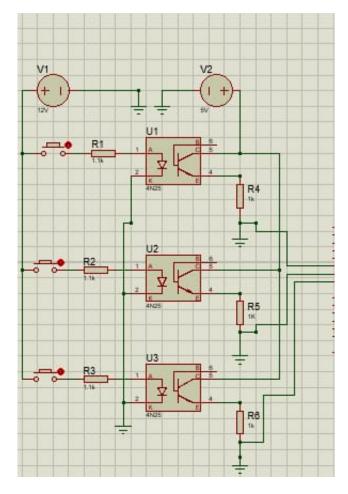
2. Etapas de desarrollo de la practica

Etapa 1

Para realizar esta practica fue necesario complementarla con la de interfacez anterior que realizamos donde teniamos 3 interfaces que son entrada, control y salidas para poder utilizar este darlington y poder realizar el circuito dado por el profesor en clase el cual explica que su funcionamiento no debe ser muy diferente a los transistores anteriores utilizados porque la función que realiza es la misma solo que utilizaremos distintas componentes para activar este darlington.

Etapa 2

A continuación podremos ver el diseño que se utiliza como base para poder realizar la practica correctamente. La primera es la parte de entrada:



Tenemos un voltaje de entrada para activar los optoacopladores de 12v y como salida 5v la cual al activar el pulsador son enviados a la parte de control .ªrduino.el cual con esta señal de entrada saca otra de salida de 5v. A continuación se muestra el código en arduino:

³Universidad Politécnica De La Zona Metropolitana De Guadalajara

```
00 10 10
```

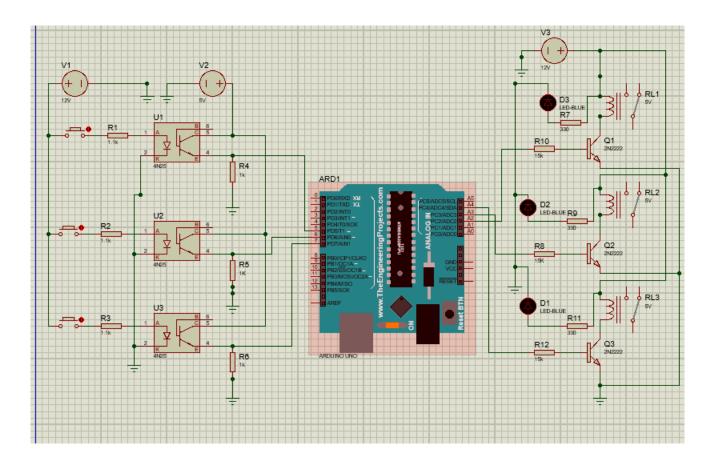
Button §

```
const int buttonPin = 2:
const int ledPin = 13;
const int buttonPin2 = 2;
const int ledPin2 = 13;
const int buttonPin2 - 2:
const int ledPin2 = 13;
void setup() {
 pinMode(ledPin, OUTPUT);
 pinMode(buttonPin, INPUT);
  pinMode(ledPin2, OUTPUT);
 pinMode(buttonPin2, INPUT);
  pinMode(ledPin3, OUTPUT);
 pinMode (buttonPin3, INPUT);
void loop() {
  // check if the pushbutton is pressed. If it is, the buttonState is HIGH:
  if (digitalRead-buttonPin) {
   digitalWrite(ledPin, HIGH);
  if [digitalRead=buttonPin2] [
   digitalWrite(ledPin2, HIGH);
    if (digitalRead=buttonPin3) {
   digitalWrite(ledPin3, HIGH);
  } else {
   // turn LED off:
   digitalWrite(ledPin, LOW);
   // turn LED off:
   digitalWrite(ledPin2, LOW);
    else (
   // turn LED off:
   digitalWrite(ledPin3, LOW);
```

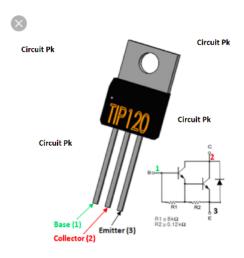
Despues de esta salida de 5v debemos tener una circuito que actue al tener este voltaje y como anteriormente utilizamos los transistores 2N2222 en este caso serán los darlington pero con una función diferente.

A continuación tenemos las salidas:

 $^{^4 \}rm{Universidad}$ Politécnica De La Zona Metropolitana De Guadalajara



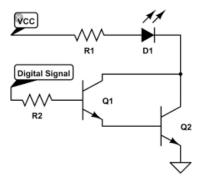
De lado derecho podemos observar los transistores utilizado anteriormente, ahora se cambiaran por este símbolo del darlington:



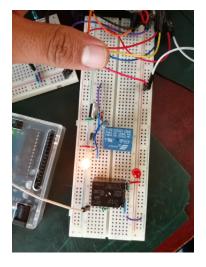
Etapa 3

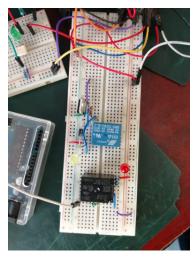
Una vez identificado la simbología de este material el objetivo es encender un relevador y un led con un LDR. Para esto no fue cambiar algo muy muy notable solo es poner una resistencia de 1.5k en serie con el LDR y la salida de LRD a la base de este transistor. El colector le ponemos un voltaje de 5v y en el emisor va hacia la bobina y el led, las otras terminales del componente van a tierra "la bobina y el led con su resistencia. esto para que se cierre el circuito cuando se active la base.

 $^{^{5}}$ Universidad Politécnica De La Zona Metropolitana De Guadalajara



Se puede observar en las siguientes imágenes el circuito ya armado el cual al detectar luz se enciende y al no detectar nada se apaga tanto el relevador como el led emisor de luz:



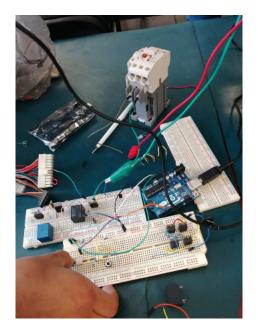


 $^{^6 \}rm{Universidad}$ Politécnica De La Zona Metropolitana De Guadalajara

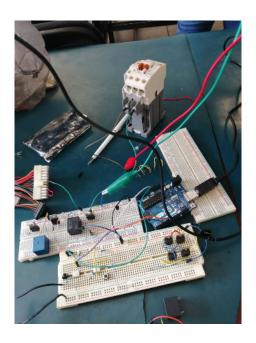
Etapa 4

En esta etapa el actuador seria un relevador industrial en vez del led y del relevador pero su entrada de activación ya no seria por medio del ldr si no con el control de opto acoplador. La instalacion no seria complicada el único detalle que tuvimos fue que al conectar el relevador este al principio no se activaba por falta de corriente pero después se soluciono aterrizando una segunda tierra la cual permitía que los 5v activaran la base y pasaran los 24v necesarios para activar este relevador.

A continuación se muestran las imágenes del enclave del relevador con la señal proveniente de la interfaz de opto acoplador y arduino:



ENCLAVE



DESENCLAVE

 $^{^7 \}rm{Universidad}$ Politécnica De La Zona Metropolitana De Guadalajara

3. Conclusión

El aprendizaje obtenido en esta practica fue como funciona este componente "Darlington.en todos sus aspectos, para esto se observo el datasheet y reviso las características de uso para no quemarlo o quemar componentes como el arduino, también el calculo de su activación fue la misma que el transistor. Este componente no es muy diferente a los que utilizamos en cuanto a función porque es un transistor lo que es un apagador con control en pocas palabras, pero nos da una idea de los múltiples usos que se le da en la industria y que podemos utilizar en futuros provechos aprovechables para la carrera o profesionalmente.

Referencias

- [1] THE DECCA DIGITAL. Electrónica de potencia. Multiplexación.
- [2] MANCINI, GINO. Modulación por impulsos codificados. Mastering System (2007).
- [3] HODGES, DAVID A. (1999). *Darlintong's Contributions To Transistor Circuit Desing*. IEEE Transactions on Circuits and Systems-I: Fundamental Theory and Applications.
- [4] HOROWITZ, PAUL; WINFIELD HILL (1989). *The Art of electronics*. Cambridge University Press. ISBN 0-521-37095-7.